Byte 1	Byte 2	Byte 3	Byte 4	Byte 5	Byte 6
Opcode	Mod reg rm	Lo Desloc	Hi Desloc	Lo data	Hi data

	Byte 1 Byte 2								Byte 3		Byte 4		Byte 5		Byte 6					
	1 1	. 0		0	0	1	1	1	1 1 0 0 0 0 0 0 0				0	0	2	0	0	0	3	0
	OPCODE			D	w	мо	MOD REG				RIM	4								
C 7				8	;	0														

R/M	MOD=00	MOD=01	MOD=10
000	[BX+SI]	[BX+8I+D8]	[BX+SI+D16]
001	[BX+DI]	[BX+DI+D8]	[BX+DI+D16]
010	[BP+SI]	[BP+SI+D8]	[BP+SI+D16]
011	[BP+DI]	[BP+DI+D8]	[BP+DI+D16]
100	[SI]	[SI+D8]	[SI+D16]
101	[DI]	[DI+D8]	[DI+D16]
110	END.DIRETO	[BP+D8]	[BP+D16]
111	[BX]	[BX+D8]	[BX+D16]

) Jyt					Ву	te 2	Byte 3		
1	1 0 1 0 0 0 1 1							F	Е	1	3	
OPCODE D W												
	A 3											

Professor

Dr. Jorge Leonid Aching Samatelo jlasam001@gmail.com

Índice

☐ Instruções de movimentação de dados☐ Laboratório.

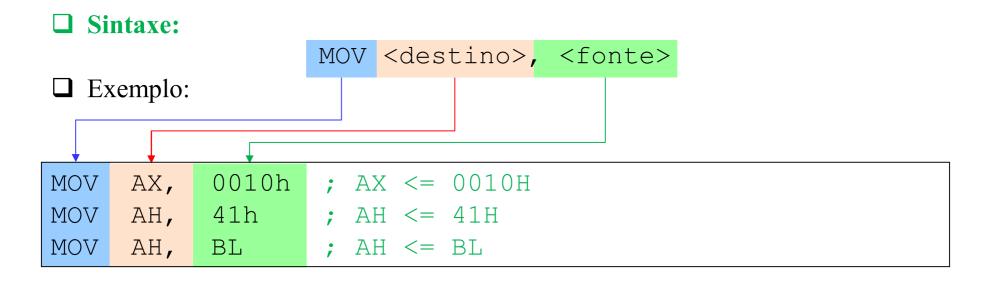
Instrução MOV

- ☐ Que faz:
 - Transferência de dados entre posições de memória, registradores e o acumulador (instrução mais usada no endereçamento de dados).
- **□** Sintaxe:

- > Os operadores devem possuir mesmo tamanho.
- > Os dois operandos não podem ser posições de memória.

Instrução MOV

- ☐ Que faz:
 - Transferência de dados entre posições de memória, registradores e o acumulador (instrução mais usada no endereçamento de dados).



Instrução MOV

☐ Possiveis combinações dos operandos:

> A instrução MOV transferem BYTES ou WORDS de dados entre registradores ou entre registradores e memória.

❖REG/MEM ← REG

- MOV REG, REG
 - Exemplo: MOV AX, BX
- MOV MEM, REG
 - Exemplo: MOV [BX], AL

valor contem BX um deslocamento (atua como apontador a uma posição de

memoria)

- **REG**: registrador
- MEM: memoria
- INMED: número imediato
- □ SEGREG: registrador de segmento
- REG16: registrador de 16 bits

de

um

Instrução MOV

- **☐** Possiveis combinações dos operandos:
 - A instrução MOV transferem BYTES ou WORDS de dados entre registradores ou entre registradores e memória.

```
♦REG ← MEM
```

- MOV REG, MEM
 - Exemplo: MOV CH, [40FFh]

- ☐ REG: registrador
- MEM: memoria
- ☐ INMED: número imediato
- □ SEGREG: registrador de segmento
- REG16: registrador de 16 bits

Instrução MOV

- **☐** Possiveis combinações dos operandos:
 - A instrução MOV transferem BYTES ou WORDS de dados entre registradores ou entre registradores e memória.

```
♦MEM ⇔ MEM
```

- Exemplo:
 - MOV [BX], [AX] ; instrução inválida
- A solução é:
 - MOV CX, [AX] ; REG ← MEM
 - MOV [BX], CX ; MEM ← REG

- ☐ REG: registrador
- MEM: memoria
- ☐ INMED: número imediato
- SEGREG: registrador de segmento
- REG16: registrador de 16 bits

Instrução MOV

- **☐** Possiveis combinações dos operandos:
 - A instrução MOV transferem BYTES ou WORDS de dados entre registradores ou entre registradores e memória.

```
❖REG/MEM ← INMED
```

- MOV REG, INMED
 - Exemplo: MOV BX, FFFFh
- MOV MEM, INMED
 - Exemplo: MOV BYTE PTR [DI], 0

Por que usar o operador PTR?

- REG: registrador
- MEM: memoria
- ☐ INMED: número imediato
- □ SEGREG: registrador de segmento
- REG16: registrador de 16 bits

Operador PTR

☐ Acrônimo de PoinTeR, define uma referencia à memoria de um tipo de dado em particular, para que o programa ensamblador selecione a instrução correta. Por exemplo, seja a instrução:

```
MOV [SI],5
```

- ☐ O regristrador SI apunta:
 - ➤ Um BYTE?: [SI] ← 05H
 - ➤ Um WORD?: [SI] ← 0005H
- ☐ Para clarificar usamos o operador PTR:
 - ➤ O regristrador SI apunta um BYTE?: [SI] ← 05H

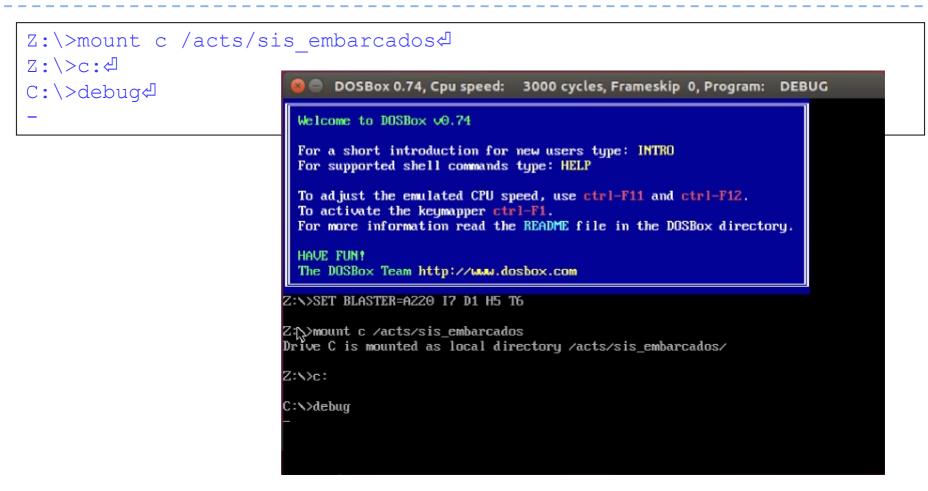
```
MOV BYTE PTR[SI],5;no byte apontado por SI é armazenado ;o valor 05H
```

➤ O regristrador SI apunta um WORD?: [SI] ← 0005H

```
MOV WORD PTR[SI],5;no word apontado por SI é armazenado ;o valor 0005H
```

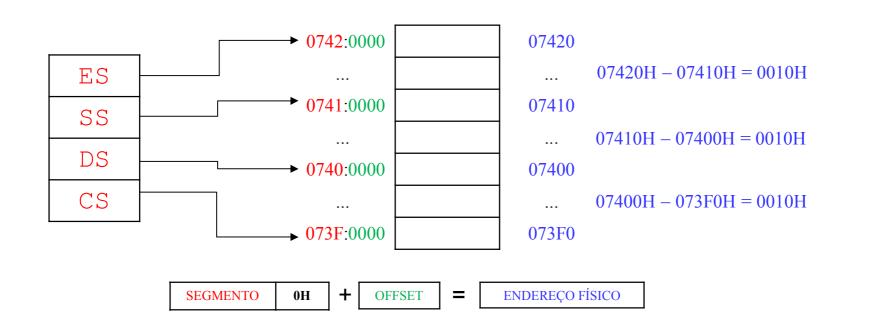
Entrar do programa DEBUG:

☐ (a) Digite DEBUG na linha de comando do DOSBox para chamar o programa DEBUG. Um caracter – vai aparecer como *prompt* do DEBUG;



- ☐ Usando o comando R do debug,
 - > mantenha CS apontando para o segmento estabelecido pelo debug.
 - Modifique DS, SS e ES para que apontem para parágrafos adjacentes a partir do segmento CS (Diferença de 16 bytes na memória =1 parágrafo).

- ☐ Usando o comando R do debug,
 - > mantenha CS apontando para o segmento estabelecido pelo debug.
 - Modifique DS, SS e ES para que apontem para parágrafos adjacentes a partir do segmento CS (Diferença de 16 bytes na memória =1 parágrafo).



- ☐ Usando o comando R do debug,
 - > mantenha CS apontando para o segmento estabelecido pelo debug.
 - Modifique DS, SS e ES para que apontem para parágrafos adjacentes a partir do segmento CS (Diferença de 16 bytes na memória =1 parágrafo).

```
_ D X
  DOSBox 0.74, Cpu speed: 3000 cycles, Frameskip 0, Program: DEBUG
C:\>debug
-R CS
CS 073F
-R DS
DS 073F
:0740
-R SS
SS 073F
:0741
-R ES
ES 073F
:0742
AX=0000 BX=0000 CX=0000 DX=0000 SP=00FD BP=0000 SI=0000
DS=0740 ES=0742 SS=0741 CS=073F IP=0100 NV UP EI PL NZ NA PO NC
073F:0100 B112
                        MOV
```

2.

□ Na posição 100H do segmento de código, codifique as instruções indicadas e usando o comando U, verifique os bytes gerados para cada instrução e compare com os campos definidos no formato da instrução típica.

```
MOV CL,[12H] ; REG <= MEM
MOV CL,12H ; REG <= INMED
MOV WORD PTR[BX],1200H ; MEM <= INMED
MOV WORD PTR[BX],AX ; MEM <= REG</pre>
```

- □ Na posição 100H do segmento de código, codifique as instruções indicadas e usando o comando U, verifique os bytes gerados para cada instrução e compare com os campos definidos no formato da instrução típica.
 - MOV CL,[12H] ; REG <= MEM
 MOV CL,12H ; REG <= INMED</pre>
 - ➤ MOV WORD PTR[BX], 1200H ; MEM <= INMED
 - > MOV WORD PTR[BX], AX; MEM <= REG

```
DOSBox 0.74, Cpu speed: 3000 cycles, Frameskip 0, Program: DEBUG
C:\>debug
-acs:100
073F:0100 mov cl,[12]
073F:0104 mov cl,12
073F:0106 mov word ptr[bx],1200
073F:010A mov word ptr[bx],ax
073F:010C
-T=100,4 _
-ucs:100,10h
                                 CL,[0012]
073F:0100 8A0E1200
                         MOV
073F:0104 B112
                         MOV
                                 CL.12
                                 WORD PTR [BX],1200
073F:0106 C7070012
                         MOV
073F:010A 8907
                                 [BX],AX
                         MOV
```

3. Exercício

- Escreva um programa que que some dois números de 32 bits localizados na memória nos offsets 1000H e 2000H, colocando o resultado no offset 3000H.
- Utilize a instrução ADC para somar propagando o transporte da soma anterior. Lembre-se que na memória o byte menos significativo dos números está no menor offset.

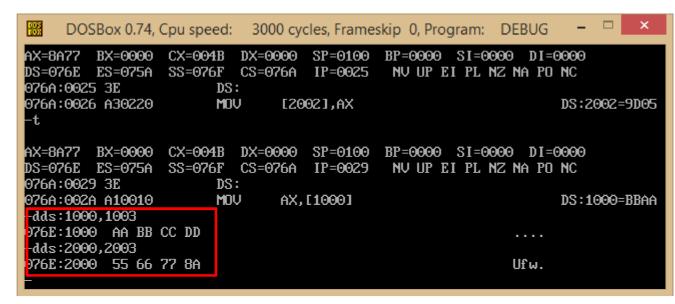
☐ *IMPORTANTE*

➤ Definir valores adequados para os registradores CS e SS, de modo que, não se tenha a superposição de ambos blocos de memoria (tome em conta que, cada bloco de memoria será no máximo de 64Kbytes).

3. Exercício: Dica 1: logica para somar números de 32bits

☐ Passo 1: Cargando os dados no segmento de dados

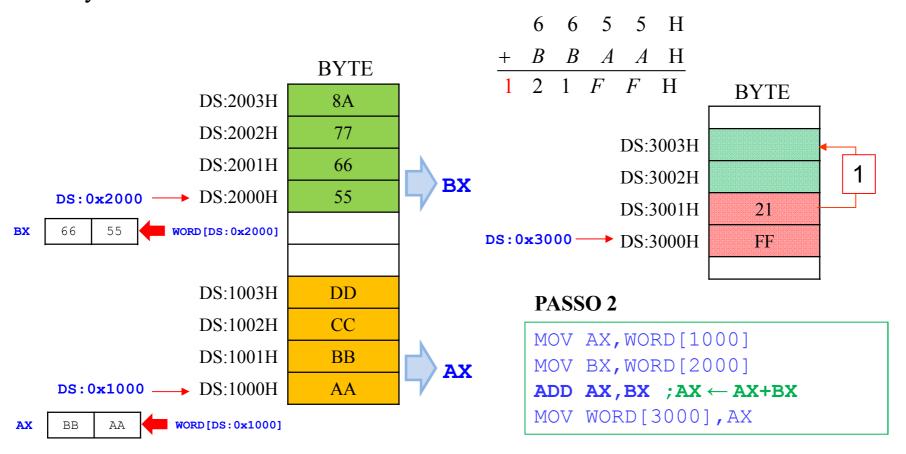
DS:2003H	8A
DS:2002H	77
DS:2001H	66
DS:2000H	55
DS:1003H	DD
DS:1002H	CC
DS:1001H	BB
DS:1000H	AA
	BYTE



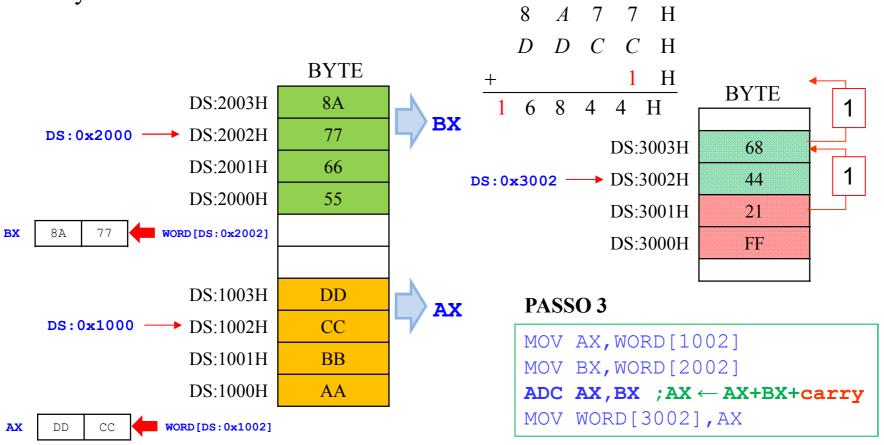
PASSO 1

```
MOV AX,BBAA
MOV WORD[1000],AX
MOV AX,DDCC
MOV WORD[1002],AX
MOV AX,6655
MOV WORD[2000],AX
MOV AX,8A77
MOV WORD[2002],AX
```

- 3. Exercício: Dica 1: logica para somar números de 32bits
- □ Passo 2: Usando as instruções MOV, e ADD são sumados os dois primeiros bytes.



- 3. Exercício: Dica 1: logica para somar números de 32bits
- □ Passo 3: Usando as instruções MOV, e ADC são sumados os seguintes dois bytes.



- 3. Exercício: Dica 1: logica para somar números de 32bits
- Passo 4: Comprovando o valor da soma usando o debug (compilação linha por linha com o comando t e visualização da memoria com o comando d).

