

## **Trabalho de Organização de Computadores 2018/2**

### **Trabalho em dupla**

Implementação em VHDL de um processador mínimo baseado no MIPS

Entrega do trabalho implementado em VHDL – 05/11

MIPS alterado – instruções novas – 03/12

### **Especificação do trabalho**

- Implementação multiciclo
- Mínimo de 6 instruções (jump, desvio condicional, load, store, ULA)
- Utilizar um banco de registradores
- Definição livre para:
  - Tamanho da instrução
  - Tamanho do banco de registradores
  - Definição das instruções
  - Caminho de dados
  - Memória de dados junto com instruções ou separada.