

On suppose que les lignes de contrôle associées à un champ dans la valeur n'est pas spécifiée prennent la valeur zéro (ceci est important uniquement pour les broches de chargement des registres à chargement).

Label	ALU control	SRC1	SRC2	Register control	Memory	PCWrite control	Coprocessor 0	Exception	Sequencing
0 : FETCH					Translate PC			Int else bad fetch	Next
1 :	Add	PC	4		Read PC	ALU			Next
2 :	Add	PC	Extshft	Read			Read reg	Bad privilege	Dispatch I
3 : MEM	Add	A	Extend						Next
4 :					Translate ALU			Bad @	Dispatch II
5 : LW					Read ALU				Next
6 :				Write MDR					goto FETCH
7 : SW					Write ALU				goto FETCH
8 : R-FORMAT	Func code	A	B					Overflow	Next
9 :				Write ALU					goto FETCH
10 : BEQ	Sub	A	B			ALUOut-cond			goto FETCH
11 : JUMP						Jump @			goto FETCH
12 : MFC0				Write C0					goto FETCH
13 : MTC0							Write reg		goto FETCH
14 : SYSCALL						Handler	Write PC		Next
15 :							Write cause Sys		goto FETCH
16 : ERET						EPC	Read EPC		goto FETCH
17 : INT						Handler	Write PC		Next
18 :							Write cause Int		goto FETCH
19 : BAD @ FETCH / LW						Handler	Write PC		Next
20 :							Write cause AdEL		goto FETCH
21 : BAD @ SW						Handler	Write PC		Next
22 :							Write cause AdES		goto FETCH
23 : BAD PRIV / BAD INSTR						Handler	Write PC		Next
24 :							Write cause RI		goto FETCH
25 : OVERFLOW						Handler	Write PC		Next
26 :							Write cause Ov		goto FETCH