



南开大学
Nankai University

南开大学

计算机学院

编译系统调研报告

了解编译器 & LLVM IR 编程 & 汇编编程

姓名：姚知言

年级：2022 级

专业：计算机科学与技术

指导教师：王刚

2025 年 1 月 26 日

摘要

本文以 GCC、LLVM/Clang 为研究对象，探究了语言处理系统的具体工作过程。以斐波那契数列、数组、循环等典型程序为例，根据编译器每个阶段的输出，分析预处理器、编译器、汇编器、连接器的作用，深入理解编译器各阶段的功能。探究了 SysY 编译器各语言的特性，通过 LLVM IR 编程探究了 LLVM IR 语言实现 SysY 的函数定义和语句的方式和 SysY 中常量与变量的声明、表达式和数组的特性。最后设计了循环求解圆周率 π 的近似值与冒泡排序两个 SysY 程序，编写了等价的 RISC-V 汇编程序，用汇编器生成可执行程序，测试通过。

在本次调研中，LLVM IR 编程由聂嘉欣同学负责，其余部分由本人完成。

关键词：GCC；LLVM/Clang；语言处理系统；LLVM IR 编程；RISC-V 汇编

目录

一、 语言处理系统的工作过程探究	1
(一) 总览	1
(二) 演示程序说明	1
(三) 预处理器	2
(四) 编译器	3
(五) 汇编器	11
(六) 链接器	13
二、 LLVM IR 编程验证 SysY 语言特性	14
(一) 函数	14
(二) 语句	15
(三) 常量与变量的声明和数组	18
三、 RISC-V 汇编程序设计	20
(一) 程序一	20
1. SysY 源程序设计	20
2. RISC-V 汇编程序设计	20
3. 样例输入输出	23
(二) 程序二	23
1. SysY 源程序设计	23
2. RISC-V 汇编程序设计	24
3. 样例输入输出	27
四、 代码链接	27

一、语言处理系统的工作过程探究

(一) 总览

C 语言转换为可执行程序需要通过预处理器、编译器、汇编器、链接器四个部分，具体流程如图1所示。



图 1: C 语言转换为可执行程序的全过程

(二) 演示程序说明

本文中所用到的演示程序说明如下。

1.c(斐波那契数列)

```

1 #include<stdio.h>
2 int main() {
3     int a, b, i, t, n;
4     a = 0;
5     b = 1;
6     i = 1;
7     scanf("%d",&n);
8     printf("%d\n",a);
9     printf("%d\n",b);
10    while (i < n){
11        t = b;
12        b = a + b;
13        printf("%d\n",b);
14        a = t;
15        i = i + 1;
16    }
17    return 0;
18 }

```

2.c

```

1 #include<stdio.h>
2 int main(){
3     int a=1;
4     return 0;
5 }

```

3.cpp

```

1 #include<iostream>

```

```

2 using namespace std;
3 int main() {
4     int a=1;
5     return 0;
6 }
```

4.c

```

1 #include<stdio.h>
2 #define a 426
3 const int t=3;
4 #define b 999
5 int main() {
6     int p=a; //111
7     int q=a*b+t;
8     return 0;
9 }
```

在 5.c&6.c 主要考虑上文中没有涉及的 for 循环、浮点数、数组等。

5.c & 6.c

```

1 #include<stdio.h>
2 float c=3.88;
3 int main() {
4     int a[3],b=2;
5     a[2]=1;
6     for( int i=0;i<15;i++){
7         if(c==1)break;
8         if(a[2]==10)continue;
9         a[2]++;
10        c+=c/b;
11    }
12    printf("a[2]=%d,c=%f",a[2],c)
13    //5.c此处的分号为故意缺省，在词法分析和语法分析中测试使用
14    //6.c中补充此分号，有无此分号为两文件唯一差别
15    return 0;
16 }
```

(三) 预处理器

在本部分中，利用 gcc 编译器的：gcc 1.c -E -o 1.i 指令进行预处理器分析。

将 1.c 和 2.c 进行预处理，发现生成的 1.i 与 2.i 前 735 行完全相同，为 #include <stdio.h> 中的内容，而后续内容则为原本 #include 之后的内容。对 3.cpp 进行预处理，同样可以发现类似的现象，然而 iostream 预处理后的结果多达 32251 行。

部分结果展示如下：

1.i

```
1 # 0 "1.c"
```

```

2 # 0 "<built-in>"
3 # 0 "<command-line>"
4 # 1 "/usr/include/stdc-predef.h" 1 3 4
5 # 0 "<command-line>" 2 //前5行在3个文件中均相同，意味着一些预定义宏的调用
6 # 1 "1.c"
7 //省去约700行) 在这一部分中，完成了stdio.h的预处理(3.cpp完成了iostream的预处
理)
8 # 2 "1.c" 2
9 # 3 "1.c"
10 int main() { //对于1.i 后续为编写的主函数部分(事实上，include以外的部分均在此
体现，不限于函数，如在3.i中该部分包含了using namespace std)

```

不只限于 `#include`，几乎所有 `#` 开头的指令都会在这一部分完成处理。此外，源程序中的注释也会在这一部分被删去。

这并不受到在文中出现先后的限制，即 `#` 指令并不必须位于其他指令之前。注释的删除和 `#define` 宏定义的替换可以从 4.i 中发现，以下展示了 4.i 最后一部分的结果（对应 1.i 第 10 行位置）。

4.i

```

1 //省略前面内容
2 const int t=3;
3 //这里有一个空行是因为原本的#define已经被处理
4 int main() {
5     int p=426;
6     int q=426*999 +t; //宏定义已经被成功替换
7     return 0;
8 }

```

总的来说，预处理器完成了注释的删除以及各类 `#` 指令的处理，其中包括 `#define` 的宏定义展开，`#ifdef` 等条件编译，`#include` 的文件包含，还包括 `#pragma` 等其他具有特殊功能的 `#` 指令。

(四) 编译器

编译器所实现的功能主要是将预处理器处理后的 .i 文件处理成汇编语言（ARM, RISCV 等），共分为以下六个部分：词法分析、语法分析、语义分析、中间代码生成、代码优化、代码生成。

在此部分主要通过 LLVM 进行分析。

a) 词法分析

通过 `clang -E -Xclang -dump-tokens 1.c > 1-cf.log 2 > &1` 将 1.c 的词法分析结果保存下来。

跳过前面内部库的词法分析，观察源程序的部分，可以发现主要包括以下几个组成部分。

1-cf.log

```

1 //关键字(如int)、运算符(如 '+')、界符(如 '(')等 一般一字一种
2 int 'int' [StartOfLine] Loc=<1.c:3:1> //startofline表示在一行的开始

```

```

3 l_paren '('          Loc=<1.c:3:9>
4 r_paren ')'          Loc=<1.c:3:10>
5 l_brace '{'          [LeadingSpace] Loc=<1.c:3:12> //leadingspace表示其之前有空格
6 equal '='            [LeadingSpace] Loc=<1.c:6:4>
7 eof ''              Loc=<1.c:19:2> //文档末尾终止符
8 //.....
9 //标识符 identifier
10 identifier 'main'    [LeadingSpace] Loc=<1.c:3:5>
11 identifier 'a'       [LeadingSpace] Loc=<1.c:4:13>
12 //.....
13 //常数 numeric_constant
14 numeric_constant '1' [LeadingSpace] Loc=<1.c:16:11>
15 //.....
16 //字符串 string_literal
17 string_literal '"%d\n"' Loc=<1.c:14:10>
18 //.....
19 //一条完整的语句示例(以printf所示)
20 identifier 'printf'  [StartOfLine] [LeadingSpace] Loc=<1.c:14:3>
21 l_paren '('          Loc=<1.c:14:9>
22 string_literal '"%d\n"' Loc=<1.c:14:10>
23 comma ','            Loc=<1.c:14:16>
24 identifier 'b'       Loc=<1.c:14:17>
25 r_paren ')'          Loc=<1.c:14:18>
26 semi ';'            Loc=<1.c:14:19>

```

对 5.c 进行分析，数组部分结果如下：

5-ef.log

```

1 //以a[2]++为例，实际上与上文类似
2 identifier 'a'  [StartOfLine] [LeadingSpace] Loc=<5.c:9:3>
3 l_square '['     Loc=<5.c:9:4>
4 numeric_constant '2' Loc=<5.c:9:5>
5 r_square ']'    Loc=<5.c:9:6>
6 plusplus '++'   Loc=<5.c:9:7>
7 semi ';'        Loc=<5.c:9:9>

```

总之，词法分析是将源程序变成 *token* 的过程，而各 *token* 也已经被分类成不同的类型。

b) 语法分析

在语法分析中，主要是将词法分析中分类的 *token* 构建成抽象语法树 *AST*，构建抽象语法树需要确定好文法，然后逐步将词法分析后的单词串，通过自顶向下或者自底向上的方法构造语法分析树。

通过 *clang -E -Xclang -ast-dump 1.c > 1-yf.log 2 &1* 将 1.c 的语法分析结果保存下来，其中 while 循环部分 (对应 1.c 的 10-16 行所构建的抽象语法树如图2所示。

```

|-WhileStmt 0x1a33b98 <line:11:2, line:17:2>
| |-BinaryOperator 0x1a337c0 <line:11:9, col:13> 'int' '<' 
| || |-ImplicitCastExpr 0x1a33790 <col:9> 'int' <LValueToRValue>
| || `-' DeclRefExpr 0x1a33750 <col:9> 'int' lvalue Var 0x1a32ba8 'i' 'int'
| || '-ImplicitCastExpr 0x1a337a8 <col:13> 'int' <LValueToRValue>
| || `-' DeclRefExpr 0x1a33770 <col:13> 'int' lvalue Var 0x1a32ca8 'n' 'int'
|-CompoundStmt 0x1a33b60 <col:15, line:17:2>
| |-BinaryOperator 0x1a33838 <line:12:3, col:7> 'int' '='
| || |-DeclRefExpr 0x1a337e0 <col:3> 'int' lvalue Var 0x1a32c28 't' 'int'
| || '-ImplicitCastExpr 0x1a33820 <col:7> 'int' <LValueToRValue>
| || `-' DeclRefExpr 0x1a33800 <col:7> 'int' lvalue Var 0x1a32b28 'b' 'int'
|-BinaryOperator 0x1a33908 <line:13:3, col:11> 'int' '='
| |-DeclRefExpr 0x1a33858 <col:3> 'int' lvalue Var 0x1a32b28 'b' 'int'
| |-BinaryOperator 0x1a338e8 <col:7, col:11> 'int' '+'
| || |-ImplicitCastExpr 0x1a33b88 <col:7> 'int' <LValueToRValue>
| || |`-' DeclRefExpr 0x1a33878 <col:7> 'int' lvalue Var 0x1a32aa8 'a' 'int'
| || '-ImplicitCastExpr 0x1a338d0 <col:11> 'int' <LValueToRValue>
| || `-' DeclRefExpr 0x1a33898 <col:11> 'int' lvalue Var 0x1a32b28 'b' 'int'
|-CallExpr 0x1a339b8 <line:14:3, col:18> 'int'
| |-ImplicitCastExpr 0x1a339a0 <col:3> 'int (*) (const char *, ...)' <FunctionToPointerDecay>
| || |-DeclRefExpr 0x1a33928 <col:3> 'int (const char *, ...)' Function 0x1a17a28 'printf' 'int (const char *, ...)'
| || '-ImplicitCastExpr 0x1a33a00 <col:10> 'const char *' <NoOp>
| || '-ImplicitCastExpr 0x1a339e8 <col:10> 'char *' <ArrayToPointerDecay>
| || '-StringLiteral 0x1a33948 <col:10> 'char[4]' lvalue "%d\n"
| || '-ImplicitCastExpr 0x1a33a18 <col:17> 'int' <LValueToRValue>
| || '-DeclRefExpr 0x1a33968 <col:17> 'int' lvalue Var 0x1a32b28 'b' 'int'
|-BinaryOperator 0x1a33a88 <line:15:3, col:7> 'int' '='
| |-DeclRefExpr 0x1a33a30 <col:3> 'int' lvalue Var 0x1a32aa8 'a' 'int'
| |-ImplicitCastExpr 0x1a33a70 <col:7> 'int' <LValueToRValue>
| || |-DeclRefExpr 0x1a33a50 <col:7> 'int' lvalue Var 0x1a32c28 't' 'int'
|-BinaryOperator 0x1a33b40 <line:16:3, col:11> 'int' '='
| |-DeclRefExpr 0x1a33a88 <col:3> 'int' lvalue Var 0x1a32ba8 'i' 'int'
| |-BinaryOperator 0x1a33b20 <col:7, col:11> 'int' '+'
| || |-ImplicitCastExpr 0x1a33b08 <col:7> 'int' <LValueToRValue>
| || |`-' DeclRefExpr 0x1a33ac8 <col:7> 'int' lvalue Var 0x1a32ba8 'i' 'int'
| || '-IntegerLiteral 0x1a33ae8 <col:11> 'int' 1

```

图 2: 1.c 中 while 循环 (10-16 行) 抽象语法树

对于 5.c 进行分析，可以看到在文件开头成功检测到了错误。

5-yf.log

```

1 5.c:12:31: error: expected ';' after expression
2     printf("a[2]=%d,c=%f",a[2],c)
3
4 ;

```

将 5 - yf.log 与 6 - yf.log 进行对比，发现（不包括报错部分）除去内存地址有变化之外转换结果并没有较大差别，以原文中第 9 行 $a[2]++$ 展开讨论。

- |-UnaryOperator 0xd22570 <line:9:3, col:7> 'int' postfix '++'
UnaryOperator 表示是一个一元运算符，然后是它的内存地址和在源代码的位置，最后表示其是后缀 ++ 运算符。
- || |-ArraySubscriptExpr 0xd22550 <col:3, col:6> 'int' lvalue
表示对数组的访问。
- || |-ImplicitCastExpr 0xd22538 <col:3> 'int *' <ArrayToPointerDecay>
表示一个类型转换。
- || |-DeclRefExpr 0xd224f8 <col:3> 'int[3]' lvalue Var 0xd21ad0 'a' 'int[3]'
表示对引用的声明。
- || |-IntegerLiteral 0xd22518 <col:5> 'int' 2
整数字面量 2，表示数组下标。

c) 语义分析

语义分析会使用语法树和符号表中信息进行一致性检查和越界检查，完成语句的翻译。其和语法分析的区别主要在于：语法分析仅能判断句子是否合法，而语义分析可以进一步给出句子的含义。

d) 中间代码生成

使用 `gcc -fdump-tree-all-graph 6.c` 获得中间代码生成的输出，选择 `a-6.c.015t.cfg.dot` 与 `a-6.c.027t.fixup_cfg2.dot`（该图与最后一次生成的 dot 图相同）通过 `graphviz` 绘制 CFG 图，如图3所示。

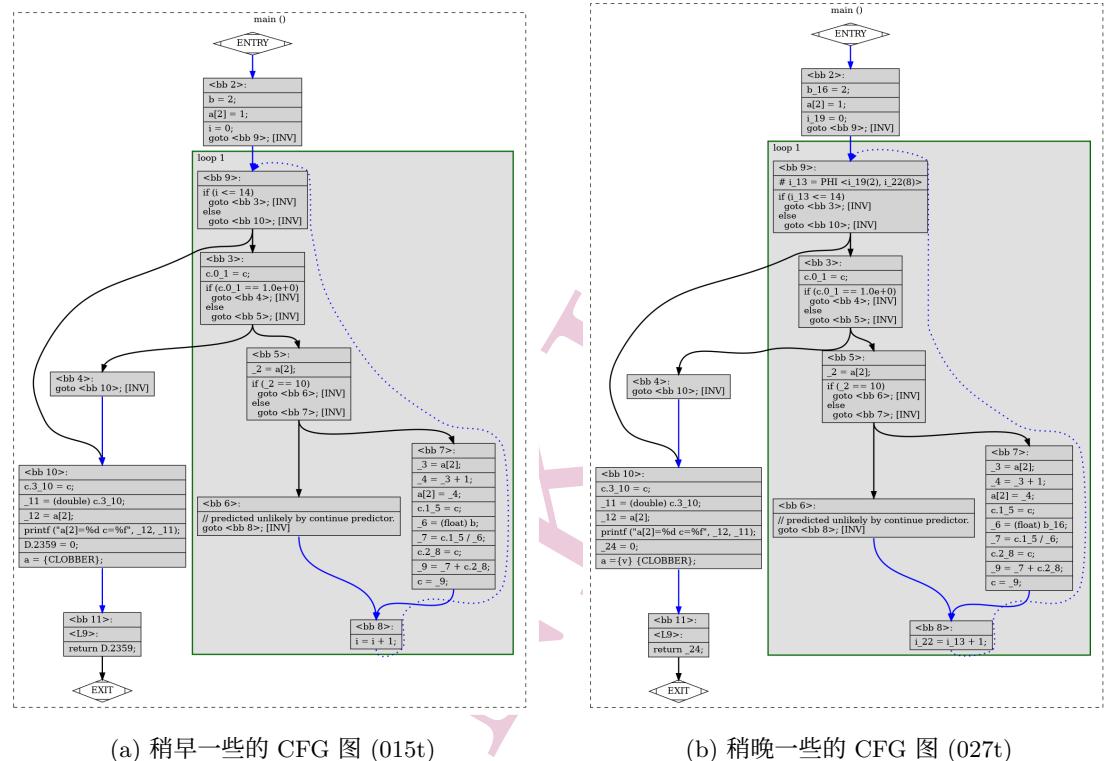


图 3

通过 `clang -S -emit-llvm 6.c` 生成 LLVM 中间代码 `6.ll`，主要内容如下。

6.ll

```

1 // 源文件和目标布局、平台等声明
2 ; ModuleID = '6.c'
3 source_filename = "6.c"
4 target datalayout = "e-m:e-p270:32:32-p271:32:32-p272:64:64-i164:64-f80:128-n8
   :16:32:64-S128"
5 target triple = "x86_64-pc-linux-gnu"
6 // 全局和私有变量（用于格式化字符串）定义
7 @c = dso_local global float 0x400F0A3D80000000, align 4
8 @_str = private unnamed_addr constant [13 x i8] c"a[2]=%d\nc=%f\00", align 1
9 // 主函数，preds 表示前驱结点
10 ; Function Attrs: noinline nounwind optnone uwtable

```

```

11 define dso_local i32 @main() #0 {
12   %1 = alloca i32, align 4
13   %2 = alloca [3 x i32], align 4
14   %3 = alloca i32, align 4
15   %4 = alloca i32, align 4
16   store i32 0, i32* %1, align 4
17   store i32 2, i32* %3, align 4
18   %5 = getelementptr inbounds [3 x i32], [3 x i32]* %2, i64 0, i64 2
19   store i32 1, i32* %5, align 4
20   store i32 0, i32* %4, align 4
21   br label %6
22
23 6:                                     ; preds = %28, %0
24   %7 = load i32, i32* %4, align 4
25   %8 = icmp slt i32 %7, 15
26   br i1 %8, label %9, label %31
27
28 9:                                     ; preds = %6
29   %10 = load float, float* @c, align 4
30   %11 = fcmp oeq float %10, 1.000000e+00
31   br i1 %11, label %12, label %13
32
33 12:                                    ; preds = %9
34   br label %31
35
36 13:                                    ; preds = %9
37   %14 = getelementptr inbounds [3 x i32], [3 x i32]* %2, i64 0, i64 2
38   %15 = load i32, i32* %14, align 4
39   %16 = icmp eq i32 %15, 10
40   br i1 %16, label %17, label %18
41
42 17:                                    ; preds = %13
43   br label %28
44
45 18:                                    ; preds = %13
46   %19 = getelementptr inbounds [3 x i32], [3 x i32]* %2, i64 0, i64 2
47   %20 = load i32, i32* %19, align 4
48   %21 = add nsw i32 %20, 1
49   store i32 %21, i32* %19, align 4
50   %22 = load float, float* @c, align 4
51   %23 = load i32, i32* %3, align 4
52   %24 = sitofp i32 %23 to float
53   %25 = fdiv float %22, %24
54   %26 = load float, float* @c, align 4
55   %27 = fadd float %26, %25
56   store float %27, float* @c, align 4
57   br label %28
58

```

```

59    28:                                ; preds = %18, %17
60    %29 = load i32, i32* %4, align 4
61    %30 = add nsw i32 %29, 1
62    store i32 %30, i32* %4, align 4
63    br label %6, !llvm.loop !6
64
65    31:                                ; preds = %12, %6
66    %32 = getelementptr inbounds [3 x i32], [3 x i32]* %2, i64 0, i64 2
67    %33 = load i32, i32* %32, align 4
68    %34 = load float, float* @c, align 4
69    %35 = fpext float %34 to double
70    %36 = call i32 (i8*, ...) @printf(i8* noundef getelementptr inbounds ([13 x
        i8], [13 x i8]* @.str, i64 0, i64 0), i32 noundef %33, double noundef
        %35)
71    ret i32 0
72 }
73 //printf声明
74 declare i32 @printf(i8* noundef, ...)
75 //函数或全局变量的行为或优化选项
76 attributes #0 = { noinline nounwind optnone uwtable "frame-pointer"="all" "
    min-legal-vector-width"="0" "no-trapping-math"="true" "stack-protector-
    buffer-size"="8" "target-cpu"="x86-64" "target-features"="+cx8,+fxsr,+mmx
    ,+sse,+sse2,+x87" "tune-cpu"="generic" }
77 attributes #1 = { "frame-pointer"="all" "no-trapping-math"="true" "stack-
    protector-buffer-size"="8" "target-cpu"="x86-64" "target-features"="+cx8
    ,+fxsr,+mmx,+sse,+sse2,+x87" "tune-cpu"="generic" }
78 //元信息，一般不影响运行，可能用于优化或调试
79 !llvm.module.flags = !{!0, !1, !2, !3, !4}
80 !llvm.ident = !{!5}
81
82 !0 = !{i32 1, !"wchar_size", i32 4}
83 !1 = !{i32 7, !"PIC_Level", i32 2}
84 !2 = !{i32 7, !"PIE_Level", i32 2}
85 !3 = !{i32 7, !"uwtable", i32 1}
86 !4 = !{i32 7, !"frame-pointer", i32 2}
87 !5 = !{"Ubuntu clang version 14.0.0-1ubuntu1.1"}
88 !6 = distinct !{!6, !7}
89 !7 = !{"llvm.loop.mustprogress"}

```

中间代码生成指的是在之前步骤完成后，为了提高编译器的可移植性和鲁棒性而进行的一步翻译操作。中间代码生成包括有向无环图，三地址码（三元式、四元式）等形式。

e) 代码优化

代码优化指的是在生成机器码之前，对中间代码进行进一步的改进，以便生成更好的目标代码。

LLVM 提供了三种类型 (Analysis Passes、Transform Passes 和 UtilityPasses) 的众多 pass 对代码进行优化。

通过 `llc -print-before-all -print-after-all 6.ll > 6.log 2>&1` 可以完成代码优化全过程的输出，图4展示了代码优化最后一轮的部分中间代码。

```

19289 # *** IR Dump After Pseudo Probe Inserter (pseudo-probe-inserter) ***
19290 # Machine code for function main: NoPHIs, TracksLiveness, NoVRegs, TiedOpsRewritten, TracksDebugUserValues
19291 Frame Objects:
19292   fl#1: size=8, align=16, fixed, at location [SP-8]
19293   fi#0: size=4, align=4, at location [SP-32]
19294   fi#1: size=12, align=4, at location [SP-28]
19295   fi#2: size=4, align=4, at location [SP-16]
19296   fi#3: size=4, align=4, at location [SP-12]
19297 Constant Pool:
19298   cp#0: 1.000000e+00, align=4
19299
19300 bb.0 (%ir-block.0):
19301   successors: %bb.1
19302
19303   frame-setup PUSH64r killed $rbp, implicit-def $rsp, implicit $rsp
19304   CFI_INSTRUCTION def_cfa_offset 16
19305   CFI_INSTRUCTION offset $rbp, -16
19306   $rbp = frame-setup MOV64rr $rsp
19307   CFI_INSTRUCTION def_cfa_register $rbp
19308   $rsp = frame-setup SUB64ri8 $rsp(tied-def 0), 32, implicit-def dead $eflags
19309   MOV32mi $rbp, 1, $noreg, -24, $noreg, 0 :: (store (s32) into %ir.1)
19310   MOV32mi $rbp, 1, $noreg, -8, $noreg, 2 :: (store (s32) into %ir.3)
19311   MOV32mi $rbp, 1, $noreg, -12, $noreg, 1 :: (store (s32) into %ir.5)
19312   MOV32mi $rbp, 1, $noreg, -4, $noreg, 0 :: (store (s32) into %ir.4)
19313
19314 bb.1 (%ir-block.6):
19315 ; predecessors: %bb.0, %bb.7
19316   successors: %bb.8, %bb.2
19317
19318   CMP32mi8 $rbp, 1, $noreg, -4, $noreg, 15, implicit-def $eflags :: (load (s32) from %ir.4)
19319   JCC_1 %bb.8, 13, implicit killed $eflags
19320
19321 bb.2 (%ir-block.9):
19322 ; predecessors: %bb.1
19323   successors: %bb.4, %bb.3
19324
19325   renamable $xmm0 = MOVSrm_alt $noreg, 1, $noreg, @c, $noreg :: (load (s32) from @c)
19326   renamable $xmm1 = MOVSrm_alt $rip, 1, $noreg, %const.0, $noreg
19327   UCOMISrr killed renamable $xmm0, killed renamable $xmm1, implicit-def $eflags, implicit $mxcsr
19328   JCC_1 %bb.4, 5, implicit $eflags

```

图 4: LLVM 代码优化

通过 `llvm-as` 和 `llvm-dis` 可以完成 ll 和 bc 两种格式的转换。通过 `opt` 指令可以查看某一步的优化结果，比如，通过 `opt -print-callgraph6.bc` 可以查看函数调用关系。

6.bc 函数调用图

```

1 Call graph node <<null function>><<0xf71fa0>> #uses=0
2   CS<None> calls function 'main'
3   CS<None> calls function 'printf'
4
5 Call graph node for function: 'main'<<0xf72cd0>> #uses=1
6   CS<0xf6dee0> calls function 'printf'
7
8 Call graph node for function: 'printf'<<0xf72d50>> #uses=2
9   CS<None> calls external node

```

从图中可以看出，根节点 null 调用了主函数 `main` 和 `printf` 函数，主函数 `main` 被调用一次，并调用了 `printf` 函数，`printf` 函数被调用 2 次，并调用了外部结点。这与我们设想的结果是相符的。

f) 代码生成

代码生成将中间表示形式映射到最终需要的目标语言的工作。

最终生成的 LLVM 目标代码如下。

6.s

```

1 .text
2 .file "6.c"

```

```

3      .section          .rodata.cst4, "aM", @progbits, 4
4      .p2align         2                                     # — Begin function
5      main
6      .LCPI0_0:
7          .long   0x3f800000                         # float 1
8          .text
9          .globl  main
10         .p2align        4, 0x90
11         .type   main, @function
12 main:                                # @main
13         .cfi_startproc
14 # %bb.0:
15         pushq   %rbp
16         .cfi_def_cfa_offset 16
17         .cfi_offset %rbp, -16
18         movq   %rsp, %rbp
19         .cfi_def_cfa_register %rbp
20         subq   $32, %rsp
21         movl   $0, -24(%rbp)
22         movl   $2, -8(%rbp)
23         movl   $1, -12(%rbp)
24         movl   $0, -4(%rbp)
25 .LBB0_1:                                # => This Inner Loop Header: Depth=1
26         cmpl   $15, -4(%rbp)
27         jge    .LBB0_8
28 # %bb.2:
29         movss  c, %xmm0
30         zero
31         movss  .LCPI0_0(%rip), %xmm1
32         zero
33         ucomiss %xmm1, %xmm0
34         jne    .LBB0_4
35         jp     .LBB0_4
36 # %bb.3:
37         jmp    .LBB0_9
38 .LBB0_4:                                # in Loop: Header=BB0_1 Depth=1
39         cmpl   $10, -12(%rbp)
40         jne    .LBB0_6
41 # %bb.5:
42         jmp    .LBB0_7
43 .LBB0_6:                                # in Loop: Header=BB0_1 Depth=1
44         movl   -12(%rbp), %eax
45         addl   $1, %eax
46         movl   %eax, -12(%rbp)
47         movss  c, %xmm0
48         zero
49         cvtsi2ssl -8(%rbp), %xmm1
50         divss  %xmm1, %xmm0

```

```

47      addss    c, %xmm0
48      movss    %xmm0, c
49 .LBB0_7:                                # in Loop: Header=BB0_1 Depth=1
50      movl    -4(%rbp), %eax
51      addl    $1, %eax
52      movl    %eax, -4(%rbp)
53      jmp     .LBB0_1
54 .LBB0_8:                                # %.loopexit
55      jmp     .LBB0_9
56 .LBB0_9:
57      movl    -12(%rbp), %esi
58      movss    c, %xmm0                      # xmm0 = mem[0],zero,zero,
59      zero
60      cvtss2sd    %xmm0, %xmm0
61      movabsq   $.L.str, %rdi
62      movb    $1, %al
63      callq    printf@PLT
64      xorl    %eax, %eax
65      addq    $32, %rsp
66      popq    %rbp
67      .cfi_def_cfa %rsp, 8
68      retq
69 .Lfunc_end0:
70      .size    main, .Lfunc_end0-main
71      .cfi_endproc
72      .type    c, @object                  # @c
73      .data
74      .globl   c
75      .p2align 2
76 c:
77      .long    0x407851ec                # float 3.88000011
78      .size    c, 4
79
80      .type    .L.str, @object           # @.str
81      .section   .rodata.str1.1, "aMS", @progbits, 1
82 .L.str:
83      .asciz    "a[2]=%d\c=%f"
84      .size    .L.str, 13
85
86      .ident    "Ubuntu\clang\version\14.0.0-1ubuntu1.1"
87      .section   ".note.GNU-stack", "", @progbits

```

(五) 汇编器

通过 `llc 6.bc -filetype=obj -o 6.o` 完成汇编过程，并通过 `objdump -d 6.o` 完成反汇编。机器码，反汇编结果以及个人对汇编语言的结果分析如下。

反汇编结果

```

1 6.o:      file format elf64-x86-64
2
3
4 Disassembly of section .text:
5
6 0000000000000000 <main>:
7     0: 55                      push  %rbp //保存栈底指针
8     1: 48 89 e5                mov    %rsp,%rbp//栈顶->栈底
9     4: 48 83 ec 20              sub    $0x20,%rsp//分配32字节内存空间，用于存
   储函数局部变量
10    8: c7 45 e8 00 00 00 00    movl   $0x0,-0x18(%rbp)//初始化a[3]，作用为把
   a[0] 初始化为0
11    f: c7 45 f8 02 00 00 00    movl   $0x2,-0x8(%rbp)//b=2
12   16: c7 45 f4 01 00 00 00    movl   $0x1,-0xc(%rbp)//a[2]=1
13   1d: c7 45 fc 00 00 00 00    movl   $0x0,-0x4(%rbp)//i=0
14   24: 83 7d fc 0f              cmpl   $0xf,-0x4(%rbp)//比较i和15
15   28: 7d 5a                  jge    84 <main+0x84>//若大于，循环结束
16   2a: f3 0f 10 04 25 00 00    movss  0x0,%xmm0//加载c
17   31: 00 00
18   33: f3 0f 10 0d 00 00 00    movss  0x0(%rip),%xmm1      # 3b <main+0x3b
   >//加载float 1
19   3a: 00
20   3b: 0f 2e c1
21   3e: 75 04
22   40: 7a 02
23   42: eb 42
24   44: 83 7d f4 0a
25   48: 75 02
26   4a: eb 2d
   一轮循环
27   4c: 8b 45 f4              mov    -0xc(%rbp),%eax//加载a[2]到eax
28   4f: 83 c0 01              add    $0x1,%eax//更新a[2]
29   52: 89 45 f4              mov    %eax,-0xc(%rbp)//写回a[2]
30   55: f3 0f 10 04 25 00 00    movss  0x0,%xmm0//读取c
31   5c: 00 00
32   5e: f3 0f 2a 4d f8          cvtsi2ssl -0x8(%rbp),%xmm1//把b转换为浮点数存
   入寄存器
33   63: f3 0f 5e c1              divss %xmm1,%xmm0//c/b
34   67: f3 0f 58 04 25 00 00    addss 0x0,%xmm0//c+=c/b
35   6e: 00 00
36   70: f3 0f 11 04 25 00 00    movss %xmm0,0x0//写回c到内存
37   77: 00 00
38   79: 8b 45 fc              mov    -0x4(%rbp),%eax//读取i
39   7c: 83 c0 01              add    $0x1,%eax//i+1
40   7f: 89 45 fc              mov    %eax,-0x4(%rbp)//写回i
41   82: eb a0                  jmp    24 <main+0x24>//返回循环检查
42   84: eb 00                  jmp    86 <main+0x86>//循环结束

```

```

43    86: 8b 75 f4          mov    -0xc(%rbp),%esi // 加载a[2]准备打印
44    89: f3 0f 10 04 25 00 00  movss 0x0,%xmm0// 加载c
45    90: 00 00
46    92: f3 0f 5a c0          cvtss2sd %xmm0,%xmm0// 调整c为双精度
47    96: 48 bf 00 00 00 00 00  movabs $0x0,%rdi // 传递格式化字符串
48    9d: 00 00 00
49    a0: b0 01          mov    $0x1,%al
50    a2: e8 00 00 00 00      call   a7 <main+0xa7> // 调用printf
51    a7: 31 c0          xor    %eax,%eax // 清空eax, 设置return 为0
52    a9: 48 83 c4 20          add    $0x20,%rsp// 释放局部变量
53    ad: 5d              pop    %rbp // 恢复栈帧
54    ae: c3              ret

```

可以看到，汇编器完成了指令转换，将汇编码转换为机器码。此外，汇编器还需要对定义的各种变量进行解析，并为其相应的分配内存，同时做好寄存器和栈帧的设置。除此之外，汇编器还可以实现对程序进行简单的优化。

(六) 链接器

通过 `gcc 6.o -o 6 -no-pie` 生成可执行程序。

执行结果如图5所示， $a[2]=10, c=149.160248$ 与预期结果相符，完成验证。

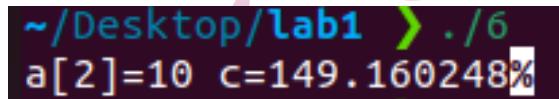


图 5: 6.exe 运行结果

```

00000000004010f0 <_do_global_dtors_aux>:
4010f0: f3 0f 1e fa    endbr64
4010f4: 80 3d 39 2f 00 00 00  cmpb $0x0,0x2f39(%rip)      # 404034 <completed.0>
4010fb: 75 13          jne   401110 <_do_global_dtors_aux+0x20>
4010fd: 55              push   %rbp
4010fe: 48 89 e5          mov    %rsp,%rbp
401101: e8 7a ff ff ff  call   401080 <deregister_tm_clones>
401106: c6 05 27 2f 00 00 01  movb $0x1,0x2f27(%rip)      # 404034 <completed.0>
40110d: 5d              pop    %rbp
40110e: c3              ret
40110f: 90              nop
401110: c3              ret
401111: 66 66 2e 0f 1f 84 00  data16 cs nopw 0x0(%rax,%rax,1)
401118: 00 00 00 00
40111c: 0f 1f 40 00          nopl   0x0(%rax)

0000000000401120 <frame_dummy>:
401120: f3 0f 1e fa    endbr64
401124: eb 8a          jmp   4010b0 <register_tm_clones>
401126: 66 2e 0f 1f 84 00 00  cs nopw 0x0(%rax,%rax,1)
40112d: 00 00 00

0000000000401130 <main>:
401130: 55              push   %rbp
401131: 48 89 e5          mov    %rsp,%rbp
401134: 48 83 ec 20          sub    $0x20,%rsp
401138: c7 45 e8 00 00 00 00  movl $0x0,-0x18(%rbp)
40113f: c7 45 f8 02 00 00 00  movl $0x2,-0x8(%rbp)
401146: c7 45 f4 01 00 00 00  movl $0x1,-0xc(%rbp)
40114d: c7 45 fc 00 00 00 00  movl $0x0,-0x4(%rbp)
401154: 83 7d fc 0f          cmpl $0xf,-0x4(%rbp)
401158: 7d 5a          jge   4011b4 <main+0x84>
40115a: f3 0f 10 04 25 30 40  movss 0x404030,%xmm0
401161: 40 00
401163: f3 0f 10 0d 99 0e 00  movss 0xe99(%rip),%xmm1      # 402004 <_IO_stdin_used+0x4>
40116a: 00
40116b: 0f 2e c1          ucomiss %xmm1,%xmm0
40116e: 75 04          jne   401174 <main+0x44>

```

图 6: 6.exe 反汇编结果

如图6所示，对 6.exe 反汇编的结果相比于先前的多了很多库文件的机器码，此外函数的初始地址也有所调整。这说明了链接器的作用是把机器代码和目标文件库文件等链接在一起，生成可执行文件。

二、 LLVM IR 编程验证 SysY 语言特性

LLVMIR 编程由聂嘉欣同学负责，在该部分中针对函数，各类型语句（赋值语句、表达式语句、语句块、if、while、break、continue、return 语句等）以及常量变量声明和数组等方面通过 *LLVMIR* 编程学习和验证了 SysY 语言特性。

(一) 函数

SysY 的语法结构与 c 语言基本一致。在 LLVM IR 函数定义时我们做如下结构的函数声明：

LLVM IR 函数定义框架

```

1 define <type> @<function name>()
2 {
3     ; 函数主体
4 }
```

以下给出一个简单的以 SysY 语言实现的 add 函数示例，并用 LLVM IR 语言重新编写，再用 LLVM/Clang 编译成目标程序，执行验证其正确性。

SysY 实现的 add 函数

```

1 #include <stdio.h>
2
3 int add(int a, int b) {
4     return a + b;
5 }
6
7 int main() {
8     int sum = add(3, 5);
9     printf("The sum is: %d\n", sum);
10    return 0;
11 }
```

LLVM IR 实现的 add 函数及其调用

```

1 declare i32 @printf(i8*, ...)
2 @.str = private unnamed_addr constant [16 x i8] c"The sum is: %d\0A\00",
3 align 1
4
5 define i32 @add(i32 %0, i32 %1) #0 {
6     %3 = alloca i32, align 4
7     %4 = alloca i32, align 4
8     store i32 %0, i32* %3, align 4
9     store i32 %1, i32* %4, align 4
10    %5 = load i32, i32* %3, align 4
11    %6 = load i32, i32* %4, align 4
```

```

10    %7 = add nsw i32 %5, %6
11    ret i32 %7
12 }
13
14 define i32 @main() #0 {
15
16     %1 = alloca i32, align 4
17     %2 = call i32 @add(i32 3, i32 5)
18     store i32 %2, i32* %1, align 4
19     %3 = load i32, i32* %1, align 4
20     %4 = call i32 (i8*, ...) @printf(i8* noundef getelementptr inbounds ([16
21         x i8], [16 x i8]* @.str, i64 0, i64 0), i32 noundef %3)
22     ret i32 0
23 }
24 attributes #0 = { noinline nounwind optnone uwtable }

```

LLVM 中定义的函数可以使用 call 语句调用，例如调用 add 函数 call i32 @add(i32 1, i32 2)。我们编写主函数调用 add 函数，使用 llc -filetype=obj t1.ll -o t1.o 命令将 t1.ll 汇编成目标文件，然后使用 clang t1.o -o t1 命令生成可执行文件 t1 并运行，结果如图所示，结果正确，验证成功。

```

~/lab_1/njx/Q2 > ./t1
The sum is: 8
~/lab_1/njx/Q2 >

```

图 7: 运行 t1 的结果

(二) 语句

SysY 支持的语句包括赋值语句、表达式语句（表达式可以为空）、语句块、if 语句、while 语句、break 语句、continue 语句、return 语句等等。我们尝试用 LLVM IR 语言自行实现 SysY 语言编写的程序，以熟悉 SysY 语句在 LLVM IR 中的实现形式。

SysY 原程序

```

1 #include <stdio.h>
2 int main() {
3     int a = 7;
4     int b = 0;
5     int i = 0;
6
7     while (i < 10) {
8         if (i == a) {
9             break; // 当 i 等于 a 时跳出循环
10        }
11
12         if (i == b) {
13             i = i + 1; // 在跳过当前迭代之前，先自增 i
14             continue; // 当 i 等于 b 时跳过当前迭代

```

```

15     }
16
17     b = b + i; // 更新b的值为b加上当前的i
18     i = i + 1; // i自增
19 }
20
21 printf("The final value of b is: %d\n", b);
22
23 return 0;
24 }
```

LLVM IR 的实现

```

1 @.str = private unnamed_addr constant [29 x i8] c"The final value of b is: %d
2 \0A\00", align 1
3
4 define dso_local i32 @main() #0 {
5     %1 = alloca i32, align 4
6     %2 = alloca i32, align 4
7     %3 = alloca i32, align 4
8     %4 = alloca i32, align 4
9     store i32 0, i32* %1, align 4
10    store i32 7, i32* %2, align 4
11    store i32 0, i32* %3, align 4
12    store i32 0, i32* %4, align 4
13    br label %5
14
15    %6 = load i32, i32* %4, align 4
16    %7 = icmp slt i32 %6, 10
17    br i1 %7, label %8, label %26
18
19    %9 = load i32, i32* %4, align 4 ; preds = %20, %17, %0
20    %10 = load i32, i32* %2, align 4
21    %11 = icmp eq i32 %9, %10
22    br i1 %11, label %12, label %13
23
24    %12: ; preds = %5
25    br label %26
26
27
28    %13: ; preds = %8
29    %14 = load i32, i32* %4, align 4
30    %15 = load i32, i32* %3, align 4
31    %16 = icmp eq i32 %14, %15
32    br i1 %16, label %17, label %20
33
34    %17: ; preds = %13
35    %18 = load i32, i32* %4, align 4
```

```

36    %19 = add nsw i32 %18, 1
37    store i32 %19, i32* %4, align 4
38    br label %5, !llvm.loop !6
39
40 20:                                     ; preds = %13
41    %21 = load i32, i32* %3, align 4
42    %22 = load i32, i32* %4, align 4
43    %23 = add nsw i32 %21, %22
44    store i32 %23, i32* %3, align 4
45    %24 = load i32, i32* %4, align 4
46    %25 = add nsw i32 %24, 1
47    store i32 %25, i32* %4, align 4
48    br label %5, !llvm.loop !6
49
50 26:                                     ; preds = %12, %5
51    %27 = load i32, i32* %3, align 4
52    %28 = call i32 (i8*, ...) @printf(i8* noundef getelementptr inbounds ([29 x
53      i8], [29 x i8]* @_str, i64 0, i64 0), i32 noundef %27)
54    ret i32 0
55  }
56 declare i32 @_printf(i8* noundef, ...) #1
57
58 attributes #0 = { noinline nounwind optnone uwtable "frame-pointer"="all" "
59   min-legal-vector-width"="0" "no-trapping-math"="true" "stack-protector-
60   buffer-size"="8" "target-cpu"="x86-64" "target-features"="+cx8,+fxsr,+mmx
61   ,+sse,+sse2,+x87" "tune-cpu"="generic" }
62 attributes #1 = { "frame-pointer"="all" "no-trapping-math"="true" "stack-
63   protector-buffer-size"="8" "target-cpu"="x86-64" "target-features"="+cx8
64   ,+fxsr,+mmx,+sse,+sse2,+x87" "tune-cpu"="generic" }
65
66 !llvm.module.flags = !{!0, !1, !2, !3, !4}
67 !llvm.ident = !{!5}
68
69 !0 = !{i32 1, !"wchar_size", i32 4}
70 !1 = !{i32 7, !"PIC_Level", i32 2}
71 !2 = !{i32 7, !"PIE_Level", i32 2}
72 !3 = !{i32 7, !"uwtable", i32 1}
73 !4 = !{i32 7, !"frame-pointer", i32 2}
74 !5 = !{"Ubuntu clang version 14.0.0-1ubuntu1.1"}
75 !6 = distinct !{!6, !7}
76 !7 = !{"llvm.loop.mustprogress"}

```

使用 llc -filetype=obj t2.ll -o t2.o 命令将 t2.ll 汇编成目标文件，然后使用 clang t2.o -o t2 命令生成可执行文件 t2 并运行，结果如图所示，结果正确，验证成功。

```
~/lab_1/njx/Q2 > ./t2
The final value of b is: 18
```

图 8: 运行 t2 的结果

(三) 常量与变量的声明和数组

编写 LLVM IR 探索了 SysY 编译器中常量与变量的声明、表达式和数组的语言特性的过程。以下代码为例：

SysY 原程序

```

1 #include <stdio.h>
2 int a;
3 const int b = 4;
4
5 int main() {
6     int c[3];
7     int m = 2, n = 3;
8     int i = m * n;
9     if (m != n) {
10         int temp = (m && n) + b;
11         printf("out:%d\n", temp);
12     }
13     return 0;
}
```

LLVM IR 的实现

```

1 @a = dso_local global i32 0, align 4
2 @.str = private unnamed_addr constant [8 x i8] c"out:%d\0A\00", align 1
3
4 define dso_local i32 @main() #0 {
5     %1 = alloca i32, align 4
6     %2 = alloca [3 x i32], align 4
7     %3 = alloca i32, align 4
8     %4 = alloca i32, align 4
9     %5 = alloca i32, align 4
10    %6 = alloca i32, align 4
11
12    store i32 0, i32* %1, align 4
13    store i32 2, i32* %3, align 4
14    store i32 3, i32* %4, align 4
15
16    %7 = load i32, i32* %3, align 4
17    %8 = load i32, i32* %4, align 4
18    %9 = mul nsw i32 %7, %8
19    store i32 %9, i32* %5, align 4
20
21    %10 = load i32, i32* %3, align 4
22    %11 = load i32, i32* %4, align 4
```

```

23    %12 = icmp ne i32 %10, %11
24    br i1 %12, label %13, label %25
25
26    13:                                ; preds = %0
27    %14 = load i32, i32* %3, align 4
28    %15 = icmp ne i32 %14, 0
29    br i1 %15, label %16, label %19
30
31    16:                                ; preds = %13
32    %17 = load i32, i32* %4, align 4
33    %18 = icmp ne i32 %17, 0
34    br label %19
35
36    19:                                ; preds = %16, %13
37    %20 = phi i1 [ false , %13], [%18, %16]
38    %21 = zext i1 %20 to i32
39    %22 = add nsw i32 %21, 4
40    store i32 %22, i32* %6, align 4
41
42    %23 = load i32, i32* %6, align 4
43    %24 = call i32 (i8*, ...) @printf(i8* getelementptr inbounds ([8 x i8], [8
        x i8]* @.str, i64 0, i64 0), i32 %23)
44    br label %25
45
46    25:                                ; preds = %19, %0
47    ret i32 0
48 }
49
50 declare dso_local i32 @printf(i8*, ...) #1
51
52 attributes #0 = { noinline nounwind optnone uwtable }
53 attributes #1 = { "no-trapping-math"="true" "stack-protector-buffer-size"="8"
    "target-cpu"="x86-64" }

```

使用 llc -filetype=obj t3.ll -o t3.o 命令将 t3.ll 汇编成目标文件，然后使用 clang t3.o -o t3 命令生成可执行文件 t3 并运行，结果如图所示，结果正确，验证成功。

```

~/lab_1/njx > ./t3
out:5
~/lab_1/njx >

```

图 9: 运行 t3 的结果

三、RISC-V 汇编程序设计

RISC-V 汇编程序设计由本人负责，在该部分中通过设计一个循环求解圆周率 π 的程序和一个冒泡排序程序对 `scanf/printf` 函数，`for` 循环，加、减、乘、除、取模、自增等基本运算，`float` 浮点数的应用以及全局变量，常量，局部变量常量的定义与使用方法，数组变量的定义与访问方法以及 `continue` 语句等进行了汇编语言编写的探讨。

(一) 程序一

1. SysY 源程序设计

程序一的设计主要功能为通过循环求解圆周率 π 的近似值。

input：一个整数 t ，表示计算的项数， t 越大，结果越接近 π 。

output： π 的近似结果，保留小数点后 5 位，以换行结尾。

在这个程序中，主要涉及到以下问题：`scanf/printf` 函数，`for` 循环（含比较运算），加、减、乘、除、取模、自增等基本运算，`float` 浮点数的应用（尤其是浮点数常量的设计），全局变量和局部变量的定义和内存分配。

SysY 源程序如下：

```

1 #include<stdio.h>
2 float pi=0;
3 int main(){
4     float i=1;
5     int t;
6     scanf("%d",&t);
7     for(int a=0;a<t;a++){
8         if(a%2) pi-=1/i;
9         else pi+=1/i;
10        i+=2;
11    }
12    pi*=4;
13    printf("pi=% .5f\n",pi);
14    return 0;
15 }
```

2. RISC-V 汇编程序设计

最终编写的 RISCV 代码及个人解释如下：

```

3.1-s
1 .attribute arch, "rv64i2p1_m2p0_a2p1_f2p2_d2p2_c2p0_zicsr2p0" #架构
2 .attribute unaligned_access, 0 #禁用非对齐访问
3 .attribute stack_align, 16 #16字节对齐
4 .text #代码区开始
5 .section .data #data段(可写)
6 .globl pi #全局变量pi
7 .type pi,@object #pi的类型
```

```

8      .size pi,4 #pi的大小
9  pi:
10     .zero 4 #分配内存，并初始化为0
11     .section .rodata #只读段
12 .LC0:
13     .string "%d"
14 .LC1:
15     .string "pi=%f\n"
16 .LC2:
17     .word 1065353216 #1.0
18 .LC3:
19     .word 1073741824 #2.0
20 .LC4:
21     .word 1082130432 #4.0
22     .globl main #全局函数main
23     .type main .@function #类型是函数
24 main:
25     addi sp,sp,-32 #调整栈帧
26     sd ra,24(sp) #保存返回地址
27     sd s0,16(sp) #保存原栈底
28     addi s0,sp,32 #调整为现在的栈底
29     lui a1,%hi(.LC2)
30     flw fa1,%lo(.LC2)(a1) #取出1
31     fsw fa1,-20(s0) #保存 i=1
32     lui a2,%hi(.LC0)
33     addi a0,a2,%lo(.LC0) #取出scanf字符串
34     addi a1,s0,-28 #调整a1，后面scanf的输出保存在a1指向的位置
35     call __isoc99_scanf #调用scanf
36     mv a2,zero
37     sw a2,-24(s0) #a=0
38 .L1:
39     lw a1,-28(s0)
40     lw a2,-24(s0)
41     blt a2,a1,.L2 #比较a, t
42     j .L5
43 .L2:
44     lw a2,-24(s0) #取出a
45     andi a2,a2,1 #计算a%2
46     beq a2,zero,.L3 #if 分支选择
47     lui a2,%hi(pi)
48     flw fa2,%lo(pi)(a2) #取出pi
49     lui a3,%hi(.LC2)
50     flw fa3,%lo(.LC2)(a3) #取出1
51     flw fa1,-20(s0) #取出i
52     fdiv.s fa3,fa3,fa1 #1/i
53     fsub.s fa2,fa2,fa3 #pi-=1/i
54     fsw fa2,%lo(pi)(a2) #保存pi
55     j .L4

```

```

56 .L3:
57   lui a2,%hi(pi)
58   flw fa2,%lo(pi)(a2)
59   lui a3,%hi(.LC2)
60   flw fa3,%lo(.LC2)(a3)
61   flw fa1,-20(s0)
62   fdiv.s fa3,fa3,fa1
63   fadd.s fa2,fa2,fa3
64   fsw fa2,%lo(pi)(a2) #加法分支, 与上文类似

65 .L4:
66   lui a4,%hi(.LC3)
67   flw fa4,%lo(.LC3)(a4) #取出2.0
68   fadd.s fa1,fa1,fa4 #i+=2
69   fsw fa1,-20(s0) #保存i
70   lw a1,-24(s0) #取a
71   addiw a1,a1,1 #a++
72   sw a1,-24(s0) #存a
73   j .L1

74 .L5:
75   lui a2,%hi(pi)
76   flw fa2,%lo(pi)(a2) #取pi
77   lui a4,%hi(.LC4)
78   flw fa4,%lo(.LC4)(a4) #取出4.0
79   fmul.s fa2,fa2,fa4 #pi*=4
80   fcvt.d.s fa2,fa2 #pi的类型转换, float->double(很重要)
81   fmv.x.d a1,fa2 #存入a1, 用于printf
82   lui a4,%hi(.LC1)
83   addi a0,a4,%lo(.LC1) #取出格式化字符串
84   call printf
85   li a0,0 #置返回值为0
86   ld ra,24(sp)
87   ld s0,16(sp)
88   addi sp,sp,32 #恢复栈帧
89   jr ra #end
90   .size main,.main #表明main到这里结束

```

设计中遇到过的问题和难点如下：

- 浮点型常量的定义

在本次设计中，需要设计浮点型常量 1.0, 2.0, 4.0 以便计算中使用，这些结果的计算方式需要通过 IEEE 754 单精度浮点数的表示得出，其内容为：1 位符号 8 位阶码 23 位尾数，如 1.0 的转换结果为 0 10000000 000000000000000000000000 转换为 10 进制的结果就是 1065353216。2.0, 4.0 同理。

- section 的声明

虽然 section 有一些更加高级的声明，但最为基础的，需要声明可写的全局变量在 data 或其他类型可写段中，不进行声明或声明为只读段（如 rodata）则会导致段错误。

- 浮点数精度的转换

比如，代码中 81 行（将双精度浮点数存入 a1）之前的 80 行（单精度到双精度的转换）是必要的，否则会导致类型错误，从而使得 pi 计算结果错误（nan 等）。

- 调试

相比于 c 语言的调试，汇编语言的调试更加困难，需要借助更复杂的工具或者人工设计调试方法。

3. 样例输入输出

由于本实验主要用于求解圆周率 π 的近似值，因此输入越大，结果应越接近 3.14159（由于保留五位小数的设定）。

a) 样例一

1.in & 1.out

```

1 // 1.in
2 1
3 // 1.out
4 pi=4.00000

```

b) 样例二

2.in & 2.out

```

1 // 2.in
2 9998
3 // 2.out
4 pi=3.14150

```

(二) 程序二

1. SysY 源程序设计

程序二的设计主要功能为实现一个简单的冒泡排序。

input : t+1 个整数 ($t \leq 10$)，第一个整数 t，表示数组的项数，后面为数组元素。

output : 冒泡排序后的数组结果。

在这个程序中，相比于上一个程序，主要涉及到以下新问题：全局数组变量的定义，*scanf*/*printf* 函数对数组数据的访问，*printf* 对单字符输出的优化，*continue* 语句的处理，循环嵌套的处理，定义新函数的处理。

3-2.c

```

1 #include<stdio.h>
2 int nums[10];
3 void sort(int num){
4     for(int i=0;i<num;i++){
5         for(int j=i+1;j<num;j++){
6             if(nums[i]<=nums[j])

```

```

7         continue;
8     int temp=nums[ i ];
9     nums[ i ]=nums[ j ];
10    nums[ j ]=temp;
11 }
12 }
13 }
14 int main() {
15     int t;
16     scanf( "%d", &t );
17     for( int i=0; i<t; i++ )
18         scanf( "%d", &nums[ i ] );
19     sort( t );
20     for( int i=0; i<t; i++ )
21         printf( "%d\n", nums[ i ] );
22     printf( "\n" );
23     return 0;
24 }
```

2. RISC-V 汇编程序设计

最终编写的 RISCV 代码及个人解释如下：

```

1 .attribute arch, "rv64i2p1_m2p0_a2p1_f2p2_d2p2_c2p0_zicsr2p0"
2 .attribute unaligned_access, 0
3 .attribute stack_align, 16
4 .text
5 .section .bss #未初始化数据段
6 .globl  nums #全局变量数组的声明
7 .type   nums, @object
8 .size   nums, 40
9
10 nums:
11     .zero   40
12 .section .rodata #只读段
13 .LC0:
14     .string "%d"
15 .LC1:
16     .string "%d\n"
17     .text
18     .globl  sort #函数sort声明
19     .type   sort, @function
20
21 sort:
22     addi  sp,sp,-32
23     sd    s0,24(sp)
24     addi  s0,sp,32 #栈帧调整
25     sw    a0,-20(s0) #保存参数num
26     sw    zero,-16(s0) #i=0
```

```

25 .L1:
26   lw a1,-20($0)
27   lw a2,-16($0)
28   blt a2,a1,.L2 #i<num ->L2
29   j .L7 #i>=num ->L7
30 .L2:
31   addiw a2,a2,1 #j=i+1
32   sw a2,-12($0) #保存j
33 .L3:
34   lw a1,-20($0)
35   lw a2,-12($0)
36   blt a2,a1,.L4 #j<num ->L4
37   j .L6 #j>=num ->L6
38 .L4:
39   lui a3,%hi(nums)
40   addi a3,a3,%lo(nums) #读取nums数组地址
41   lw a1,-16($0)
42   slli a1,a1,2 #数组下标i左移两位表示偏移量
43   add a1,a1,a3 #此时为nums[i]的位置
44   lw a4,0(a1) #nums[i]
45   lw a2,-12($0)
46   slli a2,a2,2
47   add a2,a2,a3 #nums[j]的位置
48   lw a5,0(a2) #nums[j]
49   ble a4,a5,.L5 #比较大小 看是否需要互换
50   sw a5,0(a1) #互换存储
51   sw a4,0(a2)
52 .L5:
53   lw a2,-12($0) #j++
54   addiw a2,a2,1
55   sw a2,-12($0)
56   j .L3
57 .L6:
58   lw a2,-16($0) #i++
59   addiw a2,a2,1
60   sw a2,-16($0)
61   j .L1
62 .L7:
63   ld $0,24($sp)
64   addi $sp,$sp,32 #结束, 栈帧恢复
65   jr ra
66   .globl main
67   .type main,@function
68 main:
69   addi $sp,$sp,-32
70   sd ra,24($sp)
71   sd $0,16($sp)
72   addi $0,$sp,32 #栈帧调整

```

```

73      addi a1,s0,-28 #设置t保存位置为s0-28
74      lui a0,%hi (.LC0)
75      addi a0,a0,%lo (.LC0) #读取格式化字符串
76      call __isoc99_scanf
77      sw zero,-20(s0) #初始化 i=0
78 .L8:
79      lw a1,-28(s0)
80      lw a2,-20(s0)
81      ble a1,a2,.L9 #在这一部分中我使用了与之前相反的写法，若不满足i<t跳转。
82      L9
83      slli a2,a2,2
84      lui a3,%hi(nums)
85      addi a3,a3,%lo(nums)
86      add a1,a3,a2 #将a1改为要存储的地址
87      lui a0,%hi (.LC0)
88      addi a0,a0,%lo (.LC0) #字符串
89      call __isoc99_scanf
90      lw a2,-20(s0)
91      addiw a2,a2,1 #i++
92      sw a2,-20(s0)
93      j .L8
94 .L9:
95      lw a0,-28(s0) #将参数t传给函数sort
96      call sort #调用sort
97      sw zero,-20(s0) #初始化i=0 (printf循环)
98 .L10:
99      lw a1,-28(s0)
100     lw a2,-20(s0)
101     ble a1,a2,.L11
102     slli a2,a2,2
103     lui a3,%hi(nums)
104     addi a3,a3,%lo(nums)
105     add a1,a3,a2
106     lw a1,0(a1) #上述与之前类似，注意printf要传入的a1是数组对应的数值
107     lui a0,%hi (.LC1)
108     addi a0,a0,%lo (.LC1)
109     call printf
110     lw a2,-20(s0)
111     addiw a2,a2,1 #i++
112     sw a2,-20(s0)
113     j .L10
114 .L11:
115     li a0,10 #换行的ASCII码
116     call putchar
117     li a0,0 #返回值0
118     ld ra,24(sp)
119     ld s0,16(sp)
           addi sp,sp,32

```

```

120    jr  ra
121    .size    main, .-main

```

设计中遇到过的问题和难点，及部分问题的讨论如下：

- putchar 函数调用

查阅相关资料后，发现 putchar 函数的传参方式是将对应字符的 ASCII 码传入 a0，这与 scanf/printf 格式化字符串的方式并不相同。

- scanf/printf 参数

时刻记得，scanf 传入的参数是要写入位置的地址，而 printf 要传入的参数是要打印的值，这一点在汇编语言的书写上更容易出错。

- addi 和 addiw 的区别

addiw 仅处理 32 位的数字加法，结果被符号扩展到 64 位，而 addi 完成的是 64 位加法。因此，addiw 可能更广泛的应用于 32 位寄存器。

3. 样例输入输出

a) 样例一

```

1 // 1.in
2 1 426
3 // 1.out
4 426

```

1.in & 1.out

b) 样例二

```

1 // 2.in
2 10 1 1 2 2 5 5 -1 -1 -1 -1 -1
3 // 2.out
4 -1 -1 -1 -1 1 1 2 2 5 5

```

2.in & 2.out

四、代码链接

本实验 GitHub 仓库链接如下：

[compilers](#)