## ****Tarefa 2.5: Diagrama do Circuito Lógico****

**Componentes:**

* Entradas: D3, D2, D1, D0, P
* Portas: 4 **XOR**
* Saída: E

**Conexão:**

E = (((D3 ⊕ D2) ⊕ D1) ⊕ D0) ⊕ P

