

	-00			Bitte hier unbedingt Matrikelnummer und Adresse eintragen, sonst keine Bearbeitung möglich.
anschrift: e, Vorna	niversität	, D-58084	Hagen	
 se, Nr.				

FERNUNIVERSITÄT EINGANG



Bitte zurück an: FERNUNIVERSITÄT 58084 Hagen

Fakultät für Mathematik und Informatik

Kurs: 1744 "PC-Technologie"

Kurseinheit: 07

Einsendeaufgaben

A. Hinweise zur Bearbeitung

- 1. Kreuzen Sie bitte in der Zeile "bearbeitet" die von Ihnen bearbeiteten Aufgaben an.
- 2. Bei jeder Aufgabe bzw. Teilaufgabe ist die erreichbare Punktzahl angegeben.
- 3. Tragen Sie Ihre Lösungen in die vorgegebenen Lösungsfelder ein (sofern vorhanden).
- 4. Für Ergänzungen benutzen Sie bitte Papier im Format DIN A4.
- 5. Schreiben Sie deutlich. Schreiben Sie auf jedes Blatt Ihren Namen und Matrikelnummer.
- 6. Schicken Sie sie komplett mit (grünem) Deckblatt geklammert zurück.

Letzter Einsendetag: 05. Juli 2020

(Datum des Poststempels)

Aufgabe	1	2	3	4	5	6	7	8	9	10	Summe
bearbeitet											
erreichbare Punktzahl	10	10	20	10	40	10	30	20	20		170
erreichte Punktzahl											

© 2020 FernUniversität in Hagen

Datum: Korrektor:	
-------------------	--

000 000 000 (07/20) 01744-1-01-A7

Hinweise zur Einsendearbeit EA7

Zum Abschluss des Kurses werden in dieser Einsendearbeit Verständnisfragen zu <u>sämtlichen</u> sieben Kurseinheiten gestellt. Diese Fragen können Sie zur Vorbereitung auf die Klausur oder eine mündliche Modulprüfung heranziehen. Natürlich stellen sie nur einen kleinen Ausschnitt aus dem gesamten möglichen Fragenkatalog dar und erheben daher keinesfalls den Anspruch auf Vollständigkeit. Sie überdecken insbesondere nicht alle Themenbereiche des Kurses. Außerdem werden in einer <u>Klausur</u> auch Transferleistungen verlangt, die zeigen sollen, ob Sie mit dem gelernten Stoff weiterreichende oder in die Tiefe gehende Probleme erfolgreich bearbeiten können.

Bei allen Antworten wird erwartet, dass Sie für alle Abkürzungen auch die vollständige Bezeichnung (in Klammern) und nachgefragte Kenngrößen mit der korrekten Maßeinheit angeben können, also z.B. für eine Übertragungsgeschwindigkeit Mbit/s oder MByte/s. Einige Fragen gehen etwas über den Kurstext hinaus. Hier sollten Sie die Sekundärliteratur zu Rate ziehen.

Die Fragen sind mit Punkten versehen. Sie müssen nicht alle Fragen bearbeiten und Ihre Antworten einsenden. Für die Bewertung Ihrer Lösungen wird nur verlangt, dass Sie wenigstens 50 Punkte erreichen.

Zu dieser Einsendearbeit werden keine Lösungsvorschläge versandt. Wenn Sie eine Frage also nicht (spontan) beantworten können, bleibt es Ihnen überlassen, durch lohnenswerte Recherchen (Kurstext, Sekundär-Literatur, Internet, NewsGroup etc.) die richtige Antwort zu finden. Dies gilt insbesondere, wenn Sie als "Quereinsteiger" den Kurs bearbeiten, also noch keine tiefergehenden Kurse/Vorlesungen in Technischer Informatik bearbeitet haben.

Wenn Sie bei der Bearbeitung der Aufgaben auf Fragen und Probleme stoßen, die sich Ihrer Meinung nach als Übungsaufgaben eignen, nennen Sie diese bitte am Ende Ihrer Einsendeaufgaben. Wir werden sie ggf. zu neuen Einsendeaufgaben umbauen. Dadurch können Sie Ihren Kommilitonen, die den Kurs in Zukunft studieren, bei den Vorbereitungen auf eine Klausur oder mündliche Prüfung u.U. sehr helfen.

Aufgabe 7-1: Allgemeine Fragen zum PC

(10 Punkte)

a)	Die wörtliche Ubersetzung des engl. Begriffs <i>Personal Computer</i> ins l		
b)	Der Baustein, der die Aufgaben der zentralen Recheneinheit (CPU) füllt, ist ein:		
c)	Ein PC gehört zur Klasse von Rechnern, die nach dem unter b) genals: bezeichnet werden.		
d)	Unterstreichen Sie die Begriffe, die auf alle PCs zutreffen:		
	spezialisiert, universell, frei programmierbar, steuern und regeln, er Personal, eingebettetes System, Arbeitsplatzrechner, individuell zug console, vernetzt, persöhnlich, Server, Heimcomputer, ortsfest		
e)	Versuchen Sie nun, einen PC durch einige wichtige Eigenschaften m zu beschreiben! Ein PC ist ein		
Geb	en Sie für die folgenden Aussagen an, ob sie richtig oder falsch sind.		
f)	Die Begriffe CPU () und Mikroprozessor kann man synonym verwenden.	richtig	falsch
g)	Ein PC kann – für bestimmte Anwendungen – auch als Server eingesetzt werden.		
h)	Ein PC kann nicht für Steuer- und Regelungsaufgaben eingesetzt werden.		
i)	Die in mobilen PCs eingesetzten Komponenten müssen anderen Anforderungen genügen als die in Desktop-PCs verwendeten.		
j)	Ein Smartphone kann ohne Einschränkungen als PC bezeichnet werden.		
k)	In rauen Betriebsumgebungen , wie z.B. in der industriellen Fertigung, ist der Einsatz eines PCs prinzipiell ausgeschlossen.		

Aufgabe 7-2: Hauptplatine eines PCs

(10 Punkte)

Geben Sie für die folgenden Aussagen an, ob sie richtig oder falsch sind.

		richtig	falsch
a)	Der USB () besitzt auch phys(ikal)isch eine Busstruktur (s. Punkt e)).		
b)	Die Anzahl der Lanes beim PCIe () ist fest vorgegeben und kann nicht verändert werden.		
c)	Der Speichercontroller erhält aus dem SPD-ROM () über den SMB (
d)	Moderne "Bussysteme" übertragen die Signale gewöhnlich in Beispiele sind das LVDS ()
e)	Was versteht man unter einem Bus?		
-,			
f)	Nennen Sie die typischen auf einer PC-Hauptplatine eingesetzten gestellten Bus- oder Verbindungssysteme und ordnen Sie diese Übertragungsgeschwindigkeit. Geben Sie diese Geschwindigkeit an. (Bei mehreren möglichen Geschwindigkeiten nennen Sie auc sionsbezeichnung.)	nach aufstei sowie die E	igender Bitbreite
	Abkürzung voller Name Version Geschwing	<u>ligkeit</u> B	<u>itbreite</u>
		,	
			•••••

Aufgabe 7-3: PC-Prozessoren

(20 Punkte)

a)	Benennen Sie die Komponenten eines x86-Prozessors, die ein Befehl auf seinem Weg vom L1-Cache zu den Rechenwerken durchläuft bzw. benötigt:
b)	Benennen Sie die Komponenten eines x86-Prozessores, die ein Operand auf seinem Weg vom L1-Cache zu den Rechenwerken durchläuft bzw. benötigt:
c)	Geben Sie die wichtigsten Eigenschaft an, in der sich ein Cache von einem Speicher mit wahlfreiem Zugriff (RAM) unterscheidet:
d)	Geben Sie wichtige Eigenschaften an, in denen sich ein Registersatz von einem Speicher mit wahlfreiem Zugriff (RAM) unterscheidet:
e)	Geben Sie an, welchen wesentlichen Vorteil ein MMX-Rechenwerk (
f)	Geben Sie an, welchen wesentlichen Vorteil ein SSE-Rechenwerk (
	Vorteil:

Aufgabe 7-4: Hauptspeicher

(10 Punkte)

Geben Sie für die folgenden Aussagen an, ob sie richtig oder falsch sind. richtig falsch a) Der Speichercontroller in der North-Bridge trägt auch die Bezeichnung **MMU** (.....). b) Die Bezeichnung **DIMM** (......) für ein Speichermodul weist darauf hin, dass es auf beiden Seiten Reihen (Lines) von Kontakten besitzt. c) **DDR-RAMs** (.....) erreichen eine erhöhte Übertragungsrate durch den Einsatz einer Technologie, die es erlaubt, auf die internen Speicherzellen schneller zuzugreifen. d) Geben Sie an, für welche Bezeichnungen und Eigenschaften die ersten beiden Buchstaben im Begriff SDRAM stehen: S: (......) D: (.....) Geben Sie für die beiden Zeitparameter t_{RCD}, t_{CL} für den Zugriff auf ein DRAM die e) vollständige Bezeichnung an und beschreiben Sie, was die Zeiten bedeuten: t_{RCD}: (.....) (.....) t_{Cl}: In welcher "Maßeinheit" werden diese Zeiten angegeben? Welcher Typ Ladungsträger (positiv, negativ bzw. Elektronen, Löcher) dient in den f) beiden folgenden Speicherzellen zur Darstellung der Information?

DRAM:

Flash:

Aufg	abe 7-5: V	irtuelle Speiche	rverwaltung	(40 Punkte)
a)	te genügt den A	inforderungen de		ner Kapazität von einigen GBy- nen Anwendungen. Warum is erforderlich?
b)	auch der virtuelle	en Speicherverwa	tung erst sinnvoll?	hl den Einsatz von Caches als
c)		-	orgen dafür, dass di ktiv arbeiten können?	e Segmentierung bzw. die Sei-
	_			
c)	ten und einem Z	•	nmcode unterschiede	wischen einem Zugriff auf Da- n werden. Formulieren Sie die
	Code:			
d)	jeden Einzelfall j	~	herangezogen, anha	n bei den x86-Prozessoren für nd derer die Zulässigkeit eines
	2			
e)		~		irtuelle Speicherverwaltung be n Adresse vornehmen muss:
	1. Auswertung d			
		ntsprechenden T	abelle: LDT (r GDT ()

f)	der	•	chritte, die die virtuelle Speicherverw dresse aus der linearen Adresse vo egriffen wird:	•
	1. <i>F</i>		ssbits:	
	2. <i>F</i>			
	3. A	Auswertung der niederwertigen Adres	ssbits:	
g)		•	chritte, die die virtuelle Speicherverw If einen neuen Prozess durchführen	•
	4		elektor>: <offset></offset>	
	1			
	2			
	3			
	7.			
h)	LA1	I, LA2 jeweils einen neuen Eintrag nn man von 4-kB-Seiten ausgeht? Be	nde Zugriffe auf die beiden linearen im TLB (egründen Sie Ihre Antwort. LA2 = \$12345E78	
			die größer als LA1 ist und einen eig ng zu LA1 noch nicht verdrängt wurde	
		pen Sie den Eintrag im TLB an, wen sche Adresse PA4 = \$E0F65D2A zu	n durch die lineare Adresse LA1 auf gegriffen wird:	die physi-
		linear	physikalisch	
		\$	\$	

i)	Wie kann man bei der segmentorientierten Speicherverwalung zwei Prozesse über zwei "Briefkästen" im Hauptspeicher derart kommunizieren lassen, dass jeder Prozess in den Briefkasten des anderen Nachrichten ablegen, aus seinem eigenen jedoch nur Nachrichten entnehmen kann. Außer den beiden Prozessoren soll jedoch kein weiterer auf die Briefkästen zugreifen können. Geben Sie an, welche Einträge in welchen Tabellen dazu wie gesetzt werden müssen.
:\	Doc CDT and doc LDT Desister sind antereshiedlish long Welshe Angelon febler
i)	Das GDT- und das LDT-Register sind unterschiedlich lang. Welche Angaben fehlen im GDTR und warum?
j)	Wie groß – gemessen in kByte und in Einträgen – kann eine LDT bzw. die GDT maximal sein? Geben Sie diese Größe für die 32-bit- und die 64-bit-Adressierung an sowie die Länge des Selektors in Bit, der einen der Einträge auswählt. Größe 32-bit-Adressierung 64-bit-Adressierung
	kByte Einträge Selektor (Bit)
k)	Wenn das Betriebssystem auf einen neuen Prozess umschaltet, wie findet es dann die prozesseigene LDT?
l)	Geben Sie die wesentlichen Unterschiede zwischen der Prozessverwaltung im 32-bit- bzw. 64-bit-Modus an?
m)	Wie werden im <i>Protected Mode</i> Unterbrechungsanforderungen behandelt? Geben Sie dazu einige Stichwörter an.

Aufgabe 7-6: Massenspeicher

(10 Punkte)

Geben Sie für die folgenden Aussagen an, ob sie richtig oder falsch sind.

		richtig	falsch
a)	Durch die Verwendung der LBA () zur Sektor-Selektion ist das ältere Adressierungsverfahren CHS () <u>ersetzt</u> worden.		
b)	Dynamische RAM- und Flash-Speicherzellen speichern Informationen in Form von negativen und positiven Ladungsträgern (Elektronen und Defektelektronen) in winzigen Kondensatoren.		
c)	Der Zugriff auf ein einzelnes Byte dauert bei dRAM- und Flash- Bausteinen in etwa gleich lang.		
d)	Welchen Vorteil und Nachteil für den Aufbau und Einsatz eines PC beim IDE-Standard (troller in jeder Festplatte integriert ist.		-
	Vorteil:		
e)	Geben Sie an, wofür beim RLL-2.7-Verfahren (der Begriff "Lauf" (<i>Run</i>) steht:und was jeweils durch die Vorgaben ,2' bzw. ,7' (in RLL 2.7) erreicht		
	,2':		
	,7':		
f)	Was geht beim Flash-Speicher "blitzartig" vor sich?		
g)	Wodurch unterscheiden sich beim Flash-Speicher die NOR- bzw. N. hauptsächlich?	AND-Tech	nologie
	NOR:		
	NAND:		

Aufgabe 7-7: Monitore, Graphikkarten und Sound-Systeme (30 Punkte)

a)

Geben Sie an, welchen Weg das Licht von der Lichtquelle durch die verschiedenen

	Schichten einer LCD-"Zelle Betrachters nimmt. Bei Sch diese Richtung (horizontal, an, wenn eine bzw. keine S	nichten, die eine s vertikal) in Klamm	pezielle Ausr	ichtung hab	en, notieren Sie
	.Anordnung ohne Spannung	g:			
b)	Wie "arbeitet" die LCD-"Ze horizontal oder nur vertikal Darstellung des Pixels. (Tra	elle", wenn man a l? Geben Sie di ansferaufgabe)	ille Schichten e Anordnung	gleich aus der Kristal	richtet, also nur lle an sowie die
	Anordnung ohne Spannung Pixel hell oder dunkel: Anordnung mit Spannung: Pixel hell oder dunkel:				
c)	Wie können bei einem LCD				
d)	Was ist ein TFT-Monitor () ?	
e)	Tragen Sie in die folgende Schnittstellen ein. Dabei so gen werden. Bei mehreren te in Klammern ebenfalls ein	oll von einer Bildv Varianten, wie z.E	wiederholfrequ 3. beim VGA,	uenz von 60	0 Hz ausgegan-
	Kenndaten	VGA	DVI-D (1 Kanal)	НОМІ	DisplayPort
	Abkürzung für				
	Farbtiefe				
	Übertragungsrate: bit/s	400 MHz			
	Übertragungsrate: MPixel/s	276			
	max. Monitor-Auflösung				
	Signalleitungen (ohne GND, Shield)				

Anschlusskontakte

ennen Sie die Besonderheite m Aufbau des Hauptspeiche ofür steht die Abkürzung RA ein? ach Kurstext erreicht die Übergleichen Sie diese Rate mi	AMDAC und welche Dopper und dem Graphikspeichen it der maximalen Übertrager den PCIe-x16 erreicht w	r GPU (er Raten bis zu 160 agungsrate, die zwisch
m Aufbau des Hauptspeiche	AMDAC und welche Dopper und dem Graphikspeichen it der maximalen Übertrager den PCIe-x16 erreicht w	r GPU (er Raten bis zu 160 agungsrate, die zwisch
ofür steht die Abkürzung RA ein? ach Kurstext erreicht die Übergleichen Sie diese Rate mi	AMDAC und welche Dopp bertragung zwischen der und dem Graphikspeiche nit der maximalen Übertrag er den PCIe-x16 erreicht w	r GPU (
ein? ach Kurstext erreicht die Übergleichen Sie diese Rate milikkarte und Hauptplatine übe	lbertragung zwischen der und dem Graphikspeiche nit der maximalen Übertrag er den PCIe-x16 erreicht w	r GPU (er Raten bis zu 160 agungsrate, die zwisc
ach Kurstext erreicht die Üb) ergleichen Sie diese Rate mi ikkarte und Hauptplatine übe	lbertragung zwischen der und dem Graphikspeiche nit der maximalen Übertrag er den PCle-x16 erreicht w	r GPU (er Raten bis zu 160 agungsrate, die zwisch
ergleichen Sie diese Rate mi ikkarte und Hauptplatine übe	und dem Graphikspeiche nit der maximalen Übertrag er den PCle-x16 erreicht w	er Raten bis zu 160 agungsrate, die zwisc
ergleichen Sie diese Rate mi ikkarte und Hauptplatine übe	und dem Graphikspeiche nit der maximalen Übertrag er den PCle-x16 erreicht w	er Raten bis zu 160 agungsrate, die zwisc
		werden kann
agen Sie in die folgende ⁻ chnittstellen ein.	Tabelle wichtige Kennda	aten der behandelte
Kenndaten	AC'97	HDA
bkürzung für	Audio Codec	
Abkürzung für Auflösung in bit (Datenbreite)	Audio Codec	
-	Audio Codec	
Auflösung in bit (Datenbreite)	Audio Codec	
Auflösung in bit (Datenbreite) Abtastrate	Audio Codec	
Auflösung in bit (Datenbreite) Abtastrate hax. E/A-Signal-Bandbreite	Audio Codec	

Aufgabe 7-8: Peripheriegeräte

(20 Punkte)

a)	Welche der drei beschriebenen Ein-/Ausgabe-Methoden für Peripheriegeräte (programmierte, interruptgesteuerte, DMA-basierte Ein-/Ausgabe) kann prinzipiell am schnellsten auf Übertragungswünsche eines angeschlossenen Geräts reagieren – auch wenn dies sehr ineffizient geschieht? (Begründung angeben.)
b)	Wo befand sich der Tastatur-Schnittstellen-Controller bei älteren Hauptplatinen (z.B. mit PS/2-Schnittstelle)?
c)	Welche Funktion erfüllt der FIFO-Pufferspeicher in der Tastatur?
	FIFO steht für: Funktion:
d)	Warum wird ein Tastatur-Ringpuffer (im Hauptspeicher) angelegt bzw. in welchen Situationen wird er benötigt? Wie groß ist der Puffer? Warum werden zwei Zeiger eingesetzt? Kann der Puffer "überlaufen"?
e)	Nennen Sie wenigstens zwei Vorteile der optischen Maus gegenüber der mechanischen bzw. optomechanischen Maus.
f)	Beschreiben Sie in Stichworten die Funktion des Druckkopfes eines Tintenstrahldruckers nach dem Bubble-Jet-Verfahren:
g)	Beschreiben Sie in Stichworten die Funktion des Druckkopfes eines Tintenstrahldruckers nach dem Piezo-Verfahren:

h) Der Hersteller eines Tintenstrahldruckers nennt in seinem Prospekt folgende Daten:

 maximale Druckauflösung: 9600 x 2400 dpi (Dots per Inch)
 Druckgeschwindigkeit in Laborqualität für ein randloses Foto der Größe 10 x 15 cm: 41 Sekunden
 Tropfengröße: 1 Picoliter

 Beantworten Sie die folgenden Fragen: (Rechnungen angeben!)

 i. Wie viel Milliliter der Druckfarbe wird für eine 10x15-Foto benötigt?

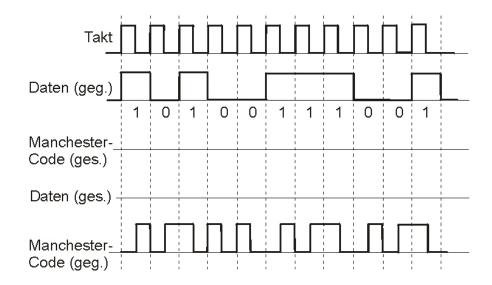
 ii. Wie groß ist beim Druck dieses Fotos die durchschnittliche Druckgeschwindigkeit in Dots/s bzw. kDots/s bzw. MDots/s?

Aufgabe 7-9: Vernetzung

(20 Punkte)

a)	Erklären Sie beim CSMA/CD-Verfahren die Bedeutung der drei Buchstabenpaare:
	CS:
	MA:
	CD:
b)	Wieso können beim CSMA/CD-Verfahren () trotz der Kanalüberwachung (CS) vor jedem Sen-
	den Kollisionen auftreten?
c)	Beschreiben Sie in Stichworten den Ablauf des BEB-Verfahrens. BEB steht für:
	Ablauf:
d)	Wie lange braucht ein elektrisches Signal beim 1000Base-T-Derivat, um ein Segment maximaler Länge zu durchlaufen, wenn für die Signallaufzeit NVP (nominal velocity of propagation) für UTP (
d)	Wie viele Bits einer Nachricht können bei diesen Voraussetzungen maximal auf dem Segment gleichzeitig "unterwegs" sein? (Rechnung angeben.)
e)	Reicht die geforderte Mindestlänge des Datenbereichs von Byte in einem Übertragungsrahmen aus, um jede Übertragung nach dem Auftreten einer Kollision noch durch das <i>Jam</i> -Signal abzubrechen? (Rechnung angeben.)
f)	Stellt die Manchester-Codierung eine Amplituden-, Frequenz- oder Phasenmodulation eines digitalen Zeitsignals dar? (Begründung angeben.)

i) Ergänzen Sie in der folgenden Abbildung für die gegebene Datenbitfolge (geg.) den Manchester-Code (ges.) sowie für den gegebenen Manchester-Code (geg.) die gesuchte Datenbitfolge (ges.).



Vorschläge für weitere Prüfungsfragen oder -aufgaben