Lab ?: ??????????

# Design Explanation

## Content-addressable memory

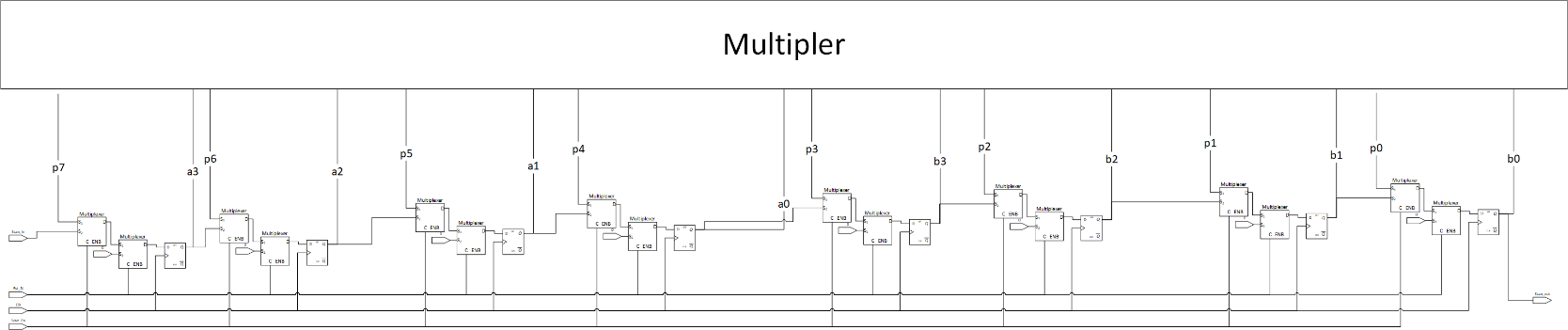
利用register創造一個可存放16個8 bit數字的空間CAM。

當ren = 1時，我們由存放位置序號較大的，也就是CAM[4’b1111] 開始找起，整個運算利用if else判斷。若有存放的數字與din相同，則將下一個clock的dout設為該數字存放位置，且hit設為1。若有兩位置皆存放與din相同的值，會因為先後順序而選擇位置序號較大的作為輸出。當跑完整個CAM仍然沒找到與din相同的值時，則輸出dout = 0 和 hit = 0。

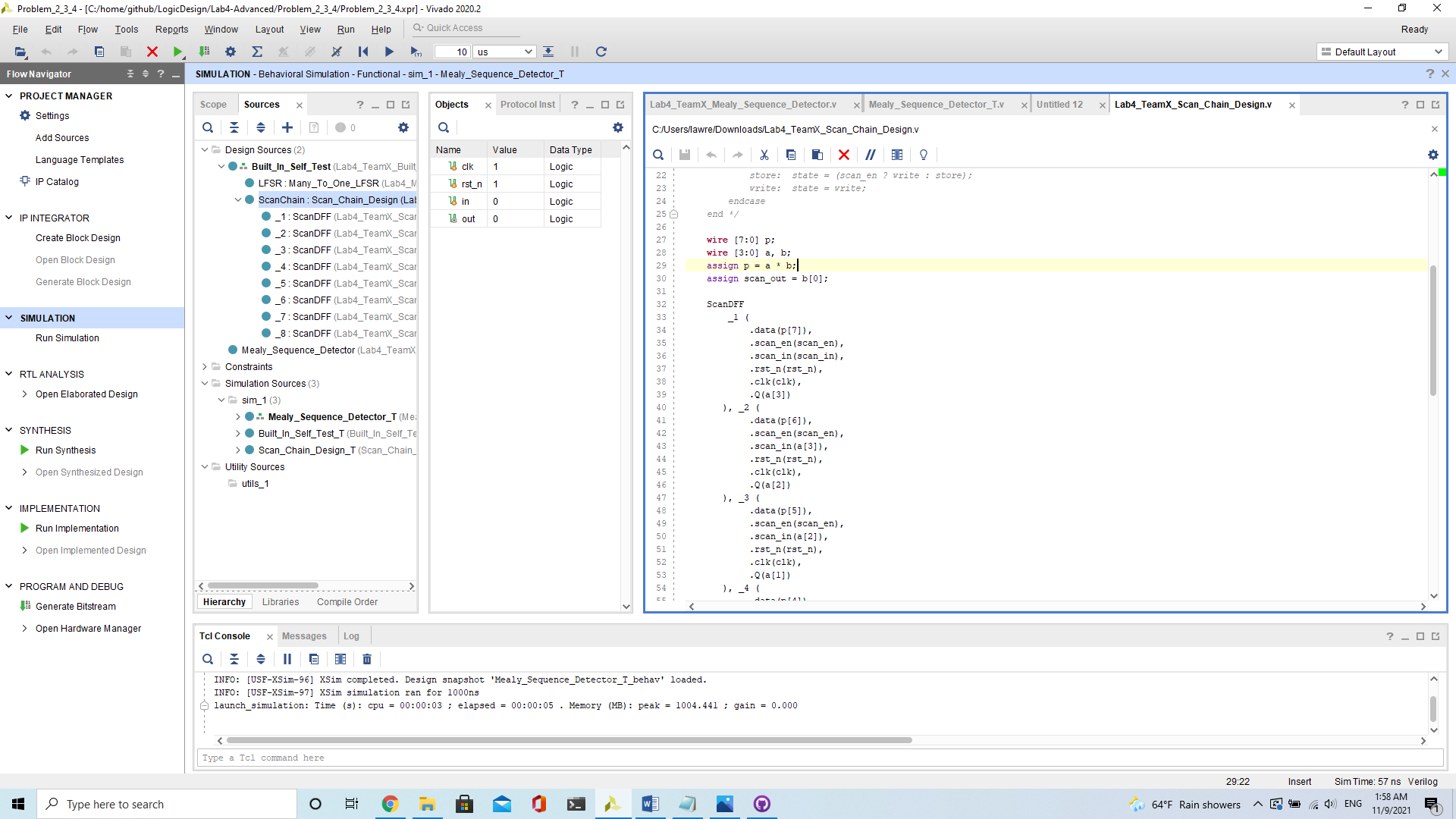
當ren = 0且wen = 1時，將din值在下一個clock時存入CAM的第addr個位置。

當ren = 0且 wen = 0，則輸出dout = 0 和 hit = 0。

## Scan Chain Design

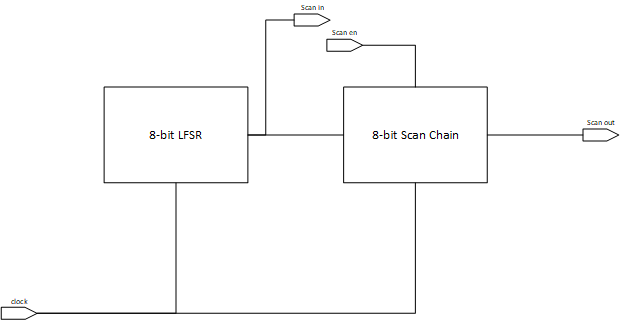
首先，跟著規格設計Scan DFF。

接下來，利用內建的乘法運算子實作乘法器，再將資料打回Scan DFF。

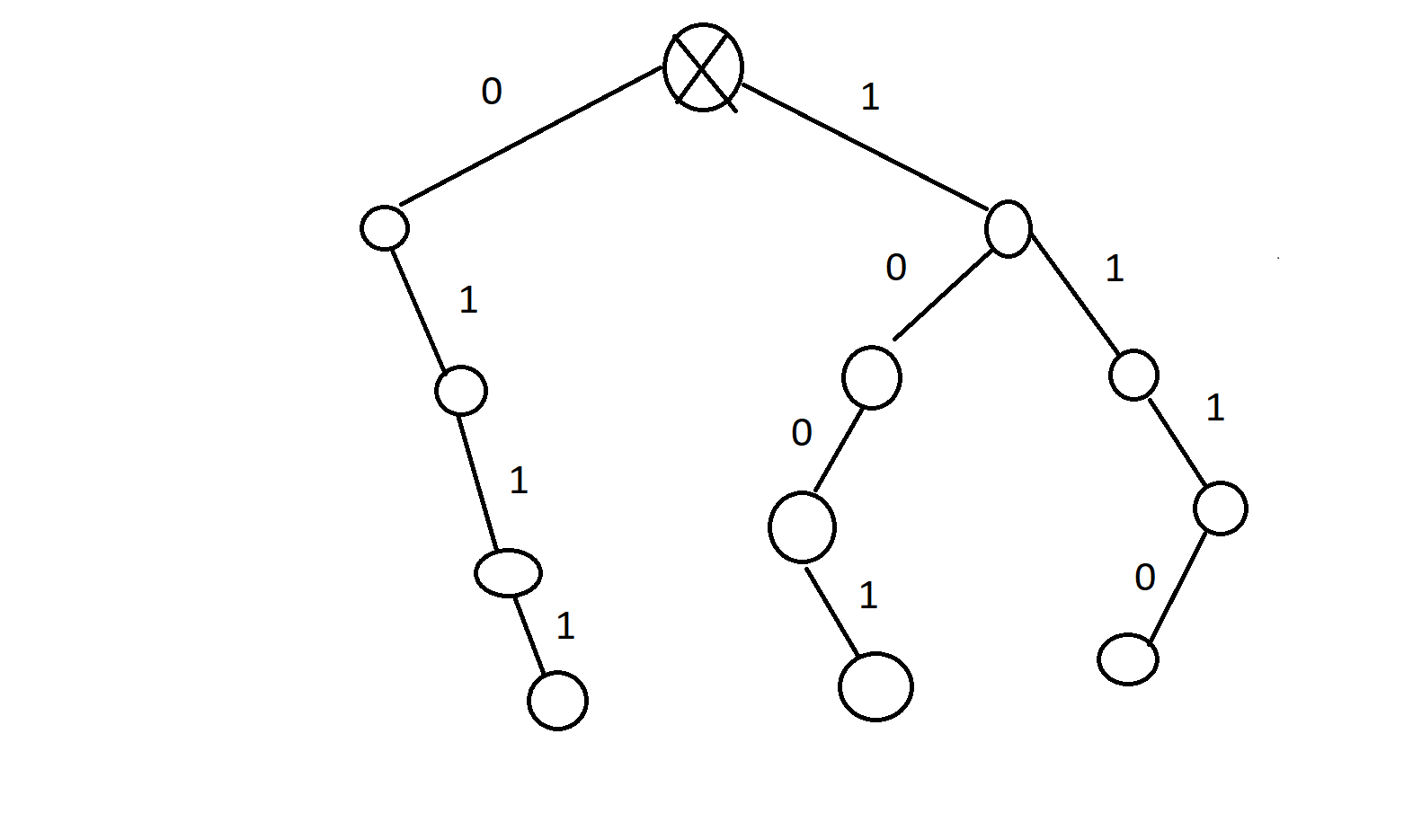


## Built In Self Test

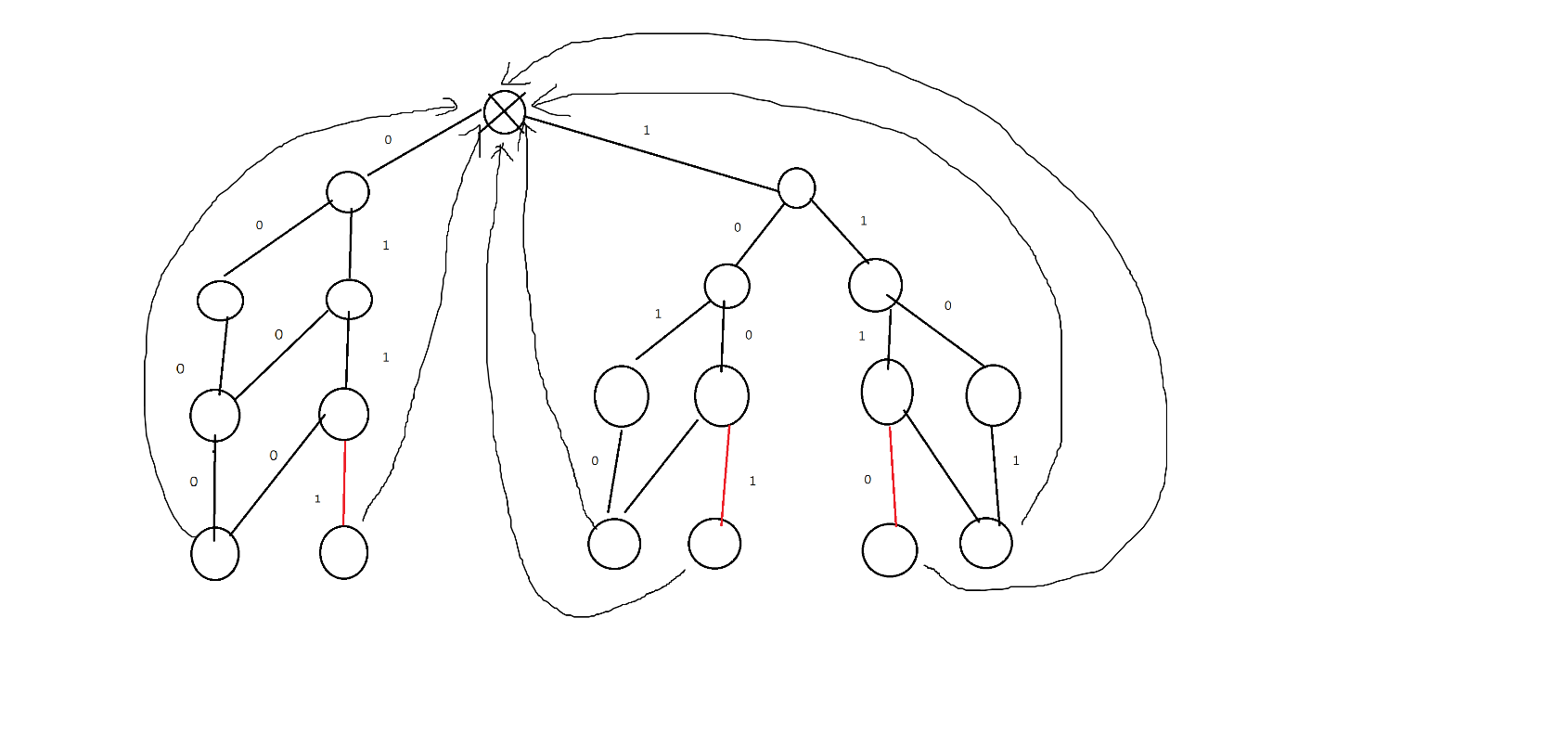
跟著規格設計BIST即可。



## Mealy Machine Pattern Detector

首先，將所有模式放入字典樹內。

接下來，增加節點，各自代表無法匹配的狀態。紅色的邊代表找到匹配，黑色的邊代表沒有找到匹配。

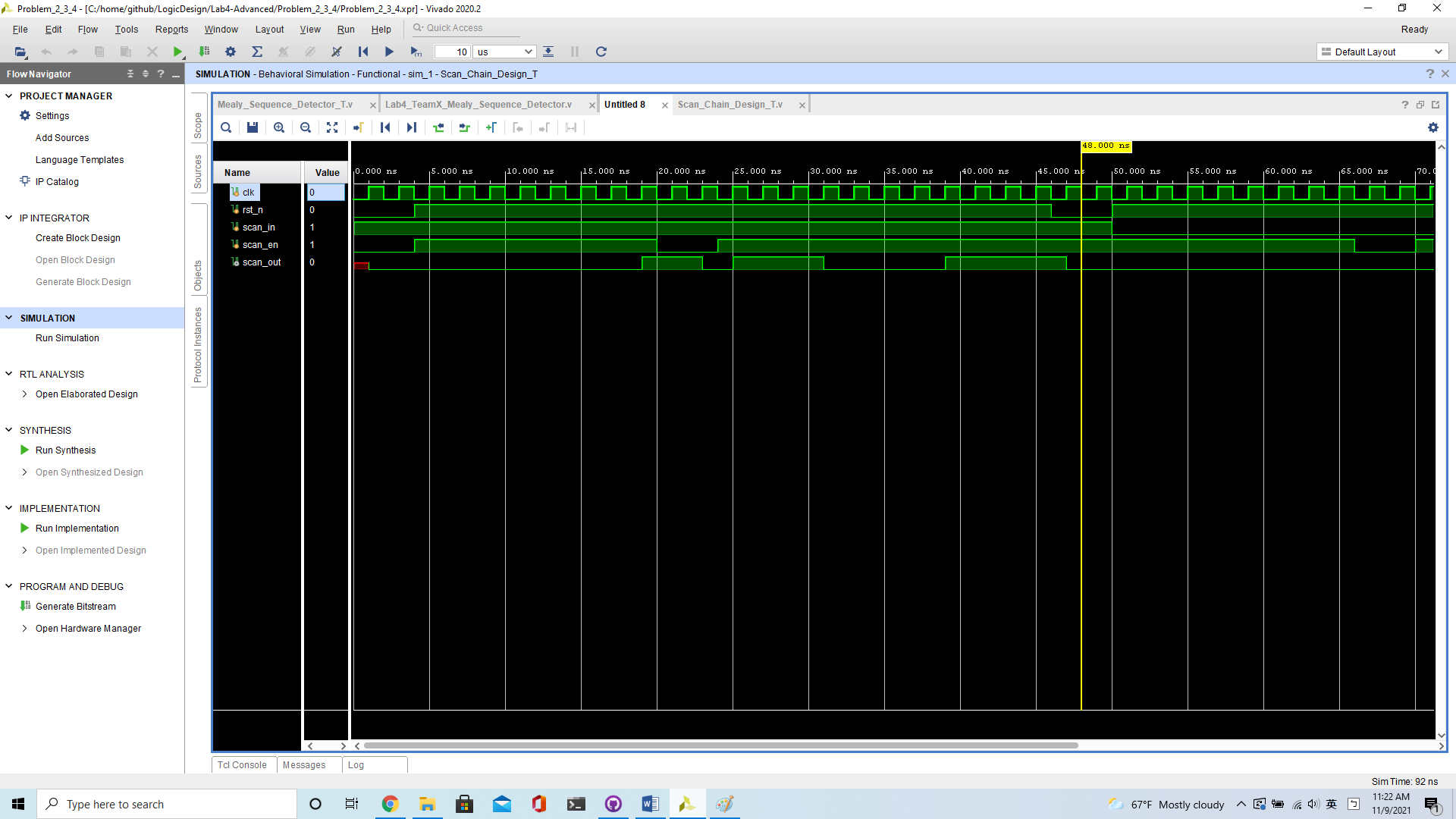


# Design Verification

## Scan Chain Design

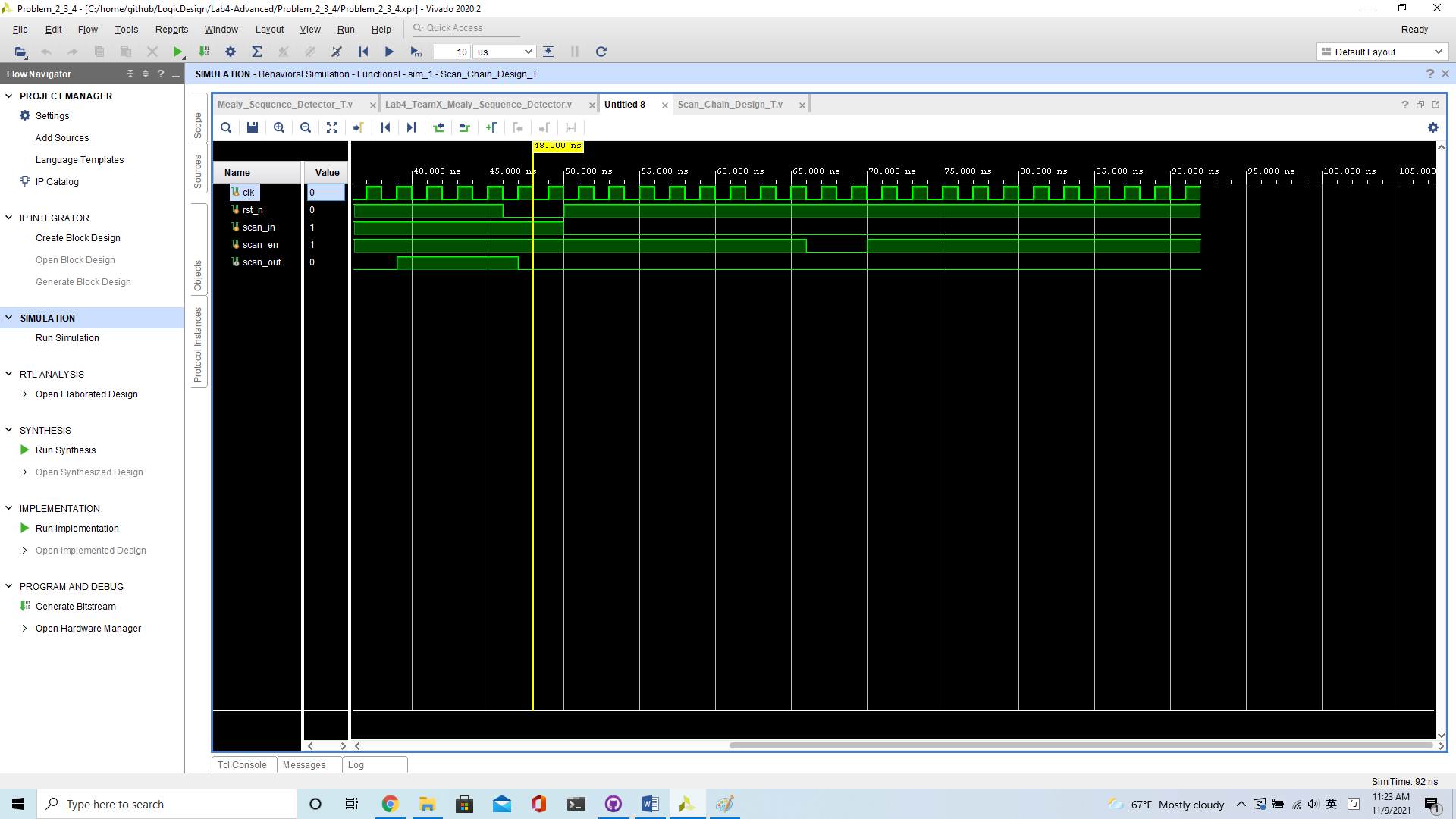
測試資料 #1

讓所有輸入都是高電位。



測試資料 #2

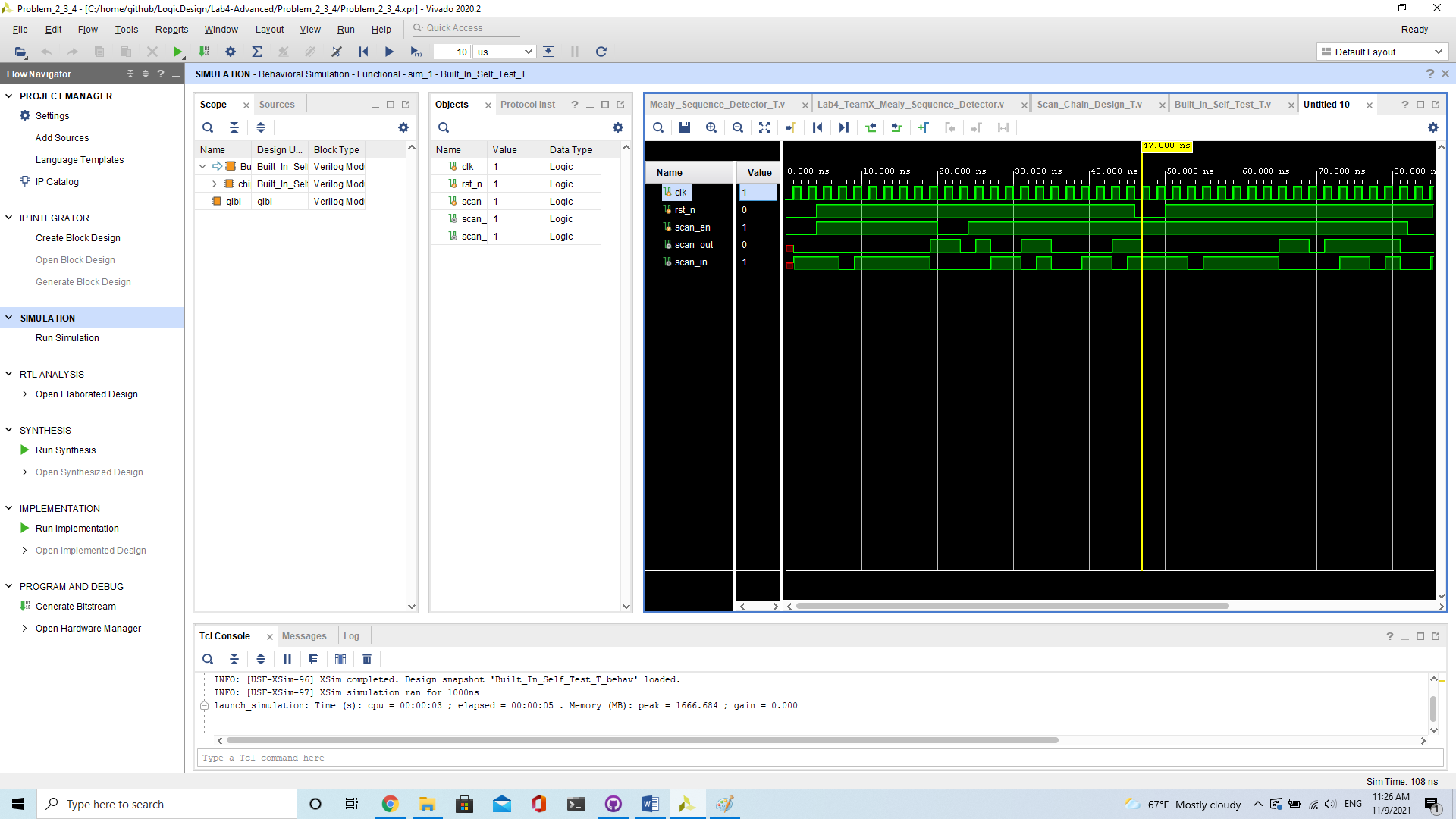
讓所有輸入都是低電位。



## BIST

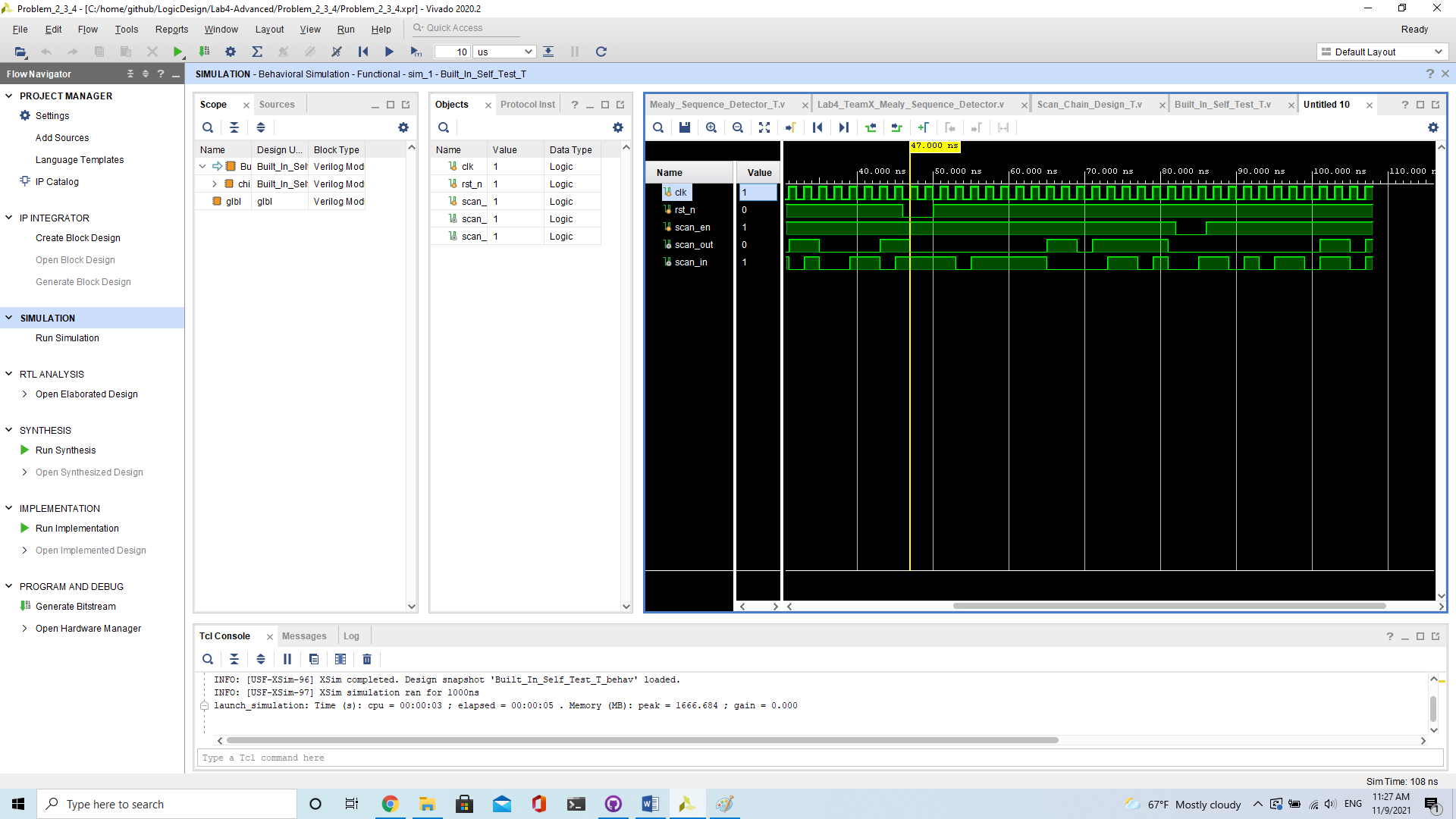
測試資料 #1

讓輸入等8個clocks



測試資料 #2

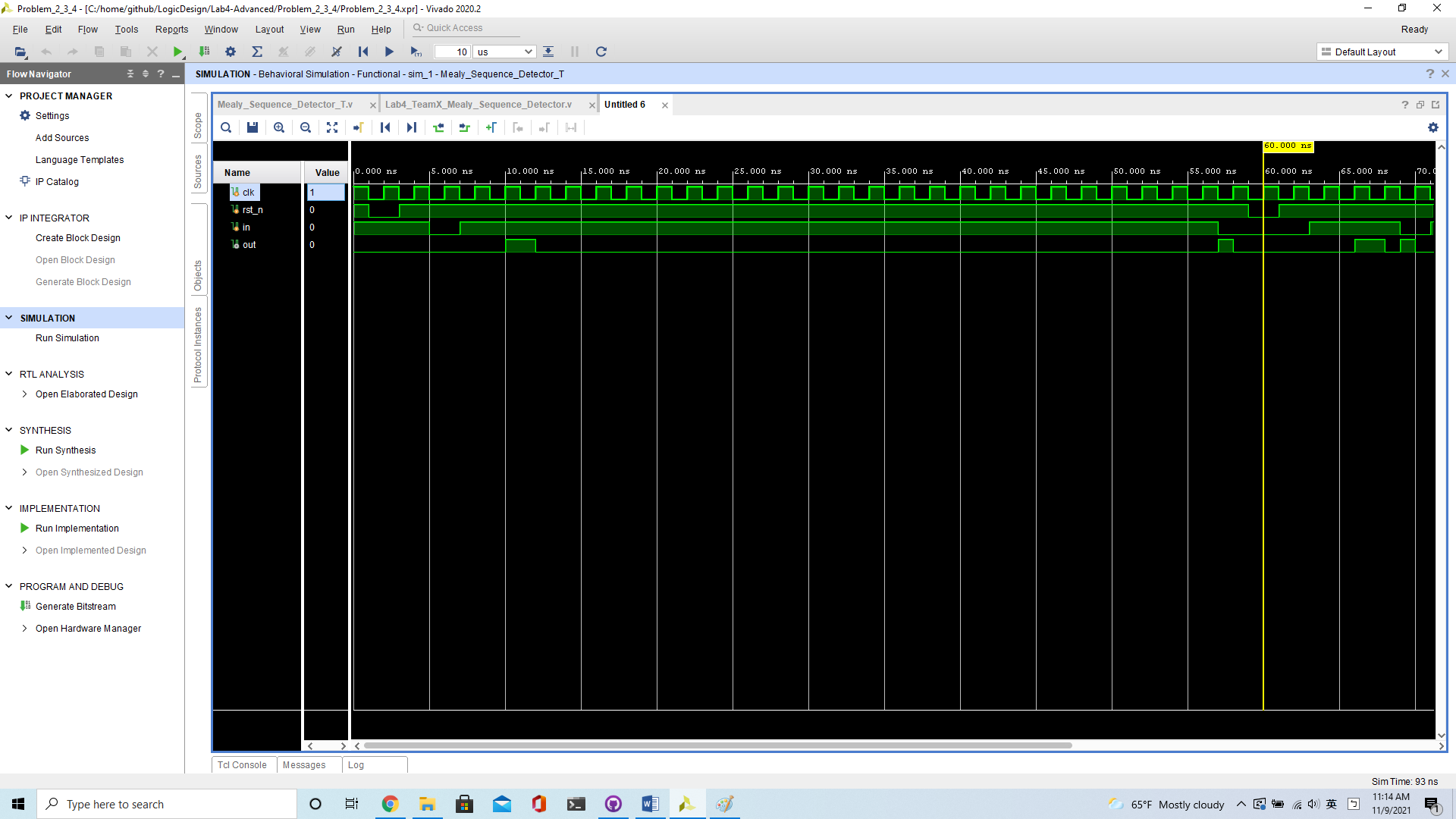
讓輸入等16個clocks



## Mealy Machine

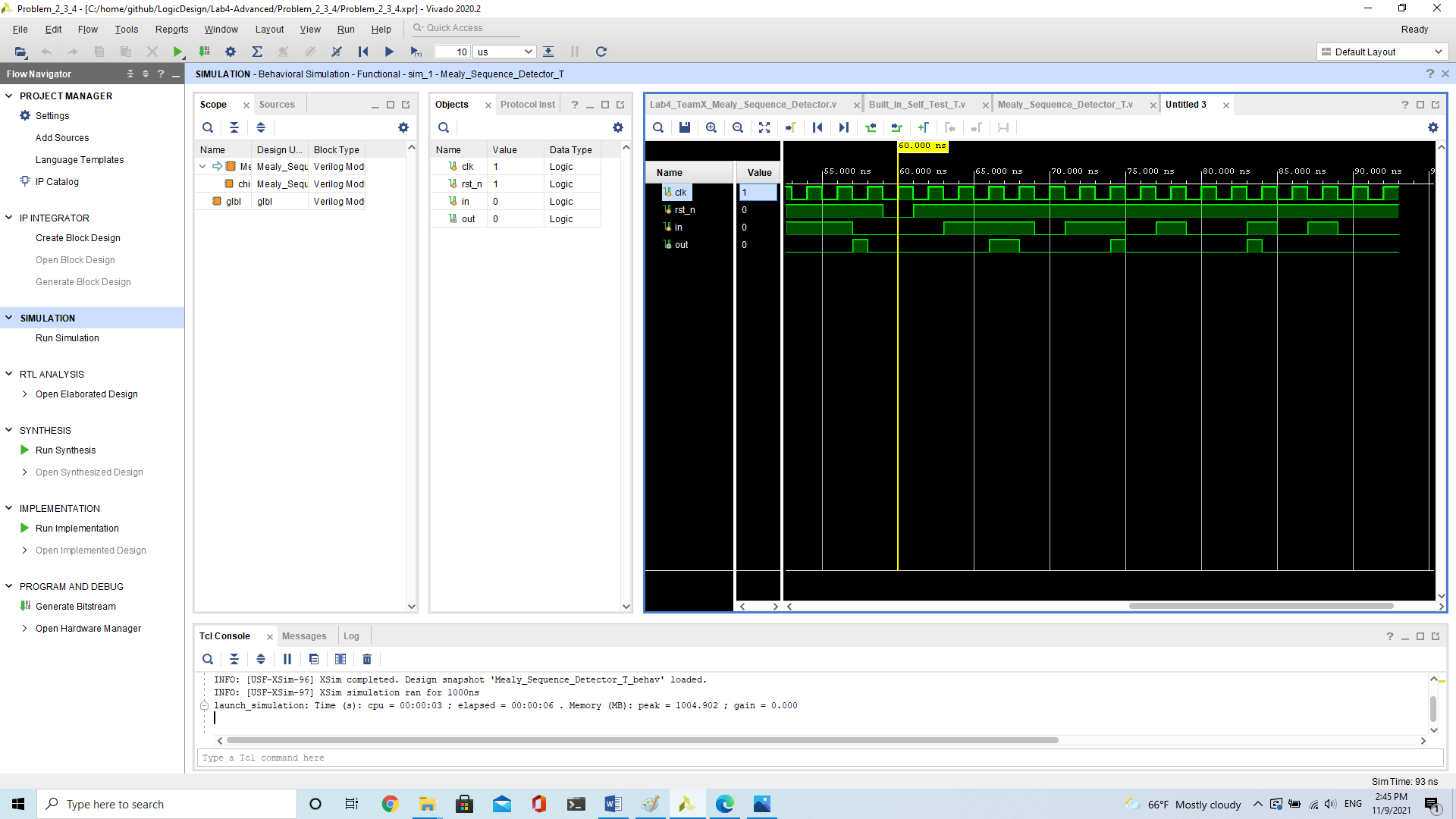
測試資料 #1

先讓資料都是高電位，時不時把電位拉下來。



測試資料 #2

同助教測試資料。



# Contribution

## Lawrence Wu

第二、三以及五題之實作以及報告撰寫。

## Ariel Chang

# What have we learned?

1. 好好寫測試
2. 不要相信Spec