HW6 OpenAcc

(1) 優化過程

在這份作業中,我首先使用 openAcc 進行 for loop 等級的平行化,產生 version 1。接著,透過 create memory 減少 memory copy 所需時間以及嘗試使用 async 以及 wait。最後,繼續針對各個函式進行優化。

- (2) 函式優化
- ♦ Padding2D
- i. Version 1

使用簡單的#pragama parallel loop 進行平行化。

ii. Version 2

使用變數將重複計算的值例如 padded_size 儲存,減少計算所花時間。在原始程式碼中,每次都要判斷是否在矩陣範圍內,導致 divergence 發生,以及大量不必要的條件判斷。在此版本,我將上下左右邊框的 padding 填充獨立在兩個 loop 處理,便可減少條件判斷的次數。

平行化方面,使用#pragma acc loop vector 將迴圈任務轉乘 SIMD 指令。

```
int p = (K - 1) / 2;
int padded_size = size + 2 * p;
int size_size = size * size;
int padded_size_padded_size = padded_size * padded_size;

#pragma acc parallel loop present(A[0:n * size_size], B[0
for (int i = 0; i < n; i++) {
    float *A_ptr = A + i * size_size;
    float *B_ptr = B + i * padded_size_padded_size;</pre>
```

```
#pragma acc loop vector
for (int j = 0; j < p; j++) {
   #pragma acc loop vector
   for (int k = 0; k < padded size; k++) {
       B ptr[j * padded size + k] = 0;
       B_ptr[(padded_size - 1 - j) * padded_size + k] = 0;
// Fill left and right edges and copy inner elements
#pragma acc loop vector
for (int j = p; j < size + p; j++) {
   int j padded size = j * padded size;
   #pragma acc loop vector
   for (int k = 0; k < p; k++) {
       B ptr[j padded size + k] = 0;
       B ptr[j padded size + padded size - 1 - k] = 0;
   #pragma acc loop vector
   for (int k = p; k < size + p; k++) {
       B_ptr[j_padded_size + k] = A_ptr[(j - p) * size + (k - p)];
```

♦ Conv2D

i. Version 1

使用#pragma acc parallel gang vector 進行平行化。使用 collapse 摺疊迴圈,提高並行性,更好地利用 GPU 的資源。利用 reduction 修飾符產生捲機結果。

ii. Version2

使用 local sum 將處理 output 值計算,最後才將計算後的值更新到 global memory 上的值。

```
float sum = C[j];

#pragma acc loop collapse(3) reduction(+:sum)
for (int k = 0; k < cin; k++) {
    for (int kx = 0; kx < K; kx++) {
        for (int ky = 0; ky < K; ky++) {</pre>
```

♦ ReLU

使用#pragma acc parallel 進行平行化。針對 float 型別的 max 操作使用 fmax 以達到更快的速度。

♦ MaxPoo12D

使用 collapse, gang, vector 進行優化。使用 idx 儲存運算結果,節省運算時間。

```
#pragma acc parallel loop collapse(3) gang vector present(A[0:n * size * s
for (int i = 0; i < n; i++) {
    for (int j = 0; j < pool_size; j++) {
        for (int k = 0; k < pool_size; k++) {
            int idx = i * size * size + (2 * j) * size + (2 * k);
            float max_val = A[idx];

        max_val = fmaxf(max_val, A[idx + 1]);
        max_val = fmaxf(max_val, A[idx + size]);
        max_val = fmaxf(max_val, A[idx + size + 1]);

        B[i * pool_size * pool_size + j * pool_size + k] = max_val;
    }
}</pre>
```

♦ LinearLayer

起初使用 acc loop 進行優化,發現加速並不明顯,但 linear layer 應該佔多數運算時間,經過搜尋後,發現可能是編譯器認為迴圈有相依性,便無進行平行化,因此加上 independent,讓編譯器可以進行優化。使用 reduction 將每個 thread 計算結果相加。

賴姿妘

(3) 減少資料搬運時間

若單純優化函式, layer 和 layer 之間都要進行資料的搬移,造成時間的浪費。

在執行時,在GPU上allocate 儲存中間結果的 layer,便不用在兩個裝置間不停搬移。

```
#pragma acc data create(co
#pragma acc data copyin(tr
#pragma acc data copyin(co
#pragma acc data copyin(co
#pragma acc data copyin(fc
#pragma acc data copyin(fc
#pragma acc data copyin(fc

{
    ConvolutionLayer(train
    ConvolutionLayer(conv1
    LinearLayer(conv2_outp
    LinearLayer(fc1_output
    Argmax(fc2_output, res
}

delete[] conv1_output;
delete[] fc1_output;
delete[] fc2_output;
```

嘗試使用 async 和 wait,來 overlap 運算和資料搬移時間,使用後發現反而速度較慢。

```
#pragma acc data create(conv1
#pragma acc data copyin(train
#pragma acc data copyin(conv1
#pragma acc data copyin(conv2
#pragma acc data copyin(fc1_w
#pragma acc data copyin(fc2 w
    #pragma acc wait(1)
   ConvolutionLayer(training
                    num image
    #pragma acc wait(1, 2)
    ConvolutionLayer(conv1 ou
                    num image:
    #pragma acc wait(2, 3)
    LinearLayer(conv2 output,
                num images, F
    #pragma acc wait(3, 4)
    LinearLayer(fc1 output, f
                num images, F
    #pragma acc wait(4)
    Argmax(fc2 output, result
```

(4) Ablation study

| openACC | Memory movement | Version2 | Version2 | async | Time(ms) |
|---------|-----------------|-----------|----------|-------|--------------|
| | optimization | Padding2D | Conv2D | | |
| | | | | | 201267 |
| | | | | | (sequential) |
| * | | | | | 20836 |
| * | * | | | | 18704 |
| * | * | * | | | 18622 |
| * | * | | * | | 422 |
| * | * | * | | * | 464 |
| * | * | * | * | | 351 |

(5) Pros and Cons

♦ Pros

OpenACC 十分簡單好上手,提供程式碼的可維護性,也很方便擴展到不同GPU上

♦ Cons

由於將平行化交由編譯器處理,以此若沒有特別查看,開發者無法明確了解編譯結果。若程式碼過於複雜,過於簡單的指令可能使編譯器跳過可平行化的部分。另外與手動優化相比,由於 OpenAcc 讓使用者忽略了底層細節,可能沒辦法做到極致的速度優化。

(6) What challenges did you face when parallelizing the network?

由於每個 input 的維度很高,因此 layer 中的 function 有超級多層,在 trace code 的時候要花點時間去理解目前的層級,而且由於都是用一維陣列表示,在 index 處理上要有點小心,例如在更改 padding 2d 的時候。另外,也花了不少時間測試不同裝飾符的效果,例如 vector collapse 等。還有,有的時候以為用較粗略的指令編譯器就可以進行優化,後來才發現要加 independent,才能順利優化。