vmx20 Instruction Formats



31	8	7	0
0 —	0	ор	

2. op addr

31	12	11 8	7	0
addı	•	0000	ор	

3. op reg

31	12	11 8	7	0
0 —	0	reg	ор	

4. op reg, const

31 12	11	8	7	0
const	reg		ор	

5. op reg, addr

31		12	11 8	7	0
	addr		reg	ор	

6. op reg₁, reg₂

31	16	15	12	11 8	3 7		0
0 —	- 0	reg ₂		reg₁		ор	

7. op reg₁, offset (reg₂)

31		16	15	12	11	8	7		0
	offset		reg	,	reg₁			qo	

8. op reg₁, reg₂, addr

31	16	15 12	11 8	7 0	_
	addr	reg ₂	reg₁	ор	1