

POLITECNICO DI MILANO
Scuola di Ingegneria Industriale e dell'Informazione
Corso di Laurea MAGISTRALE in Ingegneria Informatica



Misuratore ottico di distanza tramite FPGA

Relatore: Prof. Michele Norgia
Correlatore:

Tesi di Laurea Magistrale di:
Leonardo Cavagnis, matricola 816646
Diego Rondelli, matricola 817108

Anno Accademico 2014-2015

Alle nostre famiglie

Sommario

ToDo

Abstract

ToDo

Ringraziamenti

Ringrazio...

Indice

| | |
|---|-----|
| Sommario | I |
| Abstract | III |
| Ringraziamenti | V |
| Introduzione | 1 |
| 1 Principi di Laser e Telemetria | 3 |
| 2 Interferometria a retroiniezione | 5 |
| 3 Architettura Hardware dello strumento | 7 |
| 4 Architettura Software dello strumento | 9 |
| 5 Misure effettuate e dati sperimentali | 11 |
| Conclusioni e sviluppi futuri | 13 |
| A Datasheet | 15 |
| Bibliografia | 16 |

Elenco delle figure

Elenco delle tabelle

Introduzione

TODO

Capitolo 1

Principi di Laser e Telemetria

ToDo[1]

Capitolo 2

Interferometria a retroiniezione

ToDo

Capitolo 3

Architettura Hardware dello strumento

ToDo

Capitolo 4

Architettura Software dello strumento

ToDo

Capitolo 5

Misure effettuate e dati sperimentali

ToDo

Conclusioni e sviluppi futuri

ToDo

Appendice A

Datasheet

ToDo

Bibliografia

- [1] *Title*. Publisher, 2015.