ı	Task Name	Start	Finish	Predece																							
1				ssors	ene feb						ago	sep				ene	feb						ago	sep			
1	Inicio	04/04/16	04/04/16				L0 hora	as																			
2	Planificación	09/04/16	29/05/16	1					40h																		
3	Análisis del proyecto	04/06/16	24/07/16	2						4(Oh																
4	Diagrama en bloques.	30/07/16	18/09/16	3								40	h														
5	Diseñar el circuito electrónico para placa base.	24/09/16	06/11/16	4										<u>3</u> 5h													
6	Verificación del circuito.	12/11/16	13/11/16	5										<u> 5</u> h													
7	Elaboración del PCB.	10/12/16	22/01/17	8											,	3	5h										
8	Compra de componentes.	19/11/16	04/12/16	6										1	15h												
9	Soldado y verificación de la placa.	28/01/17	12/02/17	7													15h	ı									
10	Diagrama en bloques de software de testeo	24/09/16	25/09/16	4								4	4h														
11	Programación de los bloques.	25/09/16	06/11/16	10								ı ı		30h													
12	Verificación del correcto funcionamiento.	18/02/17	19/02/17	11; 9													 	h									
13	Set up de plataforma de desarrollo	24/09/16	02/10/16	4									_10h														
14	Definición de arquitectura	08/10/16	09/10/16	13									<u>5</u> h														
15	Definición de interfaces	15/10/16	16/10/16	14									<u>5</u> h														
16	Programación de funciones p/sensores	22/10/16	27/11/16	15											30h												
17	Programación de funciones p/modem	22/10/16	27/11/16	15											3 <mark>0h</mark>												
18	Programación de funciones p/ethernet	22/10/16	27/11/16	15									1		30h												
19	Programación de funciones de prueba	03/12/16	11/12/16	16; 17; 18											10h												
20	Documentación del firmware	17/12/16	08/01/17	19												20h											
21	Definición de la Arquitectura	24/09/16	25/09/16	4								ıL s	5h														
22	Definición de la funcionalidad	14/01/17	15/01/17	21; 20												<u>5</u> h											
23	Diseño de la web	21/01/17	19/02/17	22													2	5h									
24	Programación de la interfaz	25/02/17	09/04/17	23															35h								
25	Pruebas de funcionamiento	15/04/17	29/04/17	24																5d							
26	Integración con el firmware	30/04/17	03/06/17	19; 25																	25h						
27	Manual de uso	04/06/17	01/07/17	26																		_20h					
28	Planificación de ensayos	02/07/17	15/07/17	27																		10r	1				
29	Montaje de set up experimental	16/07/17	29/07/17	28																		<u></u>	10h				
30	Verificación & Validacion	30/07/17	12/08/17	29																			10h				
31	Informe de Avance	07/09/17	30/09/17																						20h		
32	Memoria Técnica	13/08/17	04/11/17	30																						60h	
33	Presentacion Final	05/11/17	02/12/17	32																							_20h
34	FIN	02/12/17	02/12/17	33																						4	0