

Diodos aplicados à sensores digitais de imagem

Leandro Assis dos Santos

11 de março de 2022

Introdução

Sensores digitais de imagem são sensores que transduzem a intensidade luminosa incidente sobre eles em sinais elétricos analisáveis por um sistema computacional. Esses sensores são usados em imagens eletrônicas aplicadas a diversos dispositivos como câmeras digitais, mouses ópticos, equipamentos de imagem médica, equipamentos de visão noturna e térmica, LIDARs (Light Detection and Ranging), dentre outros.

Em resumo a aplicação de diodos em cameras digitais é possível pois, ao polarizar um diodo reversamente com uma fonte de tensão V_R (Figura 1), o campo elétrico interno da junção pn que constitui o diodo é reforçado. Por conta disso, a barreira de potencial se fortalece e mais íons (de ambos, aceitadores e doadores) ficam expostos. Devido ao campo induzido pelo terminal negativo da fonte V_R , as lacunas da região p são atraídas para o extremo do ânodo do diodo, e de forma similar (mas por conta do campo induzido pelo terminal positivo) os elétrons são atraídos para o extremo do cátodo do diodo.

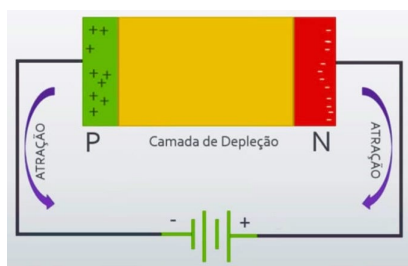


Figura 1: Diodo polarizado reversamente.

Em razão da concentração de cargas nos extremos do diodo e do aumento da barreira de potencial, isto é, o aumento da voltagem entre as extremidades da região de depleção, a região de depleção se torna mais larga e podemos pensar nos extremos do diodo como as placas de um capacitor. A junção pn portanto, quando polarizada reversamente, possui capacitância dependente de V_R .

Uma vez que possui-se o fótiodiodo funcionando como um capacitor sob uma tensão reversa, o dispositivo se carregará com um dado valor V_C que depende do tempo ao qual o fótiodiodo (agora agindo como capacitor) ficou alimentado pela tensão reversa V_R . Com o fótiodiodo carregado permite-se a entrada de luz sobre o sensor, que resultará em uma indução de corrente na junção pn e, consequentemente, em uma diminuição na tensão V_C . A partir da observação individual da tensão V_C em uma matriz de fótiodiodos é possível fazer a transdução da luz incidente sobre o sensor em uma imagem.

Tipos de sensores de imagem

Os sensores de imagem podem ser separados em dois principais tipos, eles são os CCDs (*Charge-Couple Device*) e os sensores CMOS, configurações de sensores baseados em APS (*Active Pixel Sensor*), estes podendo ser classificados de acordo com o número de transistores por pixel, como por exemplo 3T-APS, 4T-APS e assim por diante. Ambos os dispositivos são feitos com tecnologia MOS (*Metal Oxide Semiconductor*), com CCDs baseados em capacitores MOS e os sensores CMOS baseados em amplificadores MOSFET. A seguir entra-se em mais detalhes sobre cada tipo de sensor, suas características, histórias, vantagens e desvantagens.

A história dos sensores de imagem

Os sensores CCDs são pioneiros no ramo de imagem digital e sua origem remonta às pesquisas com tecnologia MOS de Willard Boyle e George E. Smith. Durante a pesquisa descobriram que uma carga elétrica poderia ser armazenada em pequenos capacitores MOS, descoberta essa que se tornou a base para o sensor CCD, inventado em 1969.

Os CCDs fabricados na época sofriam de distorções causadas pelo atraso do obturador das câmeras. Distorções que foram resolvidas apenas em 1980 quando surgiu um dispositivo que viria a ser o fator chave para os sensores CMOS modernos, o fótiodiodo “fixado” (do inglês PPD - Pinned PhotoDiode) inventado por Nobukazu Teranishi, Hiromitsu Shiraki e Yasuo Ishihara. O diferencial desse componente em relação aos demais é o baixo *lag*, baixo ruído, alta eficiência quântica (taxa de conversão de fótons em elétrons) e baixa corrente quando aplicado a pouca luminosidade. A partir de 1987, os PPDs começaram a ser incorporados na maioria dos sensores CCDs, e desde então são usados em todos os sensores CCD e CMOS.

A tecnologia base para os pixels de sensores CMOS foi inventada pela Olympus em meados dos anos 80. Essa tecnologia foi possibilitada pelos avanços na tecnologia de fabricação de semicondutores MOS, com MOSFETs atingindo escalas de microns e submicrons de tamanho. O primeiro sensor “parente” dos sensores CMOS foi fabricado por Tsutomu Nakamura e sua equipe em 1985 utilizando transistores NMOS. Posteriormente, os sensores CMOS como conhecido hoje foi desenvolvido por Eric Fossum e sua equipe nos laboratórios da NASA em 1993.

Sensores de Pixel Passivo - PPS

Os precursores dos sensores APS foram os PPS (do inglês, *passive-pixel sensor*), um tipo de matriz de pixels formada por fótiodiodos e uma chave MOSFET, que consiste em “pixels passivos” sem amplificação, ou seja, essa configuração de pixel transfere diretamente o sinal acumulado para fora do pixel. Nesses sensores cada pixel possui uma junção pn, capacitor integrado e transistores de seleção. Essa configuração de pixels passivos foi proposta por G. Weckler em 1968 e antecedeu a criação dos CCDs. Os PPS sofrem de diversas limitações como alto ruído, baixo tempo de leitura e dificuldade de escalabilidade. De forma geral, os sensores CCDs possuem matrizes de pixels passivos.

Sensores de Pixel Ativos - APS

Esses sensores consistem de “pixels ativos”, que consiste em um ou mais amplificadores MOSFET que convertem a carga fotogerada em uma tensão, amplifica o sinal de tensão e reduz o ruído. Esse conceito de pixel foi proposto por Peter Noble em 1968, entretanto, como dito anteriormente, esta topologia de pixels só foi fabricada a partir de 1985 devido às evoluções nos processos de fabricação dos transistores MOS. Os sensores CMOS utilizam dessa configuração de pixels para seu funcionamento, tendo como principal diferença o uso de transistores CMOS ao invés de transistores PMOS ou NMOS.

Sensores CCD

Como dito anteriormente, os CCDs são circuitos integrados formados por pixels em matriz feitos em uma placa de silício, registradores de deslocamento analógicos e amplificadores. Esses pixels dispostos em colunas possuem um *gate* responsável por controlar o deslocamento e armazenamento de cargas através da tensão, a Figura 3 apresenta a transição de cargas de pixels de colunas adjacentes pela matriz cristalina de silício feita ao comutar o *gate* da

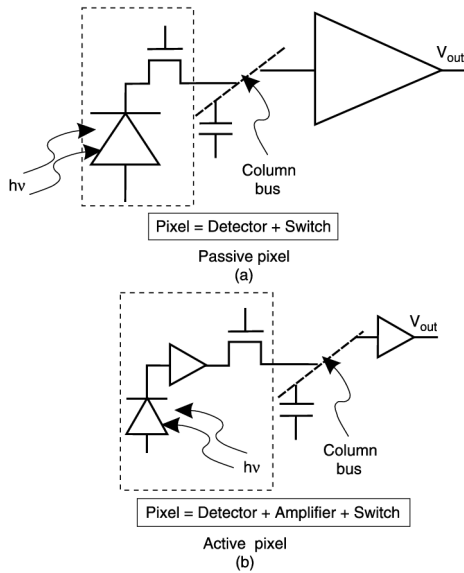


Figura 2: Apresentação das configurações de PPS (a) e APS (b).

coluna de destino para HIGH e da coluna de partida para LOW de forma gradativa.

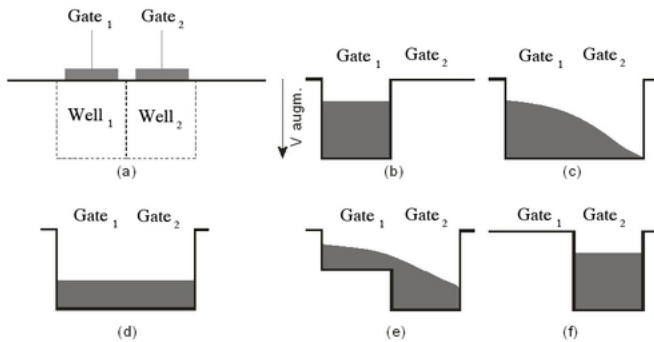


Figura 3: Fluxo de carga de pixels adjacentes.

Como apresentado de forma gráfica em [2], o funcionamento dos CCDs pode ser descrito, de forma análoga, como uma matriz de baldes (pixels) coletando água da chuva (fótons). Os baldes são expostos à chuva pela mesma quantidade de tempo, e consequentemente se enchem com diferentes quantidades de água. A seguir o CCD inicia a leitura de cada balde por vez. Este processo de leitura é feito transferindo a água de cada balde, da coluna mais a esquerda para o balde adjacente em uma coluna vazia ao lado. Essa coluna anteriormente vazia desloca um de seus baldes para baixo por vez, onde se encontra um conversor que reconhece e armazena o nível d'água. Ou seja, há um deslocamento horizontal dos "baldes" de uma coluna para "baldes de outra, e posteriormente um deslocamento vertical de um "balde" por vez na coluna de saída.

Na prática, como apresentado na Figura 4, o fotodiodo polarizado reversamente de cada pixel é exposto aos fótons incidentes sobre o sensor. Devido ao fluxo de fótons sobre o fotodiodo, elétrons são liberados - proporcionalmente a intensidade e cor da luz -, e consequentemente, lacunas são criadas na estrutura cristalina. Ou seja, há um fluxo de corrente induzido no fotodiodo agindo como capacitor. Inicialmente, esses elétrons ficam desprendidos na camada de depleção, mas posteriormente são concentrados na parte N+ do fotodiodo por conta do potencial positivo que é induzido nesta parte apenas durante a leitura.

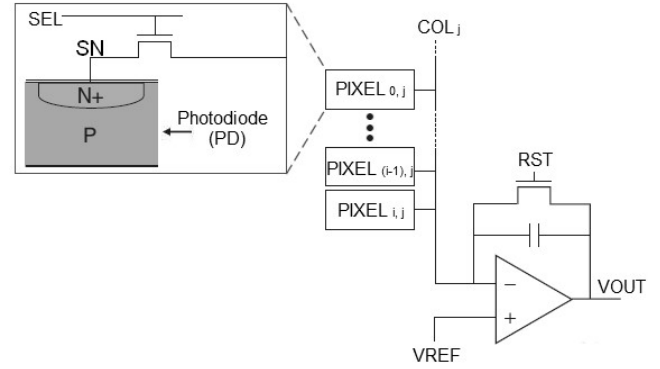


Figura 4: Array simplificada de um CCD.

Através do acionamento do transistor de seleção pela entrada SEL as cargas na coluna mais próxima ao amplificador (COL_j) são deslocadas para um registrador de deslocamento, que será responsável por transferir a carga de um pixel da coluna por vez ao amplificador. Devido ao acionamento do transistor de seleção - que age como o *gate* descrito anteriormente-, após as cargas da coluna serem transferidas para a saída, as cargas nas colunas anteriores (COL_{j-1} , COL_{j-2} , e assim por diante) são deslocadas para as colunas posteriores (COL_j , COL_{j+1} , e assim por diante). O processo segue em *loop* até que todas as linhas e colunas tenham sido iteradas. A leitura das cargas no CCD pode ser feita de forma mais rápida ao construir o CCD com amplificadores em cada vértice da matriz de pixels, e adicionar registradores de deslocamento em cada aresta.

Após o processo, afim de preparar os pixels do CCD para uma nova leitura, o transistor de *reset* é acionado pela entrada RST, e todos os *gates* são levados à nível lógico alto - entrada SEL acionada para todas os pixels - por um período de tempo, fazendo com que os fotodiodos de cada pixel voltem para o estado inicial e fiquem prontos para um novo processo.

Sensores CMOS

Assim como os CCDs, os sensores CMOS são dispositivos capazes de transduzir os fótons incidentes em energias elétricas. A partir de 2010 esses sensores substituíram grande parte se não todos os CCDs, por conta das vantagens que este dispositivo tem sobre os CCD. Os sensores CMOS também são constituídos de matrizes de pixels feitos em uma placa de silício. A grande diferença na arquitetura desses dispositivos é que utilizar a configuração APS - ao invés da PPS, como os CCDs -, ou seja, possuem amplificação interna em cada pixel. A seguir, na figura 5, é apresentado um pixel simplificado de um sensor CMOS-3T (3T é devido aos 3 transistores presentes no pixel).

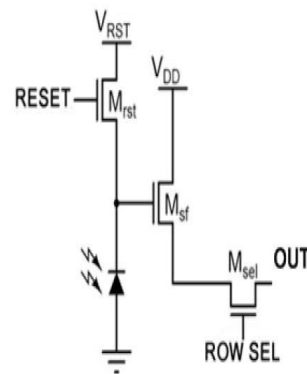


Figura 5: Pixel CMOS 3T.

O princípio de funcionamento dos sensores CMOS é de certa forma mais simples que os CCDs. O fotodiodo polarizado reversamente que funciona como um capacitor armazena a tensão V_{RST} ao acionar o transistor MOSFET M_{rst} através da adição de nível HIGH na entrada RESET durante o intervalo de *reset*. Ao levar o

nível da entrada RESET para LOW, o fótdiodo é deixado flutuando e os fótons incidentes sobre a junção pn induzem uma corrente que descarrega a tensão armazenada e, consequentemente, altera a tensão no *gate* do transistor M_{sf} , que atua como amplificador *source follower*, resultando em uma variação na tensão - submúltiplo de V_{DD} proporcional a tensão no *gate* do MOSFET - que chega ao transistor de seleção M_{sel} . O período de tempo após desligar o transistor M_{rst} , onde é analisada a flutuação de tensão no fótdiodo, é chamado tempo de integração.

Após o tempo de integração, acionando o transistor M_{sel} através da entrada ROW SEL, uma corrente flui de VDD para OUT pelos transistores M_{sel} e M_{sf} , e a tensão no cátodo do fótdiodo pode ser lida na saída do pixel. A leitura de cada pixel organizada em matrizes é feita linha a linha através do acionamento do M_{sel} correspondente e impondo a corrente em cada coluna. Antes de iniciar um novo ciclo de leitura, um novo tempo de *reset* é distribuído linha a linha, ou em todos os pixels ao mesmo tempo após a leitura de toda a matriz. Ao resetar todos os fótdiodos ao mesmo tempo evitam-se distorções de imagens, processo denominado *global shutter*. É interessante observar que, diferentemente dos CCDs, os sensores CMOS podem ler várias colunas ao mesmo tempo desde que as colunas não compartilhem a mesma saída de dados para processamento no circuito integrado.

Diferentes configurações de sensores CMOS podem ser obtidas adicionando mais transistores para contemplar novas funções. Por exemplo, os CMOS-4T possuem um transistor de transferência M_{tx} localizado entre o fótdiodo e o *gate* do transistor M_{sf} , e um nó FD localizado no encontro do *gate* de M_{sf} , *source* de M_{tx} e *drain* de M_{rst} . A operação dessa configuração é praticamente a mesma que o CMOS-3T, mas com o transistor de transferência seccionando $-M_{tx}$ desligado, com nível LOW no *gate* - inteiramente o fótdiodo durante a flutuação de tensão na captura de fótons, e inerligando-o durante a transferência de cargas para o *source follower* e o *reset*. A adição desses novos componentes a estrutura resultam em uma transferência de carga do fótdiodo para a saída OUT com menos ruído.

Outras funções como linhas compartilhadas, 4 e 8 caminhos compartilhados para a leitura mais rápida, aumento da densidade de pixels, ou correção de distorções como *rolling shutter* podem ser adicionadas ao aumentar o número de transistores e/ou empregar outras arquiteturas, adicionando componentes como capacitores.

CCD vs. CMOS

É possível comparar a eficiência desses dois tipos de sensores ao comparar alguns parâmetros como integração de sistemas, consumo energético, tamanho do circuito integrado, velocidade de processamento, ruído e sensibilidade, e distorção de imagens.

Por conta do uso de PPS (*Passive Pixels Sensores*), não é possível integrar dispositivos como *timers* e conversores A/D diretamente na matriz de pixels, sendo necessário adicionar *chips* periféricos para realizar essas funções, o que resulta em um tamanho maior para os circuitos integrados CCDs. Já nos sensores CMOS, devido ao processo de fabricação similar aos de circuitos integrados, é possível criar o denominado “*Camere on Chip*”, com todos os periféricos integrados diretamente no *chipset*, resultando em um circuito integrado compacto.

Em relação ao consumo de energia, os CCDs necessitam de diferentes tipos de tensões de alimentação para os diferentes tempos de *clock*, requerindo tensões típicas no *range* de 7 à 10 V, enquanto os sensores CMOS trabalham com tensão mais baixas de 3.3 V à 5 V. Resultando em um consumo de potência menor em sensores CMOS, o que faz prevalecer esses sensores em aplicações que consumo baixo é essencial como circuitos embarcados em celulares.

Comparando a velocidade de processamento, os CCDs utilizam de um processo de deslocamento para o estágio de amplificação e análise como descrito anteriormente. A performance desse deslocamento pode ser melhorada ao adicionar mais registradores de deslocamento no sensor, em troca de aumentar a quantidade de hardware e o tamanho do circuito integrado. Já nos CMOS, a amplificação é feita nos próprios pixels da matriz resultando em uma leitura mais rápida, que pode ser aumentada ainda mais ao utilizar processamento paralelo e analisar múltiplas colunas ao mesmo tempo.

Na teoria, como os sensores CMOS possuem pixels que integram amplificação e circuitos de transformação carga-voltagem (fótdiodo), o fator de preenchimento (*Fill Factor*) destes dispositivos acaba sendo menor em comparação aos CCDs, e por conta

disso a sensibilidade de sensores CMOS é menor que de CCDs. Além disso os amplificadores utilizados em cada pixel dos sensores CMOS não são idênticos entre si devido à incertezas atreladas ao processo de fabricação de cada MOSFET, por conta disso os fatores de amplificação de cada pixel não são uniformes, resultando em um ruído adicional. Entretanto, na prática, devido à evolução da tecnologia envolvida na fabricação de sensores CMOS, a sensibilidade e ruído de sensores CMOS estão praticamente iguais à dos CCDs.

Para última comparação, faz-se a análise das distorções de imagens causadas por cada sensor. No caso de CCDs, ao expor o sensor por um tempo prolongado haverá um efeito de incandescência (distorções de brilho alto em fotos com fontes luminosas). Nos sensores CMOS a distorção mais comum é o efeito *rolling shutter* causados pela diferença de tempo entre as leituras de cada linha. Ambos os sensores evoluíram de forma a corrigir as distorções citadas.

De acordo com os argumentos apresentados, conclui-se que sensores CMOS são mais utilizados em aplicações que requerem rápido processamento, baixo consumo elétrico e menor custo de produção como câmeras digitais para celulares, enquanto sensores CCDs são usados em aplicações que necessitam mais sensibilidade e menos ruído, como aplicações de fotografia espacial -entretanto cada vez mais os sensores CMOS evoluem e tomam este espaço dos CCDs-.

Conclusão: Simulação de um sensor CMOS 3T simplificado

Com o objetivo de consolidar e exemplificar os conhecimentos apresentados de forma teórica ao longo deste trabalho, simula-se um sensor CMOS 3T. A escolha deste sensor foi feita pois sua arquitetura simplificada é facilmente montável e simulável.

Para fazer a simulação foi utilizado o *software* LTSpice a fim de fazer um análise *Time Domain*. Infelizmente esse *software* não dispõe originalmente de fótdiodos e simulações de parâmetros de luminosidade. Para contornar isso, foi utilizada a ferramenta [10] para gerar um circuito equivalente de um fótdiodo polarizado reversamente. Dentre as configurações dessa ferramenta, escolheu-se a opção de gerar um circuito equivalente ao fótdiodo BPW34S [9] polarizado reversamente por uma tensão de 3.3 V, e com corrente de 45 nA induzida pelo fluxo de fótons durante o período de integração, que consiste em uma fonte de corrente, uma resistência R_{sh} - resistência que aplicada sob a tensão da fonte gera a pequena “corrente escura (*Dark current*)” característica do fótdiodo em polarização reversa -, e um capacitor C_j equivalente a capacitância do fótdiodo em polarização reversa.

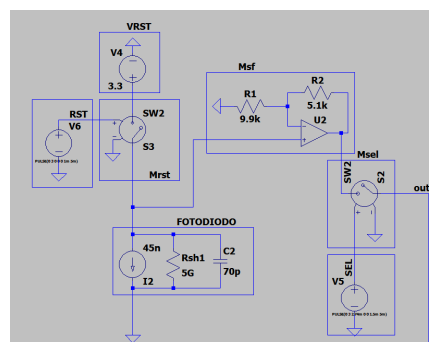


Figura 6: Pixel CMOS 3T no LTSpice.

Além disso, os transistores MOSFET M_{rst} e M_{sel} foram substituídos pelo componente “switch” (nomeado como sw), e o M_{sf} foi substituído por um amplificador operacional na configuração não inversora que amplifica a tensão para o *range* de 0 à 5 V. Essas substituições foram feitas a fim de evitar o uso desses transistores não abordados na disciplina de Eletrônica I. A seguir, nas Figura 6 e 7, respectivamente, são apresentados o pixel e o sensor CMOS construídos para a simulação.

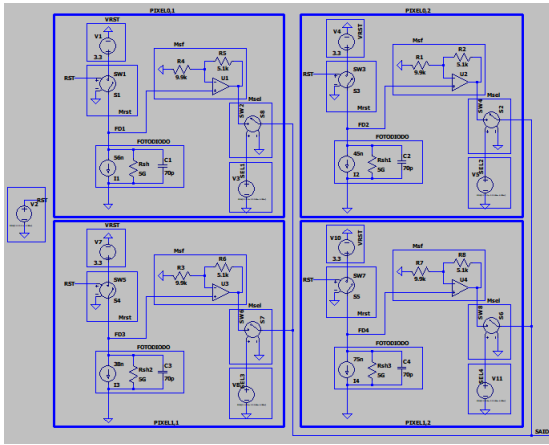


Figura 7: Matriz de pixels CMOS 3T no LTSpice.

Para a simulação, o acionamento do “transistor” de *reset* é feito seguindo a técnica de *global shutter*, ou seja, todos os pixels são resetados ao mesmo tempo antes da exposição à luminosidade. Após o *reset* de todos os pixel simultaneamente e o tempo de integração, inicia-se a leitura de cada pixel linha a linha ao acionar o “transistor” de seleção de cada pixel de forma ordenada. O diagrama de *timing* do circuito está ilustrado na Figura 8.

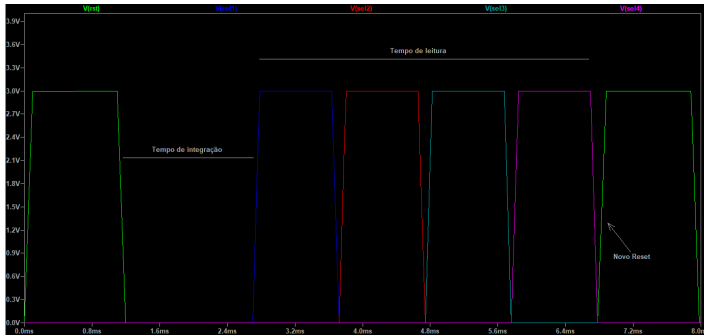


Figura 8: Diagrama de *timings* do acionamento dos “transistores”.

Durante o tempo de integração, os fótodiodos são expostos à luz e se descarregam proporcionalmente à corrente induzida pela intensidade luminosa sobre cada pixel. Para simular esse efeito cada pixel da matriz na Figura 7 possui uma corrente de drenagem diferente, produzindo o seguinte gráfico de tensão na saída dos “fótodiodos”.

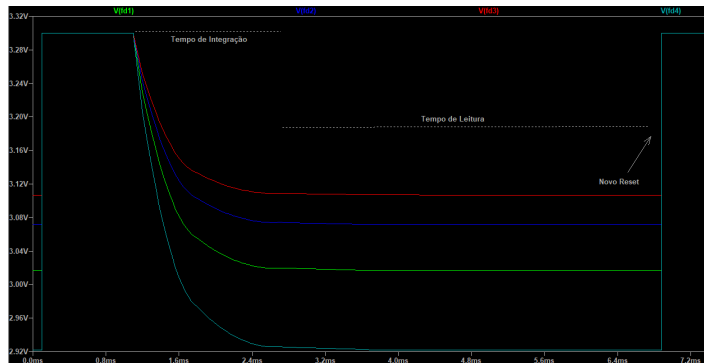


Figura 9: Descarga dos capacitores causada pela exposição à luz.

A tensão acumulada no cátodo do “fótodiodo” após o tempo de integração é direcionada para o bloco de amplificação, e posteriormente é direcionada para a saída do sensor CMOS durante o respectivo intervalo de leitura. Na Figura 10 é apresentada a saída da sensor após uma fotografia.

Resultados obtidos

Embora as modificações em relação ao circuito original de um sensor CMOS-3T facilitem mais ainda a montagem do mesmo, elas também adicionam problemas ao circuito como ruído e a necessidade de trabalhar com tensões, correntes e tempos de operação diferentes dos empregados na prática. Entretanto, apesar dos problemas criados pelas substituições de componentes feitas, os resultados obtidos são aceitáveis por conta do caráter puramente ilustrativo dessa simulação.

Referências

- [1] Mazin H.; Saad D. Design and simulation of a CMOS image sensor with a built-in edge detection for tactile vision sensory substitution, **AIMS Electronics and Electrical Engineering**. DOI: 10.3924/ElectrEng.2019.2.144, 06 May 2019.
- [2] Spectral Instruments, Inc. What is a CCD?, Disponível em: <https://specinstcameras.com/what-is-a-ccd/>, 2021. Acesso em: 07 mar 2022.
- [3] IMAGE sensor. In: WIKIPÉDIA: a enciclopédia livre. Wikimedia, 2006. Disponível em: https://en.wikipedia.org/wiki/Image_sensor Acesso em: 07 mar 2022.
- [4] ACTIVE-pixel sensor. In: WIKIPÉDIA: a enciclopédia livre. Wikimedia, 2006. Disponível em: https://en.wikipedia.org/wiki/Active-pixel_sensor Acesso em: 04 mar 2022.
- [5] Meroli, Stefano, Design and implementation of Active Pixel Sensors (APS), Disponível em: https://meroli.web.cern.ch/lecture_activepixelsensors.html. Acesso em: 07 mar 2022.
- [6] Computerphile, Capturing Digital Images (The Bayer Filter) - Computerphile. Youtube, 2015. Disponível em: <https://www.youtube.com/watch?v=LWxu4rkZBLw>. Acesso em: 07 mar 2022.
- [7] ALL ABOUT ELECTRONICS, Image Sensors Explained: How CCD and CMOS Sensors works? CCD vs CMOS. Youtube, 2019. Disponível em: <https://www.youtube.com/watch?v=FKJFIzDfUNE&t=421s>. Acesso em: 05 mar 2022.
- [8] Hodgins, Sean, I Made My Own Image Sensor! (And Digital Camera). Youtube, 2020. Disponível em: <https://www.youtube.com/watch?v=PaXweP73NT4>. Acesso em: 03 mar 2022.
- [9] Vishay Semiconductors, “BPW34, BPW34S: Silicon PIN Photodiode”, Data Sheet, Document Number: 91000, 01 Jan 2022. Disponível em: <https://www.vishay.com/docs/81521/bpw34.pdf>. Acesso em: 10 mar 2022.
- [10] Analog Devices. Photodiode Circuit Design Wizard, Website. Disponível em: <https://tools.analog.com/en/photodiode/>. Acesso em: 10 mar 2022