

# **Лекция 5**

## **Классы архитектур вычислительных систем**

**Ефимов Александр Владимирович**  
**E-mail: [alexander.v.efimov@sibguti.ru](mailto:alexander.v.efimov@sibguti.ru)**

**Курс «Архитектура вычислительных систем»**  
**СибГУТИ, 2018**

# Классы архитектур ВС

Классификация архитектур средств обработки информации была предложена профессором Стенфордского университета США М. Дж. Флинном в 1966 г.

**SISD** (Single Instruction stream / Single Data stream) или  
ОКОД (Одиночный поток Команд и Одиночный поток Данных)

**ЭВМ**

**SIMD** (Single Instruction stream / Multiple Data stream) или  
ОКМД (Одиночный поток Команд и Множественный поток Данных)

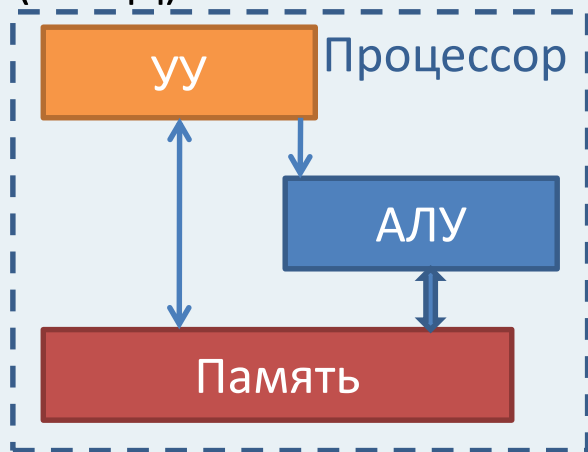
**MISD** (Multiple Instruction stream / Single Data stream) или  
МКОД (Множественный поток Команд и Одиночный поток Данных)

**MIMD** (Multiple Instruction stream / Multiple Data stream) или  
МКМД (Множественный поток Команд и Множественный поток Данных)

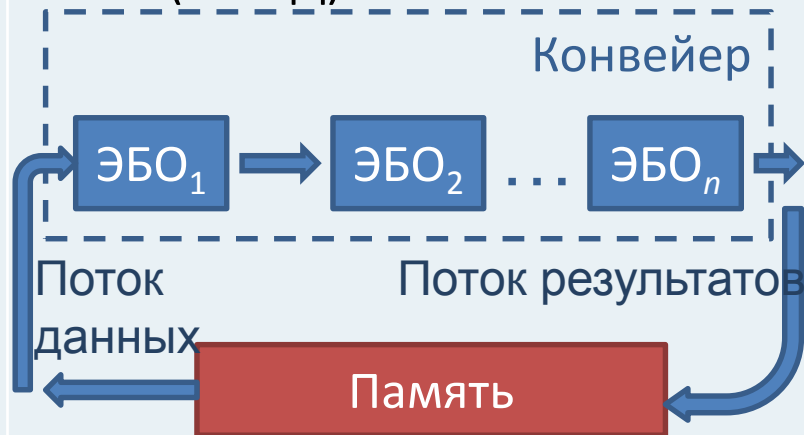
**ВС**

# Классы архитектур ВС

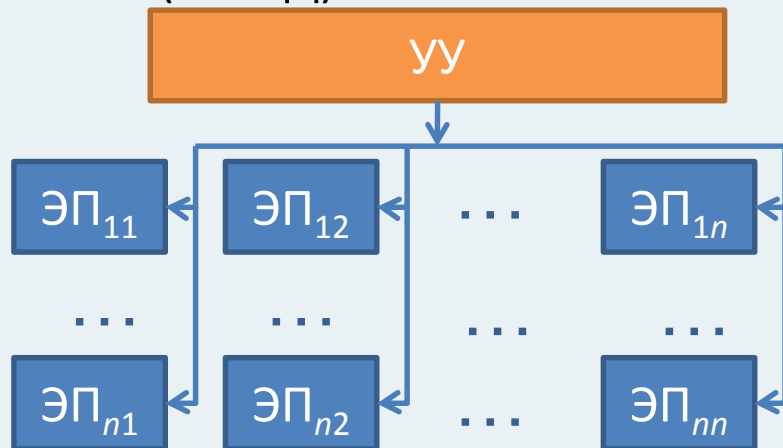
SISD (ОКОД)



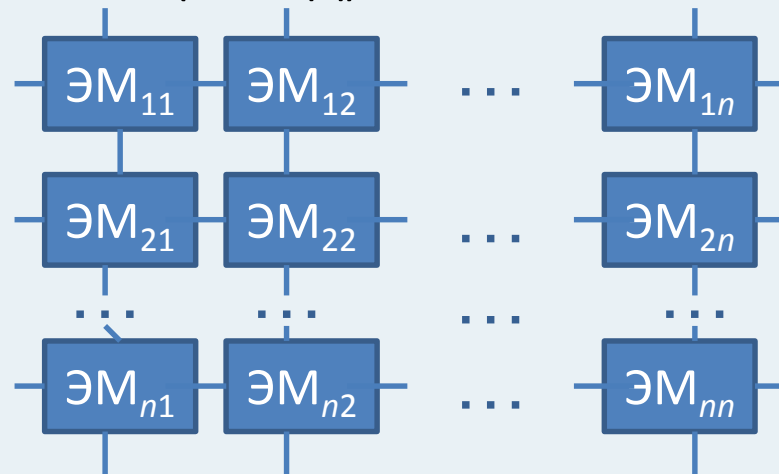
MISD (МКОД)



SIMD (ОКМД)



MIMD (МКМД)



# Конвейерные ВС (MISD)

*Конвейерные ВС* – системы, архитектура которых является предельным вариантом эволюционного развития последовательной ЭВМ и простейшей версией модели коллектива вычислителей

- Конвейерный способ обработки информации
- Функциональная структура представляется в виде «последовательности» связанных элементарных блоков обработки (ЭБО) информации
- Все блоки работают параллельно, но каждый из них реализует лишь свою операцию над данными одного и того же потока

# Матричные ВС (SIMD)

*Матричные ВС* основываются на принципе массового параллелизма, в них обеспечивается возможность одновременной реализации большого числа операций на элементарных процессорах (ЭП), «объединенных» в матрицу

- ЭП – композиция из арифметико-логического устройства (АЛУ) и локальной памяти (ЛП)
- Поток команд на матрицу ЭП формируется устройством управления
- SIMD-архитектура в классическом виде

# Мультипроцессорные ВС (MIMD с общей памятью)

Обширная группа систем, в которую, в частности, могут быть включены конвейерные и матричные ВС (а также многомашинные ВС)

Обычно к мультипроцессорным ВС относят системы с MIMD-архитектурой, которые состоят из множества (не связанных друг с другом) процессоров и *общей* памяти; взаимодействие между процессорами и памятью осуществляется через коммутатор (общую шину и т.п.), а между процессорами – через память

# Распределённые ВС (MIMD)

Мультипроцессорные ВС с MIMD-архитектурой, в которых *нет* единого ресурса (общей памяти)

- Принципы модульности и близкодействия
- Пример промышленной реализации распределённых ВС – *транспьютерные ВС* – композиция из одинаковых взаимосвязанных микропроцессорных кристаллов, называемых *транспьютерами*

# ВС с программируемой структурой (MIMD)

Полностью основываются на модели коллектива вычислителей и являются композицией взаимосвязанных элементарных машин

- Состав ЭМ: локальный коммутатор (ЛК), процессор, память
- Ориентированы на распределенную обработку информации; эффективны и при конвейерной, и при матричной обработке
- Рассчитаны на работу во всех основных режимах: решения сложной задачи, обработки наборов задач, обслуживания потоков задач, реализации функций вычислительной сети
- Концепция вычислительных систем с программируемой структурой была сформулирована в Сибирском отделении АН СССР, первая система («Минск-222») была построена в 1965 – 1966 гг.



# Кластерные ВС

- Термин вычислительный кластер (cluster) был впервые введен компанией DEC (Digital Equipment Corporation):

*Кластер* – это группа компьютеров, которые связаны между собой и функционируют как единое средство обработки информации

- *Кластерная ВС* или кластер – это композиция множества вычислителей, сети связей между ними и программного обеспечения, предназначенная для параллельной обработки информации

# Принципы построения ВС

- **Модульность** – принцип, предопределяющий формирование вычислительной системы из унифицированных элементов (называемых модулями), которые функционально и конструктивно закончены, имеют средства сопряжения с другими элементами и разнообразие которых составляет полный набор.

## Обеспечивает:

- возможность использования любого модуля заданного типа для выполнения любого соответствующего ему задания пользователя;
- простоту замены одного модуля на другой однотипный;
- масштабируемость, т.е. возможность увеличения или уменьшения количества модулей без коренной реконфигурации связей между остальными модулями;
- открытость системы для модернизации, исключаящую ее моральное старение.

# Принципы построения ВС

- **Близкодействие** – принцип построения ВС, обуславливающий такую организацию информационных взаимодействий между модулями-вычислителями, при которой каждый из них может непосредственно (без «посредников») обмениваться информацией с весьма ограниченной частью модулей-вычислителей.
- *Локальность связей и взаимодействий между вычислителями* – состояние  $E_i(t+1)$  вычислителя  $c_i$ ,  $i \in \{0, 1, \dots, N-1\}$ , на очередном временном шаге  $t+1$  зависит от состояний (на предшествующем шаге  $t$ ) непосредственно с ним связанных вычислителей  $c_j \in C^*$ ,  $C^* \subset C$ :

$$E_i(t+1) = f(E_i(t), E_{i_1}(t), E_{i_2}(t), \dots, E_{i_M}(t));$$

- *Асинхронность функционирования ВС* обеспечивается, если порядок срабатывания ее модулей определяется не с помощью вырабатываемых тем или иным образом отметок времени, а достижением заданных значений определенных (как правило, логических) функций.

# Принципы построения ВС

- *Децентрализованность управления ВС* достигается, если в системе нет выделенного модуля, который функционирует как единый для всей системы центр управления.

## Позволяет:

- достичь живучести ВС, т. е. ее способности продолжать работу при отказах модулей (в том числе и тех, которые предназначены для принятия решений);
- избежать очередей при обслуживании «заявок» на управление.

- *Распределённость ресурсов ВС*

*Распределённая ВС* – система, в которой нет единого ресурса, используемого другими в режиме разделения времени.

# Литература

Хорошевский В.Г. Архитектура вычислительных систем. Учебное пособие. – М.: МГТУ им. Н.Э. Баумана, 2005; 2-е издание, 2008.

Хорошевский В.Г. Инженерные анализ функционирования вычислительных машин и систем. – М.: “Радио и связь”, 1987.