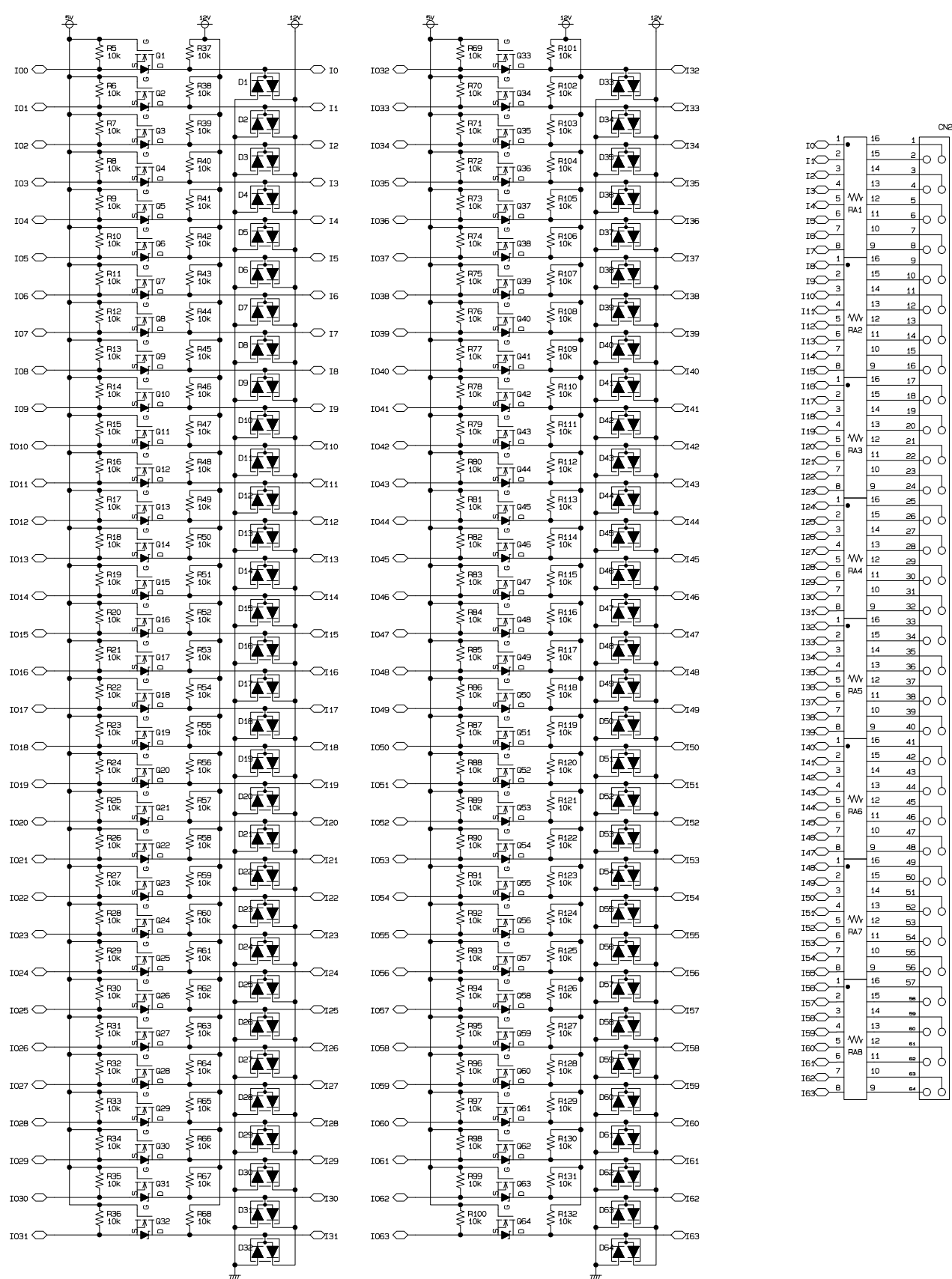


5		
4		
3		
2		
1		
DATE	REVISION NO.	SIGN

【注記】
1) ***、****、*****は未実装とする
2) 図中に明記されていない諸元は次の通りである
抵抗 : 定格電力 **W 許容差 ***%
セラミックコンデンサ () : 定格電圧 **V 許容差 ***%
アルミ電解コンデンサ () : 定格電圧 **V 許容差 ***%
3) 詳細は部品表 (J4L*****) 参照

A2-S0' 15/01改訂



MODEL					DESCRIPTION	
PCB3					CARD IO 64BIT	
DRAWN BY	PLANNED BY	CHECKED BY	APPROVED BY	SHEET	DRAWING NO.	
④Date					@DRW-N	
④Name					④Sheet	
					CONFIDENTIAL	
					ASTI CORPORATION	