



**UNIVERSIDAD
NACIONAL AUTÓNOMA DE
MÉXICO**



FACULTAD DE INGENIERÍA

ARQUITECTURA DE COMPUTADORAS

PRACTICA #2

**“EMPLEO BÁSICO DEL SIMULADOR PARA EL
ENTORNO XILINX O ALTERA”**

- **EGUIARTE MORETT LUIS ANDRÉS**

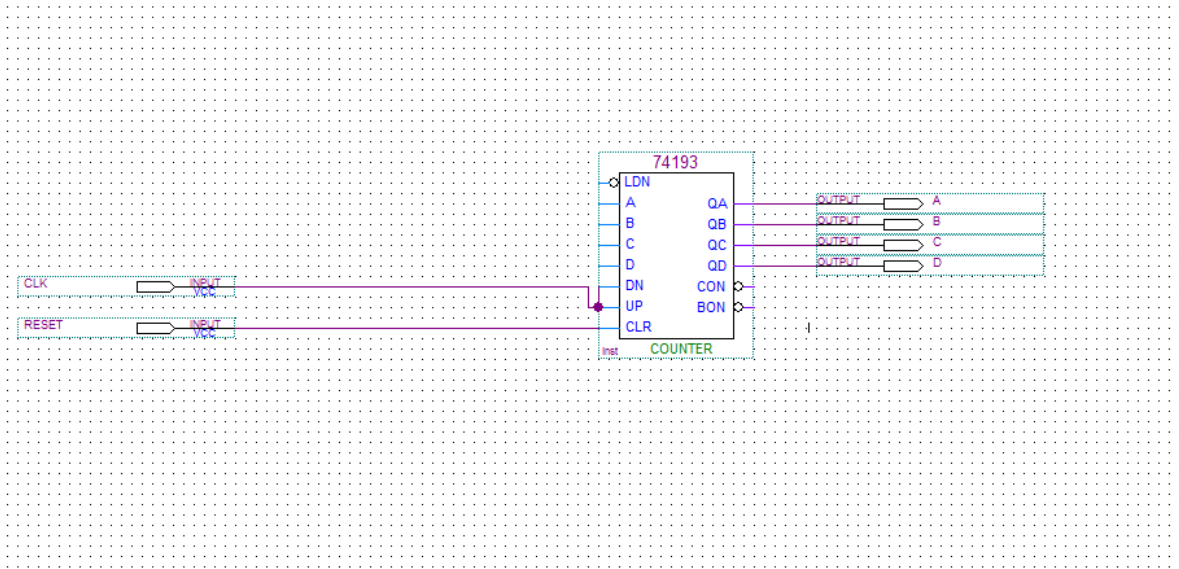
SEMESTRE: 2018-1

Objetivo.

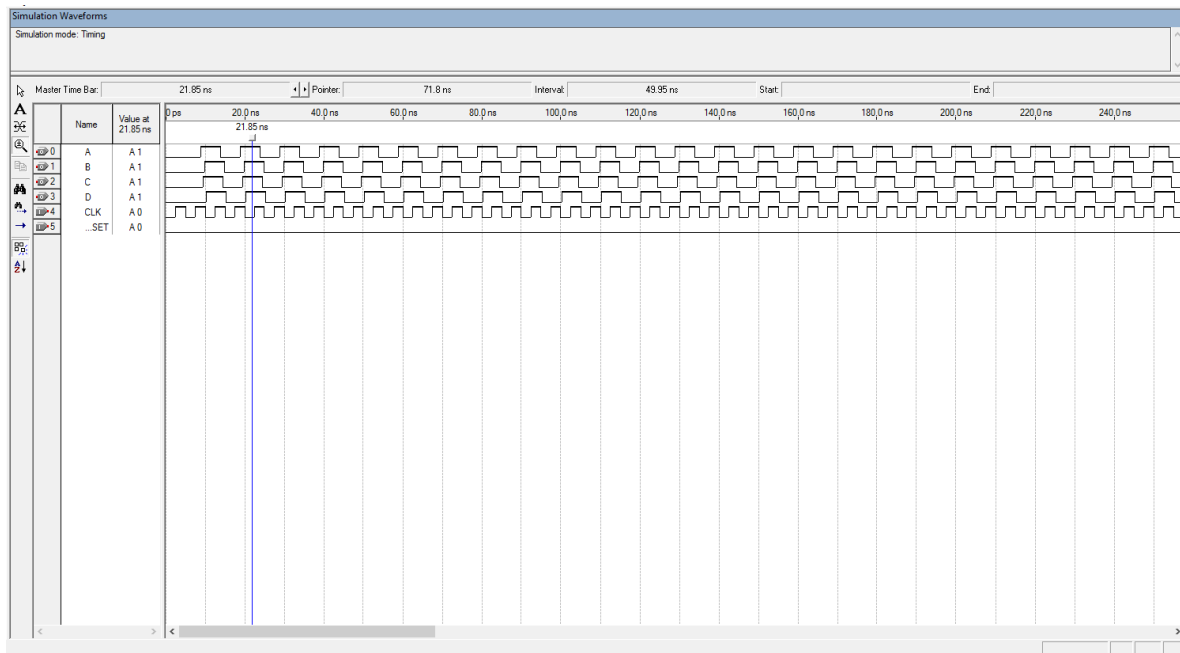
Simular el comportamiento en el tiempo de un contador de 4 o más bits

Desarrollo.

En el entorno de desarrollo Quartus II se procedió a crear un diagrama esquemático, posteriormente se colocaron los componentes correspondientes; un contador de 4 bits 74193, la entrada de reloj y el reset como entradas y las salidas asignadas A, B, C, D, como se muestra en la figura siguiente:



Acto seguido, se prosiguió a crear un archivo vector waveform agregando los nodos del esquemático, tanto las entradas como las salidas, posteriormente se modifica la entrada CLK para que de una señal de reloj, se para finalmente producir la simulación, dando como resultado lo siguiente:



Conclusiones.

Con base en los resultados obtenidos en el desarrollo de esta práctica puedo concluir que los objetivos han sido cumplidos al pie de la letra ya que se pudo conocer el funcionamiento fundamental del simulador, en este caso a través de la simulación de un contador de 4 bits, por medio del entorno de desarrollo Altera Quartus II.

Bibliografía.

Savage Carmona, Jesús; Manual de prácticas de arquitectura de computadoras , Ciudad Universitaria, México.