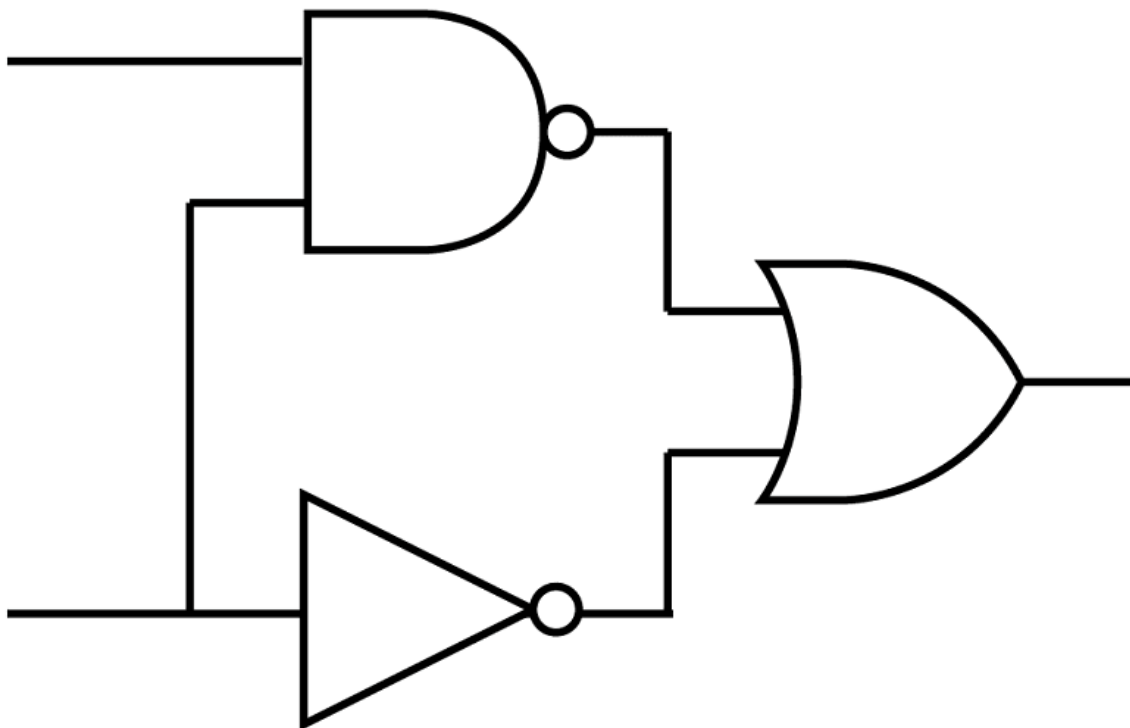


۱. مدار شکل زیر را به صورت ساختاری طراحی نموده (هریک از گیت ها را یک کامپوننت در نظر بگیرید) سپس درستی عملکرد آن را بررسی نمایید.



۲. یک حافظه ROM با خط آدرس ۳ بیت و داده های ۸ بیتی طراحی نمایید که مقدارهای ۱ حافظه معادل شماره خط آدرس باشند (مثلا برای خط آدرس ۰۰۱ مقدار حافظه ۰۰۰۰۰۰۱۰ یا برای ۱۱۱ برابر با ۱۰۰۰۰۰۰۰) سپس با نوشتن یک testbench مقادیر خانه های حافظه را نمایش دهید.