

دانشكده مهندسي كامپيوتر

دکتر رضا انتظاری ملکی زمستان ۱۴۰۰

تمرین تئوری سری چهارم سیستمهای عامل

محمد قفقازیان - نیکی نزاکتی

تاریخ تحویل: ۲۳ خرداد ساعت ۲۳:۵۹:۵۹



قوانين

- درصورت مشاهده ی هرگونه تقلب، نمره بین افراد مشکوک به تقلب تقسیم می شود.
- درصورت وجود هرگونه سوال از طریق گروه تلگرام مطرح کنید. (لطفا پیوی پیام ندهید.)
 - است به موارد زیر توجه کنید:
 - ۱. خوانا و مرتب بنویسید.
- ۲. از نرم افزارهای مناسب جهت اسکن کردن تمرینهای خود استفاده کنید و چک کنید که نور تصاویر مناسب هستند. مانند:

CamScanner, Microsoft Office Lens, Adobe Scan, ...

- ۳. به طور عمودی عکاسی کنید.
- ۴. پاسخ هر سوال را به طور جداگانه در کوئرا آپلود کنید.
- شما در مجموع برای تمرین های خود می تواندی ۱۰ روز تاخیر داشته باشید.



نگاشت آدرس منطقی به فیزیکی

با درنظر داشتن جدول زیر، آدرس منطقی ۱۶ بیتی ۱EAF به کدام آدرس فیزیکی نگاشت میشود؟ اندازی هر page را ۴ کیلوبایت درنظر بگیرید.

Page number	Frame number
•	۵
١	1.
۲	11

Page Size Y

علت اینکه همواره اندازه ی صفحات توانی از ۲ است را توضیح دهید.

Page Table Size

یک سیستم آدرس دهی ۳۲ بیتی، دارای حافظه اصلی با اندازهی ۴ مگابایت است. اگر اندازه صفحه 1KB باشد، اندازهی Page Table را بدست آورید.

Algorithms Replacement Page

فرض کنید در یک حافظه مجازی، مقدار Page reference string ما به صورت زیر است:

1, 2, 3, 4, 2, 1, 5, 6, 2, 1, 2, 3, 7, 6, 3, 2, 1, 2, 3, 6

به ازای هریک از الگوریتم های زیر، برای حالت های ۱، ۳، ۵، ۷ فریم محاسبه کنید چه تعداد page fault رخ می دهد. فرض کنید در ابتدا تمام فریم ها خالی هستند. یعنی برای هر صفحه برای اولین بار، حتماً یک بار fault رخ میدهد.

- LRU Replacement (1)
- FIFO Replacement (ب)