

Preguntas unidad 3

1) Cuantos bloques tiene el CPU?

A) 1

B) 2

C) 3

D) 4

2) Arquitectura que conecta el CPU con unidades

A) Arquitectura Aritmética

B) Arquitectura Harvard

C) Arquitectura Von Neumann

D) Ninguna de las anteriores

3) Cual de estas es la instrucción "Suma"

A) ADD

B) MDD

C) SUB

D) ZDD

4) Cual de estas es la instrucción "Resta"

A) ADD

B) MDD

C) SUB

D) ZDD

5) Cual de estas es la instrucción "Dividir un byte"

A) ADD

B) MDD

C) DIV

D) ZDD

6) Cual de estas es la instrucción "Multiplica el valor almacenado"

A) ADD

B) MDD

C) MUL

D) ZDD

7) Que significado tienen las siglas ALU

A) Arithmetic Logic Unreal

B) Arithmetic Limitless Unlocked

C) Arithmetic Logic Unit

D) Arithmetic Less Unreal

8) Cual de estos produce las ordenes necesarias para una instrucción

A) ALU

B) BCD

C) BTS

D) Secuenciador

9) Cual de estos estándares representa los números decimales en el sistema binario

A) IBC

B) CBD

C) BCD

D) GDB

10) Cual de estas es la instrucción es conocida como "Substracciones con acarreo"

A) ADD

B) MDD

C) SBB

D) ZDD