Lập trình C để nhúng hệ thống vi điều khiển.

Có kinh nghiệm với lập trình hợp ngữ.

VP Nelson

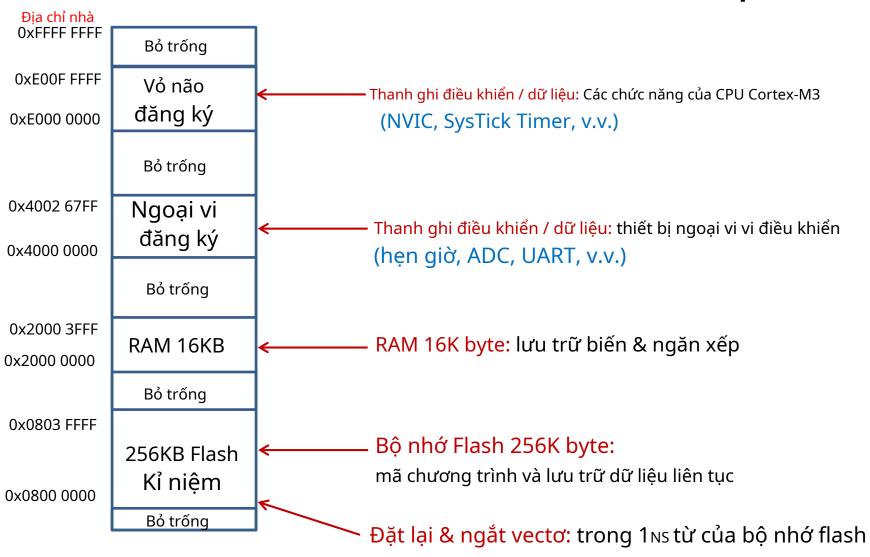
Đề cương

- Tổ chức chương trình và bộ nhớ vi điều khiển
- Kiểu dữ liệu, hằng số, biến
- Địa chỉ cổng / đăng ký vi điều khiển
- Toán tử: số học, logic, shift
- Cấu trúc điều khiển: if, while, for
- Chức năng
- Các quy trình gián đoạn

Cấu trúc chương trình C cơ bản

```
/ * Cổng I / O / tên đăng ký / địa chỉ cho vi điều khiển STM32L1xx * /
# bao gồm "STM32L1xx.h"
 / * Biến toàn cục - tất cả các hàm đều có thể truy cập được * /
 số int, bob:
                            // biến toàn cuc (tĩnh) - được đặt trong RAM
  / * Định nghĩa hàm * /
int function1 (char x)
                            // tham số x được truyền cho hàm, hàm trả về giá tri nguyên // các biến
  {int i, j;
                            cục bộ (tự động) - được cấp phát cho ngăn xếp hoặc đăng ký
  - - hướng dẫn để thực hiện chức năng
 /* Chương trình chính */
 void main (void) {
  char sw1 không dấu;
                            // biến cục bộ (tự động) (ngăn xếp hoặc đăng ký) //
                                                                                        Khai báo các biến cục bô
  int k;
                             biến cục bộ (tự động) (ngăn xếp hoặc đăng ký)
 / * Phần khởi tao * /
  -- hướng dẫn khởi tạo biến, cổng I / O, thiết bị, thanh ghi chức năng
                                                                                        Khởi tạo các biến / thiết bị
 /* Vòng lặp vô tận */
  trong khi (1) {
                      // Cũng có thể sử dụng: for (;;) {
   - - hướng dẫn được lặp lại
                                                                                        Nội dung của chương trình
  } / * lặp lại mãi mãi * /
                                       Phòng thí nghiệm Hệ thống nhúng ELEC 3040/3050 (VP Nelson)
  Mùa thu 2014 - Phiên bản ARM
```

Bản đồ bộ nhớ STM32L100RC µC



"Tệp tiêu đề" của bộ vi điều khiển

 Keil MDK-ARM cung cấp một dẫn xuất cụ thể "tệp tiêu đề "cho mỗi bộ vi điều khiển, xác định địa chỉ bộ nhớ và nhãn tượng trưng cho địa chỉ thanh ghi chức năng CPU và ngoại vi.

```
# bao gồm "STM32L1xx.h" /* thông tin uC mục tiêu */

// GPIOA địa chỉ thanh ghi cấu hình / dữ liệu được xác định trong STM32L1xx.h

void main (void) {

uint16_t PAval; // biến không dấu 16 bit

GPIOA-> MODER & = ~ (0x00000003); // Đặt chân GPIOA PAO làm đầu vào

PAval = GPIOA-> IDR; // Đặt PAval thành 16 bit từ GPIOA

VÌ(;;) {} /* thực thi mãi mãi */
}
```

Các kiểu dữ liệu của trình biên dịch C

- Luôn khớp kiểu dữ liệu với đặc điểm dữ liệu!
- Loại biến cho biết cách dữ liệu được biểu thị
 - # bit xác định phạm vi giá trị số
 - có dấu / không dấu xác định toán tử số học / quan hệ nào sẽ được trình biên dịch sử dụng
 - dữ liệu không phải số phải là "không dấu"
- Tệp tiêu đề "stdint.h" xác định tên kiểu thay thế cho các kiểu dữ liệu C chuẩn
 - Loại bỏ sự mơ hồ liên quan đến #bits
 - Loại bỏ sự mơ hồ liên quan đến đã ký / chưa ký

(Các loại được xác định ở trang tiếp theo)

Các kiểu dữ liệu của trình biên dịch C

Khai báo kiểu dữ liệu *	Số lượng bit P	hạm vi giá trị
char k; char không dấu k; uint8_t k;	số 8	0255
ký char k; int8_t k;	số 8	- 128 + 127
k ngắn; ký ngắn k; int16_t k;	16	- 32768 + 32767
không dấu k ngắn; uint16_t k;	16	065535
int k; đã ký int k; int32_t k;	32	- 2147483648 + 2147483647
không dấu int k; uint32_t k;	32	04294967295

^{*} intx_t và uintx_t được định nghĩa trong *stdint.h*

Ví dụ về kiểu dữ liệu

- Đọc các bit từ GPIOA (16 bit, không phải số)
 - uint16_t n; n = GPIOA-> IDR; // hoặc: unsigned short n;
- Ghi giá trị tỷ lệ đặt trước TIM2 (16-bit không dấu)
 - uint16_t t; TIM2-> PSC = t;// hoặc: unsigned short t;
- Đọc giá trị 32 bit từ ADC (không dấu)
 - uint32_t a; a = ADC; // hoặc: unsigned int a;
- Phạm vi giá trị kiểm soát hệ thống [-1000... + 1000]
 - int32_t ctrl; ctrl = (x + y) * z;// hoặc: int ctrl;
- Bộ đếm vòng lặp cho 100 vòng lặp chương trình (không dấu)
 - uint8_t cnt; // hoặc: unsigned char cnt;
 - for (cnt = 0; cnt <20; cnt ++) {</pre>

Giá trị không đổi / chữ

Số thập phân là định dạng số mặc định

```
int m, n; // số có dấu 16 bit
m = 453; n = -25;
```

Hệ thập lục phân: giá trị lời nói đầu bằng 0x hoặc 0X

```
m = 0xF312; n = -0x12E4;
```

Hệ bát phân: giá trị lời nói đầu bằng không (0)

```
m = 0453; n = -023;
```

Không sử dụng các số 0 ở đầu trên các giá trị "thập phân". Chúng sẽ được hiểu là bát phân.

Tính cách: ký tự trong dấu ngoặc kép hoặc giá trị ASCII theo sau "dấu gạch chéo"

```
m = 'a'; // Giá trị ASCII 0x61
n = '\ 13'; // Giá trị ASCII 13 là ký tự "return"
```

Dây (mảng) các ký tự:

```
char không dấu k [7];

strcpy (m, "xin chào \ n"); // k [0] = 'h', k [1] = 'e', k [2] = 'l', k [3] = 'l', k [4] = 'o',

// k [5] = 13 hoặc '\ n' (ký tự dòng mới ASCII), //

k [6] = 0 hoặc '\ 0' (ký tự rỗng - cuối chuỗi)
```

Biến chương trình

- MỘT Biến đổi là một vị trí lưu trữ có thể địa chỉ để thông tin được sử dụng bởi chương trình
 - Mỗi biến phải khai báo để chỉ ra kích thước và loại thông tin được lưu trữ, cùng với tên được sử dụng để tham chiếu thông tin

int x, y, z; // khai báo 3 biến kiểu "int" char a, b; // khai báo 2 biến kiểu "char"

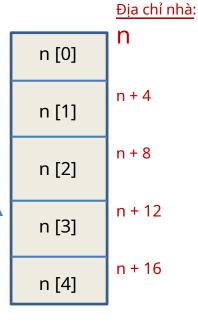
- Không gian cho các biến có thể được phân bổ trong thanh ghi, RAM hoặc ROM / Flash (đối với hằng số)
- Các biến có thể là *tự động* hoặc *tĩnh*

Mảng biến

- Một mảng là một tập hợp dữ liệu, được lưu trữ trong các vị trí
 bộ nhớ liên tiếp, bắt đầu từ một địa chỉ được đặt tên
 - Khai báo tên mảng và số phần tử dữ liệu, N
 - Các phần tử được "lập chỉ mục", với các chỉ số [0 .. N-1]

int n [5]; // khai báo mảng gồm 5 giá trị n [3] = 5; "int" // giá trị đặt là 4NS phần tử mảng

Lưu ý: Chỉ số của phần tử đầu tiên luôn là 0.



Biến tự động

- Khai báo trong một hàm / thủ tục
- Biến có thể nhìn thấy được (có phạm vi) chỉ trong chức năng đó
 - Không gian cho biến được phân bổ trên hệ thống cây rơm khi thủ tục được nhập
 - Đã phân bổ, được sử dụng lại, khi thủ tục được thoát
 - Nếu chỉ có 1 hoặc 2 biến, trình biên dịch có thể phân bổ chúng cho <u>đăng ký</u> trong thủ tục đó, thay vì cấp phát bộ nhớ.
 - Giá trị không được giữ lại giữa các lần gọi thủ tục

Ví dụ về biến tự động

```
void delay () {
 int i, j; // biến tự động - chỉ hiển thị trong delay ()
 for (i = 0; i <100; i ++) {// vòng lặp ngoài
   for (j = 0; j <20000; j ++) {// vòng
   lặp bền trong} // không làm gì cả
         Các biến phải được khởi tạo mỗi
         khi thủ tục được nhập vì các giá
         trị không được giữ lại khi thủ tục
         được thoát.
```

MDK-ARM (trong ví dụ của tôi): các thanh ghi được cấp phát r0, r2 cho các biến i, j

Biến tĩnh

- Được giữ lại để sử dụng trong suốt chương trình ở các vị trí RAM không phân bổ lại trong quá trình thực hiện chương trình.
- Khai báo bên trong hoặc bên ngoài một hàm
 - Nếu được khai báo bên ngoài một hàm, biến là toàn cầu trong phạm vi,
 tức là đã biết tất cả các chức năng của chương trình
 - Sử dụng khai báo "bình thường". Thí dụ: số int;
 - Nếu được khai báo trong một hàm, hãy chèn từ khóa *tĩnh* trước định nghĩa biến. Biến là địa phương trong phạm vi, tức là chỉ được biết trong chức năng này.

char bob tĩnh không dấu; áp suất int tĩnh [10];

Ví dụ về biến tĩnh

số lượng char không dấu; //biến toàn cục là tĩnh - được cấp phát một vị trí RAM cố định

```
// count có thể được tham chiếu bởi bất kỳ hàm nào
void math op ()
 {int i;
                        // biến tự động - không gian được cấp phát trên ngăn xếp khi hàm được
 int tĩnh j;
                        nhập // biến tĩnh - được cấp phát vị trí RAM cố định để duy trì giá trị // giá
 nếu (đếm == 0)
                        tri kiểm tra của số biến toàn cục
    i = 0;
                        // khởi tạo biến tĩnh j lần đầu tiên nhập vào math_op () // khởi tạo
 i = đếm:
                         biến tư động i mỗi khi nhập vào math op () // thay đổi biến tĩnh j -
i = i + i;
                         giá trị được giữ cho lần gọi hàm tiếp theo // trả về & phân bổ
                         không gian được sử dụng bởi biến tự động i
void main (void) {
 \tilde{d}em = 0;
                        // khởi tạo số lượng biến toàn cục
 trong khi (1) {
  toán_op ();
  tính ++;
                        // số lượng biến toàn cục tăng dần
 }
```

Các loại câu lệnh C

- Các phép gán biến đơn giản
 - Bao gồm truyền dữ liệu đầu vào / đầu ra
- Các phép tính toán học
- Phép toán logic / chuyển dịch
- Cấu trúc điều khiển
 - NẾU, KHI NÀO, CHO, CHỌN
- Các cuộc gọi hàm
 - Do người dùng xác định và / hoặc các hàm thư viện

Các phép tính toán học

Ví dụ C - với các toán tử số học tiêu chuẩn

```
int i, j, k;  // số nguyên có dấu 32 bit // số
uint8_t m, n, p;  không có dấu 8 bit
i = j + k;  // cộng các số nguyên 32 bit // trừ các
m = n - 5;  số 8 bit // nhân các số nguyên 32
j = i * k;  bit // thương của phép chia 8 bit //
m = n / p;  phần dư của phép chia 8 bit
m = n% p;
i = (j + k) * (i - 2); // biểu thức số học
```

```
*, /,% có mức độ ưu tiên cao hơn +, - (mức độ ưu tiên cao hơn được áp dụng 1 Ns) Ví dụ: j * k + m / n = (j * k) + (m / n)
```

Các định dạng dấu chấm động không được CPU Cortex-M3 hỗ trợ trực tiếp.

Toán tử logic song song bit

Toán tử logic song song (theo chiều dọc theo bit) tạo ra kết quả n bit của phép toán logic tương ứng:

& (VÀ)	(HOĂC)	^ (XOR) ~ (Bổ sung)
C = A & (VÀ)	В;	MỘT0 1 1 0 0 1 1 0 NS 10 1 1 0 0 1 1 NS 00 1 0 0 0 1 0
C = A N (HOĂC)	NS;	MỘT0 1 1 0 0 1 0 0 NS 0 0 0 1 0 0 0 0 NS 0 1 1 1 0 1 0 0
C = A ^ E (XOR)	3;	MỘT0 1 1 0 0 1 0 0 NS 1 0 1 1 0 0 1 1 NS 1 1 0 1 0 1 1 1
B = ~ A; (BỔ SUN	NG)	MỘTO 1 1 0 0 1 0 0 NS 1 0 0 1 1 0 1 1

Đặt bit / đặt lại / bổ sung / kiểm tra

Sử dụng "mặt nạ" để chọn (các) bit cần thay đổi

```
MÔTabcdefg NS
C = A & OxFE;
                         1 1 1 1 1 1 0 Xóa bit đã chọn của A
                  0xFF
                     NS abcdefq 0
                     MÔTabcdefg NS
C = A & 0x01:
                  0xFE
                         0000001
                                               Xóa tất cả trừ bit đã chọn của A
                     NS 0000000NS
                     MÔTabcdefg NS
C = A \mid 0x01;
                         0 0 0 0 0 0 1 Đặt bit đã chọn của A
                  0x01
                     NS abcdefg 1
                     MÔTabcdefg NS
C = A \wedge 0x01:
                 0x01
                         0.000001 Bổ sung bit đã chọn của A abcdefg NS'
```

Ví dụ về bit cho đầu vào / đầu ra

 Tạo một "xung" trên bit 0 của PORTA (giả sử bit ban đầu là 0)

```
PORTA = PORTA | 0x01; // Buộc bit 0 thành 1
PORTA = PORTA & 0xFE; // Buộc bit 0 thành 0
```

Ví dụ:

```
if ((PORTA & 0x80)! = 0) //Hoặc: ((PORTA & 0x80) == 0x80)

bob (); // gọi bob () nếu bit 7 của PORTA là 1

c = PORTB & 0x04; // che tất cả trừ bit 2 của giá trị PORTB

if ((PORTA & 0x01) == 0) // kiểm tra bit 0 của PORTA

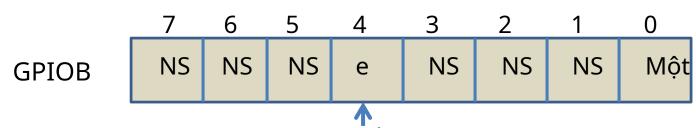
PORTA = c | 0x01; // ghi c vào PORTA với bit 0 được đặt thành 1
```

Ví dụ về định nghĩa địa chỉ thanh ghi μC trong *STM32Lxx.h*

(đọc tệp tiêu đề này để xem các chức năng ngoại vi khác)

```
# xác định PERIPH BASE
                              ((uint32 t) 0x40000000)
                                                               // Địa chỉ cơ sở ngoại vi trong bộ nhớ //
                              (PERIPH BASE + 0x20000)
# xác định AHBPERIPH BASE
                                                               Thiết bị ngoại vị AHB
/ * Đia chỉ cơ sở của các khối thanh ghi dữ liêu / điều khiển GPIO * /
# xác đinh GPIOA BASE (AHBPERIPH_BASE + 0x0000) // Đăng ký GPIOA
# xác định GPIOB BASE (AHBPERIPH BASE + 0x0400) // Đặng ký GPIOB
# xác định GPIOA ((GPIO TypeDef *) GPIOA BASE) // Con trỏ tới khối thanh ghi GPIOA
# xác định GPIOB ((GPIO_TypeDef *) GPIOB_BASE) // Con trỏ tới khối thanh ghi GPIOB
/ * Khoảng cách địa chỉ từ địa chỉ cơ sở GPIO - khối thanh ghi được định nghĩa là một "cấu trúc" * /
typedef struct
                                                                                                        * /
 IO uint32 t MODER;
                            / *! <Thanh ghi chế độ cổng GPIO,
                                                                              Đô lệch địa chỉ: 0x00
                                                                                                         * /
 _IO uint16_t OTYPER;
                                                                              Địa chỉ bù đắp: 0x04
                             / *! <Thanh ghi loại đầu ra cổng GPIO, / *!
                                                                                                         * /
                                                                                              0x06
 uint16 t RESERVED0;
                            <Dành riêng,
                                                                                                         * /
                                                                              Đia chỉ bù đắp: 0x08
 __IO uint32_t OSPEEDR; / *! <Thanh ghi tốc độ đầu ra cổng GPIO,
                                                                                                         * /
 IO uint32 t PUPDR;
                            / *! <Thanh ghi kéo lên / kéo xuống cổng GPIO, / *!
                                                                              Địa chỉ bù đắp: 0x0C
                                                                                                          * /
 _IO uint16_t IDR;
                            <Thanh ghi dữ liệu đầu vào cổng GPIO, / *! <Dành</p>
                                                                              Địa chỉ bù đắp: 0x10
 uint16 t ĐẶT CHÔ1;
                                                                                                          * /
                                                                                               0x12
                            riêng,
                                                                                                          * /
 IO uint16 t ODR;
                                                                              Địa chỉ bù đắp: 0x14
                            / *! <Thanh ghi dữ liệu đầu ra cổng GPIO, /
                                                                                               0x16
                                                                                                          * /
 uint16 t RESERVED2;
                            *! <Dành riêng,
                                                                                                          * /
 __IO uint16_t BSRRL;
                            / *! <Đặt bit cổng GPIO / đặt lại thanh ghi thấpBSRR, Độ lệch địa chỉ:
                                                                                                          * /
                            0x18 / *! <Đặt bit cổng GPIO / đặt lại thanh ghi caoBSRR, Độ lệch địa chỉ:
 IO uint16 t BSRRH;
                                                                                                           * /
 __IO uint32 t LCKR;
                            0x1A / *! <Thanh ghi khóa cấu hình cổng GPIO, Độ lệch địa chỉ: 0x1C
 __IO uint32_t AFR [2];
                                                                              Đô lệch địa chỉ: 0x20-0x24 * /
                            / *! <Thanh ghi thấp chức năng thay thế GPIO,
} GPIO_TypeDef;
```

Ví dụ: Các bit cổng I / O (sử dụng nửa dưới của GPIOB)



Chuyển kết nối với bit 4 (PB4) của GPIOB

```
// Loại không dấu 16 bit vì GPIOB IDR và ODR = 16 bit
uint16 t sw;
                                  // sw = xxxxxxxxhqfedcba (8 bit trên từ PB15-PB8)
sw = GPIOB-> IDR;
sw = GPIOB -> IDR & 0x0010; // sw = 000e0000 (che tất cả trừ bit 4)
                                  // Kết quả là sw = 00000000 hoặc 00010000 // KHÔNG BAO GIỜ
                                  ĐÚNG cho sw trên, là 000e0000 // TRUE nếu e = 1 (bit 4 trong kết
n\acute{e}u (sw == 0x01)
if (sw == 0x10)
                                  quả của PORTB & 0x10) // TRUE nếu e = 0 trong PORTB & 0x10 (sw =
n\tilde{e}u (sw == 0)
                                  00000000) // TRUE n\(\text{re}\) u = 1 trong PORTB & 0x10 (sw = 0001)
nếu (sw! = 0)
                                  0000) // Ghi vào 16 bit của GPIOB; kết quả là 01011010 // Chỉ đặt bit
                                  e thành 1 trong GPIOB (GPIOB bây giờ là hgf1dcba) // Chỉ đặt lại bit
GPIOB-> ODR = 0x005a;
GPIOB-> ODR \mid = 0x10;
                                  e thành 0 trong GPIOB (GPIOB bây giờ là hgf0dcba)
GPIOB-> ODR & = \sim 0x10;
if ((GPIOB -> IDR \& 0x10) == 1)
                                      // TRUE néu e = 1 (bit 4 của GPIOB)
```

Các toán tử thay đổi

Toán tử Shift:

```
x >> y (dịch phải toán hạng x theo vị trí bit y)
```

x << y (dịch trái toán hạng x theo vị trí bit y) Các bit trống được điền bằng 0.

Chuyển nhanh sang phải / trái để nhân / chia theo lũy thừa của 2

```
MÔT1 0 1 0 1 1 0 1
B = A << 3:
                              NS 01101000
(Dich trái 3 bit)
                              MÔT1 0 1 1 0 1 0 1
B = A >> 2;
                              NS 00101101
(Dich sang phải 2 bit)
                              B = 0.0110001 (ASCII 0x31) C = 0.0110
B = '1':
                              1 0 1 (ASCII 0x35)
C = '5';
D = (B << 4) \mid (C \& 0x0F);
        (B << 4)
                          = 0 0 0 1 0 0 0 0
      (C \& OxOF)
                       = 0 0 0 0 0 1 0 1
                 NS
                          = 0 0 0 1 0 1 0 1 (Đóng gói BCD 0x15)
```

C cấu trúc điều khiển

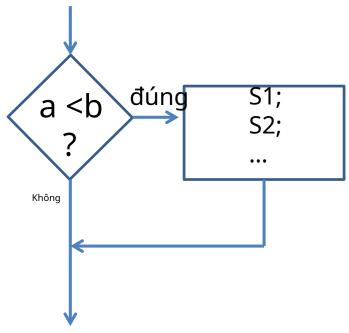
- Kiểm soát thứ tự thực hiện các lệnh (luồng chương trình)
- Thực hiện có điều kiện
 - Thực thi một tập hợp các câu lệnh nếu một số điều kiện được đáp ứng
 - Chọn một tập hợp các câu lệnh sẽ được thực thi từ một số tùy chọn, tùy thuộc vào một hoặc nhiều điều kiện
- Thực hiện lặp đi lặp lại
 - Thực hiện lặp đi lặp lại một tập hợp các câu lệnh
 - Một số lần được chỉ định, hoặc
 - Cho đến khi một số điều kiện được đáp ứng, hoặc
 - Trong khi một số điều kiện là đúng

Cấu trúc IF-THEN

 Thực thi một tập hợp các câu lệnh nếu và chỉ khi một số điều kiện được đáp ứng

```
Diều kiện TRUE / FALSE

if (a <b)
{
    câu lệnh s1;
    câu lệnh s2;
    ....
}
```



Toán tử quan hệ

• Kiểm tra mối quan hệ giữa hai biến / biểu thức

Thử nghiệm	Điều kiện ĐÚNG	Ghi chú
(m == b)	m bằng b	Đôi =
(m! = b)	m không bằng	
(m <b)< td=""><td>bm nhỏ hơn b</td><td>1</td></b)<>	bm nhỏ hơn b	1
(m <= b)	m nhỏ hơn hoặc bằng	1
(m>b)	bm lớn hơn b	1
(m > = b)	m lớn hơn hoặc bằng b 1 m	
(NS)	khác không	
(1)	luôn luôn đúng	
(0)	luôn SAI	

1. Sử dụng trình biên dịch đã ký hoặc chưa ký so sánh, trong phù hợp với Loại dữ liệu

Thí dụ:

```
char không dấu a, b;
int j, k;
if (a <b) - unsigned
if (j> k) - sign
```

Toán tử boolean

 Toán tử boolean && (Và và | | (HOẶC) tạo ra kết quả TRUE / FALSE khi kiểm tra nhiều điều kiện TRUE / FALSE

```
if ((n> 1) && (n <5)) // kiểm tra n từ 1 đến 5
if ((c = 'q') | | (c = 'Q')) // kiểm tra c = chữ thường hoặc chữ hoa Q
```

 Lưu ý sự khác biệt giữa Boolean toán tử &&, || và logic bitwise toán tử &, |

```
nếu (k && m) // kiếm tra nếu k và m đều TRUE (các giá trị khác 0)

nếu (k & m) // tính theo bitwise AND giữa m và n, //<u>sau đó</u> kiểm

tra xem kết quả có khác 0 hay không (TRUE)
```

Lỗi chung

 Lưu ý rằng == là một toán tử quan hệ, trong khi = là một toán tử gán.

```
nếu (m == n) // kiểm tra sự bình đẳng của các giá trị của biến m và n

nếu (m = n) //chỉ địnhgiá trị của n thành biến m, và sau đó

// kiểm tra xem giá trị đó có phải là TRUE (khác không)
```

Dạng thứ hai là một lỗi phổ biến (bỏ qua dấu bằng thứ hai) và thường tạo ra kết quả không mong muốn, cụ thể là điều kiện TRUE nếu n là 0 và FALSE nếu n khác 0.

Cấu trúc IF-THEN-ELSE

 Thực thi một tập hợp các câu lệnh nếu một điều kiện được đáp ứng và một tập hợp thay thế nếu điều kiện không được đáp ứng.

```
if (a == 0)
{
    câu lệnh s1;
    câu lệnh s2;
}

khác
{
    câu lệnh s3;
    câu lệnh s4:
}
```

Ví dụ về hợp ngữ IF-THEN-ELSE HCS12 so với C

AD PORT: EQU \$ 91; Cổng dữ liêu A / D EQU 128; Nhiệt độ tối đa EQU 0; MAX TEMP: Bits cho van tắt VALVE OFF: EQU 1; Bits cho van trên EQU VALVE ON: \$ 258; Cổng P cho van VALVE PORT: ; Nhân nhiệt đô Phiên bản C: Idaa AD PORT ; NÊU Nhiệt độ> Tối đa Cho phép cmpa #MAX_TEMP # xác định MAX TEMP 128 bls ELSE_PART # xác định VALVE OFF 0 ; SAU ĐÓ, tắt van nước # xác định VALVE_ON 1 Idaa VALVE OFF staa VALVE PORT nếu (AD PORT <= MAX TEMP) áo ngực END IF VALVE PORT = VALVE OFF; ; ELSE Bât van nước khác ELSE_PART: VALVE PORT = VALVE ON; Idaa VALVE ON staa VALVE PORT END IF: ; KẾT THÚC NẾU nhiệt độ> Tối đa cho phép

Liên kết ELSE không rõ ràng

```
nếu (n> 0)
   nếu (a> b)
      z = a;
khác // else đi với gần nhất trước "if" (a> b)
   z = b;
nếu (n> 0) {
   nếu (a> b)
                        Dấu ngoặc nhọn buộc liên kết thích hợp
      z = a;
} khác { // else đi với "if" đầu tiên (n> 0)
   z = b;
```

Nhiều cấu trúc ELSE-IF

 Quyết định đa chiều, với các biểu thức được đánh giá theo thứ tự cụ thể

```
nếu (n == 1)
câu lệnh1; // làm nếu n == 1
khác nếu (n == 2)
câu lệnh2; // làm nếu n == 2
khác nếu (n == 3)
câu lệnh3; // làm nếu n == 3
khác
câu lệnh4; // thực hiện nếu có bất kỳ giá trị nào khác của n (không có giá trị nào ở trên)
```

Bất kỳ "câu lệnh" nào ở trên đều có thế được thay thế bằng một tập hợp các câu lệnh: {s1; s2; s3; ...}

Tuyên bố SWITCH

 Thay thế nhỏ gọn cho cấu trúc ELSE-IF, cho quyết định đa đường kiểm tra một biến hoặc biểu thức cho một số giá trị không đổi

```
/* ví dụ tương đương với ví dụ trên trang trình bày

trước đó * / switch (n) {// n là biến được kiểm tra

case 0: statement1; // do if n == 0

case 1: statement2; // do if n == 1

case 2: statement3; // làm nếu n == 2

default: statement4; // nếu cho bất kỳ giá trị n nào khác

}

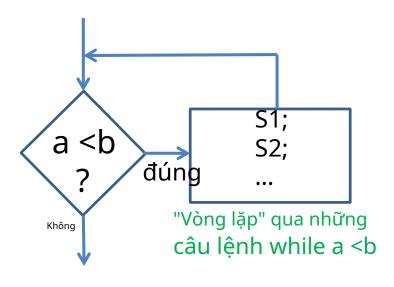
Bất kỳ "câu lệnh" nào ở trên đều có thể được thay thế bằng một tập

hợp các câu lệnh: {s1; s2; s3; ...}
```

Cấu trúc vòng lặp WHILE

 Lặp lại một tập hợp các câu lệnh (một "vòng lặp") miễn là như một số điều kiện được đáp ứng

```
while (a <b)
{
    câu lệnh s1;
    câu lệnh s2;
    ....
}
```



Một cái gì đó cuối cùng phải gây ra a> = b, để thoát khỏi vòng lặp

Ví dụ về vòng lặp WHILE: Ngôn ngữ hợp ngữ C so với HCS12

```
Phiên bản C:
# xác định MAX_ALLOWED 128
# xác định LIGHT_ON 1
# xác định LIGHT_OFF 0
trong khi (AD PORT <= MAX ALLOWED) {
   LIGHT PORT = LIGHT ON;
  trì hoãn();
  LIGHT PORT = LIGHT OFF;
  trì hoãn();
```

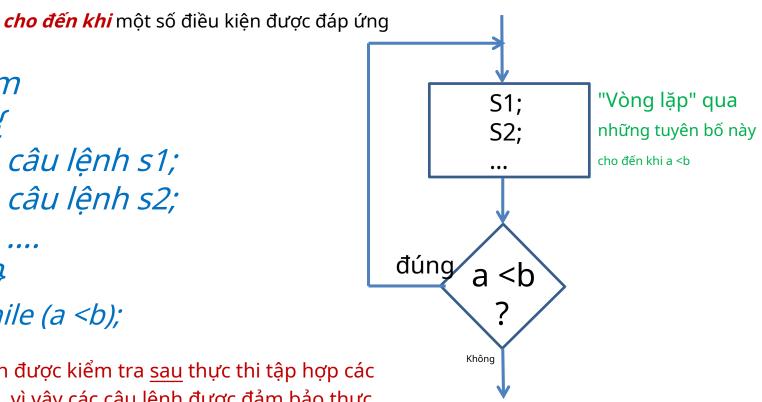
```
QUA_NG CÁO: EQU $ 91; A / D Cổng dữ liệu
MAX ALLOWED: EQU 128; Nhiệt độ tối đa
LIGHT ON: EQU 1
LIGHT OFF: EQU 0
LIGHT PORT: EQU $ 258; Cổng
P; - - -
; Nhân nhiệt độ từ A / D
    Idaa AD PORT
; KHI nhiệt độ> tối đa cho phép
WHILE START:
    cmpa MAX ALLOWED
    bls END WHILE
; NÊN - Đèn flash bật 0,5 giây, tắt 0,5 giây
    Idaa LIGHT ON
    staa LIGHT_PORT; Biến độ trễ jsr
    ánh sáng; Độ trễ 0,5 giây
    Idaa LIGHT OFF
    staa LIGHT_PORT; Tắt đèn trễ jsr
; Kết thúc nhấp nháy đèn, Nhận nhiệt độ từ A / D
    Idaa AD PORT
; END DO
          WHILE START
    áo lót
END WHILE:
```

Cấu trúc vòng lặp DO-WHILE

Lặp lại một tập hợp các câu lệnh (một "vòng lặp")

```
làm
   câu lệnh s1;
   câu lệnh s2;
while (a <b);
```

Điều kiện được kiểm tra <u>sau</u> thực thi tập hợp các câu lệnh, vì vậy các câu lệnh được đảm bảo thực thi ít nhất một lần.



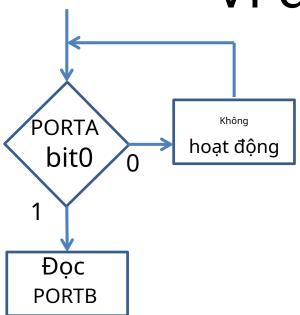
Ví dụ DO-WHILE

```
; Phiên bản hợp ngữ HCS12; LÀM
Phiên bản C:
                                            ; Đèn flash bật 0,5 giây, tắt 0,5 giây
                                                       ldaa
                                                                 BÂT ĐÈN LÊN
# xác định MAX ALLOWED 128
                                                                 LIGHT PORT; Bât đèn trễ; Đô trễ
                                                       staa
# xác định LIGHT_ON 1
                                                                 0,5 giây
                                                       isr
# xác định LIGHT_OFF 0
                                                                 TẮT ĐÈN
                                                       ldaa
                                                                 LIGHT PORT; Tắt đèn trễ
                                                       staa
                                                       isr
làm {
                                            ; Kết thúc nhấp nháy đèn
  LIGHT PORT = LIGHT ON;
                                            ; Nhận nhiệt độ từ A / D
  trì hoãn();
                                                       Idaa AD PORT
                                            ; END DO
  LIGHT PORT = LIGHT OFF; trì
                                                                 WHILE START
                                                       áo lót
  hoãn();
                                            ; END WHILE:
} while (AD_PORT <= MAX_ALLOWED); ; Nhiệt độ END_WHILE> tối đa cho phép
                                            ; Chương trình con giả
                                            trì hoãn: rts
```

Ví dụ về WHILE

```
/ * Thêm hai mảng 200 phần tử. * /
int M [200], N [200], P [200];
int k;
/ * Phương pháp 1 - sử dụng DO-WHILE * /
k = 0;
                                 // khởi tạo bộ đếm / chỉ mục
làm {
                                 // thêm phần tử mảng thứ
  M[k] = N[k] + P[k];
                                 k // bộ đếm tăng / chỉ số //
  k = k + 1:
} while (k < 200);
                                 lặp lại nếu k nhỏ hơn 200
/ * Phương pháp 2 - sử dụng vòng lặp WHILE
k = 0:
                                 // khởi tao bô đếm / chỉ số // thực hiên
while (k < 200) {M [k]
                                 vòng lặp nếu k nhỏ hơn 200 // thêm thứ
  = N [k] + P [k]; k =
                                 k phần tử mảng
                                 // bộ đếm / chỉ số tăng
  k + 1;
```

Ví dụ WHILE



Chờ 1 được áp dụng cho bit 0 của GPIOA và sau đó đọc GPIOB

```
trong khi ((GPIOA-> IDR & 0x0001) == 0) // kiểm tra bit 0 của GPIOA

{} // không làm gì cả & lặp lại nếu bit là 0

c = GPIOB-> IDR; // đọc GPIOB sau bit trên = 1
```

Cấu trúc vòng lặp FOR

- Lặp lại một tập hợp các câu lệnh (một "vòng lặp") trong khi một số điều kiện được đáp ứng
 - thường là một số lần lặp lại nhất định

```
Điều kiện cho

Khởi tạo

chấp hành

vì (m = 0; m <200; m ++) {

câu lệnh s1;

câu lệnh s2;

}
```

Cấu trúc vòng lặp FOR

 Vòng lặp FOR là một dạng nhỏ gọn hơn của cấu trúc vòng lặp WHILE

Ví dụ về cấu trúc FOR

```
/ * Đọc 100 giá trị 16 bit từ GPIOB vào mảng C * /
/ * Bit 0 của GPIOA (PA0) là 1 nếu dữ liệu đã sẵn sàng và 0 nếu không * /
uint16_t c [100];
uint16_t k;
for (k = 0; k < 200; k ++) {
     while ((GPIOA-> IDR & 0x01) == 0) // lặp lại cho đến khi PA0 = 1
                                        // không làm gì nếu PA0 = 0 //
     c[k] = GPIOB \rightarrow IDR;
                                        đọc dữ liệu từ PB [15: 0]
```

Ví dụ về cấu trúc FOR

/ * Vòng lặp FOR lồng nhau để tạo độ trễ thời gian * /

```
      for (i = 0; i < 100; i ++) {</td>
      // thực hiện vòng lặp bên ngoài 100 lần

      for (j = 0; j < 1000; j ++) { // thực hiện vòng lặp bên trong 1000 lần</td>

      // không làm gì trong vòng lặp bên trong
```

Hàm C

- Chức năng phân vùng các chương trình lớn thành một tập hợp các tác vụ nhỏ hơn
 - Giúp quản lý độ phức tạp của chương trình
 - Các tác vụ nhỏ hơn dễ thiết kế và gỡ lỗi hơn
 - Các chức năng thường có thể được sử dụng lại thay vì bắt đầu lại
 - Có thể sử dụng "thư viện" các hàm do 3 phát triển rd các bữa tiệc, thay vì thiết kế của riêng bạn

Hàm C

- Một chức năng được "gọi" bởi một chương trình khác để thực hiện một tác vụ
 - Các hàm số có thể trả về một kết quả cho người gọi
 - Một hoặc nhiều đối số có thể được chuyển cho hàm / thủ tục

Định nghĩa hàm

```
Loại giá trị được trả
                          Các thông số đã vượt qua
 lại cho người gọi *
                          bởi người gọi
int math func (int k; int n)
 int j;
                       // biến cục bộ
j = n + k - 5;  // nội dung hàm
                      // trả về kết quả
 return (j);
```

^{*} Nếu không có giá trị trả về, hãy chỉ định "void"

Đối số hàm

- Chương trình gọi có thể chuyển thông tin đến một hàm theo hai cách
 - Qua giá trị: truyền một hằng số hoặc một giá trị biến
 - hàm có thể sử dụng, nhưng không thể sửa đổi giá trị
 - Qua thẩm quyền giải quyết: truyền địa chỉ của biến
 - hàm có thể vừa đọc vừa cập nhật biến
 - Giá trị / địa chỉ thường được chuyển đến hàm bằng cách đẩy chúng vào hệ thống cây rơm
 - Hàm lấy thông tin từ ngăn xếp

Ví dụ - chuyển theo giá trị

```
/ * Hàm tính x<sub>2</sub> * /
int square (int x) { // giá trị được truyền là kiểu int, trả về giá trị int
  int y;
                         // biến cục bộ - phạm vi giới hạn ở hình vuông //
  V = X * X;
                         sử dụng giá trị đã truyền
                         // trả về kết quả
  return (x);
void main {
  int k, n;
                      // biến cục bộ - phạm vi giới hạn cho main
  n = 5;
                     // truyền giá trị của n, gán n bình phương cho k
 k = hình vuông (n);
 n = hình vuông (5); // truyền giá trị 5, gán 5 bình phương cho n
```

Ví dụ - chuyển qua tham chiếu

```
/ * Hàm tính x<sub>2</sub> * /
hình vuông rồng (int x, int * y) { // giá trị của x, địa chỉ của y
                        // ghi kết quả vào vị trí có địa chỉ là y
void main {
                   // biến cục bộ - phạm vi giới hạn cho main
 int k, n;
 Quảng trường(n, & k); // tính toán bình phương n và đặt kết quả là k
 Quảng trường(5 & n); // tính toán 5 bình phương và đặt kết quả là n
Ở trên, chủ chốt kể Quảng trường vị trí của biến cục bộ của nó,
để Quảng trường có thể ghi kết quả vào biến đó.
```

Ví dụ - nhận các byte dữ liệu nối tiếp

```
/* Đặt chuỗi các byte SCI đã nhận vào một mảng * /

Int rcv_data [10]; // mảng biến toàn cục cho dữ liệu đã

Int rcv_count; nhận // biến toàn cục cho # byte nhận được

void SCI_receive () {

trong khi ((SCISR1 & 0x20) == 0) {} // đợi dữ liệu mới (RDRF = 1)

rcv_data [rcv_count] = SCIDRL; // byte sang mảng từ SCI dữ liệu reg.

rcv_count ++; // cập nhật chỉ mục cho byte tiếp theo
}
```

Các hàm khác có thể truy cập dữ liệu nhận được từ mảng biến toàn cục rcv_data [].

Một số hướng dẫn trực tuyến về C

- http://www.cprogramming.com/tutorial/ ctutorial.html
- http://www.physics.drexel.edu/courses/Comp _Phys / General / C_basics /
- http://www.iu.hio.no/~mark/CTutorial/CTutorial.html
- http://www2.its.strath.ac.uk/courses/c/

Hướng dẫn sẽ được tiếp tục... ..