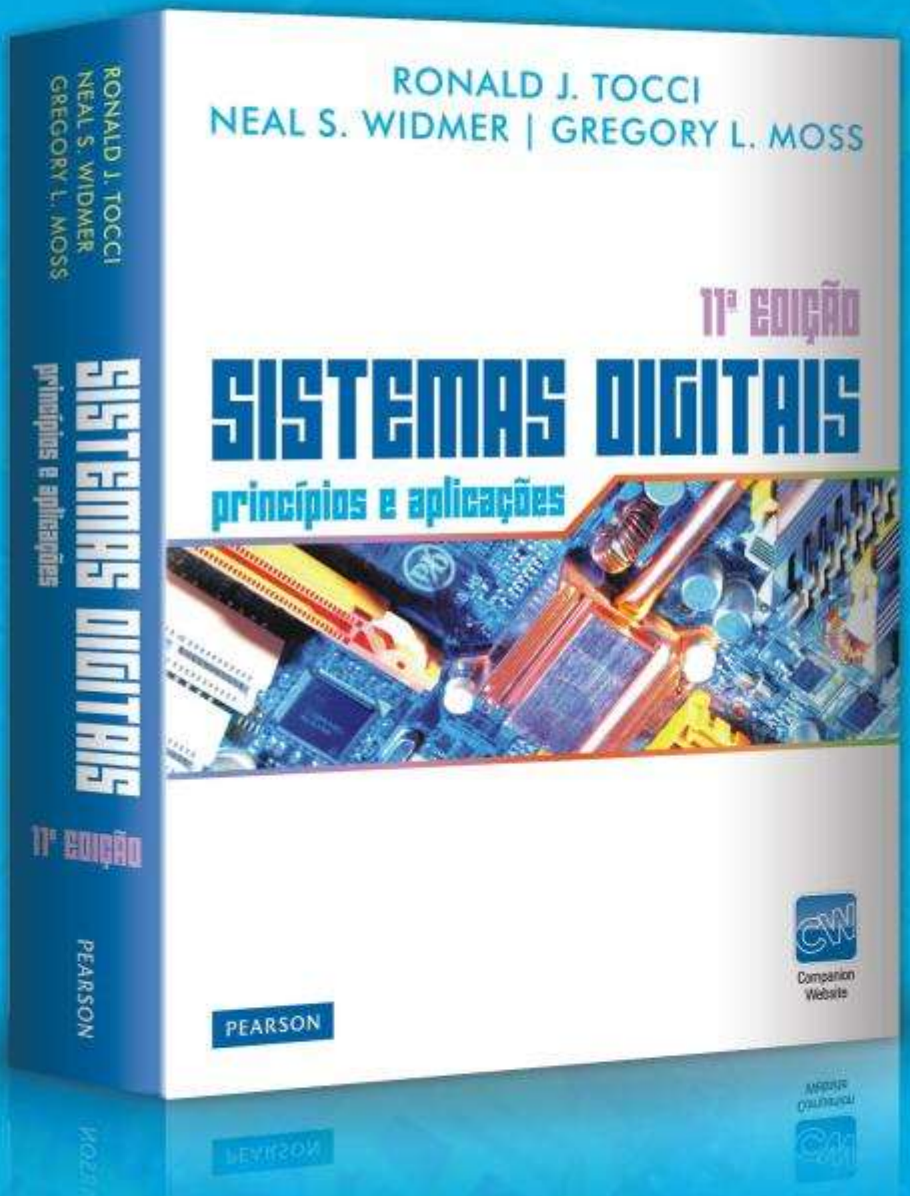
Capítulo 3

Descrevendo Circuitos Lógicos



Os temas abordados nesse capítulo são:

- Operações de tabela-verdade para AND, NAND, OR e NOR, e o circuito (INVERSOR) NOT.
- Expressão booleana para portas lógicas.
- Teoremas de DeMorgan para simplificar expressões lógicas.
- Porta Universal (NAND ou NOR) para implementar um circuito representado por uma expressão booleana.
- Conceitos de ativo – BAIXO e ativo – ALTO sinais lógicos.
- Descrever e medir o atraso no tempo de propagação .

3.1 Constantes e Variáveis Booleanas

- A álgebra booleana permite apenas dois valores: 0 e 1.
  - **Lógica 0** pode ser: *falso*, *desligado*,*baixo*, *não*, *interruptor aberto*.
  - **Lógica 1** pode ser: *verdadeira*, *ligado*, *alto*, *sim*, *interruptor fechado*.
- Três operações básicas:
  - OR, AND e NOT.

3.1 Constantes e Variáveis Booleanas

Lógico 0	Lógico 1
Falso	Verdadeiro
Desligado	Ligado
BAIXO	ALTO
Não	Sim
Aberto	Fechado

3.2 Tabelas-verdade

- A tabela-verdade descreve a relação entre as entradas e as saídas de um circuito lógico.

- O número de colunas corresponde ao número de entradas.

  Uma tabela de duas entradas teria 2^2 = quatro linhas.

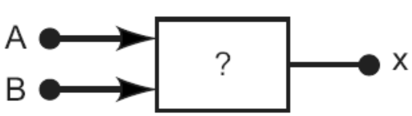
  Uma tabela de três entradas teria 2^3 = oito linhas.

3.2 Tabelas-verdade

Exemplos de tabela-verdade com duas, três e quatro entradas.

Entradas: A, B — Saída: x

A	B	x
0	0	1
0	1	0
1	0	1
1	1	0



(a)

A	B	C	x
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	1

(b)

A	B	C	D	x
0	0	0	0	0
0	0	0	1	0
0	0	1	0	0
0	0	1	1	1
0	1	0	0	1
0	1	0	1	0
0	1	1	0	0
0	1	1	1	1
1	0	0	0	0
1	0	0	1	0
1	0	1	0	0
1	0	1	1	1
1	1	0	0	0
1	1	0	1	0
1	1	1	0	0
1	1	1	1	1

(c)

3.3 Operações OR (“OU”) com portas OR

- A expressão booleana para a operação **OR** é:

$\boldsymbol{X = A + B}$ — Leia “***X*** equivale a ***A*** ou ***B***”

O sinal + não se aplica para soma, mas sim para operações **OR**.

- A operação **OR** é semelhante à adição, e quando A = 1 e B = 1, produz:

1 + 1 = 1 *não* **1 + 1 = 2**

Na expressão booleana **x = 1 + 1 + 1 = 1**…
X é verdade (1) quando *A é verdadeiro* (1) OU *B é verdadeiro* (1) OU *C é verdadeiro* (1).

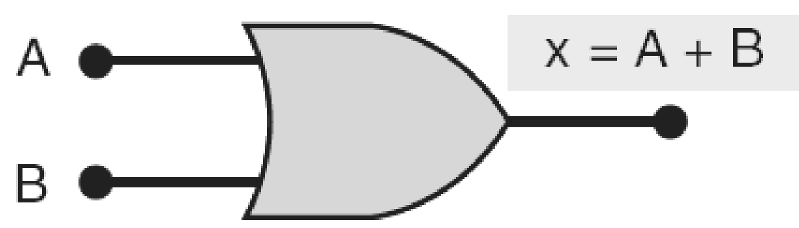
3.3 Operação OR com porta OR

Uma porta OR é um circuito com uma ou mais entradas, cuja saída é igual à combinação OR das entradas.

Tabela-verdade símbolo de circuito para duas entradas da porta OR.

OR

A	B	x = A + B
0	0	0
0	1	1
1	0	1
1	1	1

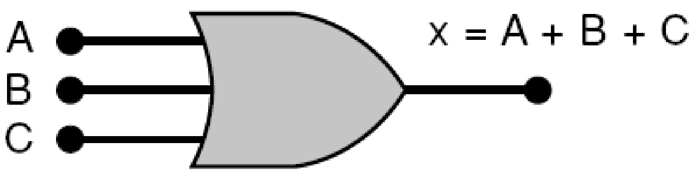


Porta OR

3.3 Operação OR com porta OR

A porta **OR** é um circuito com duas ou mais entradas, cuja saída é igual a combinação OR das entradas.

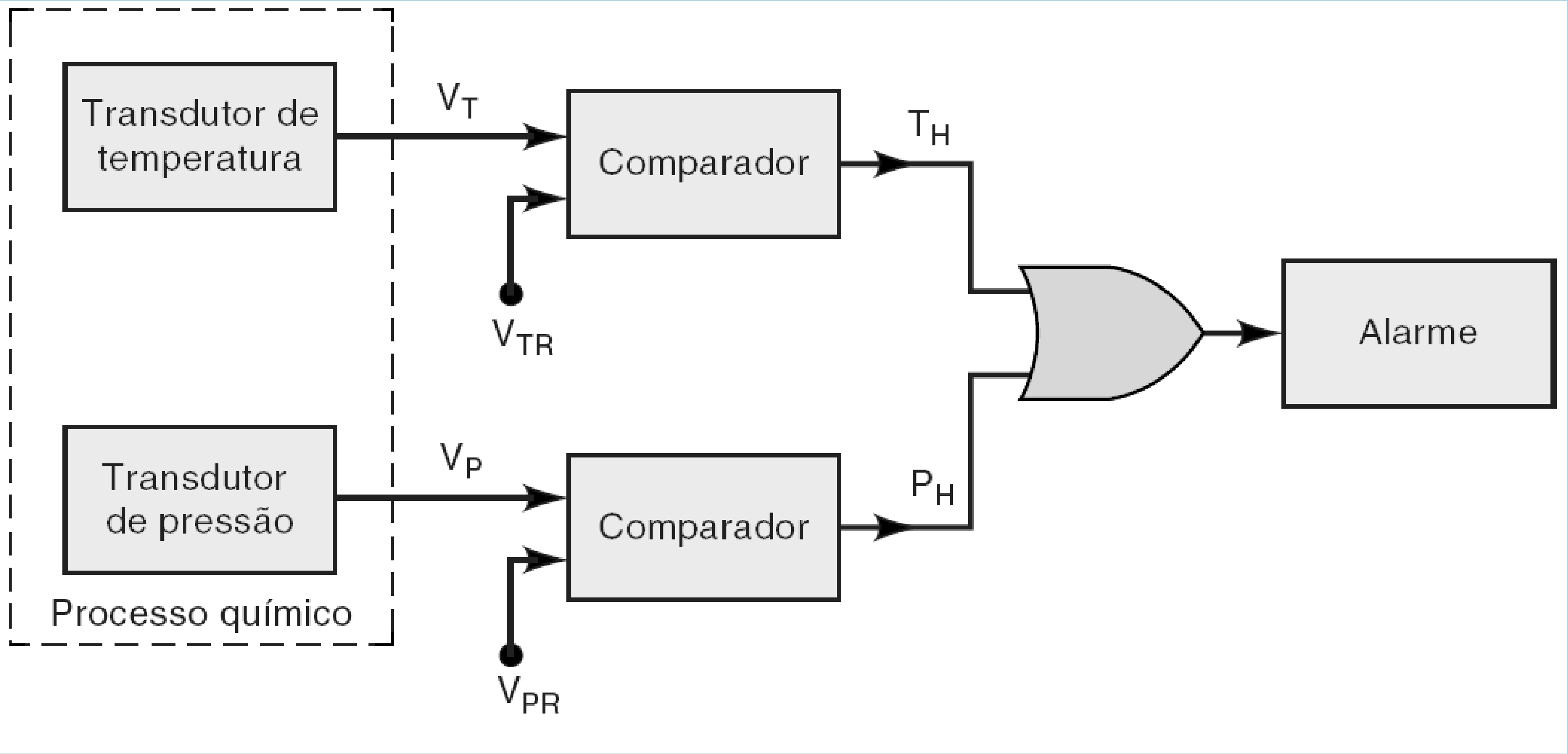
Tabela-verdade símbolo de circuito para três entradas da porta OR.



A	B	C	x = A + B + C
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

3.3 Operação OR com porta OR

Exemplo do uso de uma porta OR em um sistema de alarme.



3.4 Operação AND (“E”) com portas AND

- A operação AND é similar a multiplicação convencional.

$X = A \bullet B \bullet C$ — Leia“***X*** é igual a ***A*** e ***B*** e ***C***”.

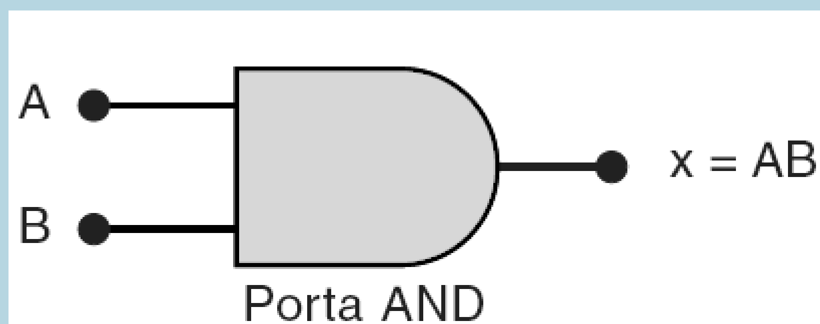
O sinal • + não se aplica para soma, mas sim para operações **AND.**

X é verdadeiro (1) quando *A* e *B* e *C são verdadeiros* (1).

AND

A	B	$x = A \cdot B$
0	0	0
0	1	0
1	0	0
1	1	1

Tabela-Verdade

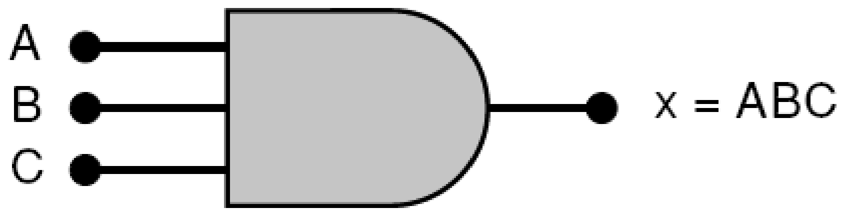


Simbolo da Porta

3.4 Operação AND com porta AND

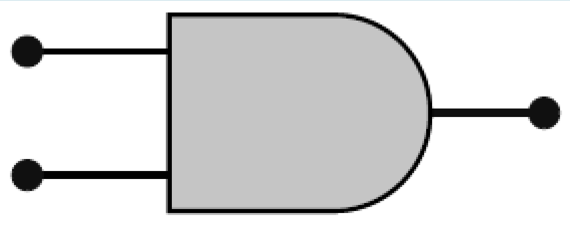
Tabela-verdade símbolo de circuito para três entradas e porta AND.

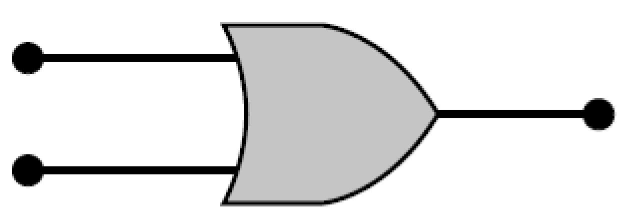
A	B	C	x = ABC
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	1



3.4 AND OR

O símbolo AND em um diagrama de circuito lógico diz que a saída será ALTO apenas quando todas as entradas forem altas.





O símbolo OR será alto quando alguma entrada for alta.

3.5 Operação NOT

- A expressão booleana para a operação NOT:

$$X = \overline{A}$$ — Leia:

"*X* equivale a **NOT** *A*".

"*X* equivale ao inverso de *A*".

"*X* equivale ao complemento de *A*".

A barra superior representa a operação NOT.

$$A' = \overline{A}$$

Outro indicador de inversão é o símbolo principal (').

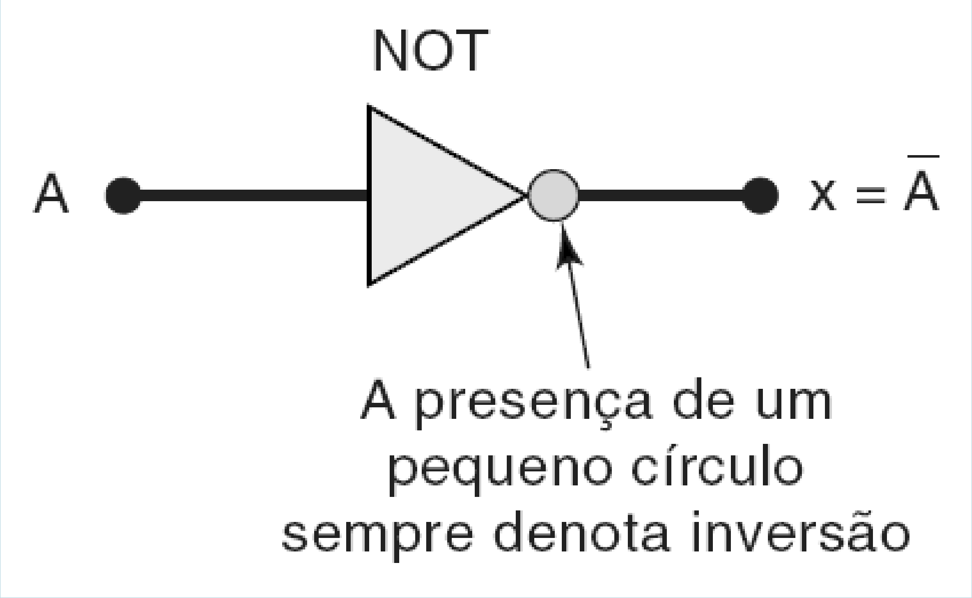
NOT

A	$x = \overline{A}$
0	1
1	0

Tabela-verdade NOT

3.5 Operação NOT

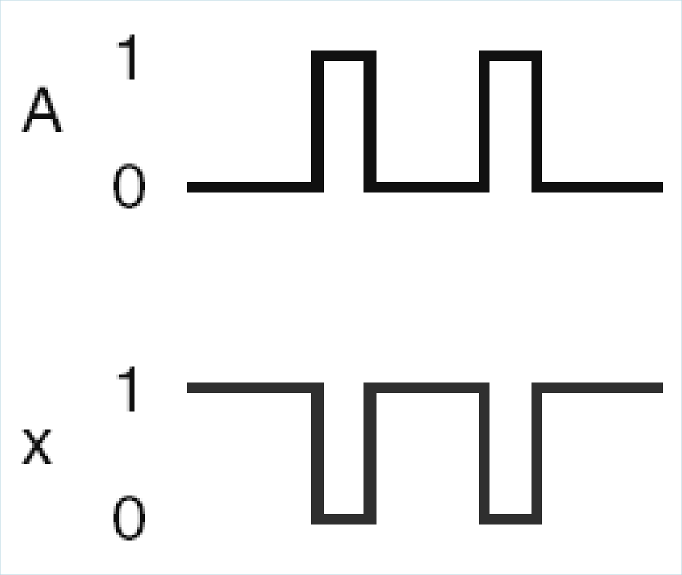
Um circuito NOT é comumente chamado de inversor.



Esses circuitos sempre têm uma única entrada, e a lógica da saída é sempre oposta ao nível da lógica da entrada.

3.5 Operação NOT

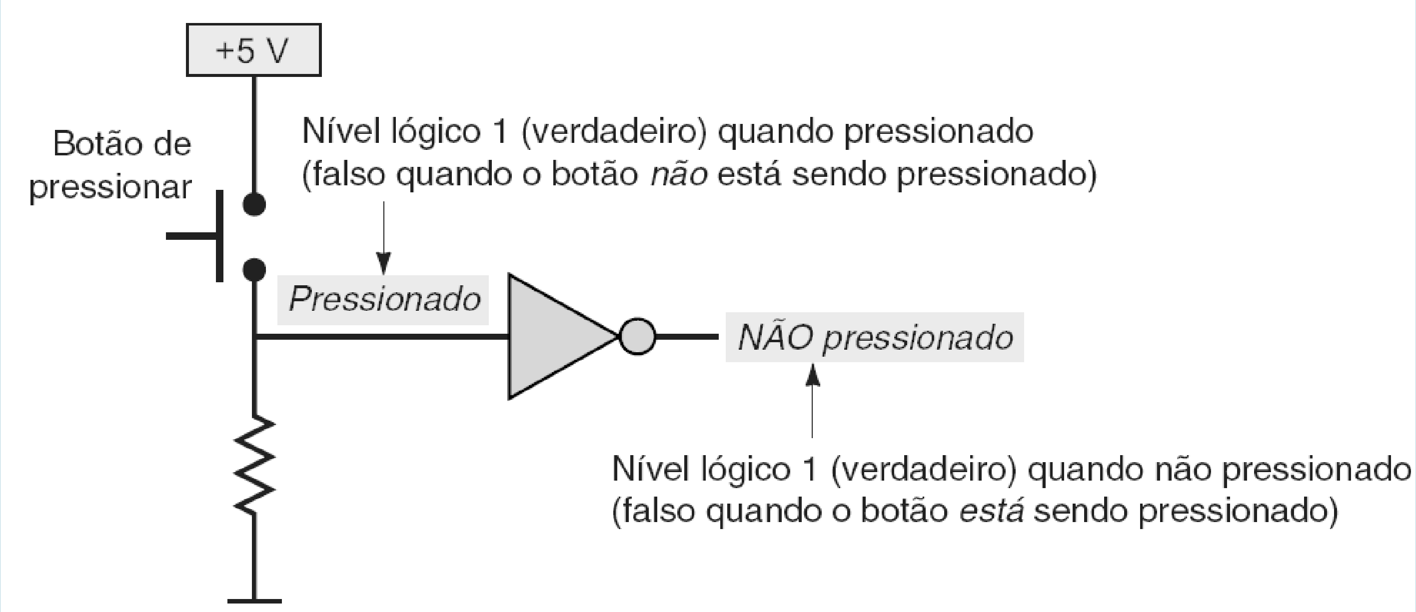
O INVERSOR inverte (complementa) o sinal da entrada, em todos os pontos, na forma de onda.



Sempre que a entrada = 0 a saída = 1 e vice-versa.

3.5 Operação NOT

Aplicação típica da porta **NOT**



O circuito fornece uma expressão que é verdadeira quando o botão não está pressionado.

Operações Booleanas

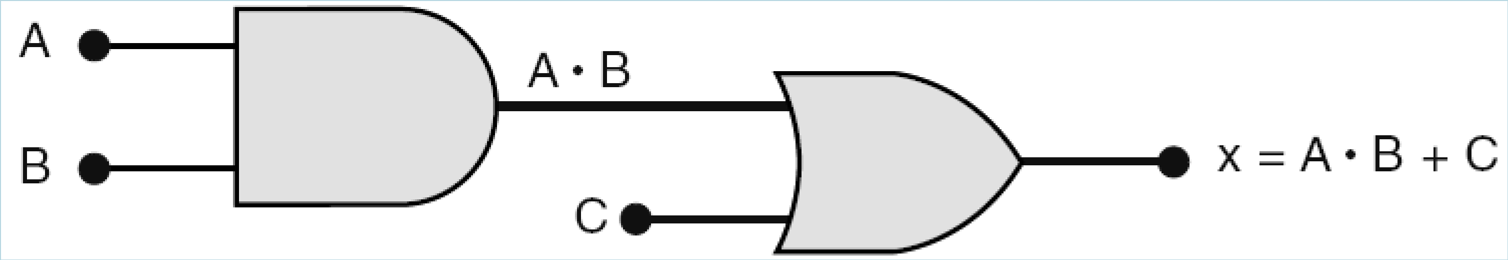
Regras resumidas para **OR**, **AND** e **NOT**

OR	*AND*	*NOT*
$0 + 0 = 0$	$0 \cdot 0 = 0$	$\overline{0} = 1$
$0 + 1 = 1$	$0 \cdot 1 = 0$	$\overline{1} = 0$
$1 + 0 = 1$	$1 \cdot 0 = 0$	
$1 + 1 = 1$	$1 \cdot 1 = 1$	

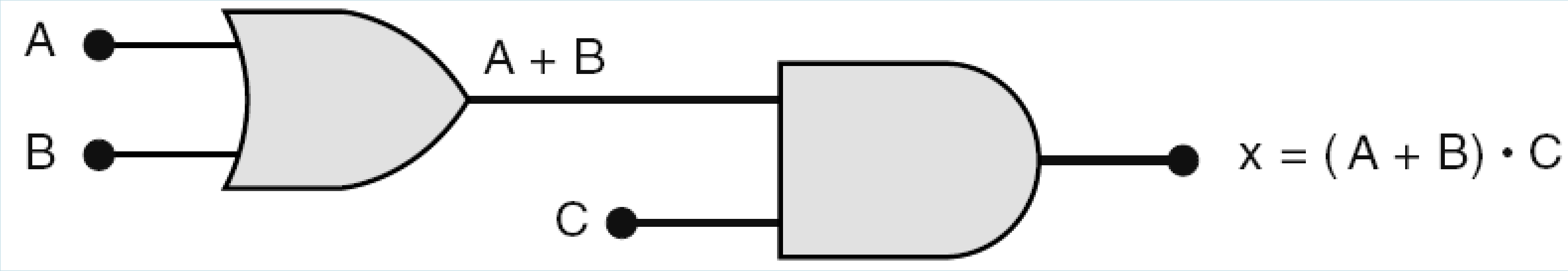
Essas três operações booleanas básicas podem descrever qualquer circuito lógico.

3.6 Descrevendo Circuitos Lógicos Algebricamente

- Se uma expressão contém ambas as portas – **AND** e **OR** – a operação **AND** irá acontecer anteriormente.



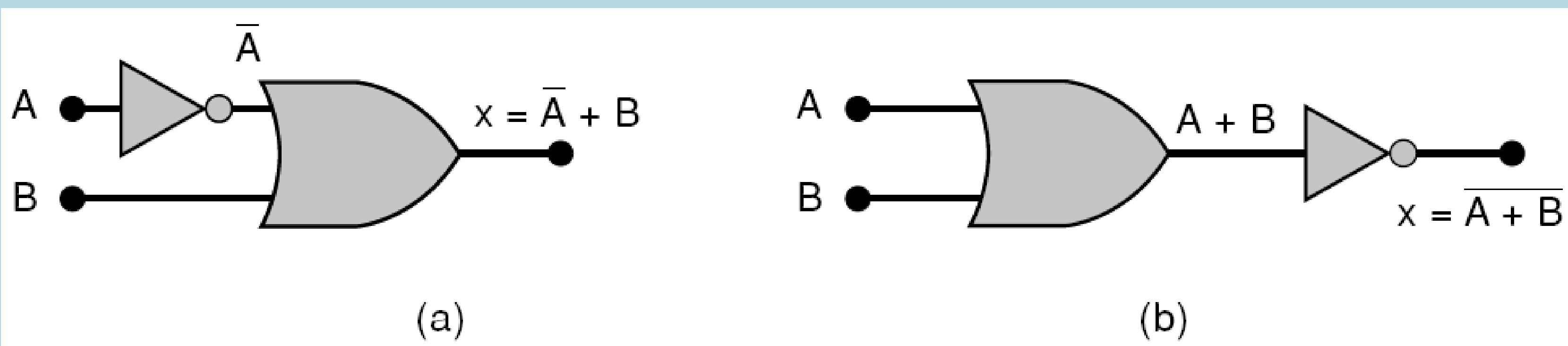
- A menos que existam parêntesis na expressão.



3.6 Descrevendo Circuitos Lógicos Algebricamente

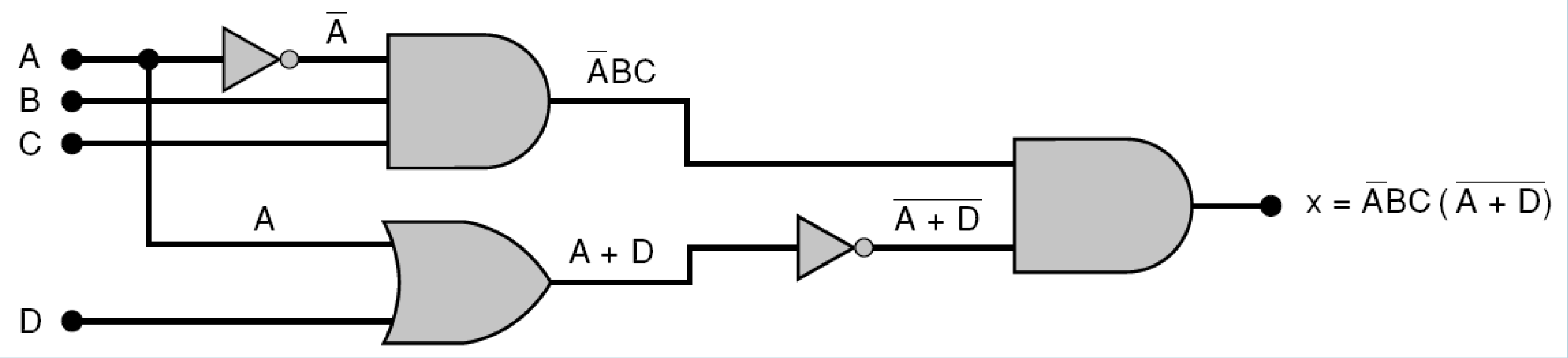
- Sempre que um INVERSOR estiver presente, a saída é equivalente a entrada, com uma barra sobre ele.

  Entrada *A* através de um inversor é igual a *A*.



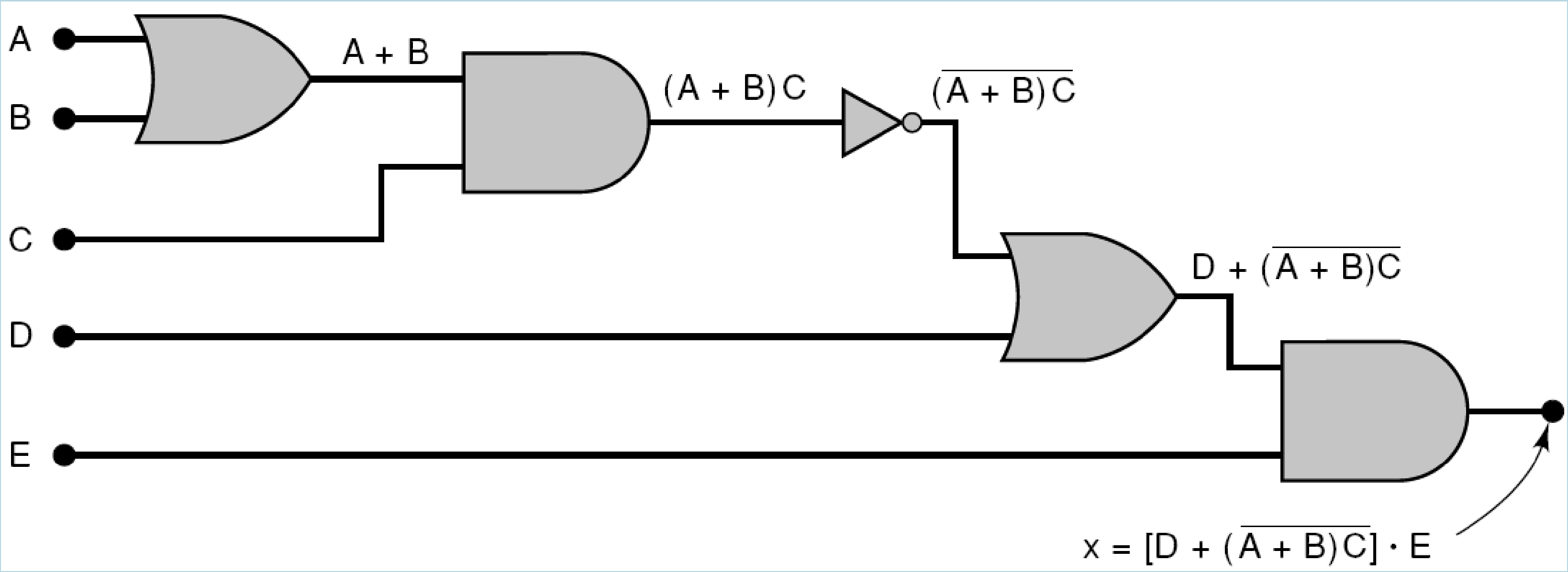
3.6 Descrevendo Circuitos Lógicos Algebricamente

- Outros exemplos…



3.6 Descrevendo Circuitos Lógicos Algebricamente

- Outros exemplos…



3.7 Avaliando as Saídas dos Circuitos Lógicos

Regras para avaliação de uma expressão booleana:

- Executar todas as inversões de termos individuais.
- Realizar todas as operações dentro de parêntesis.
- Realizar a operação **AND** antes de uma operação **OR**, a menos que os parêntesis indiquem o contrário.
- Sempre que uma expressão tiver uma barra sobre ela, realizar as operações no interior da expressão e depois inverter o resultado.

3.7 Avaliando as Saídas dos Circuitos Lógicos

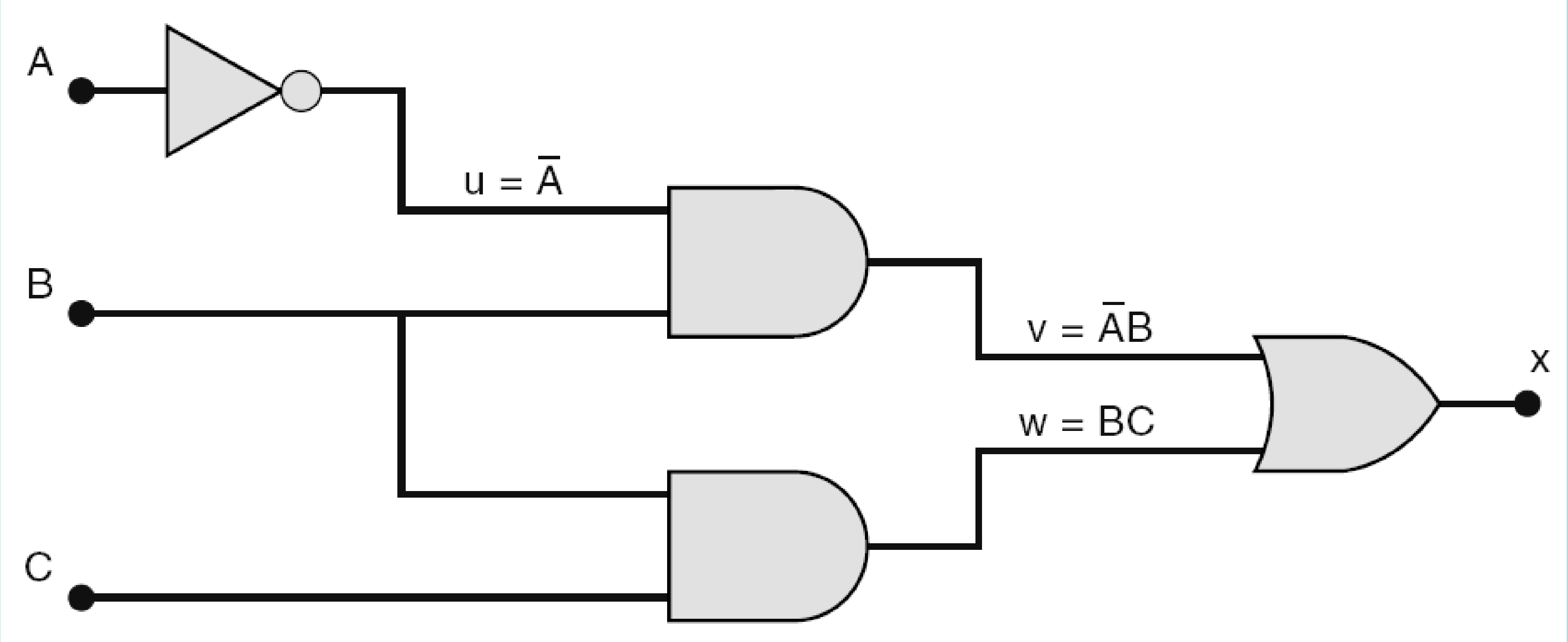
- A melhor maneira de analisar um circuito composto por várias portas lógicas é usar uma tabela-verdade.

  Ela permite analisar uma porta ou uma combinação lógica de uma só vez.

  Ela também permite verificar novamente seu trabalho.

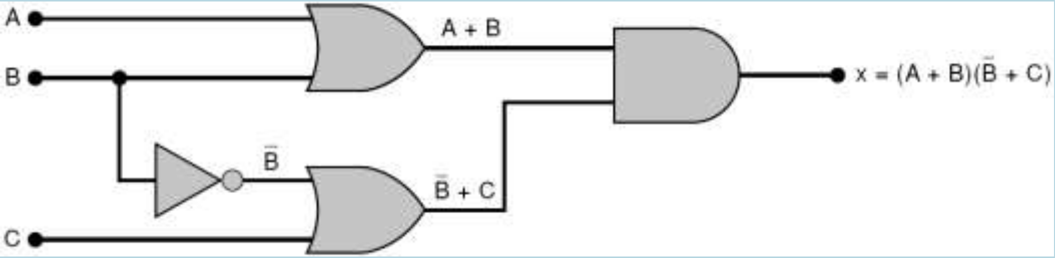
  Ao terminar, você tem um quadro de enorme benefício para solucionar o circuito lógico.

3.7 Avaliando as Saídas dos Circuitos Lógicos



3.7 Avaliando as Saídas dos Circuitos Lógicos

O primeiro passo, após listar todas as combinações de entradas, é criar uma coluna na tabela-verdade para cada sinal intermediário (nó).

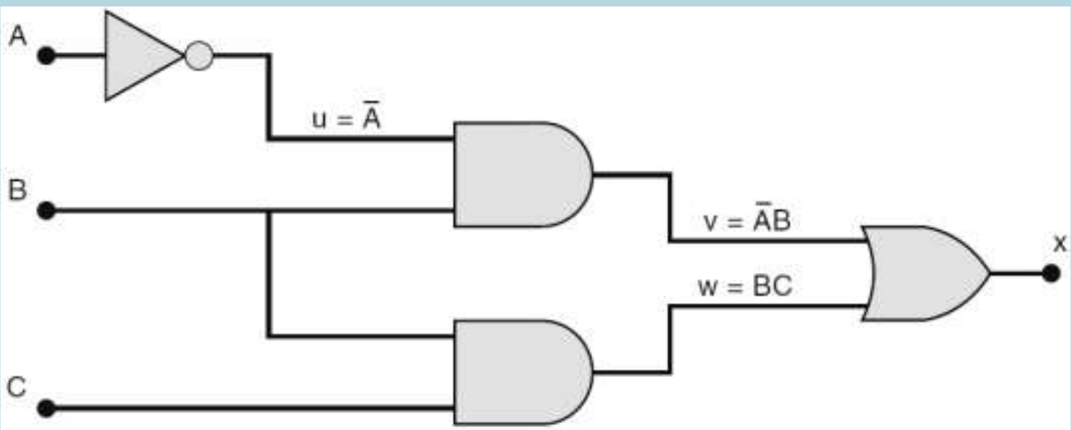


A	B	C	u= $\overline{A}$	v= $\overline{A}B$	w= BC	x= v+w
0	0	0	1			
0	0	1	1			
0	1	0	1			
0	1	1	1			
1	0	0	0			
1	0	1	0			
1	1	0	0			
1	1	1	0			

O nó *U* foi preenchido como complemento de *A*.

3.7 Avaliando as Saídas dos Circuitos Lógicos

- O próximo passo é preencher os valores para a coluna v.

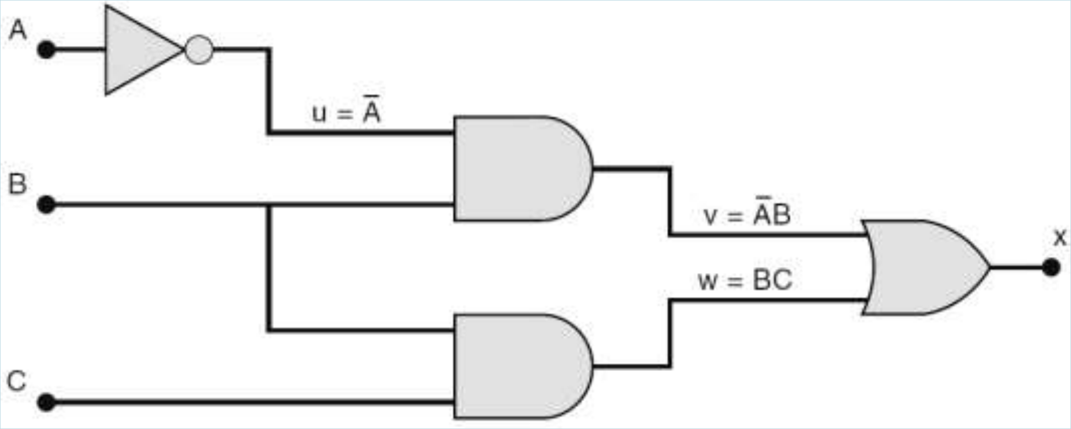


A	B	C	$u = \overline{A}$	$v = \overline{A}B$	$w = BC$	$x = v + w$
0	0	0	1	0		
0	0	1	1	0		
0	1	0	1	1		
0	1	1	1	1		
1	0	0	0	0		
1	0	1	0	0		
1	1	0	0	0		
1	1	1	0	0		

$v = AB$ — O nó v deve ser ALTO quando A (nó u) é ALTO e B é ALTO.

3.7 Avaliando as Saídas dos Circuitos Lógicos

- O terceiro passo é estimar os valores do nó *w*, o produto lógico de BC.

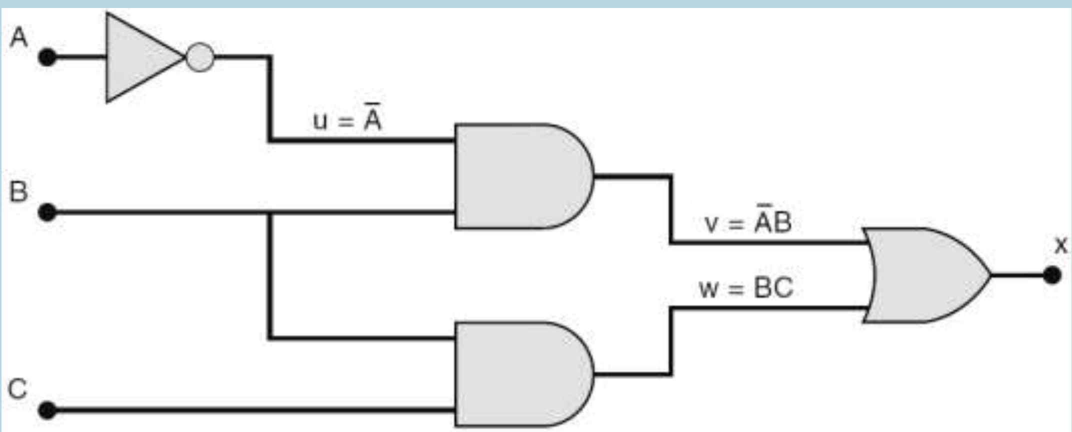


A	B	C	u= $\overline{A}$	v= $\overline{A}B$	w= BC	x= v+w
0	0	0	1	0	0	
0	0	1	1	0	0	
0	1	0	1	1	0	
0	1	1	1	1	1	
1	0	0	0	0	0	
1	0	1	0	0	0	
1	1	0	0	0	0	
1	1	1	0	0	1	

A coluna é ALTO sempre que *B* é ALTO e *C* é ALTO.

3.7 Avaliando as Saídas dos Circuitos Lógicos

- Logicamente, a etapa final é a combinação das colunas V e W para prever a *saída* x.



A	B	C	u= $\overline{A}$	v= $\overline{A}$B	w= BC	x= v+w
0	0	0	1	0	0	0
0	0	1	1	0	0	0
0	1	0	1	1	0	1
0	1	1	1	1	1	1
1	0	0	0	0	0	0
1	0	1	0	0	0	0
1	1	0	0	0	0	0
1	1	1	0	0	1	1

Desde que *x* = *v* + w, a saída *x* será ALTO quando *v* OU *w* for ALTO.

3.7 Avaliando as Saídas dos Circuitos Lógicos

- Níveis lógicos de saída podem ser determinados diretamente a partir de um diagrama de circuito.
  As saídas de cada porta são percebidas até que a saída final seja encontrada.

- Os técnicos usam esse método com frequência.

3.7 Avaliando as Saídas de Circuitos Lógicos

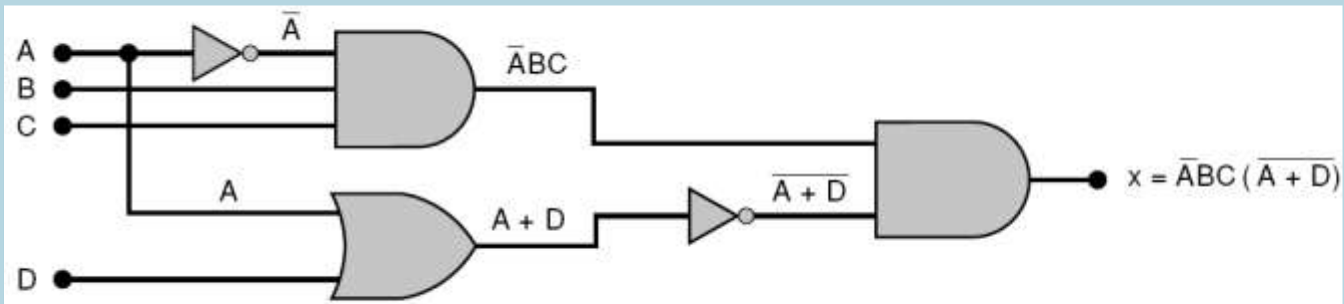


Tabela de estado lógico em cada nó do circuito mostrado

A	B	C	D	$t = \overline{A}BC$	$u = A + D$	$v = \overline{A + D}$	$x = tv$
0	0	0	0	0	0	1	0
0	0	0	1	0	1	0	0
0	0	1	0	0	0	1	0
0	0	1	1	0	1	0	0
0	1	0	0	0	0	1	0
0	1	0	1	0	1	0	0
0	1	1	0	1	0	1	1
0	1	1	1	1	1	0	0
1	0	0	0	0	1	0	0
1	0	0	1	0	1	0	0
1	0	1	0	0	1	0	0
1	0	1	1	0	1	0	0
1	1	0	0	0	1	0	0
1	1	0	1	0	1	0	0
1	1	1	0	0	1	0	0
1	1	1	1	0	1	0	0

3.8 Implementando Circuitos a partir de Expressões Booleanas

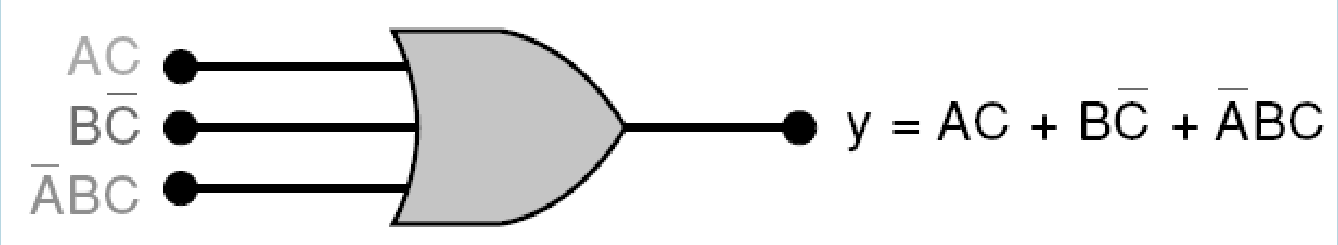
- É importante saber desenhar um circuito lógico de uma expressão booleana.

  A expressão X = A . B . C poderia ser desenhada como três entradas de uma porta AND.

  Um circuito definido por X = A + B usaria duas entradas de uma porta OR com um INVERSOR em uma das entradas.

3.8 Implementando Circuitos a partir de Expressões Booleanas

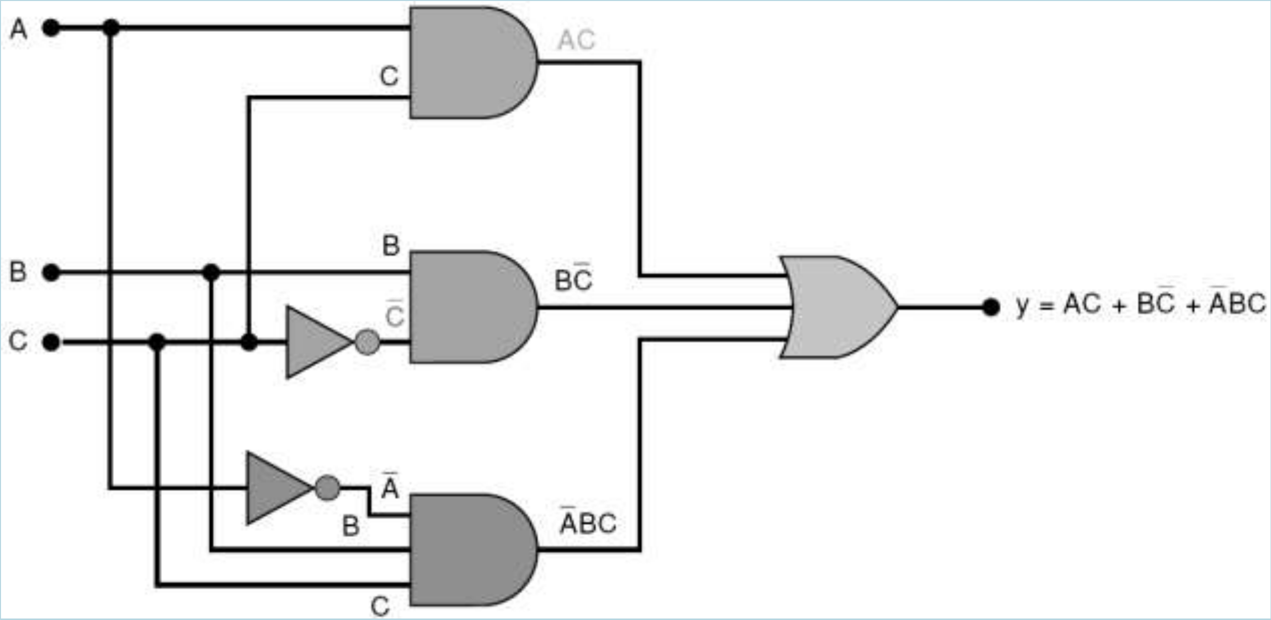
Um circuito com saída $y = AC + B\overline{C} + \overline{A}BC$ contém três termos sobre os quais é aplicada a operação OR…



…e requer uma porta OR de três entradas.

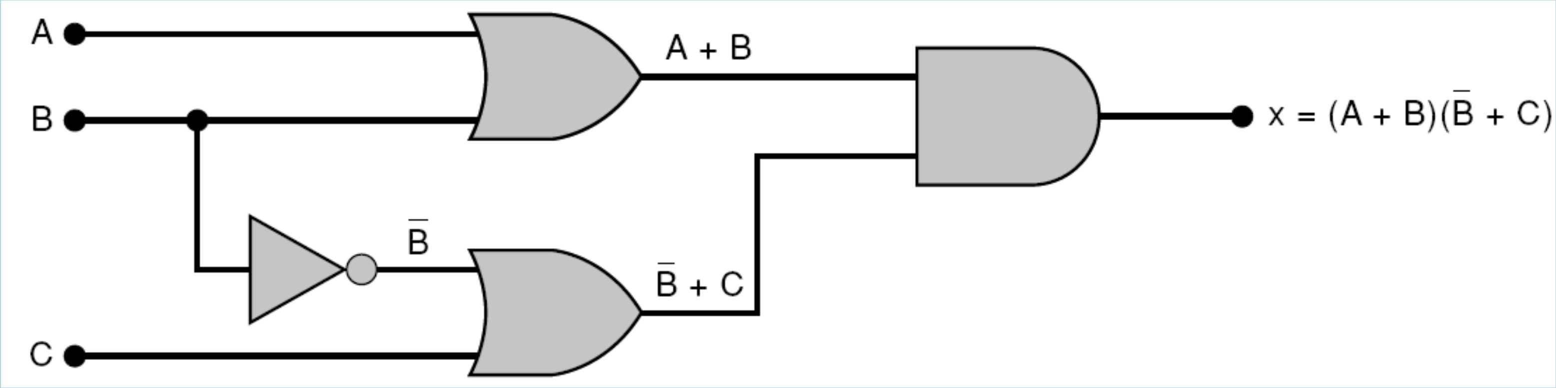
3.8 Implementando Circuitos a partir de Expressões Booleanas

- Cada entrada da porta OR é um termo do produto AND.
- Uma porta AND com entradas adequadas pode ser usada para gerar cada um desses termos.



3.8 Implementando Circuitos a partir de Expressões Booleanas

Diagrama de circuito para implementar $x = (A + B)(\overline{B} + C)$.



3.9 Portas NOR ("NÃO-OU") e Portas NAND

- Combine operações básicas **AND**, **OR e NOT** simplificando a escrita de expressões booleanas.

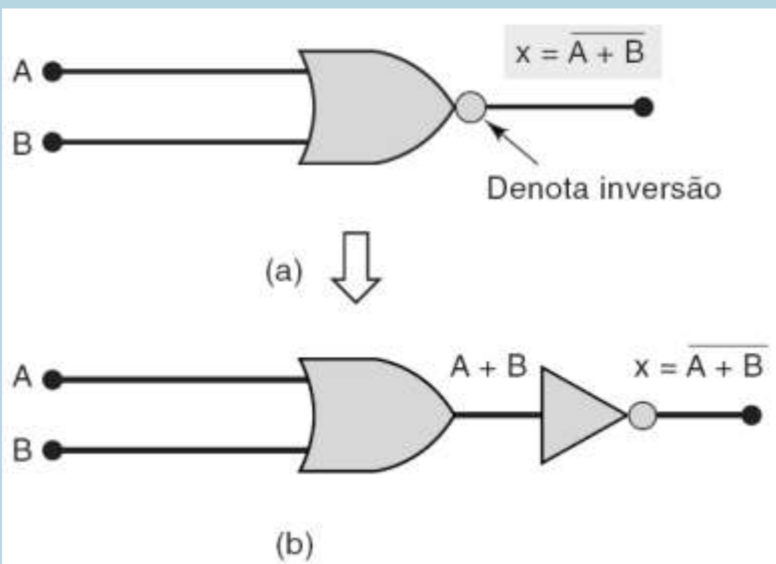
- As saídas das portas **NAND** e **NOR** podem ser encontradas ao determinar a saída de uma porta **AND** ou **OR** e invertê-la.

  As tabelas-verdade para portas **NOR** e **NAND** mostram o complemento das tabelas-verdade para portas **OR** e **AND**.

3.9 Portas NOR e Portas NAND

- A porta **NOR** é uma porta **OR** invertida.

Um “ bubble ” de inversão é colocado na saída da porta **OR**, tornando a saída da expressão booleana $\boldsymbol{x} = \overline{\boldsymbol{A} + \boldsymbol{B}}$

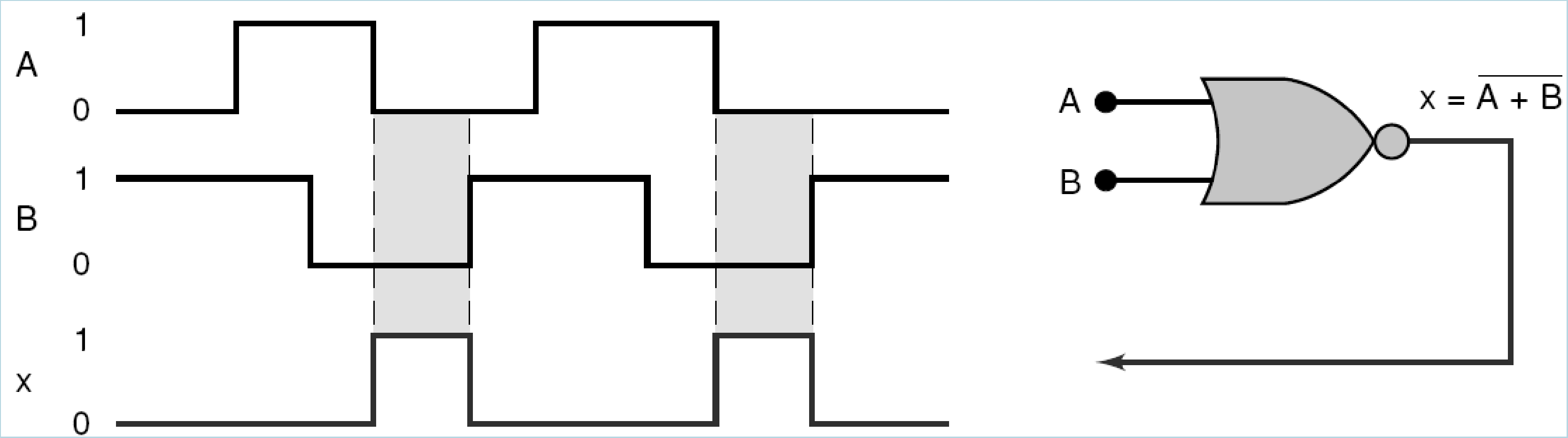


		OR	NOR
A	B	$A + B$	$\overline{A + B}$
0	0	0	1
0	1	1	0
1	0	1	0
1	1	1	0

(c)

3.9 Portas NOR e Portas NAND

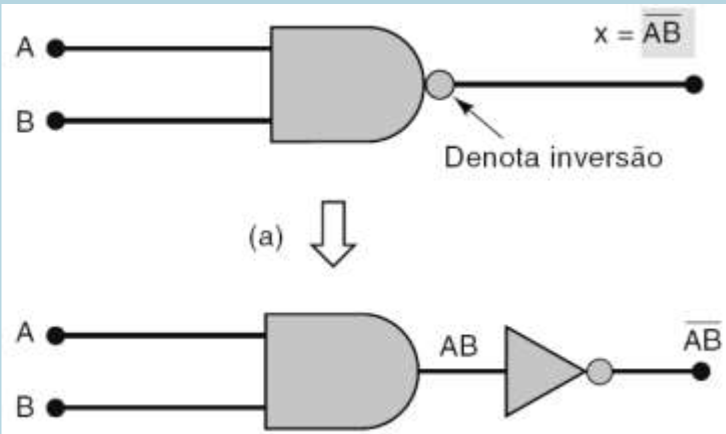
Saída de onda de uma porta **NOR** para entrada de onda.



3.9 Portas NOR e Portas NAND

- A porta **NAND** é uma porta **AND** invertida.

  Um “bubble” de inversão é colocado no output de porta **AND**, tornando o output da expressão booleana $\boldsymbol{x = \overline{AB}}$

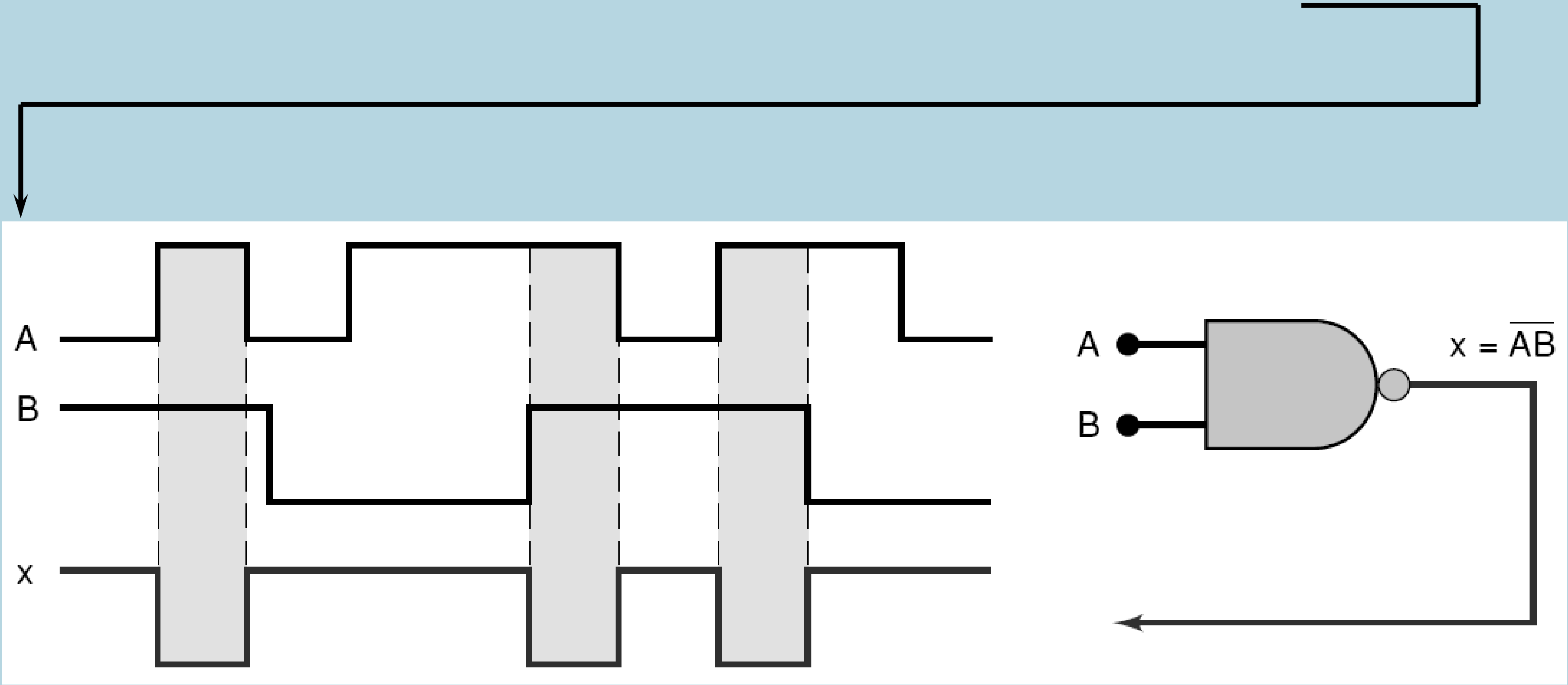


		AND	NAND
A	B	AB	$\overline{AB}$
0	0	0	1
0	1	0	1
1	0	0	1
1	1	1	0

(c)

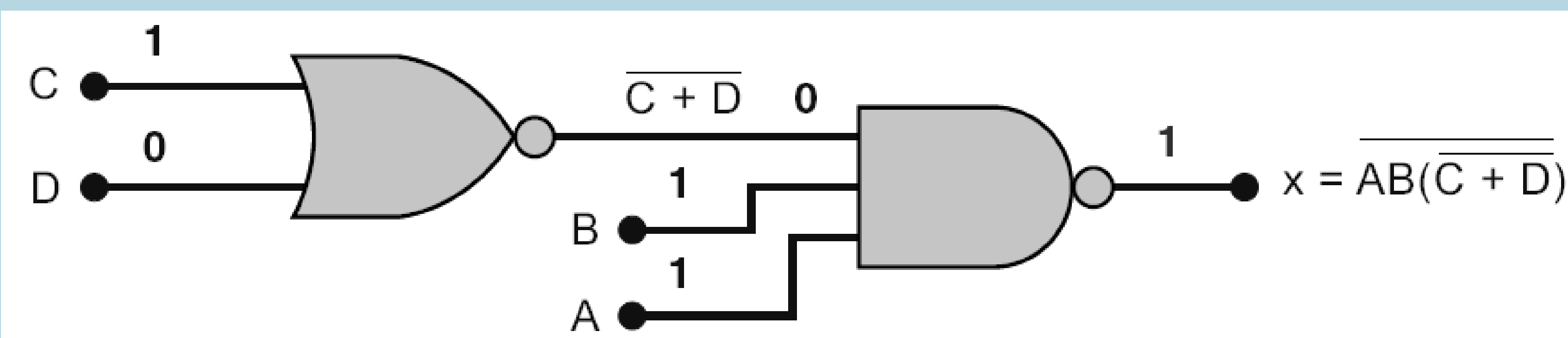
3.9 Portas NOR e Portas NAND

Saída de onda de uma porta **NAND** para entrada de onda.



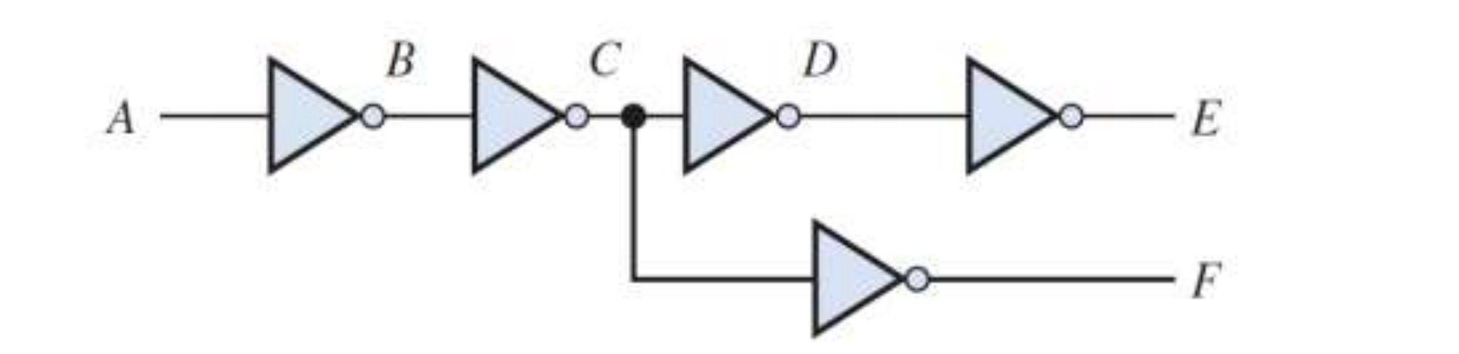
3.9 Portas NOR e Portas NAND

Circuito lógico com a expressão $\boldsymbol{x = \overline{AB \cdot (\overline{C + D})}}$ usando apenas **NOR** e **NAND**.



Exercicio:

1 – (a) Desenvolva a tabela-verdade para uma porta AND de 3 entradas.
(b) Determine o número total de combinações de entrada possíveis para uma porta AND de 4 entradas.
- **2 – Em que situação a saída de uma porta OR é nível alto? Em que situação a saída de uma porta OR é nível baixo?**
- **3 -Um circuito de inversores em cascata é mostrado na abaixo. Se um nível ALTO for aplicado no ponto A, determine os níveis lógicos nos pontos de B até F.**



Exercícios

4 – Utilizando portas lógicas desenhe o esquema do circuito para um alarme de detecção de intrusão. Considere que o sistema será instalado em uma casa com duas janelas e uma porta, com um sensor em cada janela e na porta. Os sensores das janelas apresentam saída em nível alto quando a janela está aberta, e baixo quando a janela está fechada. O sensor da porta apresenta saída nível alto quando a porta está fechada, e baixo quando a porta está aberta. O alarme deve tocar se o interruptor de ativação estiver acionado e uma das janelas ou porta for aberta.