



Tp 6b - Memoria Virtual

1. ¿Cuáles son las claves más importantes de los esquemas de paginación y segmentación sencilla?
2. ¿Qué es el conjunto residente del proceso? ¿Qué beneficios trae gestionar la carga de procesos de esta manera?
3. ¿Para qué se utiliza la región de swap? ¿qué es el trashing?
4. ¿Qué es el principio de proximidad?
5. En un esquema de memoria virtual con paginación, ¿Cómo es la estructura de una tabla de páginas? ¿Para qué sirven los bits de control P y M?
6. ¿Dónde y cómo se almacena la tabla de páginas?
7. ¿Qué es la paginación multinivel? ¿Por qué es útil?
8. ¿Cómo funcionan las tablas de páginas invertidas?
9. ¿Qué es la TLB? ¿Cuál es su utilidad? ¿Cómo funciona?
10. ¿Qué es necesario considerar a la hora de definir el tamaño de página?
11. ¿Qué implicancias tiene el esquema de segmentación de memoria?
12. ¿Cómo se implementa?
13. ¿Qué es la Segmentación paginada?
14. ¿Qué diferencias hay entre paginación bajo demanda y prepaginación?
15. ¿Es importante la ubicación en un esquema de paginación?
16. ¿Por qué es necesario el bloqueo de marcos?
17. Compare los algoritmos básicos de reemplazo.