计算机系统结构

卢雨轩 19071125

2022年1月4日

目录

第一章	指令系统	1
	计算机系统设计	
	计算机的性能评价	
1.3	要点	2
第二章	指令系统	2
2.1	要点	3
第三章	储存系统	3
	储存系统概念	
	CACHE	
3.3	要点	4
第四章	流水线技术	4
4.1	流水线处理概述	4
4 2	流水工作方式·	1

第一章 指令系统

1.1 计算机系统设计

- 计算机系统的设计原则
 - 加速那些使用频率高的部件
 - Amadahl 定律
 - * 系统中某一个部件改进后性能提高, 用加速比衡量
 - * 加速比等于(改进前运行时间/改进后运行时间)
 - * Sp: 加速比;
 - * Te: 采用改进措施前执行某任务系统所用的时间;
 - * T0: 采用改进措施后所需的时间;
 - * fe: 可改进部分在原系统计算时间中所占的比例, 总是小于 1;
 - * re: 性能提高的倍数 (T 部件改进前/T 部件改进后), 总是大于1。
 - 程序的访问局部性原理
 - * 时间: 近期访问的代码, 之后可能再次访问
 - * 空间: 地址相邻的代码可能连续访问

第二章 指令系统

2

- 计算机系统结构设计方法:
 - 从下而上: 基本不用
 - 从上而下:适合专用机
 - * 从中间: 最好

1.2 计算机的性能评价

- 主频,子长,主存容量
- 运算速度
 - CPI: Cycle per Instruction
 - * 总周期数/指令数
 - MIPS: 每秒执行多少百万条指令
 - * 条数/(执行时间 ×10-6)
 - * 时钟频率/(CPI ×10-6)
 - MFLOPS: 每秒执行多少百万条浮点运算
 - * 浮点运算次数/(执行时间 ×10-6)
- 兼容性:
 - 软件兼容:
 - * 上下兼容: 兼容更高或更低档次的计算机
 - * 前后兼容: 兼容先、后设计的计算机

1.3 要点

- 计算机层次结构
- 计算机系统结构
- 弗林分类法
- CPU 性能

第二章 指令系统

- 指令系统,指令集
 - 指令格式
 - 数据类型
 - * 自定义的数据表示
 - * 带标识符的数据表示
 - · 数据值和每个标识符相连
 - · 数据字长增加
 - * 数据描述符:
 - · 描述多位和复杂数据
 - · 和数据字分开储存

第三章 储存系统

3

- · 增加一层寻址
- 操作功能
- 操作数访问方式
- 指令编码方法
 - 正交法
 - 整体法
 - 混和法

2.1 要点

- 数据类型和数据表示
- 自定义数据表示定义、分类及优点
- 哈夫曼概念及在计算机中应用,操作码编码法
- RISC 的主要技术

第三章 储存系统

3.1 储存系统概念

- 包含性: 在大容量储存器中一定能找到上层储存器内容的副本
- 一致性: 副本修改, 保证同一信息的一致性

3.2 CACHE

- 地址映像规则
 - 全相联方式
 - * 主存和缓存分成大小相同的数据块,每一块可以装入任意一块的空间中
 - * 地址: 块号 + 块内地址
 - * 目录表: 内存块号 + 缓存块号 + 有效位
 - 直接相联
 - * 主存和缓存分成大小相同的数据块
 - * 主存容量应该是缓存容量的整数被,被分成很多区,每区和缓存总块数相等
 - * 某区的一块进入缓存时只能存入缓存中块号相同的位置
 - * 目录表: 区号 + 有效位(每个缓存块对应一个目录)

- 组相联

- * 主存和缓存分成大小相同的数据块
- * 主存和缓存分成大小相同的组
- * 组间全相联, 组内直接相联
- * 地址: 区号 + 区内组号 + 组内块号 + 块内地址
- * 目录表: 内存区号 + 内存块号 + 缓存块号 + 有效位

第四章 流水线技术

4

3.3 要点

- 存储系统的概念
- 高速缓冲存储器
- 地址映像与变换
- LRU 替换算法
- 存储保护

第四章 流水线技术

4.1 流水线处理概述

4.2 流水工作方式

- 流水线处理概念和特点
 - 流水线技术:将一个重复的时序过程分成若干个子过程,每个子过程都可有效的在其专用功能 段上和其它子过程同时执行的一种技术。
 - 流水线特点:
 - * 流水一定重叠, 比重叠更苛刻。
 - * 一条流水线通常由多个流水段组成。
 - * 每段有专用功能部件,各部件顺序连接,不断流。
 - *流水线有建立时间、满载时间、排空时间,
 - * 各段时间尽量短、一致,不一致时最慢子过程为瓶颈。
 - * 给出的最大吞吐率等指标,为满负载最佳指标。
- 流水线的分级、分类
 - 流水线的分级
 - * 操作部件级 (arithmetic pipelining):将复杂的算逻运算组成流水工作方式;
 - * 指令级 (instruction pipelining): 把一条指令解释过程分成多个子过程;
 - * 处理机级或宏流水线级 (macro pipelining):由两个以上处理机串行地对同一数据流进行处理,每个处理机完成某一专门任务,各个处理机所得到的结果需存放在与下一个处理机所共享的存储器中。
 - 流水线的分类
 - * 按照功能分类
 - · 单功能流水线
 - · 多功能流水线
 - · 主要用单功能
 - * 按工作方式
 - · 静态
 - · 动态
 - * 按链接方式
 - · 线性流水线

第四章 流水线技术 5

- · 非线性流水线
- 流水线性能分析计算
 - 技术指标
 - * 吞吐率 (TP,Throughput Rate): 单位时间内能处理的指令条数或能输出的数据量。
 - · 最大吞吐律
 - ・『瓶颈』子过程
 - * 效率 (Efficiency): 流水线的设备利用率;
 - * 加速比
 - 实例分析: 性能分析(实测法, 分析法, 时空图法)
- 流水的控制和设计
 - 时序和缓冲
 - * t 尽量小、尽量一致
 - * t 选取: 各级微操作所需逻辑门的延迟、加走线延迟、再加 3
 - * 缓冲深度影响(缓冲器个数)。
 - * 非线性流水的合理控制。
 - 相关处理
 - * 资源相关
 - * 数据相关:
 - · read after write
 - · write after write
 - · write after read
 - · 时间推后法
 - · 旁路技术或相关专用通路技术(定向技术)
 - · 定向技术: 将一个计算结果直接传送到所有需要它的功能单元的输入端。
 - * 控制相关