

Teoria de Eletrônica Digital 2 - 2/2016**Teste 9 – 08/11/2016**

Prazo: até o dia 09/11/2016, às 23:55h

Execute o exemplo do item **15.4.1*** para calcular $a^2 + b^2$ e mostrar o resultado nos LEDs usando o **pBlazeIDE**.

Instruções para envio das respostas:

Faça o *upload* no Moodle de um arquivo **<nome-do-aluno> .zip** contendo:

- Arquivo **.psm** com o código. Incluir nome e número de matrícula como comentários.
- Arquivo PDF contendo:
 - Nome
 - Número de matrícula
 - Uma breve descrição textual do funcionamento do código
 - *Printscreen* mostrando o conteúdo dos registradores ou da memória durante a execução de uma instrução qualquer (indicar qual foi a instrução escolhida)
 - *Printscreen* da janela do programa mostrando os LEDs, as chaves e o conteúdo da memória de dados (RAM) para um exemplo onde a e b são, respectivamente, os dois últimos dígitos de sua matrícula

* Chu, Pong P., **FPGA Prototyping by VHDL Examples: Xilinx Spartan-3 Version**, Wiley, 2011.