

[Sessione 1] Operazioni aritmetiche, accesso alla memoria

[s1.1] Store and sum

nome del file sorgente: storesum.asm

Si scriva il codice Assembly che:

- metta il valore 5 nel registro \$s1;
- metta il valore 7 nel registro \$s2;
- metta la somma dei due nel registro \$s0.

[s1.2] Moltiplicazione e divisione

nome del file sorgente: muldiv.asm

Si implementi il codice Assembly che effettui la moltiplicazione e la divisione tra i numeri 100 e 45, utilizzando le istruzioni dell'ISA e le pseudoistruzioni.

[s1.3] Calcolo di un'espressione

nome del file sorgente: expression.asm

Si traduca in Assembly la seguente riga di codice:

$$A = B + C - (D + E)$$

assegnando alle variabili

A, B, C, D, E

i registri

\$s0, ..., \$s4.

Si assumano valori iniziali

1, 2, 3, 4

[s1.4] Lettura da memoria e scrittura in array

nome del file sorgente: arraysum.asm

Si scriva il codice Assembly che effettui:

A[12] = h + A[8];

Si scriva il codice, senza eseguirlo, supponendo che:

- la variabile h sia memorizzata all'indirizzo contenuto in \$s1;
- il base address di A sia nel registro \$s2.

[s1.5] Allocazione di un array nel segmento dati

nome del file sorgente: array4.asm

Mediante le direttive assembler, si allochi la memoria per un array di dimensione 4 inizializzato in memoria come segue:

```
A[0]=0,
A[1]=4,
A[2]=8,
A[3]=12
```

[s1.6] Lettura e scrittura da memoria (1)

nome del file sorgente: rwmemoria.asm

Si scriva il codice Assembly che effettui:

```
A[99] = 5 + B[i] + C
```

Inizializzazione dei registri indirizzi:

- i vettori A e B contengono 100 elementi, ogni elemento è un intero a 32 bit;
- variabili C e i sono interi a 32 bit.

Inizializzazione dei valori dati in memoria:

```
i=3, C=2, B[i]=10.
```

[s1.7] Lettura e scrittura da memoria (2)

nome del file sorgente: rwmemoria2.asm

Si scriva il codice Assembly che effettui:

```
A[c-1] = c*(B[A[c]] + c)/A[2*c-1]
```

Inizializzazione dei registri indirizzi: * i vettori A e B contengono 4 elementi, ogni elemento è un intero a 32 bit;

- la variabile c è intero a 32 bit.

Inizializzazione dei valori dati in memoria:

```
c=2  
A[0]=-1  
A[1]=-1  
A[2]= 1  
A[3]= 4  
B[0]=-1  
B[1]= 6  
B[2]=-1  
B[3]=-1
```