

Fazem parte da arquitetura de Von Newmann os seguintes componentes:

- a. Processador, Fonte, Memória
- b. CPU, Processador, Dispositivos I/O
- c. CPU, Fonte, Dispositivos I/O
- d. CPU, Processador, Memória, Mouse
- e. CPU, Memória, Dispositivos I/O

Um processador é formado por alguns módulos (ou partes), MENOS:

- a. RAM
- b. Registradores
- c. ULA
- d. Unidade de Controle
- e. Memória Cache

São variáveis que armazenam dados manipulados pelas instruções ou informações para uso da própria CPU:

- a. Cache
- b. Nenhuma das anteriores
- c. Registradores
- d. Unidade de Controle
- e. ULA

É a unidade responsável pela realização de todos os cálculos.

- a. ULA
- b. Nenhuma das alternativas
- c. Registradores
- d. Unidade de Controle
- e. Cache

É a Unidade que gera os sinais que controlam os demais componentes internos da CPU e também todos os sinais de controle externos.

- a. Nenhuma das alternativas
- b. Registradores
- c. Unidade de Controle
- d. Cache
- e. ULA

O registrador que indica o endereço da próxima instrução a ser executada.

- a. SP
- b. PC
- c. RE
- d. RD
- e. Nenhuma das alternativas

Na ULA, podem ser feitas as seguintes operações, MENOS:

- a. Soma

- b. Subtração
- c. Juros
- d. OR (OU)
- e. AND (E)

O registrador que indica o endereço de memória da próxima instrução a ser executada é:

- a. RD
- b. SP
- c. RE
- d. Nenhuma das alternativas
- e. PC

Como resultado de uma operação na ULA, os flags (sinalizadores) são ativados. O flag de ZERO indica:

- a. Quando falta um dos operandos para a operação.
- b. Nenhuma das demais alternativas.
- c. Quando um dos operandos vale zero.
- d. Quando o resultado da operação é zero.
- e. Quando se tenta fazer uma divisão por zero.

A instrução ADD (100),R1 é representada segundo o seguinte modo de endereçamento de memória:

- a. Relativo à Base
- b. Direto
- c. Indireto
- d. Nenhuma das demais alternativas
- e. Indexado

A instrução ADD (R1),R2 é representada segundo o seguinte modo de endereçamento de memória:

- a. Relativo à Base
- b. Indireto
- c. Nenhuma das demais alternativas
- d. Direto
- e. Indexado

A instrução ADD R1 é representada segundo o seguinte modo de endereçamento:

- a. Registrador
- b. Implícito
- c. Nenhuma das demais alternativas
- d. Imediato
- e. Indexado

A instrução ADD R1,R2 é representada segundo o seguinte modo de endereçamento:

- a. Imediato
- b. Registrador

- c. Implícito
- d. Nenhuma das demais alternativas
- e. Direto

A instrução ADD R1,#4 é representada segundo o seguinte modo de endereçamento:

- a. Registrador
- b. Implícito
- c. Nenhuma das demais alternativas
- d. Imediato
- e. Direto

A performance do processador está ligada a diversos fatores MENOS:

- a. CPI
- b. Número de Instruções
- c. Ciclo de Clock
- d. Quantidade de Flags
- e. Tamanho da cache

Para uma memória com 1024 células, a quantidade necessária de linhas de endereço é:

- a. 8.
- b. 11.
- c. 10.
- d. Nenhuma das demais alternativas
- e. 9.

Para uma memória com 10 linhas de endereço e células que armazenam 8 bits, a capacidade total é de:

- a. 1KB.
- b. 2Kbits.
- c. 4Kbits.
- d. 2KB.
- e. Nenhuma das demais alternativas

Para uma memória com de 256kbits, temos quantas células de memória temos?

- a. 32KB.
- b. 32K.
- c. Nenhuma das demais alternativas
- d. 64K.
- e. 64Kbits.

A capacidade de memória é normalmente expressa em bytes, mas também podemos expressá-la em outras medidas, MENOS:

- a. Diretórios
- b. Setores
- c. Células
- d. bits

e. Palavras

Na manipulação de uma memória principal utilizamos as seguintes nomenclaturas:

- a. Endereço, Célula e posição.
- b. Endereço, posição e palavra.
- c. Endereço, célula e palavra.
- d. Nenhuma das demais alternativas
- e. Célula, posição e palavra.

Em um sistema computacional, a palavra corresponde a:

- a. Nenhuma das demais alternativas.
- b. Unidade de informação do sistema CPU/MP.
- c. Unidade de armazenamento na memória.
- d. Unidade de armazenamento em disco.

O tipo de memória que apresenta menor capacidade de armazenamento é:

- a. Cache
- b. Nenhuma das demais alternativas
- c. HD
- d. Registrador
- e. RAM

O tipo de memória que apresenta maior custo relativo é:

- a. Registrador
- b. Nenhuma das demais alternativas
- c. Cache
- d. RAM
- e. HD

Considere as informações abaixo, sobre a Arquitetura de Von Neumann:

I-Dados e instruções são colocadas em memórias de leitura e escrita diferentes

II-A execução de instruções ocorre, via de regra, de modo sequencial

III-O conteúdo da memória é acessado sempre pela sua posição, independentemente do tipo de dado nela encontrado.

Estão corretas as informações:

- a. I, II e III
- b. I e II
- c. II e III
- d. I e III