

Spiegazione cache

Thursday, March 25, 2021 5:59 PM

PERCHÉ NON CONVIENE USARE CACHE AD INDIRIZZI VIRTUALI?

2 INDIRIZZI VIRTUALI POSSONO PERTINERE ALLO STESSO INDIRIZZO FISICO → STESSO Blocco in CACHE! → non completa la struttura

PRIMA TRADUZIONE INDIRIZZO PER ACCEDERE IN CACHE → PERCHÉ ALLORA LA CACHE È A INDIRIZZI FISICI!

SONO 2 OPERAZIONI SEQUENZIALI ^{IN MEMORIA} RICHIESTA DATA CACHE!

PRENDENDO L'INDIRIZZO POI PRENDENDO I DATI -

OBIEZIONE

LO LO VOGLIO FARE IN UN SOLO CICLO DI CICLO

PIPELINE!

TUTTI I BUS HANNO STRUTTURA A PIPELINE

SOL BUS LE OPERAZIONI SI CHIAMANO TRANSAZIONI E HANNO DIVERSE FASI. SE CI TROVIAMO NELLA FASE DI TRASFERIMENTO DATI, SOLO BIT D'INDIRIZZO SITI NELLA CELLA D'INDIRIZZO DEVI ACCESSO ESCESSIVO

NON POSSO APPLICARE IL PIPELINE ALLA CACHE! PERCHÉ AVREI RISOLTO DI 1/2 CICLO - LO VOGLIO 1 -

[L'INDIRIZZO DEVE ESSERE FORNITO SUBITO]

SE LO COMPLETO AD USARE UNA LOGICA MOLTO VELOCE, TUB & CACHE

SIAMO IN UN PROBLEMA

IL CAMPO WPX LO POSSO PRENDERE DA OFFSET. A PARTIRE CHE → DIM VIA

SONO 7 BIT

IL BIT CHE STAVO IN PIÙ PER IL CAMPO WPX DEVE AVERE LO STESSO VALORE DI QUELLO ORIGINALE

BASTA CHE QUALCUNO GARANTISCE CHE ABBIAMO LO STESSO VALORE DA VIRTUALE A TRADOTTO.

CHI LO GARANTISCE

PRODOTTO CHE CESTISCE PARENTE FANT, DIVIENO TRADUZIONI DI PARENTE VIRTUALE IN FISICHE - (QUESTO È IL PARENTE FISICO CHE POI OPTIMIS LA PARENTE VIRTUALE)

SOFTWARE (OS)

BASTA AGGIUNGERE UN UNICO ALA RICERCA DELLA PARENTE FISICA! VENGONO CREATI LE PARENTE TRAI SI SCEGLIE, DEVONO ESSERE PARENTE CON IL BIT "N" UGUALE A QUELLO VIRTUALE.

CONDIZIONE CHE POSSO OTTENERE ACCORDO SU UGS

CACHE ≤ DIMENSIONE PARENTE

CON DIMENSIONE PARENTE ALTA AUMENTO # UGS MA È

LEGATO COMPLESSO E AUMENTA TEMPO DI ACCESSO