

Leonardo David Vazquez

 ${\bf 23~a \tilde{n}os}$ Mar del Plata/La Costa-Argentina

 ${\color{red} \, \boxtimes \,} vazquezleonardodavid@outlook.com$

in vazquezleonardo

• leonardovazquez

Sobre mí

Soy estudiante de Ingeniería Electrónica en la Universidad Nacional de Mar del Plata.

Actualmente, estoy cursando el último año de la carrera y por desarrollar mi tesis de grado: Sistema de Recepción de Telemetría Satelital con Tecnología SDR.

Intereses

- o Sistemas embebidos
- \circ Radio Definida por Software
- o Comunicaciones satelitales
- o Aplicaciones con FPGA
- o Análisis y Procesamiento de datos
- o Internet de las Cosas
- \circ Ciberseguridad

Idiomas

Español Nativo

Inglés Intermedio B2 Alemán Principiante A1

Educación

2018-2023 Ingeniería Electrónica - Universidad Nacional de Mar del Plata

Promedio con y sin aplazos: 7,80. Porcentaje de avance: 77,33 %

- \circ Investigador auxiliar en el Laboratorio de Comunicaciones del Instituto de Investigaciones Científicas y Tecnológicas en Electrónica
- o Ayudante adscripto en "Medios de Transmisión"

2011-2017 Tecnicatura en Electromecánica - Escuela de Educación Secundaria Técnica N^2 (La Costa)

Promedio: 8,51

- o Concursante en las Olimpiadas Nacionales de Electromecánica 2017
- o Distinción en la Feria Nacional de Innovación Educativa 2017

Capacitaciones

Nov.2021 Bootcamp Ciberseguridad - KPMG Argentina ISO 27001, NITS Framework, Azure Platform, Agile Metholodogies, OSI Model.

Experiencia

2015-2019 Técnico Electrónico - Mario Jimenez (La Costa)

Reparación de fuentes de alimentación y amplificadores de audio. Instalación de sistemas de comunicación con cables UTP y FTP para porteros eléctricos.

Publicaciones

Nov.2021 Sistema de Medición de Contaminación Sonora (CASE) Etcheverry, J., Vazquez, L., Uriz, A., Gonzalez, E., Gluzman, B.

Software

- o Altium Designer
- o Arduino IDE
- o GNU Radio
- o Lt-Spice XVII
- O Li-Spice Avii
- o Mathworks
- \circ Microsoft Office
- \circ PyCharm
- o Quartus II

Programación

- o C/C++
- \circ Matlab
- \circ Python
- \circ SQL
- \circ Tex
- o VHDL/Verilog