

Leonardo David Vazquez

 ${\bf 23~a\tilde{n}os}$ Mar del Plata-Argentina

in vazquezleonardo

• leonardovazquez

**** 2257-523990

Sobre mí

Soy estudiante avanzado de Ingeniería Electrónica. Actualmente, estoy cursando el último año de la carrera y por desarrollar mi tesis de grado: Sistema de Telemetría Satelital con Tecnología SDR enfocado al paradigma IoT.

Intereses

- \circ Sistemas Embebidos
- \circ Radio Definida por Software
- \circ Comunicaciones Satelitales
- o Aplicaciones con FPGA
- o Análisis y Procesamiento de datos
- o Internet de las Cosas
- \circ Ciberseguridad

Idiomas

Español Nativo

 $\begin{array}{ll} {\rm Ingl\'es} & {\rm Intermedio~B2} \\ {\rm Alem\'an} & {\rm Principiante~A1} \end{array}$

Educación

2018-2023 Ingeniería Electrónica - Universidad Nacional de Mar del Plata

Promedio con y sin aplazos: 7,81. Porcentaje de avance: 82 %

- o Becario de investigación EVC-CIN (Ago. 2022)
- o Participante Makeathon IoT, Proyecto NEON (Oct. 2022)
- o Docente adscripto en Comunicaciones Analógicas (2022)

2011-2017 Tecnicatura en Electromecánica - EEST N°2 Promedio: 8,51

- o Concursante en las Olimpiadas Nacionales de Electromecánica 2017
- o Distinción en la Feria Nacional de Innovación Educativa 2017

Experiencia

2022 Practicante - LAC/ICYTE/CONICET

Medición de Radiación Electromagnética de diversas antenas en el Partido de General Pueyrredón. Recopilación y análisis de datos. 2015-2019 **Técnico Electrónico - Empresa familiar (La Costa)** Reparación de fuentes de alimentación y amplificadores de audio. Instalación de sistemas de comunicación con cables UTP y FTP para porteros eléctricos.

Capacitaciones

Nov.2021 Bootcamp Ciberseguridad - KPMG Argentina Ethical Hacking, NITS, Azure, Agile Metholodogies, OSI Model. Mar.2021 Diseño Digital - EAMTA Argentina

VHDL/Verilog, diseño de sistemas en FPGA, filtros digitales.

Software - Programación

∘ Arduino IDE (C/C⁺⁺) ∘ B4A/B4J (Visual Basic)

GNU Radio (Python) KiCad Lt-Spice XVII

• Mathworks (MATLAB/Simulink) • Overleaf (LaTeX)

○ Quartus II (VHDL/Verilog) ○ Scilab

o Visual Studio Code (HTML/CSS/SQL)

Publicaciones

Nov.2021 Sistema de Medición de Contaminación Sonora (CASE)

Etcheverry, J., Vazquez, L., Uriz, A., Gonzalez, E., Gluzman, B.