Disciplina: CIC 0099 – Organização e Arquitetura de Computadores – Turma 03

2023/1

Prof. Marcus Vinicius Lamar Equipes de até 5 pessoas

Entrega do relatório (pdf) e fontes (.s) em um único arquivo zip pelo Moodle até às 23h55 do dia 31/05/2023

Não serão aceitos relatórios depois do dia e horário definidos. ('pelamordedeus' não deixe para enviar às 23h54, pois mesmo que o Moodle esteja com problemas ou fora do ar, o relatório não poderá mais ser enviado. O melhor é ir enviando à medida que ele for sendo feito).

Laboratório 1

- Assembly RISC-V -

Objetivos:

- Familiarizar o aluno com o Simulador/Montador Rars;
- Desenvolver a capacidade de codificação de algoritmos em linguagem Assembly;
- Desenvolver a capacidade de análise de desempenho de algoritmos em Assembly;
- Familiarizar o aluno com a compilação C para Assembly RISC-V RV32IMFD

Parte A

(2.5) 1) Simulador/Montador Rars

Faça o download e deszipe o arquivo Lab1.zip disponível no Moodle. Serão criados 2 diretórios.

(0.0) 1.1) No diretório System, abra o Rars16_Custom1 e carregue o programa de ordenamento sort.s. Dado o vetor: $V[32]=\{9,2,5,1,8,2,4,3,6,7,10,2,32,54,2,12,6,3,1,78,54,23,1,54,2,65,3,6,55,31,4,-4\}$,

- a) ordená-lo em ordem crescente e contar o número de instruções por tipo e o número total exigido pelo procedimento sort. Qual o tamanho em bytes do código executável? E da memória de dados usada?
- b) Modifique o programa para ordenar o vetor em ordem decrescente e contar o número de instruções por tipo e o número total exigido pelo procedimento sort. Qual o tamanho em bytes do código executável? E da memória de dados usada?

(2.5) 1.2) Considere a execução deste algoritmo em um processador RISC-V com frequência de *clock* de 50MHz que necessita 1 ciclo de *clock* para a execução de cada instrução (CPI=1). Para os vetores de entrada de n elementos já ordenados $V_0[n] = \{1, 2, 3, 4, ...n\}$ e ordenados inversamente $V_1[n] = \{n, n-1, n-2, ..., 2, 1\}$:

- (1.5) a) Para o procedimento sort, escreva as equações dos tempos de execução em função de n, to(n) e ti(n),
- (1.0) b) Para n= $\{10,20,30,40,50,60,70,80,90,100\}$, plote (em escala!) as duas curvas em um mesmo gráfico n×t. Comente os resultados obtidos.
- (0.0) 1.3) Sabendo que as chamadas do sistema padrão do Rars usam um console (parte do SO) para entrada e saída de dados, execute o programa testeECALLv21.s. Note que essas chamadas usam diretamente as ferramentas KDMMIO e BITMAP DISPLAY.

Parte B

(2.5) 2) Compilador cruzado GCC

Um compilador cruzado (*cross compiler*) compila um código fonte para uma arquitetura diferente daquela da máquina em que está sendo utilizado. Você pode baixar gratuitamente os compiladores gcc para todas as arquiteturas (RISC-V, ARM, MIPS, x86 etc.) e instalar na sua máquina, sendo que o código executável gerado apenas poderá ser executado em uma máquina que possuir o processador para qual foi compilado. No gcc, a diretiva de compilação –s faz com que o processo pare com a geração do arquivo em Assembly e a diretiva –march permite definir a arquitetura a ser utilizada.

```
Ex.: riscv64-unknown-elf-gcc -S -march=rv32imf -mabi=ilp32f # RV32IMF
  arm-eabi-gcc -S -march=armv7 # ARMv7
  gcc -S -m32 # x86
```

Para fins didáticos, o site <u>Compiler Explorer</u> disponibiliza estes (e vários outros) compiladores C (com diretiva –s) *on-line* para as arquiteturas RISC-V, ARM, x86 e x86-64 e outras.

(0.0) 2.1) Teste a compilação para Assembly RISC-V com programas triviais em C disponíveis no diretório 'ArquivosC', para entender a convenção do uso dos registradores e memória utilizada pelo gcc para a geração do código Assembly, usando as diretivas de otimização −00 e −03.

(1.0) 2.2) Dado o programa sortc.c, compile-o com as diretivas -s -o0 e obtenha o arquivo sortc.s. Indique as modificações necessárias no código Assembly gerado para que possa ser executado corretamente no Rars.

Dica: Uso de Assembly em um programa em C. Use a função show definida no sort.s para não precisar implementar a função printf, conforme mostrado no sortc_mod.c

(1.5) 2.3) Compile o programa <code>sortc_mod.c</code> e, com a ajuda do Rars, monte uma tabela comparativa com o número total de instruções executadas pelo **programa todo**, e o tamanho em bytes dos códigos em linguagem de máquina gerados para cada diretiva de otimização da compilação {-O0, -O1, -O2, -O3, -Os}. Compare ainda com os resultados obtidos no item 1.1) com o programa <code>sort.s</code> que foi implementado diretamente em Assembly. Analise os resultados obtidos usando o mesmo vetor de entrada.

(0.0) 2.4) Exemplos de uso da linguagem C para acesso às ferramentas KDMMIO e BITMAP DISPLAY (testel0.c).

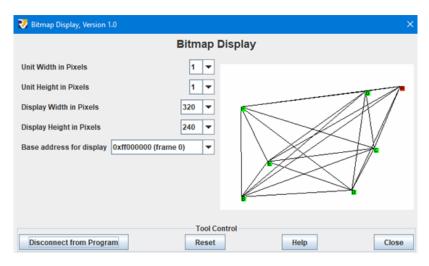
(5.0) 3) Problema do Entregador de Pizzas

Dado o clássico problema computacional do Caixeiro Viajante Entregador de Pizzas: Um motoboy recebe a tarefa de sair da loja, entregar N pizzas a N clientes e retornar à loja, gastando o menor tempo possível (estimado aqui pela distância percorrida).

(0.5) 3.1) Crie um procedimento SORTEIO que dado um número inteiro N (em a0), $2 \le N \le 20$, e um ponteiro C (em a1) crie aleatoriamente (ecall 41) na memória de dados, um conjunto $C = \{loja, c_1, c_2, ..., c_N\}$ de N casas de clientes c_n em que cada casa é caracterizada pelas suas coordenadas (x,y) onde $x \in (0,310)$ e $y \in (0,230)$. A loja é a casa (c_0) definida em (155,115). Exemplo de definição manual: C: .word 155,115, 10,10, 10,20, 5,30 # conjunto C de N=3 pares x,y

(0.5) 3.2) Crie um procedimento DESENHA que, dado N(a0) e C(a1), desenhe na tela as posições das casas sorteadas usando a posição do pixel superior esquerdo de um quadrado verde de 8 pixels de lado contendo seu número como o caractere ASCII (n+65), conforme o exemplo abaixo. Desenhe a loja c_0 com fundo vermelho. Filme a execução com N=10;

Dica: Use ecall 111



(1.0) 3.3) Crie um procedimento ROTAS que, dado N(a0) e C(a1), desenhe as linhas que ligam uma a todas as outras casas e monte uma matriz $D=d_{ij}$ de dimensão NxN com suas distâncias Euclidianas (obs.: o motoboy anda onde quiser!). Filme a execução com N=10.

$$d_{i,j} = \sqrt{(c_i(x) - c_j(x))^2 + (c_i(y) - c_j(y))^2}$$

.data
D: .space 1600 # máximo de 20x20 casas x 4 bytes (float precisão simples)
.text
la a2,D

(2.0) 3.4) Crie um procedimento ORDENA, que, dado N(a0), C(a1) e D(a2), ordene o conjunto C e a matriz D, e desenhe em vermelho a linha que inicia em uma casa c_0 (loja), une todas as casas, sem passar duas vezes em uma mesma casa, e volte à loja c_0 , de modo a ter menor distância total f percorrida possível, isto é:

$$f = \min \left\{ \sum_{i=0}^{N-1} d_{i,i+1} + d_{N,1} \right\}$$

Filme as execuções para $N = \{2,3,4,5,6,7,8,9,10\}$.

(0.5) 3.5) Para $N = \{2,3,4,5,...,19,20\}$ faça um gráfico $t_{\text{exec}} \times n$ do tempo (em ms) necessário para seu programa finalize o procedimento ORDENA para cada n. Quais as suas conclusões? Qual a frequência média do processador RISC-V que o Rars simula?

(0.5) 3.6) Escreva um programa em C que realize os procedimentos solicitados, compile para Assembly RISC-V RV32IMF, execute no Rars e compare seu desempenho com o obtido no item 3.5)

Dicas para mensurar o desempenho

O RISC-V possui um banco de registradores de Status e Controle (visto mais tarde em aula) no qual armazena continuamente diversas informações úteis, e que podem ser lidos pela instrução:

Registers Floating Point Control and Status

Number

3072

3074

3202

0x00000001

0x00000000

0x00000001

0x00000000

0x00400640

0x00000000

0x00000008

0x00000000

0x00000000

0x40001128

0x0003894e 0x9a130c8d

0x0003894e

0x00000174

0x00000000

Name

ustatus

fflags frm

fcsr

uie

utvec

uepc

utval

uip

misa cycle time

instret

uscratch

ø"

ø

```
csrr t1, fcsr  # Control and Status Register Read
```

onde t1 é o registrador de destino da leitura e fcsr é um imediato de 12 bits correspondente ao registrador a ser lido.

Os registradores abaixo são registradores de 64 bits que contém as informações:

```
{timeh, time} = tempo do sistema em ms
{instreth, instret} = número de instruções executadas
{cycleh, cycle} = número de ciclos executados (se CPI=1 é igual ao instret)
```

Geralmente nossos programas não precisarão dessa precisão de 64 bits. Podemos usar então apenas os 32 bits menos significativos.

Ex.: Para medir o tempo e o número de instruções do procedimento PROC para os registradores s0 e s1 respectivamente.

```
Main: ...

csrr s1,3074  # le o num instr atual
csrr s0,3073  # le o time atual
jal PROC
csrr t0,3073  # le o time atual
csrr t1,3074  # le o num instr atual
sub s0,t0,s0  # calcula o tempo de execução
sub s1,t1,s1  # calcula o número de instruções executadas
```

Note que terá um erro de 2 instruções na medida do número de instruções. Por quê?

Para a apresentação da verificação dos laboratórios (e projeto) nesta disciplina, crie um canal para o seu grupo no YouTube e poste os vídeos dos testes (sempre com o nome 'UnB — OAC Turma 03 - 2023/1' — Grupo Y - Laboratório X - <palavras-chaves que identifiquem este vídeo em uma busca>'), coloque os links clicáveis no relatório.

Passos do vídeo:

- i) Apresente o grupo e seus membros;
- ii) Explique o projeto a ser realizado;
- iii) Apresente os testes solicitados;
- iv) Apresente suas conclusões.