

Modelo de entrega do projeto de final de curso

1 - Nome / RA

2 - Título

3 - Descrição do projeto

4 - Elaboração da Tabela verdade

5 – Extração das equações Booleanas usando Soma de produtos.

6 – Simplificação usando mapas K

7 – Implementação e teste do circuito usando simulador do tipo arrastar e soltar (ex. Easy EDA) ou usando VHDL (ex. EDA Playground)

8 – Apresentação dos resultados (esquema elétrico do circuito digital e se for necessário formas de ondas)

9 – Referencias bibliográficas se for o caso.

O objetivo deste projeto é vocês quebrarem a cabeça e aprender praticamente sozinhos a fazer estes projetos, de modo a sedimentar seus conhecimentos.