상기 제1 비트스위치는, 상기 트루 팬 노드가 상기 고정된 전위로 유지될 때, 도전함으로써 상기 트루 비트라인을 상기 고정된 전위로 유지하고,

상기 제2 비트스위치는, 상기 상보성 팬 노드가 고정된 전위로 유지되는 동안, 도전함으로써 상기 기준 비트라인을 상기 고정된 전위로 유지하는 집적 회로.

## 청구항 9.

제8항에 있어서,

제1 및 제2 기입 제어 스위치를 더 포함하고,

상기 트루 팬 노드는, 상기 소정의 하이 전압을 상기 메모리 셀에 저장할 때, 상기 제1 기입 제어 스위치에 의하여 그라운드 보다 큰 전압인 상기 고정된 전위로 선택적으로 유지되며,

상기 상보성 팬 노드는, 상기 소정의 로우 전압을 상기 메모리 셀에 저장할 때, 상기 제2 기입 제어 스위치에 의하여 상기 고정된 전위로 선택적으로 유지되는 집적 회로.

## 청구항 10.

제9항에 있어서, 상기 제1 및 상기 제2 비트스위치는, 상기 제1 및 상기 제2 기입 제어 스위치가 상기 트루 팬 노드 및 상기 상보성 팬 노드를 상기 고정된 전위로 유지하는 동안, 도전함으로써 상기 트루 비트라인 및 상기 기준 비트라인을 상기 고정된 전위에 프리챠지하는 집적 회로.

## 도면

## 도면1

(종래 기술)

