######################################################################

# makefile 模版

#

######################################################################

###################项目路径和程序名称#################################

DIR=$(shell pwd)

BIN\_DIR=$(DIR)/bin

LIB\_DIR=$(DIR)/lib

SRC\_DIR=$(DIR)/src

INCLUDE\_DIR=$(DIR)/include

OBJ\_DIR=$(DIR)/obj

DEPS\_DIR=$(DIR)/deps

#PROGRAM=$(BIN\_DIR)/test

PROGRAM=$(BIN\_DIR)/test

###################OBJ文件及路径############################################

EXTENSION=cpp

OBJS=$(patsubst $(SRC\_DIR)/%.$(EXTENSION), $(OBJ\_DIR)/%.o,$(wildcard $(SRC\_DIR)/\*.$(EXTENSION)))

DEPS=$(patsubst $(OBJ\_DIR)/%.o, $(DEPS\_DIR)/%.d, $(OBJS))

###################include头文件路径##################################

INCLUDE=\

-I$(INCLUDE\_DIR)

###################lib文件及路径######################################

###################编译选项及编译器###################################

CC=g++

CFLAGS=-Wall -W -g

LDFLAGS=

###################编译目标###########################################

.PHONY: all clean rebuild

all:$(OBJS)

@echo $(DEPS\_DIR)

$(CC) -o $(PROGRAM) $(OBJS) $(LDFLAGS)

$(DEPS\_DIR)/%.d: $(SRC\_DIR)/%.$(EXTENSION)

$(CC) -MM $(INCLUDE) $(CFLAGS) $< | sed -e 1's,^,$(OBJ\_DIR)/,' > $@

sinclude $(DEPS)

$(OBJ\_DIR)/%.o:$(SRC\_DIR)/%.$(EXTENSION)

$(CC) $< -o $@ -c $(CFLAGS) $(INCLUDE)

rebuild: clean all

clean:

rm -rf $(OBJS) $(PROGRAM)