
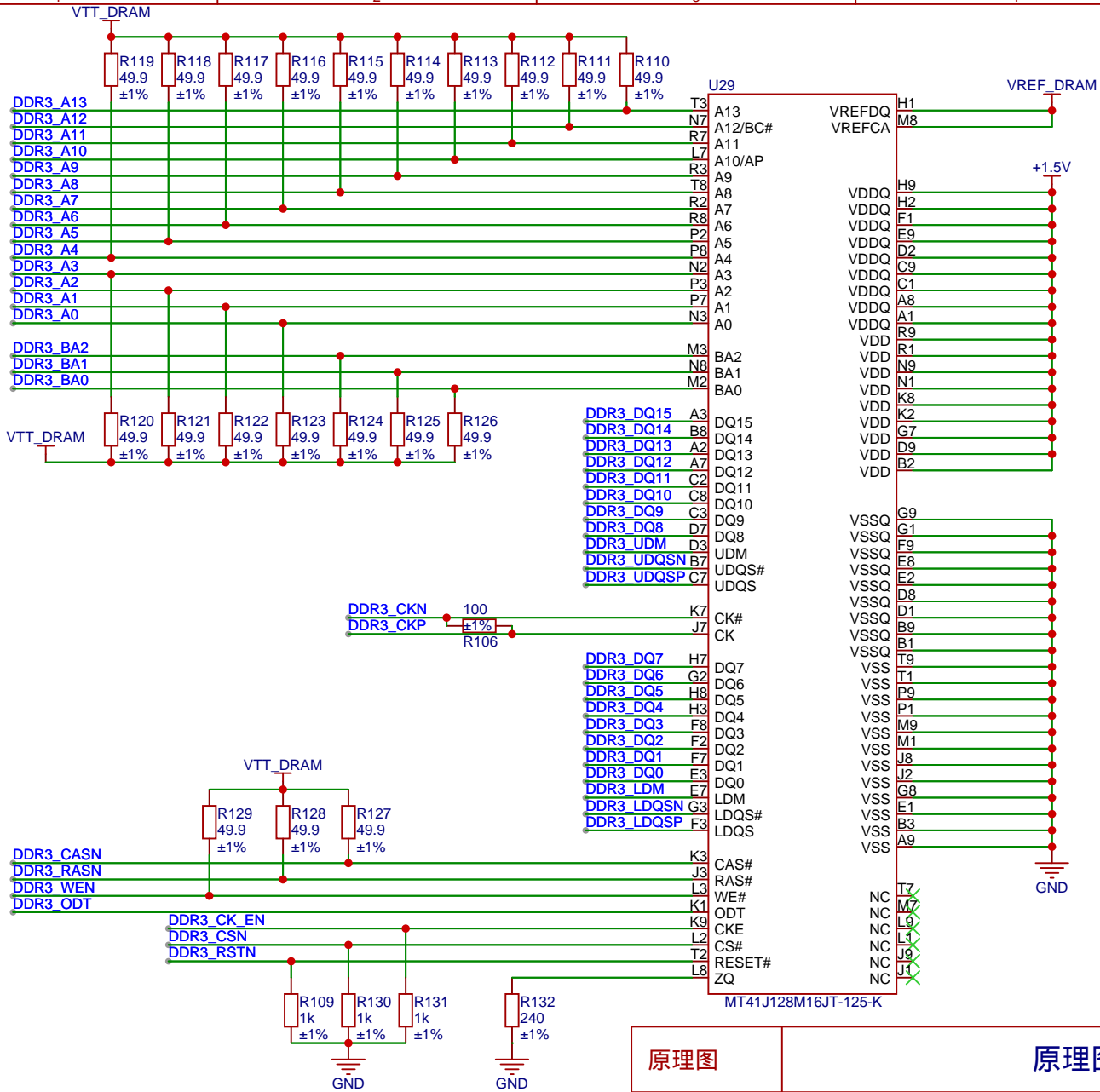


GW2A-LV18PG256C8/I7

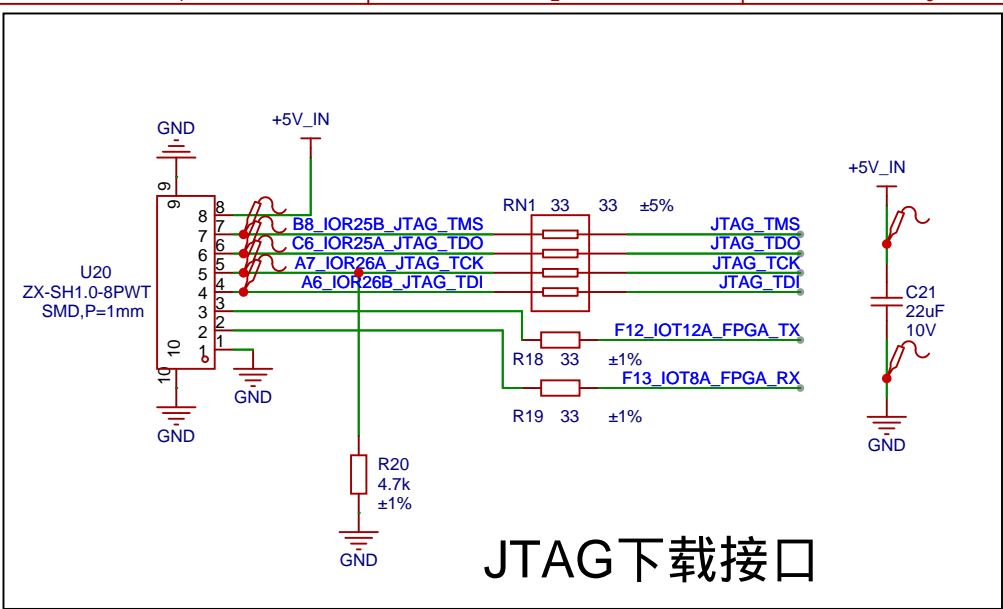
原理图	原理图			更新日期	2025-03-24
				创建日期	2025-03-24
图页	FPGA			物料编码	
绘制		立创·逻辑派FPGA-G1开发板			
审阅					
		版本	尺寸	页	1 共 10
 嘉立创EDA		V1.0	A4	嘉立创EDA	



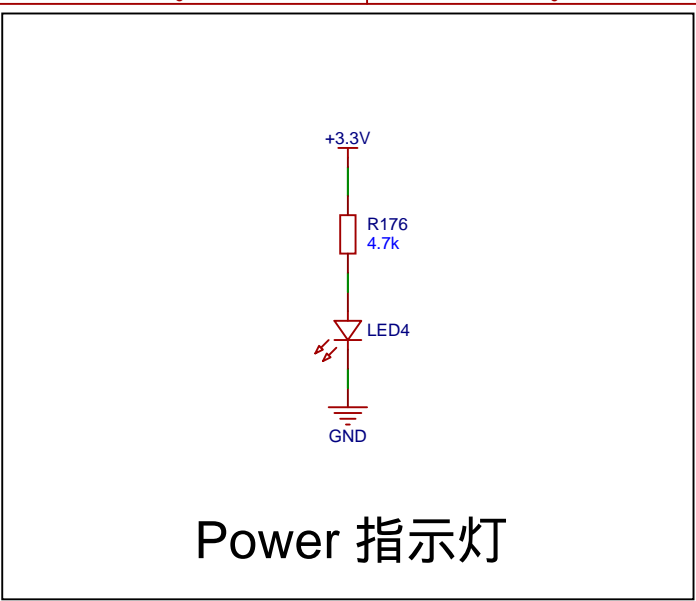
DDR3

原理图	原理图			更新日期	2025-03-24
				创建日期	2025-03-24
图页	FPGA_ DDR3			物料编码	
绘制		立创·逻辑派FPGA-G1开发板			
审阅					
		版本	尺寸	页	2 共 10
		V1.0	A4	嘉立创EDA	

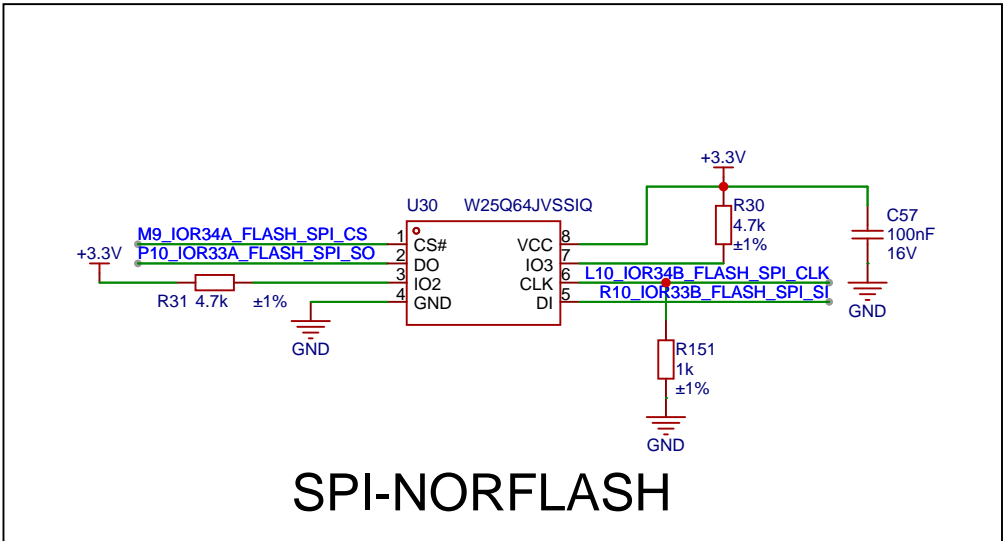




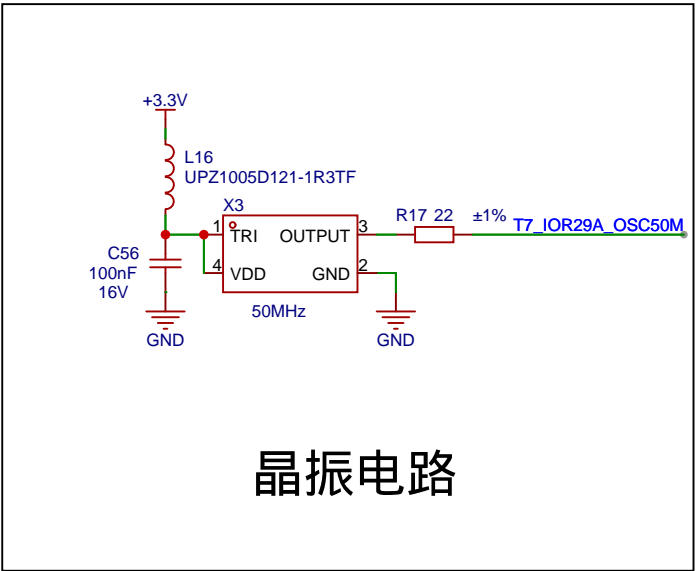
JTAG下载接口



Power 指示灯

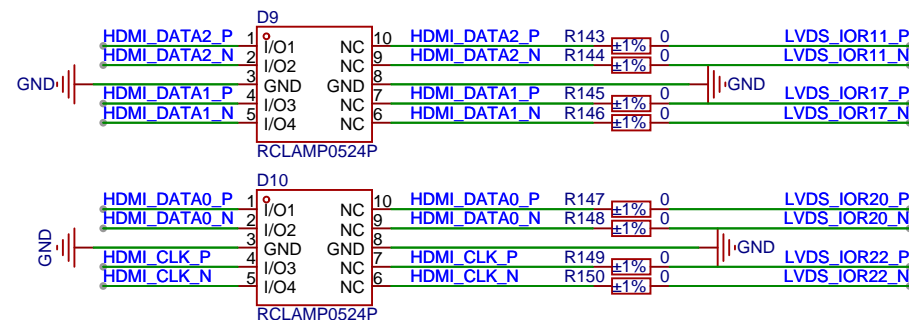
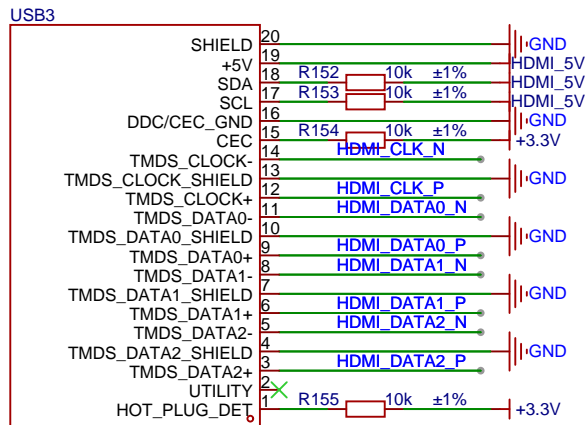
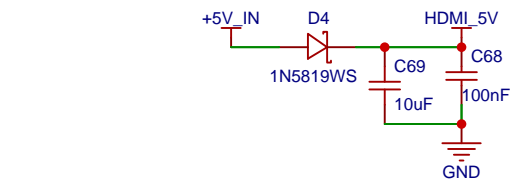


SPI-NORFLASH



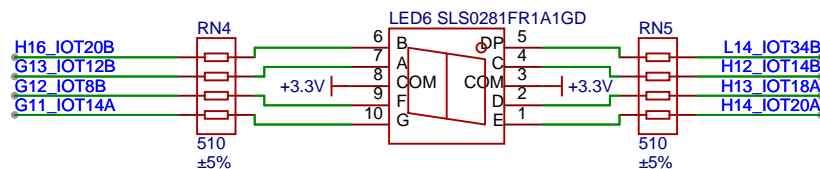
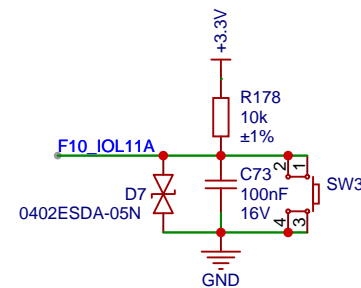
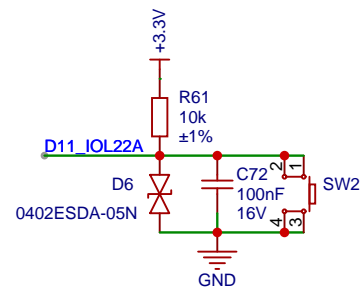
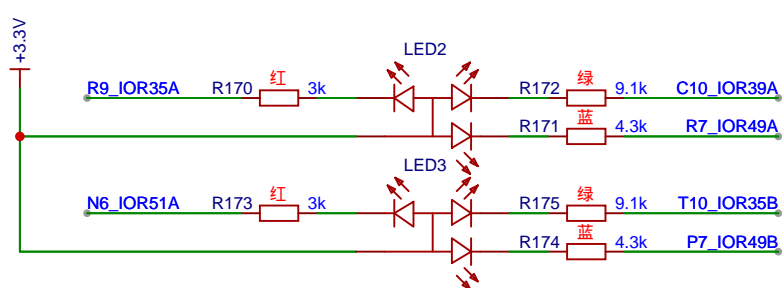
晶振电路

原理图	原理图			更新日期	2025-03-24
				创建日期	2025-03-24
图页	FPGA_JTAG			物料编码	
绘制		立创·逻辑派FPGA-G1开发板			
审阅					
		版本	尺寸	页	4 共 10
嘉立创EDA		V1.0	A4	嘉立创EDA	



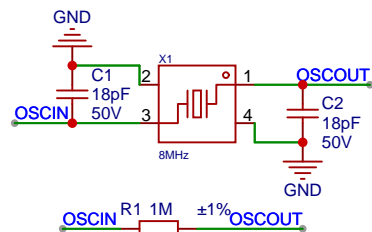
HDMI 接口

原理图	原理图			更新日期	2025-03-24
				创建日期	2025-03-24
图页	FPGA_HDMI			物料编码	
绘制		立创·逻辑派FPGA-G1开发板			
审阅					
		版本	尺寸	页	5 共 10
		V1.0	A4	嘉立创EDA	

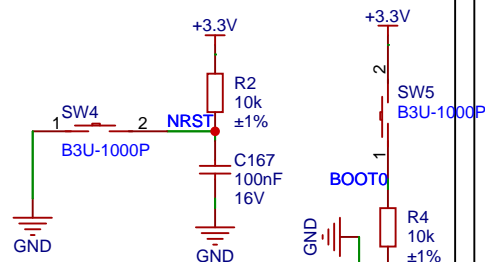


LED&&按键&&数码管

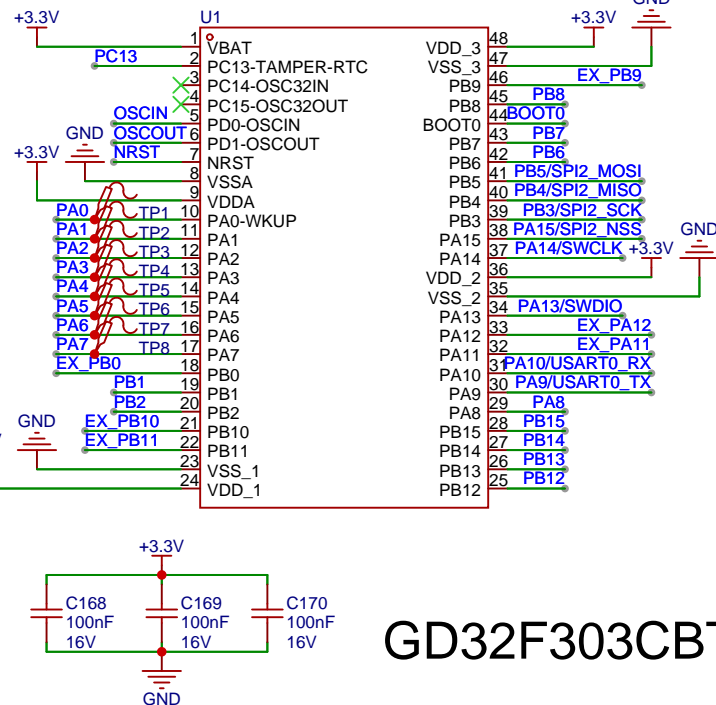
原理图	原理图			更新日期	2025-03-24
图页				创建日期	2025-03-24
绘制	FPGA_Peripheral				
审阅					
立创·逻辑派FPGA-G1开发板					
		版本	尺寸	页	共
				6	10
		V1.0	A4	嘉立创EDA	



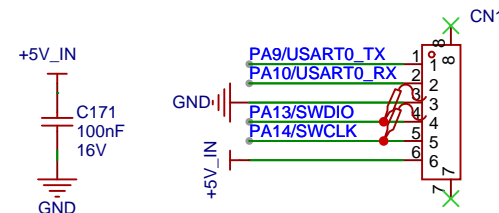
晶振电路



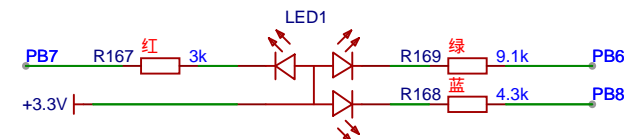
复位&启动电路



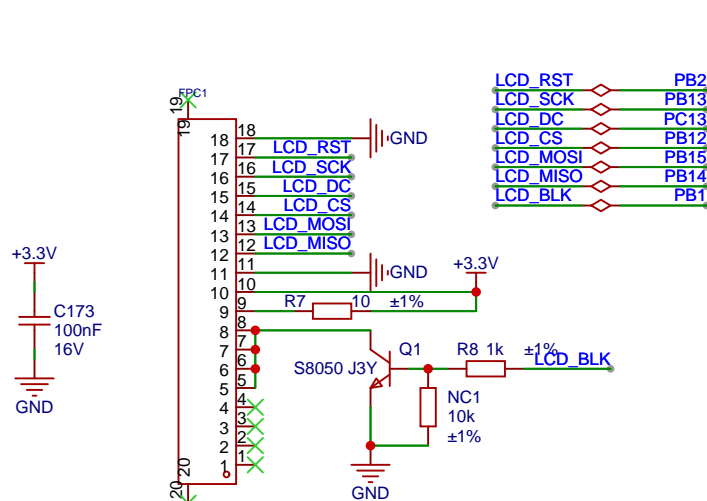
GD32F303CBT6



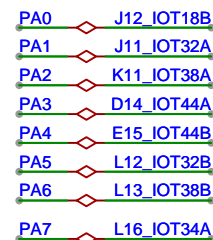
DAPLINK



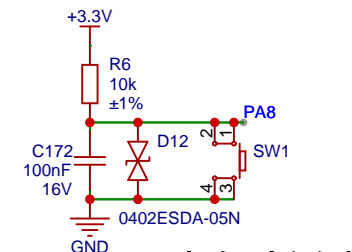
RGB灯



2.4寸TFT-SPI

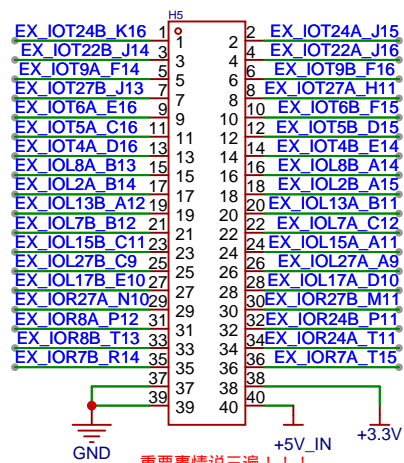


与FPGA交互引脚

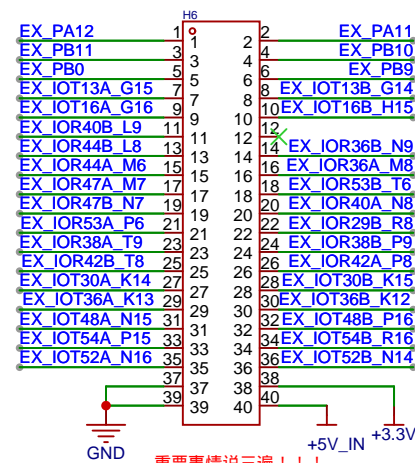


功能按键

原理图	原理图	更新日期	2025-03-24				
		创建日期	2025-03-24				
图页	GD32F303CBT6		物料编码				
绘制		立创·逻辑派FPGA-G1开发板					
审阅							
		版本	尺寸	页	7	共	10
嘉立创EDA		V1.0	A4	嘉立创EDA			



只允许5V输入 3V3输出
只允许5V输入 3V3输出
只允许5V输入 3V3输出



只允许5V输入 3V3输出
只允许5V输入 3V3输出
只允许5V输入 3V3输出

拓展排针接口

原理图	原理图			更新日期	2025-03-24
				创建日期	2025-03-24
图页	Expand			物料编码	
绘制		立创·逻辑派FPGA-G1开发板			
审阅					
		版本	尺寸	页	8 共 10
嘉立创EDA		V1.0	A4	嘉立创EDA	



