



UNIVERSIDADE FEDERAL DE SÃO CARLOS

Centro de Ciências Exatas e de Tecnologia

Departamento de Computação

Arquitetura e Organização de Computadores 1

Prática 7 Processador MIPS Monociclo

Professores: Luciano de Oliveira Neris e Mauricio Fernandes Figueiredo

Autores (Grupo R)

Guilherme Campos Marques, 727338 e Engenharia da Computação

Leticia Bossatto Marchezi, 791003 e Ciência da Computação

Marcos Cardoso Vendrame, 790725 e Ciência da Computação

Mateus Grota Nishimura Ferro, 771043 e Ciência da Computação

São Carlos, 12 de Junho de 2021

1. Seção A

Link para o projeto: https://edaplayground.com/x/8_LU

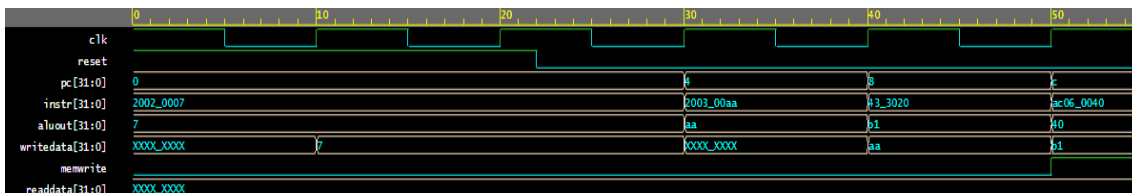


Imagem 1. Diagrama de ondas

2. Seção B

```
main: addi $2, $0, 0x7 # initialize $v0 = 7      # 20020007
      addi $3, $0, 0xAA # initialize $v1 = 170  # 200300aa
      add $6, $2, $3 # $a2 = 7 + 170 = 177     # 00433020
      sw $6, 64($0) # write mem[64] = 177      # ac060040
```

```
1 main:    addi $2, $0, 0x7 # initialize $v0 = 7      # 20020007
2          addi $3, $0, 0xAA # initialize $v1 = 170  # 200300aa
3          add $6, $2, $3 # $a2 = 7 + 170 = 177     # 00433020
4          sw $6, 64($0) # write mem[64] = 177      # ac060040
5
```

Imagem 2. Programa em Assembly