Based on method of cessing units of Data, L1 cache system is Random

解释Memory hieratchy

请详细描述指令的执行过程

800 0421H ADD r2,r1

801 2082H MOV r8, r2

802 3408H MOV [705], r8

803 0705H

804 AC00H RET

完成课后作业P75-P77 Problems 2.1-2.10

完成Probmels 4.3-4.12 P153-P155

某8位微型机地址18位，若使用4k\*4位的RAM芯片组组成模块板结构的存储器，试问：

1.该机所允许的最大主存空间是 256 k字节

2.若每个模块板为32k\*8位，共需 8 个模块板

3.每个模块板内共有 16 片RAM芯片

4.该机存储器共有 128片RAM

Problems 7.5 P271-272

完成课后P485的Problems 13.4

完成课后P486的Problems13.16

完成课后P486的Problems13.17

完成课后P532的Problems14.8

完成课后P532的Problems 14.9

完成课后P532的Problems 14.10

完成课后P728的Problems 20.2

完成课后P728的Problems 20.4