



Operating Systems – 234123

<u>Homework Exercise 4 – Dry</u>

Dan Sdeor dansdeor@campus.technion.ac.il 209509181 Levi Hurvitz levihorvitz@campus.technion.ac.il 313511602

Teaching Assistant in charge:

Or Keret

Assignment Subjects & Relevant Course material Virtual Memory & Memory Management

Recitations 10-11, Lectures 8-9

Submission Format

- 1. Only **typed** submissions in **PDF** format will be accepted. Scanned handwritten submissions will not be graded.
- 2. The dry part submission must contain a single PDF file named with your student IDs –

DHW4_123456789_300200100.pdf

- 3. The submission should contain the following:
 - a. The first page should contain the details about the submitters Name, ID number and email address.
 - b. Your answers to the dry part questions.
- 4. Submission is done electronically via the course website, in the <u>HW4 Dry</u> submission box.

Grading

- 1. <u>All</u> question answers must be supplied with a <u>full explanation</u>. Most of your grade is determined by your <u>explanation</u> and <u>evident effort</u>, and not on the absolute correctness of your answer.
- 2. Remember! your goal is to communicate the knowledge that you have acquired. Full credit will be given only to correct solutions which are <u>clearly</u> described. Convoluted and obtuse descriptions will receive low grades.

Questions & Answers

- The Q&A for the exercise will take place at a public forum Piazza <u>only</u>. Please <u>DO NOT</u> send questions to the private email addresses of the TAs.
- Critical updates about the HW will be published in <u>pinned</u> notes in the piazza forum. These notes are **mandatory** and it is your responsibility to be updated.

A number of guidelines to use the forum:

- Read previous Q&A carefully before asking the question; repeated questions will probably go without answers
- Be polite, remember that course staff does this as a service for the students
- You're not allowed to post any kind of solution and/or source code in the forum as a hint for other students; In case you feel that you have to discuss such a matter, please come to the reception hour
- When posting questions regarding hw4, put them in the hw4 folder

Late Days

• Please **DO NOT** send postponement requests to the TA responsible for this assignment. Only the **TA in charge** can authorize postponements. In case you need a postponement, please fill out the attached form: https://forms.office.com/r/NLBU1nykjE

שאלה 1 - זיכרון

מוקה קנתה מחשב ישן עם מערכת הפעלה לינוקס וארכיטקטורה דומה לזאת שנלמדה בקורס. הכתובות הוירטואליות הינן בגודל bit-16 והכתובות הפיזיות הינן בגודל bit-32.

החלוקה של הכתובת הוירטואלית היא כזאת:

| Virtu | OFF | SET | | | |
|-------|-----|-------|---|-------|---|
| bit-4 | | bit-4 | | bit-8 | |
| 15 | 12 | 11 | 8 | 7 | 0 |

נתון שגודל דף (PAGE) שווה לגודל מסגרת (FRAME), וגם שווה לגודל כל טבלה בטבלת הדפים (PAGE TABLE).

הערה: בכל סעיף שלא מתייחס לכך באופן מפורש, ניתן להניח שהמחשב הזה תקין.

סעיף 1

כמה דפים יכולים להיות לתהליך לכל היותר? פרט\י את החישוב בקצרה.

תשובה סופית: 256 דפים

נימוק:

גודל דף לפי החלוקה של הכתובת הווירטואלית הוא 2^8bytes שזה 256 בתים. כמו כן לפי הנתון זהו גם הגודל של כל frame. יש לנו 8 ביט שמוקצים לטובת מספור כל הדפים שתהליך יכול לקבל שזה בדיוק 256 דפים. או אם רוצים להיעזר בחישוב אז מרחב הזיכרון הוירטואלי הוא $2^{16}bytes$ ולכן מחלוקה שלו בגודל נקבל 256 דפים.

2 סעיף

טוקיו, בת דודה של מוקה, טוענת שמספר המסגרות בזיכרון הפיזי **שווה** למספר הדפים שחישבתם\ן בסעיף הקודם. מוקה לא מסכימה וטוענת שמספר המסגרות שונה ממספר הדפים.

מי מהן צודקת? <u>מוקה \ טוקיו</u> (הקף\י את התשובה הנכונה)

אם מוקה צודקת, ציין\י את מספר המסגרות. נמק\י את תשובתך בקצרה.

:ימוק:

מוקה צודקת. מספר הדפים המקסימלי שתהליך יכול להחזיק הוא 256 וזה נובע מכך שמרחב הכתובות שיש לתהליכים מוקה צודקת. מספר הדפים המקסימלי שיש למחשב הוא בגודל 2^{32} לכן מספר הדיכרון הפיזי שיש למחשב הוא בגודל 2^{32} לכן מספר הצובל מסבר הבייכרון הפיזי שיש למחשב הוא בגודל 2^{32} אכרות.

3 סעיף

טוקיו למדה בקורס מערכות הפעלה שהרגיסטר CR3 מכיל את הכתובת לשורש טבלת הדפים של התהליך הרץ. טוקיו טוענת שהכתובת השמורה ב CR3 הינה כתובת פיזית, אבל מוקה טוענת שהיא וירטואלית.

מי מהן צודקת? מוקה \ טוקיו (הקף\י את התשובה הנכונה)

מה הבעיה העיקרית באופציה הלא נכונה?

נימוק:

טוקיו צודקת. כדי שנוכל לגשת לכתובת פיזית מסיומת, אנו חייבים קודם כל לתרגם את הכתובת הווירטואלית שממופה אליה לאותה כתובת פיזית באמצעות טבלת הדפים (תחת ההנחה שזו הפעם הראשונה שניגשנו לכתובת והיא עדיין לא שמורה בTLB cache) אבל בשביל למצוא את שורש טבלת הדפים אנחנו צריכים את הכתובת הפיזית שלה (במידה נמשר מכיל כתובת וירטואלית) וכדי למצוא כתובת פיזית צריך לגשת לטבלת הדפים. כלומר, יש לנו כאן מעין מצב של ביצה ותרנגולת שבו אנחנו נמשיך לתרגם כתובות ברקורסיה אינסופית כי אין לנו את האינפורמציה המספקת כדי לפתור את הבעיה של למצוא את השורש הפיזי של טבלת הדפים ללא טבלת הדפים. לכן cr3 יהיה חייב להכיל את הכתובת הפיזית של שורש טבלת הדפים.

4 סעיף

מוקה וטוקיו רוצות לדעת את הגודל של ה PTE, ולכן הן פנו אליך!

מהו הגודל של PTE? מהו הגודל המקסימלי שניתן להקצות לדגלים בכל PTE? פרט\י את החישוב.

הנחה: אין בזבוז בדפי טבלת הדפים (כלומר הם מכוסים במלואם ע"י PTEs

תשובה סופית: גודל ה PTE: 16 בתים , גודל הדגלים המקסימלי: 13 בתים

נימוק:

גודל דף הוא 256 בתים שזה לפי נתון של השאלה גם הגודל של כל טבלת דפים. במבנה של הכתובת הווירטואלית יש entry שני אינדקסים לשני טבלאות שונות. גודל כל אינדקס הוא 4 ביט שזה $2^4 = 16$ enteries שני אינדקסים לשני טבלאות שונות. גודל כל אינדקס הוא 4 ביט שזה $2^{56} = 16$. לכן הגודל של כל בתים משמשים למציאת הכתובת בסבלת דפים ברמה הראשונה: 3 בתים משמשים למציאת הכתובת הפיזית של טבלת הדפים בזיכרון (תחת הנחה שיש alignment של שבור טבלאות הדפים). עבור כל עמודה בטבלת הדפים המשנית 3 בתים הולכים למציאת הrame number שהוא הרישא של הכתובת שהסיפא שלה היא הדפים שהוא בגודל בית אחד ולכן $2^{56} = 16$ בתים יכולים לשמש בתור הדגלים לכל page שהקצנו.

5 סעיף

בהינתן שהרגיסטר CR3 מכיל את הערך xBB000, ונתונות גם **הרישות** (הPTEs הראשונים) של חלק מטבלאות הדפים:

הנחה 1: הערכים המוצגים בטבלאות הבאות הינן **רק** הframe number, כלומר לא מוצגים פה דגלים או ביטים אחרים המשומשים לניהול המערכת.

הנחה 2: אין מטמונים מכל סוג (בסעיף זה בלבד).

הנחה 3: ללא קשר לתוצאת סעיף 4, הנח∖י בסעיף זה שגודל הFN הינו BYTE=8bit1.

| | index 0 1 2 | טבלת הדפים שנמצאת בכתובת הפיזית 0xAB00: 0xAB 0xAA 0x50 | עבלת הדפים שנמצאת בכתובת הפיזית 0xC000: 0x40 0x80 0x48 | טבלת הדפים שנמצאת בכתובת הפיזית 0x8000 0xC0 0xC4 0x65 | שנמצאת בכתובת | טבלת הדפים שנמצאת בכתובת הפיזית 0x4000: 0x20 0x30 0x31 |
|---|----------------------|---|---|--|---------------|---|
| _ | 2 3 | | | | I — — | I — — I |

- א. מה היא הכתובת הפיזית (בבסיס hex) שמתאימה לכתובת הוירטואלית \$x13250?
 - **ב.** כמה גישות לזיכרון יהיו במהלך **התרגום** (לא כולל הגישה למידע הסופי)?
 - **ג.** סמנ\י 'X' מעל הטבלאות שהשתתפו בתרגום.

<u>הערה</u>: ספק∖י חישוב מפורט לחלק הראשון, והסבר מתאים לחלק השני.

<u>תזבורת:</u> ספרה של HEX מקודדת ל 4 סיביות, למשל: 0100 0010 0010 0010 ספרה של

תשובה סופית: הכתובת הפיזית: 0x4425, מספר הגישות: 2

נימוק:

א. נפרק את הכתובת לפי השיטה בשאלה:

אינדקס ראשי: 1

אינדקס משני: 3

0x25:Offset

0גישה ראשונה תהיה לפי הרגיסטר CR3 לטבלה הראשית שמספרה הוא 4. נבחר באינדקס 1 שמכיל את 0גישה ראשונה תהיה לפי הרגיסטר בעם השנייה לטבלה שנמצאת בכתובת הפיזית 0xc000 שזו טבלה מספר 2. ניגש נעשה shift ב8 ביט וניגש בפעם השנייה לטבלה שנמצאת לקבלת הכתובת הפיזית 0x4425 נשרשר את הספר לאינדקס 2 בטבלה זו. למספר 0x4425 נשרשר את הספר לקבלת הכתובת הפיזית 0x4425 נשרשר את הספר בעבלה זו.

סה"כ ביצענו שתי גישות לטבלאות 4 ו2.

- ב. כפי שהוסבר 2 גישות.
- ג. טבלאות 4 ו2 השתתפו בתרגום.

<u>6 סעיף</u>

מוקה טוענת שהזיכרון **הפיזי** שלה מבוזבז ושהיא לא יכולה לנצל אותו במלואו, אבל טוקיו טוענת שהיא טועה.

מי מהן צודקת? מוקה \ טוקייו (הקף\י את התשובה הנכונה)

אם טוקיו צודקת, תאר\י כיצד ניתן לנצל את מרחב הזיכרון הפיזי במלואו? אחרת, הסבר\י בקצרה.

נימוק:

טוקיו צודקת. המגבלה על גודל הכתובת הווירטואלית היא למעשה מגבלה על מרחב הכתובות המקסימלי שתהליך בודד יכול להחזיק שכן לכל תהליך יש בpcb מצביע לכתובת הפיזית (שיינתן לcr3 בהחלפת הקשר) של שורש טבלת הדפים הראשית המוקדש רק לו שמצביעה לטבלאות דפים משניות ששייכות לו. במערכת ההפעלה עשויים להיות תהליכים רבים שמחזיקים דפים רבים (תחת מגבלה של 256 דפים לתהליך) כך שבסופו של דבר אנו עשויים לנצל את כל הכתובות הפיזיות שעומדות לרשותנו.

7 סעיף

טוקיו טוענת ש**לא** יתכן מחשב שבו הזיברון **הווירטואלי <u>גדול</u>** יותר **מהפיזי**, מוקה לא הסכימה וטענה זה מצב תקין.

מי מהן צודקת? <u>מוקה \ טוקיו</u> (הקף\י את התשובה הנכונה)

אם טוקיו צודקת אז הסבר\י מדוע, ואם מוקה צודקת תאר\י איך זה אפשרי.

נימוק:

מוקה צודקת. וראינו דוגמה מצוינת לכך בהרצאה. עבור ארכיטקטורת x86-64, אמנם כתובת וירטואלית היא בגודל <u>64 ביט. אבל מרחב כתובות פיזי כזה גדול בצורה לא פרופורציונלית ביחס לדרישה ולטכנולוגיה הקיימת במחשבים מודרניים ביט. אבל מרחב כתובות פיזי כזה גדול בצורה לא פרופור למיפוי כתובות ולביט ה48 עושים הוא להשתמש רק ב48 ביטים למיפוי כתובות ולביט ה48 עושים sign extension. את אותו הדבר נוכל לעשות גם עבור כתובת פיזית של 32 ביט כאשר הכתובת הוירטואלית יכולה להיות יותר גדולה ופשוט לא נשתמש בכל מרחב הזיכרון הוירטואלי שאותה כתובת יכולה להציע.</u>

8 סעיף

מוקה רוצה לאפשר שימוש בדפים גדולים, בלי ביצוע שינויים למבנה טבלת הדפים (כלומר באופן דומה למנגנון שראינו בתרגולים), איזה גדלים של דפים ניתן לאפשר? נמק\י למה אלו כל האופציות האפשריות.

תשובה סופית: 256B, 4KB

נימוק:

יש לנו חלוקה של הכתובת הווירטואלית לשני אינדקסים לטבלאות דפים יס לכן כדי להגדיל את גודל הדף נוכל להוסיף רק אינדקס אחד כי אם נשתמש בשני אינדקסים אז כבר אין paging והכתובת הווירטואלית היא גם הפיזית. להוסיף רק אינדקס אחד כי אם נשתמש בשני אינדקסים של 12 ביט. לכן גודל הדף יהיה offset מגדילה אותו להיות offset של 12 ביט. לכן גודל הדף יהיה $2^{12} = 4KB$

<u>9 סעיף</u>

איזה מהדפים הבאים **יתכן** שיצטרך הגנה ב COW? הקף\י את התשובות הנכונות (יתכן שיש רק תשובה אחת נכונה)

- 1. דפים **בלי** הדגל VM_MAYWRITE במתאר אזור הזכירון המתאים.
 - 2. דפים **בלי** הדגל VM_WRITE במתאר אזור הזכירון המתאים.
 - .3 דפים **עם** הדגל VM_SHARE במתאר אזור הזכירון המתאים.
- 4. דפים עם הדגל VM_MAYREAD במתאר אזור הזכירון המתאים.
 - 5. אף אחת מהתשובות אינה נכונה.

הסבר\י בקצרה למה כל תשובה היא נכונה\לא נכונה.

2.דפים בלי הדגל WRITE_VM במתאר אזור הזכירון המתאים.

במתאר אזור הזכירון המתאים. MAYREAD_VM במתאר אזור הזכירון המתאים.

תשובה 1 לא יפעל על הדף ובמקרה של fork כבוי אז מנגנון COW לא יפעל על הדף ובמקרה של fork תשובה 1 לא נכונה כי אם הדגל ישה לדף מאחד התהליכים.

תשובה 2 נכונה כי גם עם הדגל VM WRITE כבוי, לאחר fork אחד התהליכים יכול לבקש ממערכת ההפעלה לשנות את הרשאות הכתיבה לדף ולנסות לכתוב אליו. במצב הזה מנגנון COW יכנס לפעולה והדף יועתק לדף חדש עבור התהליך שמבצע את הכתיבה.

<u>לאב והבן אחרי זיכרון שמשותפים לאב והבן אחרי VM_SHARE תשובה 3 לא נכונה כי אזורי זיכרון עם דגל VM_SHARE הלא יושפע.</u> והכוונה היא שהבן רוצה לכתוב למשל לדף מבלי שיוצר דף חדש כדי שהדף של האבא לא יושפע.

תשובה 4 נכונה כי אין שום משמעות לדגל הזה מהבחינה של האם הדף ישתתף בCoW או לא. הדפים שמשתתפים בCoW או לא. הדפים שמשתתפים בWM_SHARE שלהם דלוק וCoW שלהם כבוי.

שאלה 2 – ניהול זיכרון:

שאלה זו כתובה באנגלית מאחר ושהיא מכילה לא מעט מושגים ושמות אשר קל יותר לבטאם באנגלית. נא לפתור אותה באיזה שפה שתרצנה\ו.

In the wet part of this homework, you implemented an interface that manages dynamic memory in for a process.

In this part of the homework, you will analyze the existing malloc() (from <cstdlib>) while learning about some new Linux tools.

NOTE: Do NOT submit code you write in this homework with your wet submission. Simply copy your code to your dry submission file, wherever requested.

Section 1:

1. Look up the "strace" utility online, read a little bit, and try to use it yourself by running `strace ls` in your OS terminal. Finally, explain here in a few words what the it does.

<u>strace</u> משמשת להדפסות/קליטה של כל קריאות המערכת שאותו תהליך שנוצר על ידי הפקודה שהעברנו לStrace עשה ובנוסף מדפיסה/מקליטה את כל הsignals שהתהליך קיבל.

- 2. Write a simple program in C that receives a number "x" from the command line and allocates (using malloc()) a block of memory that is "x" bytes long. You can assume there's always one input it will always be a positive integer. Run strace with your compiled program.
 - Finally, attach the code of the program and a screenshot of the output of running strace with your compiled program below
 - 3. הקוד שכתבנו:

```
#include <stdlib.h>

int main(int argc, char const* argv[])

{
   int size = atoi(argv[1]);
   void* addr = malloc(size);
   free(addr);
   return 0;
}
```

:strace:

```
student@pc:~$ strace ./dry_malloc 16
execve("./dry_malloc", ["./dry_malloc", "16"], 0x7ffda6ec32a8 /* 50 vars */) = 0
brk(NULL)
                                             = 0x55c713642000
                                             = -1 ENOENT (No such file or directory)
access("/etc/ld.so.preload", R_OK)
                                            = -1 ENOENT (No such file or directory)
openat(AT_FDCWD, "/etc/ld.so.cache", O_RDONLY|O_CLOEXEC) = 3 fstat(3, {st_mode=S_IFREG|0644, st_size=101870, ...}) = 0 mmap(NULL, 101870, PROT_READ, MAP_PRIVATE, 3, 0) = 0x7ff470a47000
close(3)
access("/etc/ld.so.nohwcap", F_OK) = -1 ENOENT (No such file or directed openat(AT_FDCWD, "/lib/x86_64-linux-gnu/libc.so.6", 0_RDONLY|0_CLOEXEC) = 3
                                             = -1 ENOENT (No such file or directory)
mmap(NULL, 4131552, PROT_READ|PROT_EXEC, MAP_PRIVATE|MAP_DENYWRITE, 3, 0) = 0x7ff470446000
mprotect(0x7ff47062d000, 2097152, PROT_NONE) = 0
mmap(0x7ff47082d000, 24576, PROT_READ|PROT_WRITE, MAP_PRIVATE|MAP_FIXED|MAP_DENYWRITE, 3, 0x1e700
0) = 0 \times 7 ff 47082 d000
mmap(0x7ff470833000, 15072, PROT_READ|PROT_WRITE, MAP_PRIVATE|MAP_FIXED|MAP_ANONYMOUS, -1, 0) = 0
x7ff470833000
close(3)
arch_prctl(ARCH_SET_FS, 0x7ff470a464c0) = 0
mprotect(0x7ff47082d000, 16384, PROT_READ) = 0
mprotect(0x55c711ebc000, 4096, PROT_READ) = 0
mprotect(0x7ff470a60000, 4096, PROT_READ) = 0
munmap(0x7ff470a47000, 101870)
brk(NULL)
                                             = 0x55c713642000
brk(0x55c713663000)
                                             = 0x55c713663000
exit group(0)
+++ exited with 0 +++
student@pc:~$
```

4. The output you received from running strace on your program was probably very messy. There's no way to tell which system call was used during the execution of malloc.

Suggest a simple addition to your C code, such that you will be able to spot the system call used during the execution of malloc anyway. You're not allowed to add flags to strace. Your change must be made in the C code.

write הוספנו לקוד שלנו הדפסות למסך באמצעות.5

```
#Include <stdID.N?
#include <unistd.h>

#define MALLOC_START ("****** START MALLOC CALL ******\n")

#define MALLOC_END ("****** END MALLOC CALL ******\n")

#int main(int argc, char const* argv[])

int size = atoi(argv[1]);

write(1, MALLOC_START, sizeof(MALLOC_START));

void* addr = malloc(size);

write(1, MALLOC_END, sizeof(MALLOC_END));

free(addr);

return 0;

}
```

עם write בין קריאות מערכת של strace נוכל לזהות קריאות מערכת של output בין קריאות מערכת של המחרוזות התואמות:

Section 2:

In the wet part of this homework, you wrote/will write a malloc() alternative that uses both sbrk() and mmap(). Your job in this section is to determine which memory functions the malloc() function that is included in your stdlib uses.

Hint: Use the program and the tools from the last section to help you out!

Which two system calls does the stdlib standard malloc() use in its implementation? Attach screenshots that prove your answer.
 1)brk 2)mmap

.mmap משתמש בקריאות המערכת brk כאשר מדובר בהקצאות קטנות הוא ישתמש בhrk אחרת בmmap. כאשר מדובר בהקצאות קטנות הוא ישתמש בארת בmmap הראינו סעיף 3 קריאה לbrk. עבור קריאה לmmap.

```
= 0x55857f668000
  k(0x55857f689000) = 0x55857f689000
ap(NULL, 135168, PROT READ|PROT_WRITE, MAP_PRIVATE|MAP_ANONYMOUS, -1, 0) = 0x7f5312192000
ite(1, "****** END MALLOC CALL ******\n\0", 31****** END MALLOC CALL ******
 rk(0x55857f689000)
 nunmap(0x7f5312192000, 135168)
exit_group(0)
+++ exited with 0 +++
```

2. Find the threshold that malloc uses to transition from using one function to the other. In other words, what is the number of bytes, after which calling malloc with that number, would result in using one system call instead of the other? Attach screenshots that prove your answer.

134537

החל מהמספר malloc 134537 מתחילה להשתמש גם בקריאת המערכת mmap ולא רק

דוגמה למצב שבו מעבירים ל134536 malloc

```
= 0
Irch_prctl(ARCH_SET_FS, 0x7fd04a0104c0) = 0
Irch_prctl(ARCH_SET_FS, 0x7fd04a0104c0) = 0
Iprotect(0x7fd049df7000, 16384, PROT_READ) = 0
Iprotect(0x55bc37c76000, 4096, PROT_READ) = 0
Iprotect(0x7fd04a02a000, 4096, PROT_READ) = 0
Iunmap(0x7fd04a011000, 101870) = 0
Irite(1, "****** START_MALLOC_CALL ******\n"..., 33****** START_MALLOC_CALL ******
                          = 0x55bc395ad000
= 0x55bc395ce000
END MALLOC CALL ******\n\0", 31***** END MALLOC CALL ******
```

באן אפשר לראות בבירור שלא בוצע mmap.

בשונה מהדוגמה הקודמת: