



PUC Minas

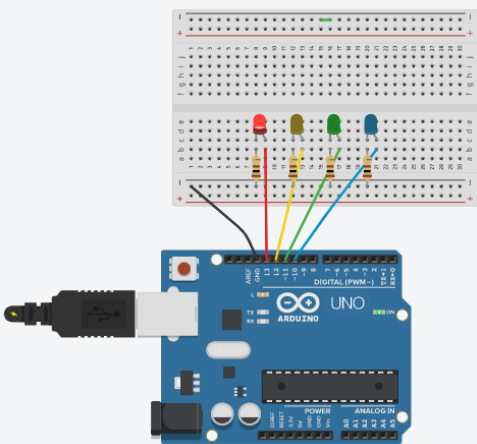
Arquitetura de Computadores 2
Ciência da Computação - 3º Período
Exercício Prático 3 - Parte 1

Luiz Fernando Oliveira Maciel
Priscila Goulart Carvalho

Relatório 3 - Parte 1

1) Apresentar os prints da ULA considerando o mesmo programa de teste utilizado na ULA de 1 bit implementada no Logisim. Apresentar os prints apenas das linhas onde uma instrução é executada.

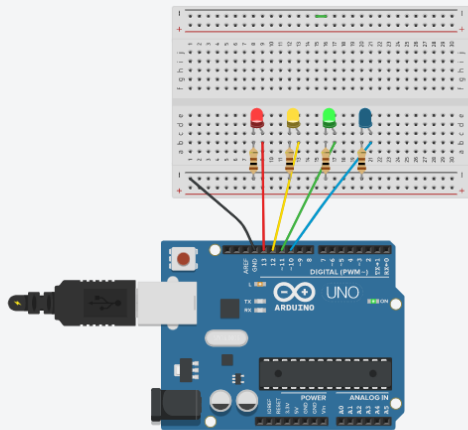
Segue abaixo as imagens referentes a ULA e ao código em execução:



```
31      switch(op)
32      {
33          case 0:
34              s = a & b;
35              break;
36
37          case 1:
38              s = a | b;
39              break;
40
41          case 2:
42              s = !a;
43              break;
44
45          case 3:
46              c = a & b;
47              s = a ^ b;
48              break;
49
50          default:
51              a = 1;
52              b = 1;
53              s = 1;
54              c = 1;
```

Monitor serial

100



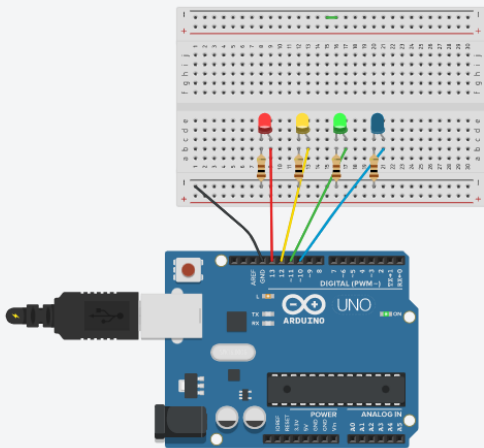
```

29
30
31     switch(op)
32     {
33         case 0:
34             s = a & b;
35             break;
36
37         case 1:
38             s = a | b;
39             break;
40
41         case 2:
42             s = !a;
43             break;
44
45         case 3:
46             c = a & b;
47             s = a ^ b;
48             break;
49
50         default:
51             a = 1;
52             b = 1;

```

Monitor serial

110



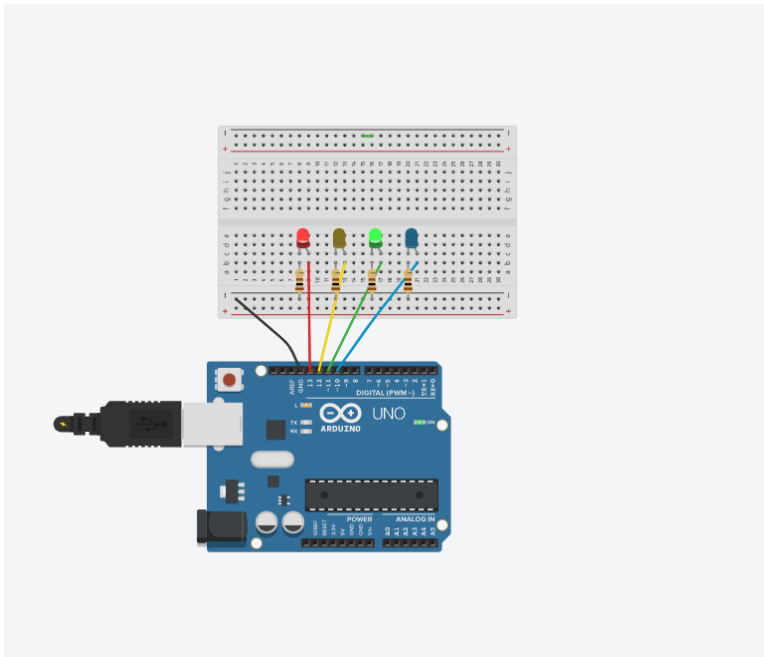
```

29
30
31     switch(op)
32     {
33         case 0:
34             s = a & b;
35             break;
36
37         case 1:
38             s = a | b;
39             break;
40
41         case 2:
42             s = !a;
43             break;
44
45         case 3:
46             c = a & b;
47             s = a ^ b;
48             break;
49
50         default:
51             a = 1;
52             b = 1;

```

Monitor serial

111



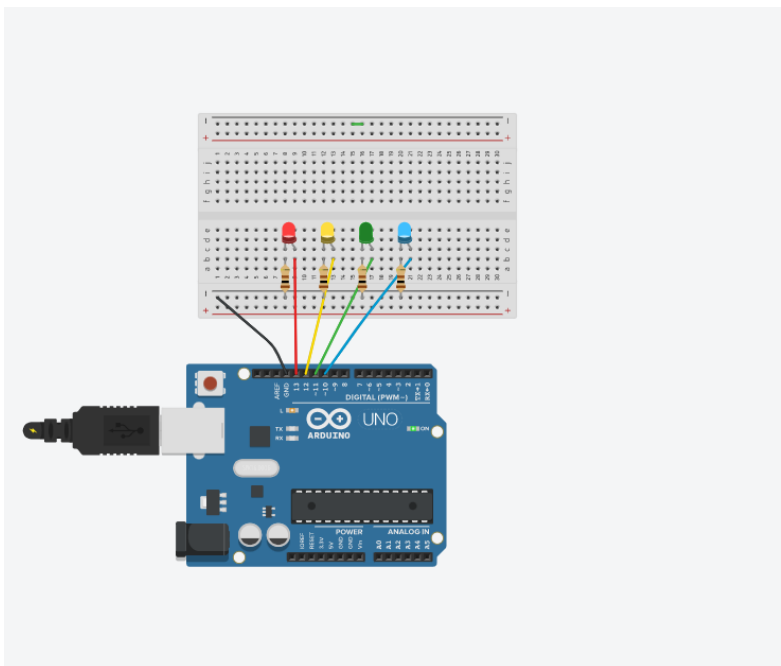
```

29
30
31     switch(op)
32     {
33         case 0:
34             s = a & b;
35             break;
36
37         case 1:
38             s = a | b;
39             break;
40
41         case 2:
42             s = !a;
43             break;
44
45         case 3:
46             c = a & b;
47             s = a ^ b;
48             break;
49
50     default:
51         a = 1;
52         b = 1;

```

Monitor serial

101



```

32     {
33         case 0:
34             s = a & b;
35             break;
36
37         case 1:
38             s = a | b;
39             break;
40
41         case 2:
42             s = !a;
43             break;
44
45         case 3:
46             c = a & b;
47             s = a ^ b;
48             break;
49
50     default:
51         a = 1;
52         b = 1;
53         s = 1;
54         c = 1;
55         break;

```

Monitor serial

113