

INSTITUTO POLITÉCNICO NACIONAL

UNIDAD PROFESIONAL INTERDISCIPLINARIA EN INGENIERÍA Y TECNOLOGÍAS AVANZADAS

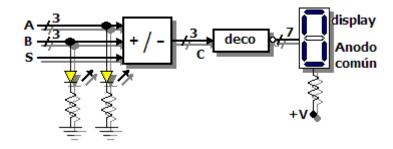


Practica 4: Sumadores y Restadores

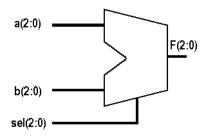
Introducción teórica:

Procedimiento:

1.- Realizar un circuito Sumador / restador de 3 bits con salida a display de 7 segmentos



2.- Diseñar una Unidad lógica aritmética con las siguientes caracteristicas:



Sel	Operacion
000	F = a
001	F = a and b
010	F = a or b
011	F = not a
100	F = a + b
101	F = not b
110	F = a - b
111	F = b * a