

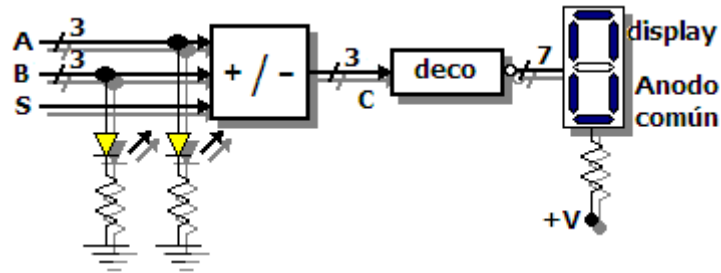


Practica 4: Sumadores y Restadores

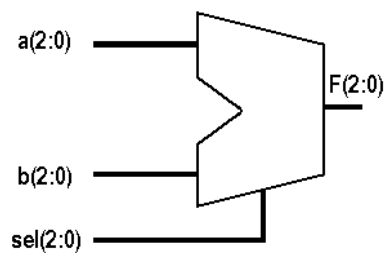
Introducción teórica:

Procedimiento:

1.- Realizar un circuito Sumador / restador de 3 bits con salida a display de 7 segmentos



2.- Diseñar una Unidad lógica aritmética con las siguientes características:



Sel	Operacion
000	$F = a$
001	$F = a \text{ and } b$
010	$F = a \text{ or } b$
011	$F = \text{not } a$
100	$F = a + b$
101	$F = \text{not } b$
110	$F = a - b$
111	$F = b * a$