HWE-Skript

Leopold Götsch

2024-02-01

Inhaltsverzeichnis

# Willkommen zum Skript

**In Arbeit!!**

Dieses Skriptum dient zur Unterstützung und Ergänzung der Inhalte aus dem Unterricht. Der “rote Faden” im Unterricht ist in den jeweiligen Klassennotizbüchern zu finden. Darin sind auch Links zu den passenden Kapiteln in diesem Skript zu finden. Das Skriptum wird ständig erweitert und verbessert. Input ist herzlich willkommen.  
Danke an alle, die mit Ideen und Unterlagen zur Erstellung beitragen und sich die Zeit nehmen mit Korrekturen das Skriptum zu verbessern.

## Verbessern

Ich freue mich über alle Fehlerkorrekturen und Verbesserungsvorschläge die mich erreichen. Am einfachsten ist dies via Mail oder über GitHub.

## Mitwirken

Wer am Skriptum mitarbeiten möchte, kann mich gerne kontaktieren. Meine Kontaktdaten sind auf der Homepage der HTL-Anichstrasse zu finden.

Viel Vergnügen mit HWE und dem interaktiven Quarto Book!

# 1. Boolesche Algebra

## 1.1 Von der Wahrheitstabelle zur Booleschen Gleichung

Es soll mittels Boolescher Algebra die einfachste Boolesche Gleichung aus der Wahrheitstabelle ermittelt werden.

### 1.1.1 Wahrheitstabelle

| Nummer | D | C | B | A | Y | Minterm | Verwendet |
| --- | --- | --- | --- | --- | --- | --- | --- |
| 1 | 0 | 0 | 0 | 0 | 0 | - | - |
| 2 | 0 | 0 | 0 | 1 | 1 |  | x |
| 3 | 0 | 0 | 1 | 0 | 0 | - | - |
| 4 | 0 | 0 | 1 | 1 | 1 |  | xy |
| 5 | 0 | 1 | 0 | 0 | 0 | - | - |
| 6 | 0 | 1 | 0 | 1 | 1 |  | x |
| 7 | 0 | 1 | 1 | 0 | 1 |  | - |
| 8 | 0 | 1 | 1 | 1 | 1 |  | y |
| 9 | 1 | 0 | 0 | 0 | 0 | - | - |
| 10 | 1 | 0 | 0 | 1 | 1 |  | x |
| 11 | 1 | 0 | 1 | 0 | 0 | - | - |
| 12 | 1 | 0 | 1 | 1 | 1 |  | y |
| 13 | 1 | 1 | 0 | 0 | 1 |  | - |
| 14 | 1 | 1 | 0 | 1 | 1 |  | - |
| 15 | 1 | 1 | 1 | 0 | 0 | - | - |
| 16 | 1 | 1 | 1 | 1 | 0 | - | - |

### 1.1.2 Vereinfachen durch Vergleich von Thermen mit nur einem Unterschied

Da gilt (Idempotenzgesetze der Disjunktion) können Therme mehrfach verwendet werden. Es muss nur so lange verglichen werden bis alle Terme einmal benutzt wurden! Gibt es zu einem Term, keinen weiteren Term mit nur einer abweichenden negation so ist dieser vollständig in das Ergebnis zu übernehmen.

x  
 y  
 z  
 y  
 z  
  
 x

Nun wird erneut verglichen bis jeder Therm mindestens einmal verwendet wurde. Gibt es zu einem Term keinen weiteren Term mit nur einer abweichenden negation so ist dieser vollständig in das Ergebnis zu übernehmen.

Mit dem Idempotenzgesetze der Disjunktion kann der letzte dieser Term weg gelassen werden, da er bereits in der ersten Zeile vorkommt.

Das Ergebnis:

### 1.1.3 Überprüfung

Zur Überprüfung wird das Ergebnis mittels Sympy berechnet.

Tabelle 1.1: Wahrheitstabelle

| D | C | B | A | Y |
| --- | --- | --- | --- | --- |
| 0 | 0 | 0 | 0 | 0 |
| 0 | 0 | 0 | 1 | 1 |
| 0 | 0 | 1 | 0 | 0 |
| 0 | 0 | 1 | 1 | 1 |
| 0 | 1 | 0 | 0 | 0 |
| 0 | 1 | 0 | 1 | 1 |
| 0 | 1 | 1 | 0 | 1 |
| 0 | 1 | 1 | 1 | 1 |
| 1 | 0 | 0 | 0 | 0 |
| 1 | 0 | 0 | 1 | 1 |
| 1 | 0 | 1 | 0 | 0 |
| 1 | 0 | 1 | 1 | 1 |
| 1 | 1 | 0 | 0 | 1 |
| 1 | 1 | 0 | 1 | 1 |
| 1 | 1 | 1 | 0 | 0 |
| 1 | 1 | 1 | 1 | 0 |

|  |
| --- |
| Hinweis |
|  |

… A Eingang

… B Eingang

… C Eingang

… D Eingang

… Y Ausgang

[Gleichung 1.1](#eq-bool2) und [Gleichung 1.2](#eq-Yeq) stimmen überein, daher ist davon auszugehen, dass das Ergebnis stimmt.

### 1.1.4 Schaltung

|  |
| --- |
| Hinweis |
| Es handelt sich um eine automatisch generierte Schaltung mit amerikanischen Symbolen! Diese Schaltung entspricht NICHT europäischen Normen und ist rein informativ. |

|  |
| --- |
| Abbildung 1.1: Logik Schaltung für Ausgang Y |

# 2. Der Transistor

## 2.1 Feldeffekttransistor

Die einfachste und die gleichzeitig eine der wichtigsten Anwendungen des MOSFET’s ist der Schalter. Mittels Spannnung am Gate wird der MOSFET ein- und ausgeschalten.

|  |
| --- |
| Abbildung 2.1: N-Kanal MOSFET als Schalter |

Die notwendigen und zulässigen Spannungen sind aus dem Datenblatt des gewählten Transistors zu entnehmen. Die kleinste Spannung, welche für das Schalten zwischen Gate und Source anliegen muss, wird Threshold-Spannung genannt. Am Gate wird kein Vorwiderstand benötigt, da der Eingangswiderstand des MOSFET’s sehr hoch ist und dadurch, in den meisten Fällen, mit angenommen werden kann.

### 2.1.1 Aufgabe

#### 2.1.1.1 Teil 1: N-Kanal Anreicherungstyp

Simulieren Sie die Schaltung. Wählen Sie die Spannungen aus dem Datenblatt aus. Geben Sie für zwei Eingangspulse den Strom durch, und die Spannung über den Widerstand. Verwenden Sie dafür die Transientenanalyse und geben Sie deutlich an ob das Ergebnis den Erwartungen entspricht oder nicht. Argumentieren Sie Ihre Aussage.

#### 2.1.1.2 Teil 2: P-Kanal Anreicherungstyp

Simulieren Sie die Schaltung erneut unter der verwendung eines P-Kanal Anreicherungstypen. Passen Sie die Spannungen so an, dass auch dieser als Schalter funktioniert. Verwenden Sie dazu erneut das passende Datenblatt. Geben Sie deutlich an ob das Ergebnis den Erwartungen entspricht oder nicht. Argumentieren Sie Ihre Aussage.

## 2.2 Bipolartransistor

### 2.2.1 Die Emitterschaltung mit Temperaturstabilisierung

Ein einfacher Spannungsverstärker. Der Re dient der Temperaturstabilisierung der Strecke.

|  |
| --- |
| Abbildung 2.2: Bipolartransistor in Emittergrundschaltung mit Re |

### 2.2.2 Aufgabenstellung

Entwerfen Sie einen Spannungsverstärker mit einer Verstärkung.

#### 2.2.2.1 Gegeben

##### 2.2.2.1.1 Aus der Angabe

##### 2.2.2.1.2 Aus dem Datenblatt

##### 2.2.2.1.3 Aus der Erfahrung / Faustregel

* Zahlenwerte
* Gleichungen

### 2.2.3 Berechnung

* Gleichung [Gleichung 2.1](#eq-vU_eq) nach auflösen. Das Ergebnis in Gleichung [Gleichung 2.2](#eq-Ic1) einsetzen und nach auflösen.

### 2.2.4 Die Kollektorschaltung

Die Kollektorschaltung wird als Impedanzwandler eingesetzt. Daher ist die wesentliche Eigenschaft der Eingangswiderstand. Die Bauteile müssen also so berechnet werden, dass sich ein gewünschter Eingangwiderstand einstellt.

**To be Continued**

# 3. Leistungsverstärker

**Lernziele**

* Auslegung von analogen Schaltungen
* Strukturiertes aufbereiten einer Aufgabenstellung
* Plausibilität und Qualitätsbeurteilung mittels Simulation
* Übersichtliches zeichnen komplexer Schaltpläne
* Strukturiertes, Zeitoptimiertes Dokumentieren der Arbeit

Transistorverstärker, wie sie bisher bekannt sind [Kapitel 2.2](#sec-BJT), in denen ein Transistor in einem Arbeitspunkt betrieben wird, haben bei höheren Leistungen eine zu hohe Verlustleistung. Die Verlustleistung ist proportional zum Strom durch den Kollektor in Ruhe, also ohne Signal am Eingang. Bei der Emitterschaltung ist der Ruhestrom höher, da der Arbeitspunkt auf der Kennlinie weiter “oben” ist. Diese Betriebsart wird auch A - Betrieb genannt.

|  |
| --- |
| Abbildung 3.1: Bipolartransistor Arbeitspunkt und Ruhestrom [1] |

Um höhere Leistungen und eine geringere Verlustleistung zu erreichen, muss der Arbeitspunkt nach “unten” also zu einem kleineren gebracht werden. Wird dies am Beispiel des Verstärkers in Emittergrundschaltung [Kapitel 2.2](#sec-BJT) gemacht, würde das bedeuten, dass nur noch eine Halbwelle verstärkt wird. Um dies zu verhindern, werden ein PNP und ein NPN Transistor in Gegentakt geschaltet. Jeder Transistor übernimmt nun die Verstärkung einer Halbewelle. Warum der , und damit die Verlustleistung, trotzdem nicht ganz Null sein kann, sehen wir im folgenden Teil.

## 3.1 Die Gegentaktendstufe

Um zu vermeiden, dass der Arbeitspunkt eine höhere Verlustleistung aufgrund eines höheren verursacht, und trotzdem ein symmetrisches Signal verstärkt werden kann, können zwei Transistoren eingesetzt werden. Damit ist auch die maximale Leistung höher, da der Arbeitsbereich pro Transistor besser ausgenutzt wird. Ein Transistor verstärkt die positiven Signale. Der andere die negativen. Dies wird Gegentaktendstufe genannt und die die Betriebsart wird als B bezeichnet. Wird eine reale Schaltung entwickelt ist stets darauf zu achten, dass die Bauteileigenschaften berücksichtigt werden. Speziell die Maximalwerte dürfen nicht überschritten werden.

|  |
| --- |
| Abbildung 3.2: Bipolartransistoren in Gegentakt |

Wird diese Schaltung einem Test unterzogen zeigt sich, dass das Ergebnis wenig zufriedenstellend ist. Weder wird die Amplitude erreicht, das Signal wird gedämpft, noch folgt der Ausgang dem sinuiden Verlauf des Eingangs. Speziell an den Nulldurchgängen gibt es beträchtliche Verzerrungen. Als Qualitätskriterium soll von nun an die Differenz zwischen Ausgangsspannung und Eingangsspannung herangezogen werden.

|  |
| --- |
| Abbildung 3.3: Bipolartransistoren in Gegentakt, Simulationsergebnisse |

| Simulationsparameter | Wert | Bemerkung |
| --- | --- | --- |
| Frequenz | 1 kHz |  |
| Amplitude | 1 V |  |
| Simulierte Perioden | 3 |  |

## 3.2 Rückkopplung

Um den Verlauf der Ausgangsspannung an den Verlauf der Eingangsspannung anzupassen, wird eine Gegenkopplung verwendet. Dazu ist eine Subtraktion des Ausgangssignals vom Eingangssignal notwendig. Als Transistorschaltung würde sich eine Differenzverstärkerschaltung anbieten. Für ein noch besseres Ergebnis wird hier ein OPV eingesetzt. Durch die Rückkopplung der gesamten Ausgangsspannung wird eine Spannungsverstärkung von Eins erreicht. Das Ausgangssignal folgt dem Eingangssignal. Eine legitime Frage ist, warum nicht einfach nur der OPV verwendet wird? Hier kann auf die Überschrift verwiesen werden. Es soll Leistung verstärkt werden. Und die Ausgangsleistung eines OPV reicht in der Regel nicht aus um beispielsweise Lautsprecher zu betreiben.

|  |
| --- |
| Abbildung 3.4: Gegentaktendstufe mit Rückkopplung |

Mittels Simulation kann nun erneut die Qualität überprüft werden. Es ist zu erkennen, dass die Amplitude erreicht wird. An den Nulldurchgängen sind jedoch noch Störungen zu sehen. Die Ursache dieser Störungen sind die Kennlinien der Transistoren. In Abbildung [Abbildung 3.1](#fig-BJT-AP_Ruhestrom) lässt sich erkennen, dass sich in der Nähe des Ursprunges ein Knick befindet. Erst ab einer größer von ca. beginnt der Transistor zu leiten. Das bedeutet, dass Eingangssignale kleiner als diese minimal notwendige Basis- Emitterspannung nicht verstärkt werden.  
Der OPV wirkt zwar auch den Übergabeverzerrungen entgegen, allerdings ist er stark abhängig von der Frequenz. Je schneller im Verhältnis zum Signal der OPV sein Ausgangssignal ändern kann, umso kleiner sind die Verzerrungen. Wie schnell der OPV seinen Ausgang ändern kann, hängt von der Slew-Rate mit der Einheit ab.

|  |
| --- |
| Abbildung 3.5: Bipolartransistoren in Gegentakt, Simulationsergebnisse |

| Simulationsparameter | Wert | Bemerkung |
| --- | --- | --- |
| Frequenz | 10 kHz |  |
| Amplitude | 1 V |  |
| Simulierte Perioden | 3 |  |

## 3.3 Vorspannen

Um die Übergabeverzerrungen zu eliminieren wird die B-E Strecke vorgespannt. Das bedeutet eine Spannung anzulegen welche größer ist als die Schwellspannung der Basis- Emitter Strecke. Damit ist der Transistor bereits im leitenden Bereich und wird nur noch vom Eingangssignal weiter ausgesteuert.  
Da durch das Vorspannen auch ein Kollektorstrom durch den Transistor fließt wenn am Eingang anliegen erhöhen sich die Verluste. Dieser Kollektorstrom wird auch als Ruhestrom bezeichnet . Um den Ruhestrom möglichst klein zu halten muss die Spannungsquelle an die Transistoren und deren Fertigungstoleranzen angepasst werden.

|  |
| --- |
| Abbildung 3.6: Gegentaktendstufe mit vorgespannten Transistoren |

Mittels DC-Sweep kann die Spannungsquelle auf einen gewünschten eingestellt werden. Der ist so zu wählen, dass der Arbeitspunkt außerhalb des nichtlinearen Bereichs der Transistorkennlinie liegt. Gleichzeitig soll er so klein als Möglich sein um die Verluste gering zu halten. Hier soll der ein Zehntel des maximalen Laststromes betragen.

|  |
| --- |
| Abbildung 3.7: Gegentaktendstufe mit vorgespannten Transistoren, DC-Sweep |

| Simulationsparameter | Wert | Bemerkung |
| --- | --- | --- |
| min | 1 V |  |
| max | 1,4 V |  |
| step size | 10 mV |  |

Mit dem Cursor können die Ergebnisse exakt abgelesen werden.

| Simulationsergebnis | Wert | Bemerkung |
| --- | --- | --- |
| bei = 15 mA an T1 | 1,3479 V |  |
| bei = 15 mA an T2 | 1,3488 V |  |

Da es sich um unterschiedliche Transistoren handelt, ist natürlich auch der Zusammenhang zwischen und ein anderer. Da die Werte sehr nahe beieinander liegen kann ein gerundetes arithmetisches Mittel als Ergebnis für verwendet werden.

Der Verstärker hat nun eine Qualität, welche das Verstärken von niederfrequenten Signalen in ausreichender Güte erlaubt, um Beispielsweise Musik zu verstärken. Dies ist am geringen Unterschied zwischen der Eingangsspannung und der Ausgangsspannung zu erkennen.

|  |
| --- |
| Abbildung 3.8: Bipolartransistoren in Gegentakt, Simulationsergebnisse |

| Simulationsparameter | Wert | Bemerkung |
| --- | --- | --- |
| Frequenz | 10 kHz |  |
| Amplitude | 1 V |  |
| Simulierte Perioden | 3 |  |

|  |
| --- |
| Hinweis |
| Welche anderen Darstellungen des Verhältnisses zwischen Ausgang und Eingang würden sich eignen um Nachzuweisen, dass die Verzerrung akzeptabel ist? |

## 3.4 Reale Spannungsquelle

Ideale Spannungsquellen, wie oben eingezeichnet, existieren nicht. Daher muss die ideale Spannungsquelle mit einer realen Spannungsquelle ersetzt werden. Aus kostengründen muss dies mit möglichst wenigen Bauteilen geschehen. Daher fällt ein Netzteil aus. Eine Schaltung mit nur drei Bauteilen die die Aufgabe erledigen kann ist ein sogenannter “-Vervielfacher” [2, pp. 301].  
In [Abbildung 3.9](#fig-BJT_GegenRueckVorReal2) wird die Schaltung gezeigt. Um die Schaltung zu dimensionieren kann der -Vervielfacher alleine betrachtet werden. ist aus [Kapitel 3.3](#sec-LV_Vorspannen) bekannt. Es müssen nun also die Widerstände und so dimensioniert werden.

|  |
| --- |
| Abbildung 3.9: Reale Spannungsquelle, -Vervielfacher |

Der Ablauf ist wie folgt und gilt für alle Dimensionierungsaufgaben von Schaltungen.

### 3.4.1 -Vervielfacher berechnen.

Dabei wird die Schaltung analytisch, also mit Formeln berechnet.  
Es soll wie bei der Dimensionierung der Emitterverstärkerschaltung klar gekennzeichnet werden woher die Formeln und Werte kommen.  
Gesucht wird und so, dass der gesuchten Vorspannung aus [Kapitel 3.3](#sec-LV_Vorspannen) entspricht.

Der maximale Laststrom wurde in [Kapitel 3.3](#sec-LV_Vorspannen) bestimmt.

Die Berechnung von Transistorschaltungen erfolgt immer mit gewissen Annahmen. Eine exaktere, und damit kompliziertere, Berechnung ist nicht sinnvoll, da die Bauteiltoleranzen und Temperatureinflüsse groß sind. Folgende *Faustegeln* gelten für die Berechnung:

Mit Maschengleichung 1 erhält man den Zusammenhang zwischen und .

Mit Maschengleichung 2 lässt sich berechnen.

kann aus dem Knoten 2 berechnet werden indem [Gleichung 3.10](#eq-I2_eq) eingesetz wird.

Wird nun noch [Gleichung 3.16](#eq-Ib_eq) in [Gleichung 3.11](#eq-I1_eq2) eingesetzt erhält man eine Gleich für in Abhängigkeit von .

Über den Knoten 1 wird der Zusammenhang zwischen den Strömen dargestellt. Für muss der maximale Lastrom eingesetz werden. Dieser kann aus einer Transientensimulation in [Kapitel 3.3](#sec-LV_Vorspannen) ermittelt werden. Der Strom kann mit der Faustregel [Gleichung 3.3](#eq-Ispg_eq) bestimmt werden. Werden diese Informationen und [Gleichung 3.17](#eq-I1_eq3) in Knoten 1 [Gleichung 3.13](#eq-K1_eq) eingesetzt, kann durch umformen, berechnet werden.

Durch einsetzen der Zahlenwerte können nun und berechnet werden.

|  |
| --- |
| Hinweis |
| Wird der Spannungsteiler aus und als unbelastet betrachtet, indem sichergestellt wird, dass ist, vereinfacht sich die Berechnung erheblich. Allerdings sind damit auch höhere Ruheströme und damit Verluste verbunden. |

### 3.4.2 Überprüfen und einstellen mittels Simulation

Nun wird mittels Simulation die Berechnung überprüft und die Schaltung exakt eingestellt. Zur Überpürfung wird eine “OP” Simulation verwendet. Um die Schaltung einzustellen kann eine “DC-Sweep” Simulation, wie dies zum Beispiel in [Kapitel 3.3](#sec-LV_Vorspannen) zur Bestimmung der korrekten Vorspannung gemacht wurde, verwendet werden.

|  |
| --- |
| Abbildung 3.10: Reale Spannungsquelle, Simulation 1 |

Werden die oben berechneten Werte mittels Simulation überpürft, erhält man eine gute Übereinstimmung für . Um eine noch Bessere Übereinstimmung zu erzielen können die Widerstände mittels DC-Sweep eingestellt werden. Dazu wird laut Berechnung gewählt und Widerstand “gesweept”. Ziel ist es Den Widerstandswert so zu bestimmen, dass den notwendigen Wert der Vorspannung hat, welcher in [Kapitel 3.3](#sec-LV_Vorspannen) mittels “DC-Sweep” ermittelt wurde .

|  |
| --- |
| Abbildung 3.11: Reale Spannungsquelle, DC-Sweep |

| Simulationsparameter | Wert | Bemerkung |
| --- | --- | --- |
| Rsq2 Sweep Bereich | 1 Ohm bis 20 kOhm in 100 Ohm Schritten |  |

| Simulationsergebnis | Wert | Bemerkung |
| --- | --- | --- |
| bei |  |  |

Eine neuerliche Simulation bestätigt das Ergebnis.

|  |
| --- |
| Abbildung 3.12: Reale Spannungsquelle, Simulation 2 |

### 3.4.3 Aufbau

Ist aus dem Schaltungsaufbau zu erwarten, dass Bauteiltoleranzen und Umgebungsbedingungen (z.B. Temperatur) eine Rolle spielen, müssen Potentiometer in der realen Schaltung vorgesehen werden um die diese Effekte zu kompensieren. Beim -Vervielfacher würde als Trimpotentiometer ausgeführt werden. Weiters ist zu beachten, dass für einen realen Aufbau Widerstandswerte aus den E-Reihen zu wählen sind!

### 3.4.4 Reale Spannungsquelle in der Schaltung

Der zuvor dimensionierte -Vervielfacher kann nun in die Schaltung eingebaut werden.

Es gilt aufs neue die Qualität zu überprüfen. Dabei werden die selben Parameter wie in [Kapitel 3.3](#sec-LV_Vorspannen) zur Beurteilung heran gezogen. Zuerst wird wieder eine Operating Point Analyse (OP) durchgeführt um den Arbeitspunkt zu kontrollieren, [Abbildung 3.13](#fig-BJT_GegenRueckVorReal3). Bereits hier ist zu erkennen, dass die gewünschte Vorspannung nicht erreicht wird.

|  |
| --- |
| Abbildung 3.13: Gegentaktendstufe mit realer Vorspannungsquelle, Simulation 1 |

|  |
| --- |
| Abbildung 3.14: Gegentaktendstufe mit realer Vorspannungsquelle, Transienten Simulation |

| Simulationsparameter | Wert | Bemerkung |
| --- | --- | --- |
| Frequenz | 10 kHz |  |
| Amplitude | 1 V |  |
| Simulierte Perioden | 3 |  |

In der Simulation über die Zeit, der Transientensimulation, sind auch eindeutig die Übergabeverzerrungen zu sehen. DEr Grund dafür liegt in der fehlenden Stromversorgung der Spannungsquelle.

|  |
| --- |
| Hinweis |
| Welche noch Kostengünstigere Variante zur Realisierung der Vorspannung mit Dioden gibt es? Welchen Nachteile hat diese Lösung? Warum wird nicht einfach eine Stromquelle mit einem Widerstand zur Vorspannung genutzt? |

## 3.5 Stromversorgung

Wie in [Kapitel 3.4.4](#sec-RealeVorspannung) Simulationsergebnis [Abbildung 3.13](#fig-BJT_GegenRueckVorReal3) und [Abbildung 3.14](#fig-BJT_GegenRueckVorReal4) sichtbar ist, fehlt für die reale Vorspannungsquelle noch die Stromversorgung.

|  |
| --- |
| Abbildung 3.15: Gegentaktendstufe mit Stromversorgung, Simulation 1 |

Mittels Arbeitspunktsimulation ist zu sehen, dass die Vorspannung durch, den einbau der Stromquellen erreicht wird. Die Höhe des Stromes richtet sich nach der Dimensionierung von in [Kapitel 3.4.1](#sec-ube_verf_bere).

|  |
| --- |
| Abbildung 3.16: Gegentaktendstufe mit Stromversorgung, Transienten Simulation |

| Simulationsparameter | Wert | Bemerkung |
| --- | --- | --- |
| Frequenz | 10 kHz |  |
| Amplitude | 1 V |  |
| Simulierte Perioden | 5 |  |

Die Verzerrungen sind wieder auf dem Niveau aus [Kapitel 3.3](#sec-LV_Vorspannen) und damit akzeptabel. Nun müssen nur noch die idealen Stromquellen mit realen ersetzt werden.

## 3.6 Reale Stromquelle

Als geeignete Stromquellen bietet sich der sogenannte Stromspiegel an. Dieser kann wieder Analytisch berechnet werden nach [2, pp. 157] oder mittels DC-Sweeps des Widerstandes bestimmt werden. Zur Simulation eignen sich als Last Spannungsgesteuerte Spannungsquellen.

|  |
| --- |
| Abbildung 3.17: Gegentaktendstufe mit realen Stromquellen, Simulation 1 |

Die Stabilität der Stromquelle kann ermittelt werden indem die Lastspannung “gesweept” wird. Dabei soll der Verlauf des Stromes möglichst horizontal, konstant, sein.

|  |
| --- |
| Abbildung 3.18: Gegentaktendstufe mit realen Stromquellen, DC Sweep |

Nachdem die ausreichende Stabilität gezeigt wurde können die Stromquellen eingebaut werden und die gesamte Schaltung auf ihre Qualität überprüft werden.

|  |
| --- |
| Abbildung 3.19: Gegentaktendstufe mit realen Stromquellen, Arbeitspunktanalyse |

|  |
| --- |
| Abbildung 3.20: Gegentaktendstufe mit realen Stromquellen, Transienten Analyse |

| Simulationsparameter | Wert | Bemerkung |
| --- | --- | --- |
| Frequenz | 10 kHz |  |
| Amplitude | 1 V |  |
| Simulierte Perioden | 5 |  |

Vergleicht man nun Ergebnis [Abbildung 3.8](#fig-BJT_GegenRueckVorSim1), bei welchem die Vorspannung ideal ausgeführt wurde und das Ergebnis [Abbildung 3.20](#fig-BJT_06_LV_Real_TRANSim1) mit realen, und damit tatsächlich fertigbar, Quellen ist die Qualitätsunterschied zu vernachlässigen. Das Schaltung gilt damit als fertig dimensioniert. Natürlich kann die Schaltung erweitert, adaptiert und verbessert werden. Siehe dazu [Kapitel 3.8](#sec-AbwErw).

## 3.7 Praktische Herangehensweise

* welche Last muss versorgt werden.
* welche Lastströme sind gewünscht.
* Auswahl passender Transistoren in Bezug auf die maximale Werte.
* Definition der Qualitätsparameter, z.B. Differenz der ein und Ausgangspannungen, Oberwellen Anteile, …

## 3.8 Abwandlungen und Erweiterungen

Wie könnte eine Strombegrenzung, Kurzschlusssicherheit, umgesetzt werden?  
Wie könnte die Rückkopplung die hier mit einem OPV umgesetzt wurde noch realisiert werden?   
Wie könnte die Vorspannung mit Dioden umgesetzt werden?  
Wie könnte die Leistung weiter erhöht werden?

# 4. H-Brücke

Der Markt für DC-Motoren belief sich im Jahr 2022 auf ca. 20,1 Milliarden US-Dollar und es wurde erwartet, dass sich das Volumen bis 2031 auf 49,3 Milliarden erhöht [3]. Jeder dieser Motoren braucht eine mehr oder weniger komplizierte Ansteuerung. Eine mögliche Ansteuerung soll hier gezeigt werden.

**Ziel**  
Es soll eine Schaltung entworfen werden welche es erlaubt, einen DC-Motor in folgenden Betriebsarten zu betreiben:

* Linkslauf
* Rechtslauf
* Bremsen

Bei den ersten beiden Punkten soll es Möglich sein, die Drehzahl mittels *Puls-Weiten-Modulation* (PWM) zu ändern.

**Lernziele**

* Strukturiertes aufbereiten einer Aufgabenstellung
* Auslegung von digitalen Schaltungen
* Plausibilität und Qualitätsbeurteilung mittels Simulation
* Hierarchisches Design in Schaltplänen
* Strukturiertes, zeitoptimiertes Dokumentieren der Arbeit

**Hilfestellung**

[Hierarchisches Design](https://htlanichstrasse.sharepoint.com/:v:/s/HWE_G1_GoetL_4CHEL_2324/EZasQb_YxYJFhKNIHozMHHEBL6wJfvGr8gDUHmqqvegymg?e=bt8iiY&nav=eyJyZWZlcnJhbEluZm8iOnsicmVmZXJyYWxBcHAiOiJTdHJlYW1XZWJBcHAiLCJyZWZlcnJhbFZpZXciOiJTaGFyZURpYWxvZy1MaW5rIiwicmVmZXJyYWxBcHBQbGF0Zm9ybSI6IldlYiIsInJlZmVycmFsTW9kZSI6InZpZXcifX0%3D)

## 4.1 Beschreibung der H-Brücke

Im einfachsten Fall wird die Stromversorgung, welche eine entsprechende Leistung hat, mit einem Schalter eingeschaltet und der Motor dreht sich. Um einen Motor drehzahlgesteuert zu betreiben, bedarf es ein Steuersignal und der entsprechenden Leistung für den Motor. In den meisten Fällen ist es so, dass das Steuersignal selbst nicht ausreichend Leistung hat, da es aus einem Mikrocontroller kommt.  
Mit Schaltung [Abbildung 2.1](#fig-n-Channel_switch) kann ein Motor drehzahlgesteuert betrieben werden. Der MOSFET verstärkt dabei die Leistung des Steuersignales. Die Leistung wird von der Quelle zur Verfügung gestellt. Allerdings lässt sich dabei die Drehrichtung nicht ändern.  
Um die oben geforderten Betriebszustände zu erreichen, bedarf es der H-Brücke, auch Vier-Quadranten-Steller genannt, in [Abbildung 4.1](#fig-H-Bruecke). Die punktiert umrandete Schaltung ist dabei das Ersatzschaltbild eines DC-Motors.

|  |
| --- |
| Abbildung 4.1: H-Brücke [4] |

### 4.1.1 Funktionsweise

Für die Erklärung der Funktionsweise werden die MOSFET’s durch gedachte Schalter ersetzt. Dies ist Zulässig, da der MOSFET als Schalter betrieben werden kann. Siehe dazu [Kapitel 2.1](#sec-MOSFET).

|  |
| --- |
| Abbildung 4.2: Ersatzschaltbild H-Brücke mit Schaltern |

und stellen dabei Potentiale dar. Zur Erinnerung, ein MOSFET schaltet wenn die Spannung zwischen Gate und Source, , die Threshold-Spannung überschreitet.

Der Trick ist, den Stromfluss durch den Motor für Rechtslauf und Linkslauf umzukehren. Dies gelingt wie folgt.

#### 4.1.1.1 Linkslauf

|  |
| --- |
| Abbildung 4.3: Ersatzschaltbild H-Brücke mit Schaltern, Linkslauf |

Transistoren und müssen durchschalten. Transistoren und müssen gesperrt sein.

#### 4.1.1.2 Rechtslauf

|  |
| --- |
| Abbildung 4.4: Ersatzschaltbild H-Brücke mit Schaltern, Rechtslauf |

Transistoren und müssen durchschalten. Transistoren und müssen gesperrt sein.

#### 4.1.1.3 Bremsen

Um den Motor zu bremsen muss er Kurzgeschlossen werden. Daraus ergibt sich, dass die Transistoren und durchgeschaltet sind und die Transistoren und gesperrt sind.

|  |
| --- |
| Abbildung 4.5: Ersatzschaltbild H-Brücke mit Schaltern, Bremsen |

## 4.2 Entwicklung der Logik

### 4.2.1 Von der Wahrheitstabelle zur Booleschen Gleichung

Zunächst muss in der Zuordnungstabelle der Zusammenhang zwischen dem logischen Zustand und dem physikalischen Wert definiert werden.

Tabelle 4.1: Zuordnungstabelle

| Eingang / Ausgang | Bezeichnung | Zuordnung | Beschreibung |
| --- | --- | --- | --- |
| Eingang | E … Enable | 0 … Disabled; 1 … Enabled | Damit wird die Schaltung Betriebsbereit, Ist Enable deaktiviert kann an den anderen Eingängen ein beliebiges Signal anliegen, der Motor darf sich trotzdem nicht bewegen. |
| Eingang | B … Break | 0 … Disabled; 1 … Enabled | Aktivierung des Bremsbetriebs. Hat Vorrang über die Richtungswahl. |
| Eingang | D … Direction | 0 … Linkslauf; 1 … Rechtslauf | Gibt die Drehrichtung vor. |
| Eingang | P … PWM | PWM Signal | Gibt die Drehzahl vor. |
| Ausgänge | S1, S2, S3, S4 | 0 … MOSFET aus; 1 … MOSFET ein | Steuersignal für die Transistoren, diese entsprechen noch nicht dem benötigten Potentialen! |

In der Wahrheitstabelle wird nun der Schaltzustand der Ausgänge in Abhängigkeit der Eingänge definiert.

| PWM | Enable | Direction | Break | S1 | S2 | S3 | S4 |
| --- | --- | --- | --- | --- | --- | --- | --- |
| 0 | 0 | 0 | 0 | 0 | 0 | 0 | 0 |
| 0 | 0 | 0 | 1 | 0 | 0 | 0 | 0 |
| 0 | 0 | 1 | 0 | 0 | 0 | 0 | 0 |
| 0 | 0 | 1 | 1 | 0 | 0 | 0 | 0 |
| 0 | 1 | 0 | 0 | 0 | 0 | 0 | 0 |
| 0 | 1 | 0 | 1 | 0 | 1 | 0 | 1 |
| 0 | 1 | 1 | 0 | 0 | 0 | 0 | 0 |
| 0 | 1 | 1 | 1 | 0 | 1 | 0 | 1 |
| 1 | 0 | 0 | 0 | 0 | 0 | 0 | 0 |
| 1 | 0 | 0 | 1 | 0 | 0 | 0 | 0 |
| 1 | 0 | 1 | 0 | 0 | 0 | 0 | 0 |
| 1 | 0 | 1 | 1 | 0 | 0 | 0 | 0 |
| 1 | 1 | 0 | 0 | 0 | 1 | 1 | 0 |
| 1 | 1 | 0 | 1 | 0 | 1 | 0 | 1 |
| 1 | 1 | 1 | 0 | 1 | 0 | 0 | 1 |
| 1 | 1 | 1 | 1 | 0 | 1 | 0 | 1 |

Mittels KV-Diagram oder Boolescher Algebra kann aus der Wahrheitstabelle die einfachste Boolesche Gleichung ermittelt werden.

|  |
| --- |
| Hinweis |
|  |

Zur Überprüfung wird aus den Gleichungen die Wahrheitstabelle erstellt und mit der oben definierten Wahrheitstabelle verglichen.

Tabelle 4.2: Wahrheitstabelle Kontrolle

| P | E | D | B | S1 | S2 | S3 | S4 |
| --- | --- | --- | --- | --- | --- | --- | --- |
| 0 | 0 | 0 | 0 | 0 | 0 | 0 | 0 |
| 0 | 0 | 0 | 1 | 0 | 0 | 0 | 0 |
| 0 | 0 | 1 | 0 | 0 | 0 | 0 | 0 |
| 0 | 0 | 1 | 1 | 0 | 0 | 0 | 0 |
| 0 | 1 | 0 | 0 | 0 | 0 | 0 | 0 |
| 0 | 1 | 0 | 1 | 0 | 1 | 0 | 1 |
| 0 | 1 | 1 | 0 | 0 | 0 | 0 | 0 |
| 0 | 1 | 1 | 1 | 0 | 1 | 0 | 1 |
| 1 | 0 | 0 | 0 | 0 | 0 | 0 | 0 |
| 1 | 0 | 0 | 1 | 0 | 0 | 0 | 0 |
| 1 | 0 | 1 | 0 | 0 | 0 | 0 | 0 |
| 1 | 0 | 1 | 1 | 0 | 0 | 0 | 0 |
| 1 | 1 | 0 | 0 | 0 | 1 | 1 | 0 |
| 1 | 1 | 0 | 1 | 0 | 1 | 0 | 1 |
| 1 | 1 | 1 | 0 | 1 | 0 | 0 | 1 |
| 1 | 1 | 1 | 1 | 0 | 1 | 0 | 1 |

Die Tabellen stimmen überein. Die Gleichungen sind somit richtig.

### 4.2.2 Schaltung

Die Logik kann mit verschiedenen Technologien umgesetzt werden. Hier wurde eine Lösung mittels TTL Gattern gewählt. Die Schaltung ist in [Abbildung 4.6](#fig-LogikSchaltung) dargestellt. In einer modernen Anwendung würde die Logik mittels Mikrocontroller realisiert werden. Quartus oder PSoC creator bieten hier Lösungen an. In Quartus lässt sich die Logik aus simulieren.

|  |
| --- |
| Hinweis |
| Aus wirtschaftlichen Gründen sollte eine Logikschaltung aus möglichst wenigen verschiedenen Logikgattern bestehen. Es bietet sich an, die Schaltung mit NAND oder NOR Gattern aufzubauen. Aus zeitgründen wird im Moment hier darauf verzichtet. Mit der Regel von DeMorgan kann die Schaltung in die jeweilige schreibweise übergeführt werden. |

|  |
| --- |
| Abbildung 4.6: Logikschaltung mit TTL |

Mittels simulation kann die Funktion der Schaltung überprüft werden. Dazu wird der zeitliche verlauf mit der Wahrheitstabelle verglichen. Stimmen die Signale überein, ist die Schaltung richtig.

Der Signallaufplan passt mit der Wahrheitstabelle überein. Somit ist davon auszugehen, dass die TTL-Schaltung korrekt umgesetzt wurde.

## 4.3 Ansteuerung der H-Brücke

Die H-Brücke besteht aus P-Kanal Mosfets und N-Kanal Mosfets. Mosfets werden über den Potentialunterschied zwischen Gate und Source gesteuert. Bei den N-Kanal Mosfets T2 und T4 könnte direkt der Ausgang der Logikschaltung verwendet werden. Bei den P-Kanal Mosfets T1 und T3 ist dies nicht möglich, da die Logikschaltung nicht das geeignete Potential liefern kann. Die P-Kanal Mosfets sperren wenn am Gate die selbe Spannung anliegt wie am Source Eingang. Sie leiten wenn am Gate Ground anliegt. Es muss also eine Schaltung entworfen werden, welche die Potentiale anpasst. Aus der obigen Überlegung ergibt sich folgende Anforderung an die Pegelanpassung.

| Ausgang TTL S1 und S3 | Potential am Source Eingang |
| --- | --- |
| 0 V |  |
| 5 V | 0 V |

Diese Anpassung lässt sich mittels OPV’s realisieren, welche mit der Zwischenkreisspannung, diese liegt am Source Eingang von T1 und T3 an, und Ground versorgt werden. Das TTL Signal wird am negativen Eingang des OPV angelegt um die invertierung zu erreichen. Der OPV verstärkt das Signal und liefert am Ausgang das gewünschte Potential. Die Schaltung ist in [Abbildung 4.7](#fig-OPV-Schaltung) dargestellt. Da das Ausgangssignal der TTL Schaltung nicht genau 0 V beträgt wird am positiven Eingang eine Referenzspannung von 2 V angelegt. Als OPV’s müssen Rail to Rail OPV’s verwendet werden. Diese können bis auf 0 V herunter schalten. Werden andere verwendet schalten die Mosfets nicht ganz durch und es kommt zu Leistungsverlusten.

|  |
| --- |
| Abbildung 4.7: OPV Schaltung |

## 4.4 Simulation der H-Brücke

Will man nun die Funktion der H-Brücke simulieren, muss die Logikschaltung mit der Pegelanpassung, die H-Brücke und das Motormodel zusammengeführt werden. Die Schaltung ist in [Abbildung 4.8](#fig-TopSheet) dargestellt. Der Motor kann über das einfache Modell [Abbildung 4.9](#fig-SimpleMotorModel) simuliert werden. Das erweiterte Modell [Abbildung 4.10](#fig-ExtendedMotorModel) liefert auch Informationen über die Drehzahl und das Massenträgheitsmoment, damit kann auch der Bremsvorgang betrachtet werden.

|  |
| --- |
| Abbildung 4.8: Zusammengeführte Schaltung |

|  |
| --- |
| Abbildung 4.9: Einfaches Motormodel |

|  |
| --- |
| Abbildung 4.10: Erweitertes Motormodel, [5] |

Nun können die Betriebszustände simuliert werden. Die Simulation ist in **?@fig-BridgeSim** dargestellt. Die Simulation zeigt, dass die H-Brücke wie gewünscht funktioniert. Die Drehzahl lässt sich mittels PWM verändern. Die Drehrichtung lässt sich mittels D ändern. Die Bremsfunktion lässt sich mittels B aktivieren.

## 4.5 PWM und induktive Lasten

**To Be Continued**

# References

1. Biezl V Bipolartransistor Kennlinienfeld. <https://commons.wikimedia.org/w/index.php?curid=7329334>. Accessed 19 Nov 2023

2. E. Böhmer WO D. Ehrhardt (2018) Elemente der angewandten Elektronik. Springer Verlag, Wiesbaden

3. Transparency Market Reserach Inc DC Motors Market. <https://www.transparencymarketresearch.com/dc-motors-market.html>. Accessed 13 Dez 2023

4. Biezl V Vierquadrantensteller steuert Gleichstrommotor. <https://commons.wikimedia.org/w/index.php?curid=4792919>. Accessed 13 Dez 2023

5. precisionmicrodrives Using SPICE To Model DC Motors. [https://www.precisionmicrodrives.com/ab-025](https://www.precisionmicrodrives.com/ab-025 ) . Accessed 19 Jan 2024