

李泽龙

📞 17554371436 · ✉ 437516156@qq.com · 🌐 www.vrddd.com

👤 个人信息

- 男, 1994 年出生
- 求职意向: Java 研发工程师
- 工作经验: 3 年
- 期望薪资: 18-20k

🎓 教育经历

- 学士, 青岛大学, 电子信息科学与技术专业, 2013.9~2017.6
- 绩点: 年级前 30%
- 通过了 CET4 英语等级考试

📁 工作经历

- 软通动力信息技术有限公司, 阿里实施部, 高级软件工程师, 2018.7~至今
- 金现代信息技术有限公司, 信息技术中心, 初级软件工程师, 2017.3~2018.6

🔧 项目经历

• 高德智慧交通

Java、SpringBoot、Shiro、RabbitMq、MetaQ、Redis、Nginx、Oss、Mysql、Maven、Git、Node、Docker

高德事件信息统一接入, 适配各种协议接入源方事件信息。

利用多叉树缓存组织机构信息, 减少数据库io, 显著加快查询速度。

利用RBAC设计将用户、角色、权限信息解耦, 满足复杂用户权限体系, 可扩展性极强。

利用队列机制, 锁定Node调用, 支持高并发。

利用SpringAOP打印日志, 对异常进行监控报警, 显著提高项目稳定性。

• 常德智慧党建

Java、Spring、Redis、Nginx、Oracle、FreeMarker、Maven、Svn

湖南省常德市党建平台建设。

独立完成项目在Winserver环境下的部署。

独立编写党政机构信息采集模块的前后端代码。

党组织机构树查询, 前端采用懒加载模式, 显著提高查询速度。

✂ 技能清单

- Java/C、Spring、Redis、MySQL、RabbitMQ、Nginx、Maven、Git
- 计算机二级C语言、计算机三级网络工程

🎓 在校履历

- 青岛大学电子设计大赛一等奖 (51单片机、C语言、重力传感器)
- 青岛创客马拉松二等奖 (Arduino、C语言)
- 大学生创新项目-FPGA实现电子相框 (FPGA、Verilog、VGA)
- 路由器刷openWrt实现802.1x校园网认证 (Linux)