# 课件

## 某些我们仍无法构建的

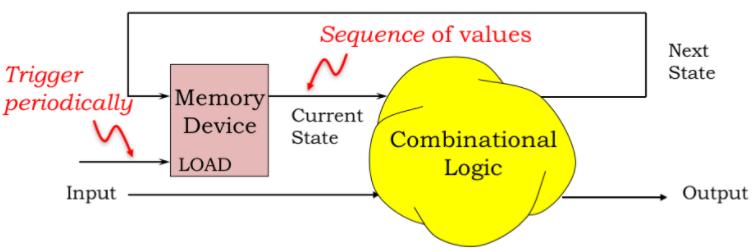
组合设备：输出仅取决于此时输入

灯开，按钮按下后，灯变关

灯关，按钮按下后，灯变开

输入：按钮，输出：灯，输出取决于设备当前状态以及输入

## 数字状态：我们想要构建的

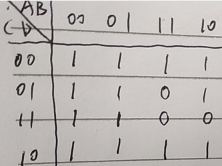


这种组合逻辑和内存组件组成的电路称为时序逻辑

本章主要目的是构建内存组件

# 习题

## 问题1



A+