

P0_L0_CRC

文件上传

题目编号 713-13

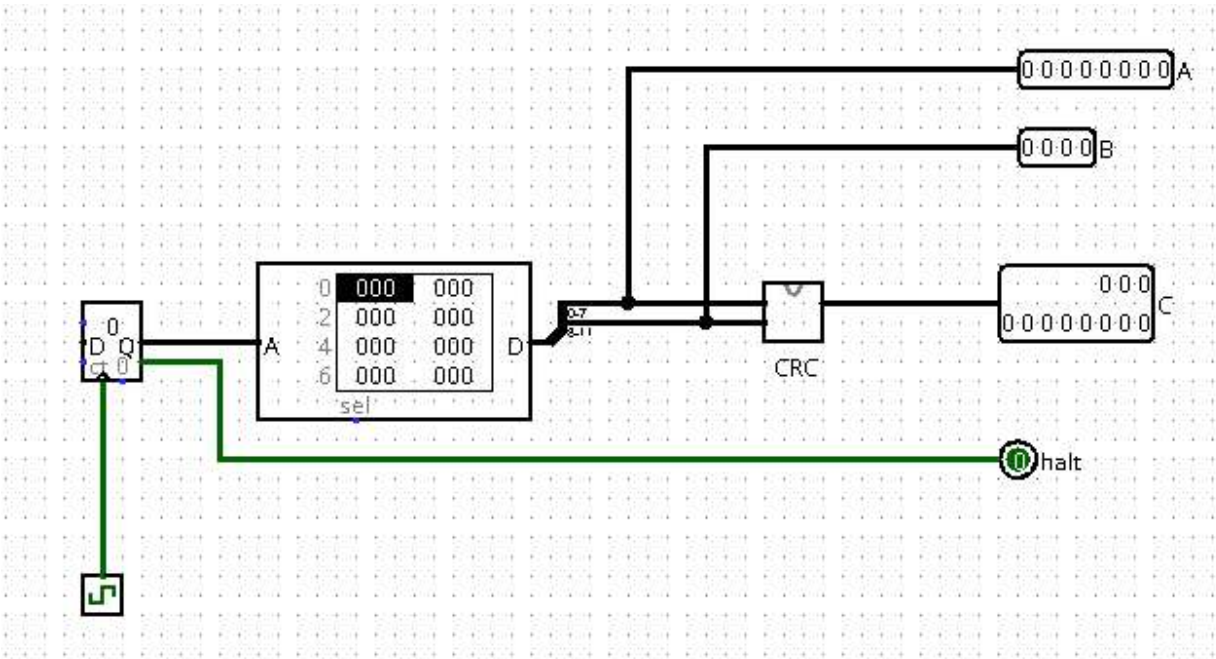
CRC校验(P0.Q1)

提交要求

使用Logisim搭建一个除数为四位，原数据帧为8位的CRC校验码计算电路。具体模块端口定义如下：

信号名	方向	描述
A[7:0]	I	8位原数据帧
B[3:0]	I	4位除数
C[10:0]	O	8位原数据帧+3位校验码

- 必须严格按照模块的端口定义
- 文件内模块名: CRC
- 我们规定除数的最高位一定为1,不需要考虑最高位非1的情况
- 注意:由于信号原帧位数为8位，进行除法运算时被除数应为8+3=11位
- 测试电路：(CRC为你需要搭建的电路)



📄

🔔 2

⬅️

题目

🏠

📌

💬

👤

📈

📖

块appearance方法:在Logisim中打开相应模块后点击左上角(按钮)

提交 P0_L0_CRC

选择文件

提交

提交记录

查看提交历史

ID

400123

提交时间

2021-10-14 20:23:22

评测结果

▾