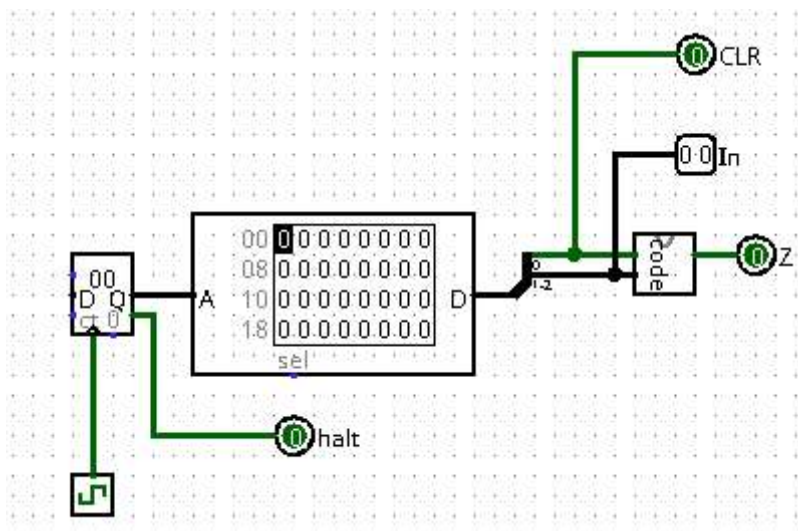




序号	功能名称	功能描述
1	置位清零	当时钟上升沿到来时, 如果清零信号有效, 则电路复位至初始状态(无论此时输入信号是什么)(即同步复位)。
2	状态转移	当时钟上升沿到来时, 检测输入的字符 $In$ , 并根据当前状态以及 $In$ 的值进行适当的状态转移。
3	输出	当检测到匹配 $b\{1,2\}[ac]\{2\}$ 的字符串时, $Z$ 输出为 1, 否则输出为 0

- 必须严格按照模块的端口定义
- 文件内模块名: fsm
- **注意:** 每当匹配到一个子串时, 需要输出一次1。例如对字符串bacbacac, 模块应当在第1个c输入和第2个c输入时输出1, 而在其他时刻保持输出为0。
- **注意:** 有限状态机的设计是Mealy型有限状态机。
- 测试电路如下: (code部分是你需要搭建的电路)



- **注意:请保证模块的appearance与下图完全一致, 否则有可能造成评测错误(查看模**

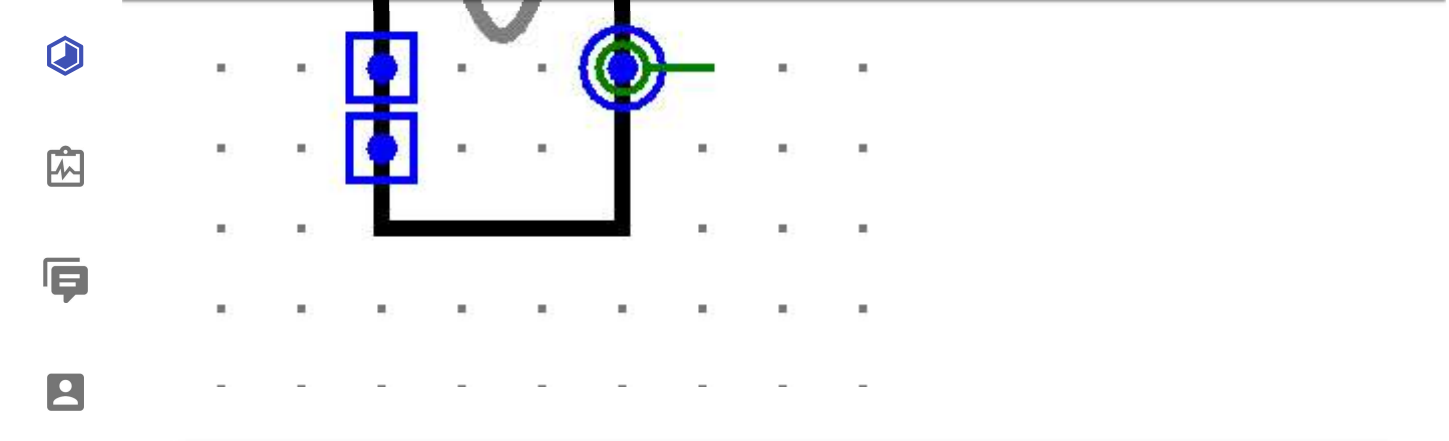
块appearance方法:在Logisim中打开相应模块后点击左上角  按钮)



 题目

 2





提交 PO\_L0\_FSM

 选择文件

 提交

提交记录

查看提交历史

ID	402476
提交时间	2021-10-16 15:09:14
评测结果	 