

中山大学编译原理课程实验报告

题 目: 编译器构造实验

专业: 计算机科学与技术

班 级: 计科4班

姓 名: 梁睿凯

学 号: 19335121

指导老师: 沈明华

编译器构造实验

摘要

本文详细讲解了本次实验编译器的设计与实现的全过程,包括词法分析、语法分析、语义分析、中间代码生成和目标代码生成。

关键词: 词法分析 语法分析 语义分析 中间代码生成 目标代码生成

Compiler construction experiment

Abstract

This article explains in detail the whole process of the design and implementation of the compiler of this experiment, including lexical analysis, grammar analysis, semantic analysis, intermediate code generation and object code generation.

Key Word: Lexical analysis Syntactic analysis Semantic analysis Intermediate code generation Object code generation

目录

摘安	
Abstrac	t II
目录	
第一章	源语言及其定义 1
1.1	语法定义
1.2	语义约束 3
第二章	词法分析 4
2.1	词法记号
2.2	单词定义
2.3	自动机设计与单词识别 7
第三章	语法分析 8
3.1	文法分析和转换 9
3.2	递归下降分析的实现 9
第四章	符号表
4.1	符号表设计
4.2	符号表的管理14
第五章	中间代码生成 14
5.1	中间代码定义 15
5.2	生成中间代码的构造16
	5.2.1 声明语句
	5.2.2 语句序列
	5.2.3 表达式
	5.2.4 赋值语句
	5.2.5 if 语句
	5.2.6 read 语句
	5.2.7 write 语句
	5.2.8 call 语句
	5.2.9 return 语句
5.3	中间代码生成和优化 24

第六章	目标代码生成	24
6.1	虚拟目标机	25
	6.1.1 寄存器和存储器	25
	6.1.2 指令集	25
6.2	运行时刻环境	26
6.3	目标代码生成	27
6.4	虚拟机解释程序	29
第七章	程序运行结果	29
7.1	算术运算	30
7.2	条件判断	32
7.3	循环语句	33
7.4	调用函数	36
第八章	课程设计总结	37
	±1a	39

第一章 源语言及其定义

1.1 语法定义

本次实验实现的源语言具有典型的嵌套块结构特征,且程序由无参数、无返回值的子程序序列组成,其典型特征用表1-1中的上下文无关文法进行定义。

表 1-1 文法

```
文法产生式
                                  program \longrightarrow fundecls
                    fundecls \longrightarrow function funcdecls \mid function
                                function \longrightarrow id ( ) block
                                   block \longrightarrow decls \ stmts
                           decls \longrightarrow type \ vardefs \ ; \ decls \mid \epsilon
                                type \longrightarrow int \mid char \mid bool
                         vardefs \longrightarrow vardef \mid vardef, vardefs
                                        vardef \longrightarrow id
                                  stmts \longrightarrow stmt \ stmts \mid \epsilon
stmt \longrightarrow assignstmt \mid whilestmt \mid ifstmt \mid readstmt \mid writestmt \mid callstmt \mid
                                     returnstmt | block
                           assignstmt \longrightarrow variable = expr;
                         while stmt \rightarrow while bexpr do stmt
                                       variable \longrightarrow id
                                    callstmt \longrightarrow id();
                                  returnstmt \longrightarrow return;
                              readstmt \longrightarrow read (varlist)
                       varlist → variable | variable, varlist
                            writestmt \longrightarrow write (exprlist)
                           exprlist \longrightarrow expr, exprlist \mid expr
         if stmt \rightarrow if bexpr then stmt | if bexpr then stmt else stmt
         bexpr \longrightarrow expr \mid expr < expr \mid expr > expr \mid expr == expr
```

续表1-1

文法产生式

 $expr \longrightarrow expr + expr \mid expr - expr \mid expr \mid expr \mid expr \mid (expr) \mid$ $variable \mid num \mid letter \mid \mathbf{true} \mid \mathbf{false}$ $id \longrightarrow alphabet idtail$ $idtail \longrightarrow alphabet idtail \mid digit idtail \mid \epsilon$ $alphabet \longrightarrow \mathbf{a} \mid \cdots \mid \mathbf{z} \mid \mathbf{A} \mid \cdots \mid \mathbf{Z}$ $digit \longrightarrow \mathbf{0} \mid \cdots \mid \mathbf{9}$ $num \longrightarrow \mathbf{1} \ numtail \mid \mathbf{2} \ numtail \mid \cdots \mid \mathbf{9} \ numtail \mid \mathbf{0}$ $numtail \longrightarrow digit \ numtail \mid \epsilon$ $letter \longrightarrow `character'$

为了便于理解,本章及后续使用的文法中斜体表示非终结符号,粗体表示终结符号,即 program、fundecls、function、decls、vardefs、vardef、stmts、stmt、assignstmt、variable、varlist、ifstmt、readstmt、writestmt、whilestmt、returnstmt、bexpr、expr、exprlist、id、idtail、letter、digit、num、numtail、character、alphabet 是非终结符号。其次,character 是 ASCII 值从 32 到 126 之间的字符,digit 是十个基数,alphabet 是大小写的 26 个英文字母。此外,','、';'、'>'、'<'、'='、'+'、'-'、'*'、'/'、'('、')'、°、°、''、'是一个字符的单词,同时也充当运算符和界符的功能。

非终结符 *id* 和 *num* 表示终结符号组成的两类序列。*id* 是以字母开头,后面是字母或数字的标识符,*num* 是数字开头后面仍然是数字的无符号整数。其次 *letter* 是字符常量。此外,**int、char、bool、while、do、if、then、else、true、false、、return、read、write** 是由终结符组成的一些特殊单词,在程序中将作为关键字表示特殊的含义。对于语法分析来说,标识符、无符号整数、字符常量、关键字、运算符和界符都可以被认为是终结符。这个工作由词法分析完成。

一个程序样例如下。该程序由一个称为"main"的子程序构成,并且该程序由两个嵌套的 *block* 进行定义,外层的 *block* 定义了两个整型变量,里面的 *block* 定义了两个整型变量。

```
1 main()
2 {
3    int a, b;
4    read(a,b);
5    {
6       int x, y;
7    if a < b + 2 then x = a;
8    else x = b;
9    }
10    return;
11 }</pre>
```

1.2 语义约束

首先,程序由一系列的无参数、无返回值的子程序组成。无返回值的子程序也称为过程。每个过程由过程名进行标识,**return** 表示过程结束返回调用者;最后一个过程名为 main,表示主程序的入口。

其次,标识符包括变量名和过程名。所有的标识符都需要先声明再使用,变量所声明的类型可以是 int, char 和 bool 类型,因为 block 可以嵌套,在同一个 block 内禁止同名变量的重复声明,但是可以在不同的 block 中进行重复定义。block 中符号的引用满足最近匹配原则,也就是引用标识符 x 时,从内向外依次检查 block 中的第一个对 x 的声明。如果没有找到,那么 x 就是没有声明过的标识符。

第三,语言定义了一种关系表达式 *bexpr*,其运算对象可以是 **bool** 常量 **true** 或者 **false**,也可以是代数表达式经过关系运算符计算的结果;关系表达式的结果是 **bool** 类型。代数运算支持加减乘除四种运算;赋值语句使用"="运算符。

第四、字符类型的数据仅能够进行比较、赋值、读入或者输出。

和大多数程序设计语言一样,加减乘除满足左结合,且乘除优先于加减,然而按照上面的文法定义加减乘除不一定满足优先级别,也不一定满足左结合。因此将 expr 定义为如

下的产生式。

$$expr \longrightarrow expr + term|expr - term|term$$
 (1-1)

$$term \longrightarrow term * factor|term/factor|factor$$
 (1-2)

$$factor \longrightarrow (expr)|variable|num|letter|$$
true|false (1-3)

此外,关系运算、代数运算和赋值,需要进行类型检查,只有类型匹配才可以进行运算。

第二章 词法分析

2.1 词法记号

单词分为如下几类(称为词法记号):

- 1. 运算符: '>'、'<'、'='、'+'、'-'、'*'、'/'、'('、')';
- 2. 界符: ','、';'、'{'、'}';
- 3. 标识符: 以字母开头后面是字母或数字的字符序列;
- 4. 关键字: int、char、bool、if、then、else、while、do、true、false、write、read、return;
- 5. 无符号整数: 数字序列;
- 6. 字符常量: ASCII 码从在 32 到 126 之间的字符。

采用枚举法定义词法记号:

```
enum tokenkind {

errtoken, endfile, id, num, letter, arrtoken,

addtoken, subtoken, multoken, divtoken, ltctoken,

gtctoken, eqctoken, comma, semicolon, lparen,

rparen, lbrace, rbrace, quote, becomes,

iftoken, elsetoken, thentoken, chartoken, booltoken,

inttoken, falsetoken, truetoken, rettoken, writetoken,

readtoken, whiletoken, dotoken,

};
```

其中,每个元素对应一个词法记号。例如 id 表示标识符,num 表示无符号整数,letter 表示字符常量等等。因为 id, num, letter 不仅表示一个单词,本质上分别表示一类单词,所以词法分析输出这些记号时还需要输出单词的值。

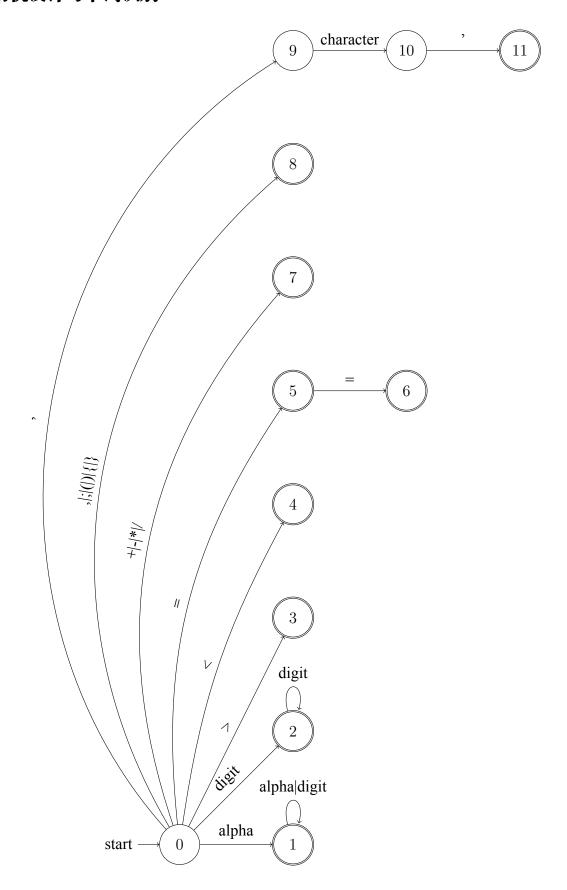
除了 *id*, *num* 和 *letter*, 其他的词法记号仅代表一个单词, 所以词法分析仅需要输出这些词法记号。其次在语言基本符号之外增加了 *errtoken* 和 *endfile* 两个词法记号, *errtoken* 表示错误的字符串, *endfile* 表示文件结束标志 EOF。

2.2 单词定义

单词的定义代码如下:

采用联合体定义 token 的 val,可以更有效的利用存储空间。如果是标识符,除了将 token 的 kind 值记为 id,还需要记录该标识符本身的字符串,并将其存储在 idname 中。如果单词判断为无符号整数,那么将 token 的 kind 值记为 num,同时将整数对应的数值存储在 numval;如果单词判断为字符常量,将 token 的 kind 值记为 letter,同时将该单词的字符存储在 ch 中。关键字、界符和运算符仅需要 kind 信息。

2.3 自动机设计与单词识别



自动机设计如上。在实际实现中并没有采取显式的自动机实现方式,而是采取 lookahead 方式,从输入的文本中中读取每个字符,剔除空格、制表符、换行,并返回 token。

第三章 语法分析

3.1 文法分析和转换

上文定义的代数表达式的 expr 如下:

$$expr \longrightarrow expr + term|expr - term|term$$
 (3-1)

$$term \longrightarrow term * fator|term/factor|factor$$
 (3-2)

显然 *expr* 定义包含了典型的左递归,为了便于使用 LL(1)分析法进行递归下降分析,对其进行等价变换,从而得到如下产生式:

$$expr \longrightarrow term \quad tr$$
 (3-3)

$$tr \longrightarrow +term \quad tr|-term \quad tr|\epsilon$$
 (3-4)

$$term \longrightarrow factor \quad tp$$
 (3-5)

$$tp \longrightarrow *factor|/factor|\epsilon$$
 (3-6)

其次 vardefs 和 ifstmt 包含了典型的左公因子:

$$vardefs \longrightarrow vardef|vardef, verdefs$$
 (3-7)

 $ifstmt \longrightarrow if \quad bexpr \quad then \quad stmt | if \quad bexpr \quad then \quad stmt \quad else \quad stmt \qquad (3-8)$

对这两个定义进行等价变换可以得到如下产生式:

$$vardefs \longrightarrow vardef \quad vardefstail$$
 (3-9)

$$vardefstail \longrightarrow, vardef \quad vardefstail | \epsilon$$
 (3-10)

$$ifstmt \longrightarrow if \quad bexpr \quad then \quad stmt \quad iftail$$
 (3-11)

$$iftail \longrightarrow else \quad stmt | \epsilon$$
 (3-12)

if语句的二义性采用最简单的最近匹配原则来解决冲突。

3.2 递归下降分析的实现

递归下降分析程序的实现将一个非终结符的识别过程编写成一个子程序,并且子程序根据非终结符号的候选式编写成分支代码。例如对于非终结符 *expr、tr、term*,实现它们语法分析的伪代码如下:

```
void expr(){
term(); tr();

term(); tr();

void tr(){
    if(token == addtoken){
        gettoken(); term(); tr();

}

void term(){
    factor(); tp();
}
```

在实现 *expr* 语法分析的伪代码中,可以看到 *tr* 通过递归调用实现。因为递归可以用循环代替,从而减少子程序的数量,所以 *expr* 语法分析的伪代码可以采用如下实现:

```
void expr(){
term();
while(token==addtoken)

{
    gettoken(); term();
}
```

在 BNF 中,引入新的元符号"{"和"}",表示花括号内的语法成分可以重复。在花括号不加上下界时表示可重复 0 到任意次数。此外,还引入元符号"["、"]",表示方括号内的成分为任选项,使用"<"和">"将非终结符括起来。将词法分析得到的 token 看作是终结符号,那么上下文无关文法可以改写为表3-1中的 BNF 范式,其中 °中的字符代表字符本身。

表 3-1 文法

文法产生式

第四章 符号表

4.1 符号表设计

为了实现为了实现标识符在不同的 block 中可以进行重复定义,在符号表中设置一个 level 属性来记录符号的作用域深度,以区分不同作用域中的符号。

因为要求标识符先声明再使用、禁止同名标识符在同一个 block 中重复声明,同时还需要进行类型的检查等,所以符号表需要存储的属性还包括每个符号的名字、类型。其次,每个变量都需要考虑它在运行时存储空间上的分配,所以每个变量还设置相对地址属性。此外,因为有些标识符表示变量,有些标识符表示过程名,而两者的用法不完全相同,所以还应该在符号表中进行区分。

符号表定义如下:

```
enum idform { var, proc, fun };
2 enum datatype
3
           nul,
           inttype,
           chartype,
           booltype
  };
  struct tablestruct
10
          char name[al];
11
           enum idform form;
12
           enum datatype type;
           int level;
14
           int address;
15
  };
16
```

根据上面的数据结构,符号表中每个符号项的定义包括符号的名字 name,符号的种类 form、数据类型 datatype、所在块的深度 level 以及地址 address。其中,对于变量,address 表示相对地址,对于过程,address 表示子程序的入口标号。

因为函数同时具备变量和过程的一些特征,为了方便扩展函数,在符号表的定义中区

分了符号的种类 form 和数据类型 datatype;同时,datatype 中的 nul 值用于 proc 种类的标识符。

对于图4-1所示的示例程序,假设每个整型变量占2个存储空间,字符型和布尔类型变量占1个存储空间,而且最外层的 block 中的第一个变量的相对地址为0,则当翻译程序运行到 B3 时,符号表中存储的符号如表4-1所示。

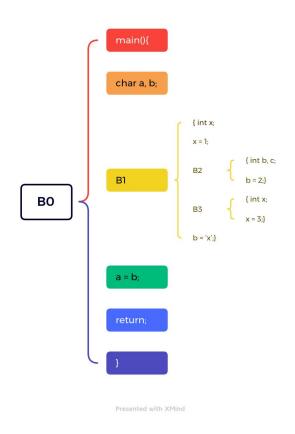


图 4-1 一个展示作用域的示例程序

在表 4-1 所示的符号表中,标识符 b 和 x 都重复定义了两次,但是因为它们所在的 block 不同,所以都是合法的声明。其次,当翻译程序运行到 B3 时,B2 块已经翻译结束,B2 块中的声明的变量 b 也不会再被后面的代码所引用,所以可以从符号表中删除。此外,"main"的 address 是子程序的入口标号是 L1,因为在中间代码生成阶段将会在子程序的入口处生成一条定义 L1 的三地址代码。

表 4-1 符号表示例

name	form	type	address	level
main	procedure		1	0
a	variable	chartype	0	1
b	variable	chartype	1	1
X	variable	inttype	2	2
X	variable	inttype	4	3

4.2 符号表的管理

符号表由词法分析、语法分析、语义分析创建并由语义分析和中间代码生成使用。在大多数情况下,词法分析只能向语法分析返回词法记号以及单词的附加信息。因此,在实现符号表的时候,由语法分析决定符号是否需要相应的表项以及创建表项的工作。采用两个函数 enter 和 found,实现符号的登记和查询的工作。enter 函数将当前符号的名字 id、符号种类 f、数据类型 dt、table 中的位置 tx、所在的作用域 lev、以及相对地址 off,登记到符号表的表尾。

在符号表中,通过 level 值来体现符号的局部化单元,最外层 block 设置为 0,每进入一个嵌套 block,嵌套深度 level 值加 1。因为不允许重复声明,所以每个声明的符号需要先判定是否重复声明,如果是重复声明则不执行 enter 函数,并提示相应的错误信息。根据 name 和 level 值判定是否是重复声明,如果 level 相同,name 也相同,则判定为标识符重复声明。

found 函数判定名字 idname 的标识符是否登记在符号表中,因为符号表按照先声明先填写的方法处理声明的标识符,所以嵌套最深的 block 声明的标识符在 table 的表尾。因此,found 函数从表尾开始查找,这样就满足最近声明原则。其次,在符号表的数组中,table[0] 是空出的,所以每次执行 found 函数时,先把待查询的 idname 复制到 table[0].name 中,确保 idname 没有登记过符号表时,函数 found 返回 0。

第五章 中间代码生成

该翻译器采用两遍扫描的组织方式,第一遍扫描的结果将源程序转换成中间代码序列。

5.1 中间代码定义

采用四元式的三地址代码表示源程序翻译得到的中间代码序列,具体四元式形式为 (op, operand1, operand2, result)。该四元式表示的含义是 result = operand1 op operand2, 表示不同的操作码 op 对运算的分量 operand1 和 operand2 进行操作。操作码 op 定义:

```
enum IRcode_name

{

ADD, SUB, MUL, DIV, LAB, EQC, LTC, GTC, ASS,

JPC, JUMP, CALL, ENTRY, MENTRY, RET, READ, WRITE

CodeKind;
```

运算的分量可以是标号、常量、临时变量或者地址:

```
enum addr_kind {labelkind, constkind, varkind, tempkind};
```

为了统一表示中间代码的各操作分量和操作结果,我们统一定义 addr 结构保存它们的基本信息。addr 的结构用下面 C 语言结构体进行定义:

```
1  struct addrRecord
2  {
3      enum addr_kind addrkind;
4      int level;
5      union
6      {
7          int value;
8          char c;
9          bool b;
10      } constant;
11      char name[al];
```

```
enum datatype type;

13 };
```

在 addr 的结构中, addrkind 用来区分操作分量的具体类型, value 用来存储常量值、标号和临时变量的编号或变量的偏移地址; c 用来存储字符类型的常量值; b 用来存储布尔类型的值; name 为了直观地输出中间代码而使用; datatype 用来存储符号的数据类型。使用下面的结构体定义每一条中间代码:

具体的中间代码及含义见表5-1。

5.2 生成中间代码的构造

5.2.1 声明语句

声明仅包括变量和过程的声明,变量声明部分主要是结合程序的语义进行符号信息的 登记和管理。除了过程体的代码,过程声明主要完成活动记录的空间计算并生成相应的指 令,基本思想和过程如下:

1. 编译程序开始,生成一条跳转指令确保程序永远从主程序开始执行。非终结符 program 的中间代码生成方法可以表示为下面的语法制导定义:

```
program \longrightarrow fundecls   \{mainlab = addrLabel(NewLabel()); \\ program.code = genIR(JUMP, NULL, NULL, mainlab)||fundecls.code\}  (5-1)
```

其中,mainlab 是主程序的入口标号,函数 addrLabel 创建一个标号类型的四元式分量,函数 NewLabel 创建一个新的标号;code 属性表示生成的中间代码序列;program 翻译的中间代码由 JUMP 指令和 fundecls 代码顺序组成。

表 5-1 中间代码及其含义

中间代码	含义
(EQC,addr1,addr2,addr3)	If addr1=addr2 then addr3=1 else addr3=0
(LTC,addr1,addr2,addr3)	If addr1 <addr2 addr3="0</td" else="" then=""></addr2>
(GTC,addr1,addr2,addr3)	If addr1>addr2 then addr3=1 else addr3=0
(ADD,addr1,addr2,addr3)	addr3=addr1+addr2
(SUB,addr1,addr2,addr3)	addr3=addr1-addr2
(MUL,addr1,addr2,addr3)	addr3=addr1*addr2
(DIV,addr1,addr2,addr3)	addr3=addr1/addr2
(READ,,addr3)	输入语句
(WRITE,,addr3)	输出语句
(LAB,_,_,addr3)	标号语句
(ASS,addr1,_,addr3)	addr3=addr1
(JUMP,_,_,addr3)	无条件跳转到 addr3
(JPC,addr1,_,addr3)	若 addr1=0, 跳转到 addr3, 否则顺序执行
(ENTRY,addr1,addr2,addr3)	过程入口,其中 addr1 是过程产生临时变
	量所占的空间大小;addr2 是过程声明变
	量所占的空间大小,addr3 是过程标号
(CALL, _,_,addr3)	调用人口地址为 addr3 的过程
(RET,_,_)	返回调用过程

2. 子程序声明中, 当分析到子程序名 id 的时候, 生成子程序的人口指令。子程序声明的中间代码生成方法可以表示为下面的语法制导定义:

```
fundecls \longrightarrow function fundecls
\{fundecls.code = function.code \mid\mid fundecl_{S_1}.code\}
fundecls \longrightarrow function
\{fundecls.code = function.code\}
function \longrightarrow id`(``)`block
\{tempsize = addrconst();
varsize = addrconst();
lab = addrLabel(NewLabel());
enter(proc, nul, lev, \&tx, \&off);
function.code = genIR(ENTRY, tempsize, varsize, lab) \mid\mid blocksize.code\}
(5-2)
```

其中,函数 addrconst 是创建一个常量类型的四元式分量;tempsize 记录子程序生成的临时变量的空间大小,varsize 记录子程序声明的变量空间大小,lab 是子程序的人口标号。如果 id 为 "main",则 lab 就是 mainlab;enter 将过程 id 及其相关信息登记到符号表中。其次,varsize 和 tempsize 属性需要子程序的 block 分析结束进行回填。

3. 子程序 block 除了对符号表中变量的初始偏移地址、符号表的指针、过程的临时变量 以及空间初始化,主要是根据 decls 定义完成变量声明处理。block 的中间代码主要 由 stmts 决定:

$$block \longrightarrow `\{'decls stmts'\}'$$

$$\{block.code = stmts.code\}$$
(5-3)

其中, decls 是变量声明, 涉及下面的产生式:

$$decls \longrightarrow type \quad vardefs; \quad decls | \epsilon$$
 $type \longrightarrow \mathbf{int} | \mathbf{char} | \mathbf{bool}$
 $vardefs \longrightarrow vardef | vardef, verdefs$
 $vardef \longrightarrow id$
 $(5-4)$

变量声明部分主要是结合程序的语义进行符号信息的登记和管理,不需要生成中间代码。

5.2.2 语句序列

语句序列的中间代码分别由具体的语句决定:

$$stmt \longrightarrow stmt \quad stmt_{S_1}$$
 $\{stmt.code = stmt.code | | stmt_{S_1}.code \}$
 $stmt \longrightarrow \epsilon$
 $\{stmt.code = \{\}\}$
 $stmt \longrightarrow assignstmt$
 $\{stmt.code = assignstmt.code \}$
 $stmt \longrightarrow callstmt$
 $\{stmt.code = callstmt.code \}$
 $stmt \longrightarrow returnstmt$
 $\{stmt.code = returnstmt.code \}$
 $stmt \longrightarrow ifstmt$
 $\{stmt.code = ifstmt.code \}$
 $stmt \longrightarrow whilestmt$
 $\{stmt.code = whilestmt.code \}$
 $stmt \longrightarrow readstmt$
 $\{stmt.code = readstmt.code \}$
 $stmt \longrightarrow writestmt$
 $\{stmt.code = writestmt.code \}$
 $stmt \longrightarrow block$
 $\{stmt.code = block.code \}$

在语句序列中,处理难点是 stmt 中 block 定义。因为 block 可以顺序定义,也可以嵌套定义。如果两个 block 结构 B1 和 B2 是顺序定义,那么分析 B2 之前,需要将 B2 的变量初始偏移地址、符号表的指针恢复为 B1 分析前一致;其次,需要比较 B1 和 B2 声明的变量空间大小,并使用大者作为分析 B2 之后的空间偏移。这个值除了用于分配嵌套在 B2 中 block 声明的每一个变量,也最终用于计算子程序的 varsize。

5.2.3 表达式

关系表达式是运算对象为常量、变量或者代数表达式的表达式。对于 "<" 的关系运算,生成中间代码的翻译模式如下:

$$bexpr \longrightarrow expr_1 < expr_2$$
 $\{bexpr.addr = NewTemp(); \ bexpr.code = expr_1.code | |expr_2.code \ ||genIR(LTC, expr_1.addr, expr_2.addr, bexpr.addr)\}$ (5-6)

其中, NewTemp() 函数生成一个临时变量类型的四元式分量,这里为了简洁省略了 NewTemp()的参数。其次,addr 属性表示四元式的运算分量; expr.addr 和 expr.code 是 expr 的综合属性,在翻译关系运算之前可以获得。

对定义 "=="和 ">"关系的产生式,处理方法和 "<"产生式类似,仅仅只是最后一条指令不同:

$$bexpr \longrightarrow expr_1 > expr_2$$
 $\{bexpr.addr = NewTemp(); \ bexpr.code = expr_1.code | | expr_2.code \ | | genIR(GTC, expr_1.addr, expr_2.addr, bexpr.addr) \}$ $bexpr \longrightarrow expr_1 == expr_2$ $\{bexpr.addr = NewTemp(); \ bexpr.code = expr_1.code | | expr_2.code \ | | genIR(EQC, expr_1.addr, expr_2.addr, bexpr.addr) \}$ $(5-7)$

类似地,对代数运算表达式,生成中间代码的翻译模式如下:

```
expr \longrightarrow expr_1 + term
            \{expr.addr = NewTemp();
            expr.code = genIR(ADD, expr_1.addr, term.addr, expr.addr)
  expr \longrightarrow expr_1 - term
            \{expr.addr = NewTemp();
            expr.code = genIR(SUB, expr_1.addr, term.addr, expr.addr)
  expr \longrightarrow term
            \{expr.addr = term.addr; expr.code = term.code\}
  expr \longrightarrow (expr_1)
            \{expr.addr = expr_1.addr; expr.code = expr_1.code\}
 term \longrightarrow term_1 * factor
            \{term.addr = NewTemp();
            term.code = term_1.code || factor.code
            genIR(MUL, term_1.addr, factor.addr, term.addr)
                                                                                        (5-8)
 term \longrightarrow term_1/factor
            \{term.addr = NewTemp();
            term.code = term_1.code || factor.code
            genIR(DIV, term_1.addr, factor.addr, term.addr)
 term \longrightarrow factor
            \{term.addr = factor.addr; term.code = factor.code\}
factor \longrightarrow (expr)
            \{factor.addr = expr.addr; factor.code = expr.code\}
factor \longrightarrow variable
            \{factor.addr = variable.addr; factor.code = \{\}\}
factor \longrightarrow num
            \{factor.addr = addrconst(); factor.code = \{\}\}
factor \longrightarrow letter
            \{factor.addr = addrconst(); factor.code = \{\}\}
```

$$factor \longrightarrow \mathbf{true}$$
 $\{factor.addr = addrconst(); factor.code = \{\}\}$ $factor \longrightarrow \mathbf{fasle}$ $\{factor.addr = addrconst(); factor.code = \{\}\}$

其中,addrconst() 是创建一个存储常量的四元式分量,对应不同类型的常量,将常量值存储到四元式分量中。

5.2.4 赋值语句

对于赋值语句, 生成式中间代码的翻译模式如下:

$$assignstmt \longrightarrow variable = bexpr; \\ \{assignstmt.code = genIR(ASS, bexpr.addr, NULL, variable.addr\} \\ variable \longrightarrow \mathbf{id} \\ \{i = found(id.name, *tx); \\ if(i! = 0)variable.addr = addrvar()\} \\ (5-10)$$

其中,函数 addrvar 是创建一个变量类型的四元式分量,为了简洁省略了 addrvar 的参数。如果采用自顶向下分析方法实现翻译程序,删除表达式文法的左递归还需要等价地变换产生式的语义。表达式左递归删除对语义的影响和变换,在 3.1 节给出详细的变换方法以及结果,此处不再赘述。

5.2.5 if 语句

if 语句生成中间代码的翻译模式可以定义如下:

$$stmt \longrightarrow \mathbf{if} \quad bexpr \quad \mathbf{then} \quad stmt_1 \ \{bexpr_false = addrLabel(NewLabel()); \ stmt.code = bexpr.code \ || genIR(JPC, bexpr.addr, NULL, bexpr_false) \ || stmt.code \ || genIR(LAB, bexpr_false, NULL, NULL) \}$$

```
stmt \longrightarrow if \ bexpr \ then \ stmt_1 \ else \ stmt_2
\{bexpr_false = addrLabel(NewLabel()); \ stmt_next = addrLabel(NewLabel()); \ stmt.code = bexpr.code
||genIR(JPC, bexpr.addr, NULL, bexpr_false)|
||stmt_1.code|
||genIR(JUMP, NULL, NULL, stmt_next)|
||genIR(LAB, bexpr_false, NULL, NULL)|
||stmt_2.code|
||genIR(LAB, stmt_next, NULL, NULL)\}
```

其中, bexpr_false 和 stmt_next 是标号,分别表示 if 语句中布尔表达式为假和 if 语句结束跳转的目标。结合中间代码的设计,采用指令 LAB 完成创建标号的工作。

5.2.6 read 语句

```
readstmt \longrightarrow \mathbf{read}(varlist) \\ \{readstmt.code = varlist.code\} \\ varlist \longrightarrow variable \\ \{varlist.code = genIR(READ, NULL, NULL, variable.addr)\} \\ varlist \longrightarrow variable, varlist_1 \\ \{varlist.code = genIR(READ, NULL, NULL, variable.addr) \\ ||varlist_1.code\} \\ variable \longrightarrow \mathbf{id} \\ \{i = found(idname, *tx); \\ if (i! = 0)variable.addr = addrval() \quad else \quad error()\} \\ \end{cases}
```

5.2.7 write 语句

$$writestmt \longrightarrow \mathbf{write}(exprlist)$$
 $\{writestmt.code = exprlist.code\}$
 $exprlist \longrightarrow expr$
 $\{exprlist.code = genIR(WRITE, NULL, NULL, expr.addr)\}$ (5-14)
 $exprlist \longrightarrow expr, exprlist_1$
 $\{exprlist.code = genIR(WRITE, NULL, NULL, expr.addr)$
 $||exprlist_1.code\}$

5.2.8 call 语句

$$callstmt \longrightarrow id();$$
 $\{i = found(id.name) \ if(i! = 0) \ \{lab = addrLabel(label[i].address); \ callstmt.code = genIR(CALL, NULL, NULL, lab); \}$ else $error(); \}$

5.2.9 return 语句

$$\begin{aligned} \textit{returnstmt} &\longrightarrow & \textit{return}; \\ & & \{\textit{returnstmt.code} = \textit{genIR}(\textit{RET}, \textit{NULL}, \textit{NULL}, \textit{NULL}); \} \end{aligned}$$

5.3 中间代码生成和优化

采用增量翻译的方式将生成的中间代码增量地存储到一个全局空间 IRcode 中。子程序 genIR 实现生成一条中间代码并将其写到 IRcode,写入的位置通过中间代码指针 NextIR 指示,每生成一条中间代码,NextIR 计算器增加 1。NextIR 是一个全局变量,但是仅仅 genIR 有权修改 NextI。当一个程序翻译结束,得到的中间代码存储在 IRcode 数组中,通过子程序 PrintIR 可以直观的查看源程序翻译的结果。优化操作采取简单的常量合并实现。

第六章 目标代码生成

6.1 虚拟目标机

6.1.1 寄存器和存储器

虚拟目标机包括 9 个寄存器,其中 6 个是通用寄存器 ax、bx、cx、dx、top 和 bp。通用寄存器可以作为普通的数据寄存器使用,其中 bp 和 top 是指针寄存器,主要用于存储器操作数的寻址,且 bp 记录基地址,top 记录栈顶。3 个专用寄存器是 pc、flag 和 ip,其中 flag 是标志寄存器,用于指示比较指令的状态; pc 是程序计数器,用于存放指令的地址; ip 是指令寄存器,用来保存当前正在执行的一条指令。为了使翻译过程简单并且结构清晰,翻译器使用一个整型数组进行定义 6 个是通用寄存器和 2 个专用寄存器 pc 和 flag。ip 是一个结构体变量,与代码段的存储单元的结构一致。也就是说,字符型和布尔型在目标代码中都转换成整型数据进行访问。虚拟目标机还包括两个存储器,分别用于存储指令和数据。存储指令的代码段由结构数组定义,存储数据的数据段是一个整型数组。

6.1.2 指令集

虚拟目标机指令一般包括四个可选的组成部分:

$$iop \quad r, \quad d, \quad s$$
 (6-1)

其中,iop 是必需的操作码,表示要执行的操作,如加减乘除等;r、d、s在不同的指令中表示的含义不同,下面结合虚拟机提供的指令具体解释如下:

- 1. opIN: 有两个参数 r 和 d, 如果 d=0, 指令将外部整型变量读入寄存器 r; 如果 d=1, 指令将外部字符型变量读入寄存器 r;
- 2. opOUT: 有两个参数 r 和 d, 如果 d=0, 指令将寄存器 r 的内容按照整型输出, 如果 d=1, 指令将寄存器 r 的内容按照字符型输出;
- 3. opADD: 有三个参数, 指令将寄存器 d 的值加寄存器 s 的值存入寄存器 r;
- 4. opSUB: 有三个参数, 指令将寄存器 d 的值减寄存器 s 的值存入寄存器 r;
- 5. opMUL: 有三个参数, 指今将寄存器 d 的值乘寄存器 s 的值存入寄存器 r;
- 6. opDIV: 有三个参数, 指令将寄存器 d 的值除寄存器 s 的值存入寄存器 r;

- 7. opLD: 有三个参数, 并且 r 和 s 是寄存器, d 是立即数, 指令将地址为 d+reg(s) 的内存单元的值存入寄存器 r;
- 8. opST: 有三个参数, 并且 r 和 s 是寄存器, d 是立即数, 指令将寄存器 r 中的值存入 地址 d+reg(s) 的内存单元;
- 9. opLDA: 有三个参数, 并且 r 和 s 是寄存器, d 是立即数, 指令将 d+reg(s) 值存入寄存器 r;
- 10. opLDC: 有两个参数 r 和 d, 指令将立即数 d 放入寄存器 r;
- 11. opMOV: 有两个参数 r 和 d, 指令将寄存器 d 的值存储到寄存器 r 中;
- 12. opPUSH: 有一个参数 r, 指令将寄存器 r 的值压入栈顶, top 指针加 1;
- 13. opPOP: 有一个参数 r, 指令将 top 指针减 1, 且栈顶值存入寄存器 r;
- 14. opJNL: 如果寄存器 flag 不小于 0, 则 r 的值存入寄存器 pc,即下一条指令将跳转到 r;
- 15. opJNG: 如果寄存器 flag 不大于 0,则 r 的值存入寄存器 pc,即下一条指令将跳转到 r;
- 16. opJNE: 如果寄存器 flag 的值不等于 0,则 r 的值存入寄存器 pc,即下一条指令将跳转到 r;
- 17. opJUMP: r 的值存入寄存器 pc, 即下一条指令将无条件跳转到 r。

6.2 运行时刻环境

过程的活动记录设计如图6-1所示。其中,返回地址用于存储被调过程返回时的返回地址,控制链用于存储主调过程活动记录的基地址;活动记录的每一个单元可以通过 bp 以及与 bp 的相对偏移地址进行访问。其次,虽然临时变量的空间在编译时最终可以确定,但代码生成或优化可能会缩减过程所需的临时变量,因此,把临时变量安排在局部变量的后面,因为它长度的改变不会影响其它的数据对象。

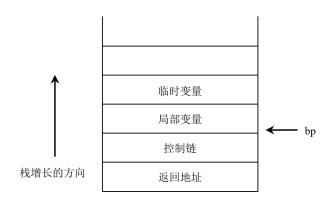


图 6-1 活动记录的设计方案

虽然语言的 block 具有嵌套定义的特征,但是这种嵌套仅局限于子程序内部的 block。为了提高空间的利用率,进入 block 时分配变量声明的空间,在退出 block 时释放占用的空间。一个子程序内声明的嵌套 block 依次分配在活动记录中,但是顺序声明的 block 不是同时活跃,所以这些 block 在数据空间上是重叠的。

需要注意的是,为了展示不同的数据类型所占空间大小不同的具体处理,翻译器虽然 为源程序中的整型变量分配两个单元的空间,但是在虚拟机的数据段中,整型数据仅使用 低地址单元进行存储。

6.3 目标代码生成

目标代码生成在中间代码生成的基础上进行,因此目标代码生成本质上是进行第二遍扫描。其次,因为中间代码的每条四元式都由有限个操作码中的一个唯一地进行确定,并且每个操作码对应的四元式有固定的格式,所以中间代码生成的基本思想就是依次扫描每一条四元式,并且根据每一个操作码以及固定的结构将其翻译成目标代码。

下面针对一些典型的四元式,解释它们的翻译过程。例如,四元式(ADD,5,3,T4)可以根据下面的过程进行翻译:

- 1. 取立即数 5 到寄存器 ax, 生成指令 LDC ax 5;
- 2. 取立即数 3 到寄存器 bx, 生成指令 LDC bx 3;
- 3. 生成加法指令 ADD ax ax bx;
- 4. 将运算结果储存到 T4 对应的空间中, 生成指令 ST ax 10 bp。

过程入口的四元式 (ENTRY,9,8,L1) 可以根据下面的过程进行翻译:

- 1. 保存主调过程的基地址,生成指令 PUSH bp;
- 2. 建立当前过程的基地址,将 top 寄存器中的值储存到 bp 中,生成指令 MOV bp top;
- 3. 开辟当前过程的空间,生成指令 LDA top 17 bp。

过程退出的四元式(RET,,,)可以根据下面的过程进行翻译:

- 1. 释放过程占用的空间, 生成指令 MOV top bp;
- 2. 恢复主调过程的基地址, 生成指令 POP bp;
- 3. 跳转到返回地址, 生成指令 POP pc。

临时变量和跳转指令仍然是目标代码生成过程中面临的两个关键问题。

临时变量是中间代码生成过程中产生的变量,它们的数量和具体的源程序、中间代码形式以及中间代码生成的算法都有关系。临时变量在目标代码中可以映射为内存单元或者寄存器。如果临时变量映射到数据段的内存单元,那么编译器还需要将临时变量映射为地址。翻译器在目标代码阶段完成临时变量的地址映射。

跳转指令主要涉及到三个操作码: JUMP、JPC 和 CALL。在这三个操作码对应的四元式中,第三个操作数引用的是标号。这些标号对应的目标可能是通过操作码 LAB 和 ENTRY 进行定义。因为目标代码生成过程中,翻译 JUMP、JPC 和 CALL 的时候,它们的 跳转目标可能还未进行翻译,其次翻译 LAB 和 ENTRY 的时候,可能还存跳转到这些位置 跳转指令还未进行翻译,所以需要将定义性出现的标号和引用性出现的标号都记录下来,并在适当的时机进行回填相应目标指令的跳转目标。

对 LAB 和 ENTRY 定义的标号 L, 标号 L 都是四元式中的第四个单元,可以采用如下基本相同的处理方法:

- 1. 在标号地址表中, 检查标号 L 是否存在; 如果存在报错, 不存在执行下一步;
- 2. 将标号 L 和它对应的目标指令地址登记到标号地址表中。

对 JUMP、JPC 和 CALL 引用的标号 L,也可以采取基本相同的方法:

- 1. 在标号地址表中,检查标号 L 是否存在;如果存在,则使用标号地址表中 L 的地址 生成完整的跳转指令,不存在则执行下一步;
- 2. 将该跳转指令的地址和标号 L 登记到跳转指令表中。

对于不满足上面的跳转指令,可以在每次碰到 LAB 和 ENTRY 查询定义的标号是否已经存在对应的跳转指令,并进行回填处理,也可以在翻译完所有的指令之后进行回填处理。

6.4 虚拟机解释程序

虚拟机 VM 是一个取值、执行的循环,执行的基本过程如图 10-11 所示。虚拟机 VM 执行在开始执行时,先将寄存器 pc、top、sb 设置为 0,然后从 iMem[0] 取出放入 ip 寄存器 开始执行,除非执行的指令修改了 pc 寄存器,否则 pc 加 1 执行下一条指令。虚拟机 VM 执行过程中,循环中主要是一个 switch 语句,根据每条指令的操作码进行解释执行。

第七章 程序运行结果

7.1 算术运算

示例程序如下:

```
1 main()
2 {
3     int a, b;
4     a = 1;
5     b = a * 2 + 3;
6     b = b / 2;
7     write(a,b);
8     return;
9 }
```

生成中间代码见图7-1,生成目标代码见图7-2,输出结果见图7-3。

```
中间代码如下:
    (JUMP,-,-,L1)
     (MENTRY, 6, 4, L1)
    (ASS,1,-,a)
[3]
     (MUL,a,2,T1)
     (ADD, T1, 3, T2)
     (ASS,T2,-,b)
     (DIV,b,2,T3)
     (ASS,T3,-,b)
[8]
     (WRITE, -, -, a)
[9]
     (WRITE, -, -, b)
[10]
      (RET, -, -,
```

图 7-1 中间代码

```
目标代码如下:
[0]
     JUMP 1
[1]
     PUSH bp
[2]
     MOV bp top
[3]
     LDA top 10 bp
     LDC ax 1
[4]
[5]
     ST ax 0 bp
[6]
     LD ax 0 bp
[7]
     LDC bx 2
[8]
     MUL ax ax bx
[9]
     ST ax 4 bp
    LD ax 4 bp
[10]
[11]
      LDC bx 3
[12]
      ADD ax ax bx
[13]
      ST ax 6 bp
[14]
      LD ax 6 bp
[15]
      ST ax 2 bp
      LD ax 2 bp
[16]
[17]
      LDC bx 2
[18]
      DIV ax ax bx
[19]
      ST ax 8 bp
[20]
      LD ax 8 bp
      ST ax 2 bp
[21]
      LD ax 0 bp
[22]
[23]
      OUT ax 0
[24]
      LD ax 2 bp
      OUT ax 0
[25]
      MOV top bp
[26]
[27]
      POP bp
      POP pc
28]
```

图 7-2 目标代码

```
start run!
output an int value: 1
output an int value: 2
```

图 7-3 运行结果

7.2 条件判断

示例程序如下:

```
1 main()
2 {
3     int a, b;
4     read(a, b);
5     if a < b then write(a);
6     else write(b);
7     return;
8 }</pre>
```

生成中间代码见图7-4,生成目标代码见图7-5,输出结果见图7-6。

```
中间代码如下:

[0] (JUMP,-,-,L1)

[1] (MENTRY,1,4,L1)

[2] (READ,-,-,a)

[3] (READ,-,-,b)

[4] (LTC,a,b,T1)

[5] (JPC,T1,-,L2)

[6] (WRITE,-,-,a)

[7] (JUMP,-,-,L3)

[8] (LAB,-,-,L2)

[9] (WRITE,-,-,b)

[10] (LAB,-,-,L3)
```

图 7-4 中间代码

```
目标代码如下:
[0]
     JUMP 1
     PUSH bp
[1]
[2]
     MOV bp top
     LDA top 5 bp
[3]
[4]
     IN ax 0
[5]
     ST ax 0 bp
[6]
     IN ax 0
     ST ax 2 bp
[7]
[8]
     LD ax 0 bp
[9]
     LD bx 2 bp
     SUB flag ax bx
[10]
[11]
      JNL 15
[12]
      LD ax 0 bp
[13]
      OUT ax 0
[14]
      JUMP 17
      LD ax 2 bp
[15]
[16]
      OUT ax 0
      MOV top bp
[17]
      POP bp
[18]
[19]
      POP pc
```

图 7-5 目标代码

```
start run!
Input an int value: 10
Input an int value: 100
output an int value: 10
```

图 7-6 运行结果

7.3 循环语句

示例程序如下:

```
1 main()
```

```
2 {
3     int a, b;
4     read(a, b);
5     while a < b do
6     {
7          a = a + 1;
8          write(a);
9     }
10     return;
11 }</pre>
```

生成中间代码见图7-7, 生成目标代码见图7-8, 输出结果见图7-9。

```
中间代码如下:
[0] (JUMP,-,-,L1)
[1] (MENTRY,3,4,L1)
[2] (READ,-,-,a)
[3] (READ,-,-,b)
[4] (LAB,-,-,L2)
[5] (LTC,a,b,T1)
[6] (JPC,T1,-,L3)
[7] (ADD,a,1,T2)
[8] (ASS,T2,-,a)
[9] (WRITE,-,-,a)
[10] (JUMP,-,-,L2)
[11] (LAB,-,-,L3)
```

图 7-7 中间代码

```
目标代码如下:
[0]
     JUMP 1
[1]
     PUSH bp
[2]
     MOV bp top
[3]
     LDA top 7 bp
[4]
     IN ax 0
[5]
     ST ax 0 bp
[6]
     IN ax 0
[7]
     ST ax 2 bp
[8]
     LD ax 0 bp
[9]
     LD bx 2 bp
[10]
     SUB flag ax bx
[11]
     JNL 21
[12]
     LD ax 0 bp
[13]
     LDC bx 1
[14]
      ADD ax ax bx
[15]
      ST ax 4 bp
[16]
      LD ax 4 bp
      ST ax 0 bp
[17]
[18]
      LD ax 0 bp
[19]
      OUT ax 0
[20]
      JUMP 8
      MOV top bp
[21]
      POP bp
[22]
      POP pc
[23]
```

图 7-8 目标代码

```
start run!
Input an int value: 1
Input an int value: 5
output an int value: 2
output an int value: 3
output an int value: 4
output an int value: 5
```

图 7-9 运行结果

7.4 调用函数

示例程序如下:

```
1 test()
2 {
3    int a;
4    a = 2;
5    write(a);
6    return;
7 }
8 main()
9 {
10    test();
11    return;
12 }
```

生成中间代码见图7-10, 生成目标代码见图7-11, 输出结果见图7-12。

```
中间代码如下:
[0] (JUMP,-,-,L1)
[1] (ENTRY,0,2,L2)
[2] (ASS,2,-,a)
[3] (WRITE,-,-,a)
[4] (RET,-,-,-)
[5] (MENTRY,0,0,L1)
[6] (CALL,-,-,L2)
[7] (RET,-,-,-)
```

图 7-10 中间代码

```
目标代码如下:
    JUMP 11
    PUSH bp
    MOV bp top
     LDA top 2 bp
[4]
    LDC ax 2
[5]
    ST ax 0 bp
[6]
    LD ax 0 bp
[7]
    OUT ax 0
[8]
    MOV top bp
[9]
    POP bp
    POP pc
[10]
[11]
     PUSH bp
[12]
     MOV bp top
[13]
     LDA top 0 bp
     LDA ax 2 pc
[14]
[15]
     PUSH ax
[16]
     JUMP 1
[17]
     MOV top bp
     POP bp
[18]
      POP pc
[19]
```

图 7-11 目标代码

```
start run!
output an int value: 2
```

图 7-12 运行结果

第八章 课程设计总结

本次课程设计,我在查阅一些资料^{[1][2][3]}后,完整的实现了一个类 C 语言的编译器,使之能够成功生成目标代码并在构造的虚拟机中运行。回顾本次课程设计,词法分析并无难度,起先我打算采用 LR 分析法进行语法分析,而事实上人工构造 LR 分析表在文法条件增多时状态数太多,导致 DEBUG 显得异常困难。因此为了能够按时完成设计,我选择了手写递归下降方式。而在中间代码优化部分由于没有太多时间,因此只是简单的对常数合并。最后目标代码生成部分,由于我对汇编指令集不是很熟悉(例如 X86 汇编指令集等),因此在询问助教后我采用了自己设计的指令集在类似虚拟机的环境中运行。本次课程设计总的来说完成度较好。在课程设计中我也得以巩固了本学期所学的编译原理这门课的设计,也深刻体会到单单阅读编译书籍在实际编译器的设计(编写代码)中的局限性,同时本次课程设计也让我得以温故之前所学的 C 语言的知识,弥补了一些先前未知的语法错误,提高了我的编程能力。

参考文献

- [1] 孙悦红. 编译原理及实现[M]. 清华大学出版社有限公司, 2005.
- [2] 张幸儿. 计算机编译原理[M]. 科学出版社, 2008.
- [3] 吕映芝, 张素琴, 蒋维杜, 等. 编译原理: 第1卷[M]. 清华大学出版社, 1998.