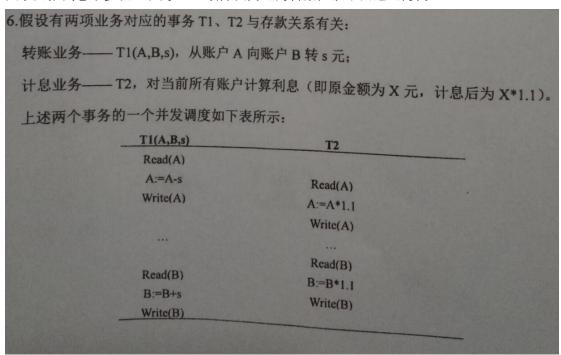
关于几张试卷中多次出现的 SUX 锁并发问题的答案,以下面这题为例:



(1) 若两个事务的操作遵循 (S,X) 锁, 初始时 A=100, B=40, S=10, 最终 A, B 结果如何? 该并发调度正确与否, 为什么?



(2) 若两个事务的操作遵循(S,U,X)锁(相容矩阵如下), 初始时 A=100, B=40, S=10, 最终 A, B 结果如何?该并发调度正确与否?为什么?

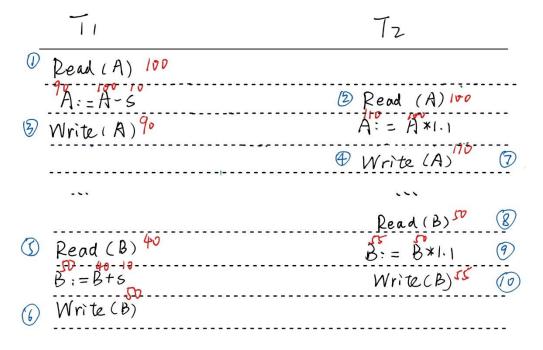


解答:

(1) 略

(2) 首先明确:

- 1) 本题引入了 U 锁,那么 **Read-内存里改数据-write** 整个过程就被定义成了 update 操作
- 2) !!!!!!! 注意!!!!!!! 本题中 SUX 相容矩阵和书上不一样,按照题目里给的来,一定注意仔细看!



- ① T1 申请 A 的 U 锁, 批准
- ② T2 申请 A 的 U 锁, 此时 A 上有 T1 的 U 锁, 根据相容矩阵, 批准, 读的是 A 的原数据
- ③ T1 申请 A 升级到 X 锁, 此时 A 上有 T2 的 U 锁, 根据相容矩阵, 批准(这里易错!! 根据相容矩阵来!!)写入 A, 为 90, 根据 2PL 原则, 此时 T1 事务还没有结束, 不释放锁, 因此仍然持有 A 的 X 锁
- ④ T2 申请升级到 X 锁,此时 A 上有 T1 的 X 锁,根据相容矩阵,不批准,T2 卡在这里
- ⑤ T1申请B的U锁, 批准
- ⑥ T1 申请 B 升级到 X 锁,允许,写入 B 为 50,根据 2PL 原则,T1 事务结束,释放所有锁
- ⑦ T2可以获得A的X锁了,写入A为110
- ⑧ T2 申请 B 的 U 锁, 批准, 这时读入的是 T1 修改过的数据 50
- 9 读入内存修改
- ① 写入B, 55