**第一章**

１.微型计算机的组成

２.各种数制之间的转换

３.求数的原码，反码，补码

４.补码符号位的扩展

５.ＢＣＤ码与十进制数的相互转换

**第二章**

１.８０８６数据线、地址线的位数

２.可寻址的地址空间是多大

３.８个通用寄存器、指针、变址寄存器

４.标志寄存器（标志位）

５.４个段地址寄存器

６.存储器分段的特性

７.逻辑地址的表示方法，物理地址的计算

８.每个逻辑段的容量６４Ｋ

９.总线周期的概念

１０.８０８６最小模式下４０个引脚的功能

ＮＭＩ，ＩＮＲ，ＲＤ，ＲＥＳＥＴ，ＲＥＡＤＹ，ＭＮ／ＭＸ，Ｍ／／ＩＤ，Ｍ／／ＲＤ，Ｍ／／ＷＲ的组合

１１.寄存器的特点

１２.几种读写情况的说明

１３.内存的专用区域（特别是第一、第四个）

14．I/D组织的特点

15.最小模式的典型配置、用到的芯片及其功能

16.复位以后各个寄存器的内容

（CS、IP及第一条指令的地址）

**第四章**

1，操作数据的类型

2.十种寻址方式

3.IO端口寻址（直接寻址、间接寻址）

4.隐含寻址（操作数是隐含的）

5.指令系统（全部）

例：4-23，4-48，4-49，第117页12题

**第五章**

1.常数、变量、标号

2、运算符与表达式

OFFSET, PTR, SEG, TYPE, IENGTH, SIZE

3.伪指令的定义：EQU, DB, DW, DD

段定义、段寄存器说明

过程定义、模块的开始与结束、定位伪指令

4、汇编程序的框架结构

5.返回DOS的方法

6.DOS功能的调用

7．键盘输入、输出的功能

重点看的例子：5-35，5-39，5-40，样题

键盘输入几个字符，统计个数、奇数等某一类字符的个数

**第六章**

1，三级存储结构

2.存储器的技术指标

3.RAM.ROM的特点

4.SRAM.DRAM的特点

5.211４的容量、引脚和功能

6、2716的容量、引脚和功能

7．SRAM,EPROM存储器容量的计算

（1）SRAM、A0~A9，D0~D7

容量1KB

（2）EPROM,30000H~307FFH

无地址重叠，容量2KB

8.用全译码器扩展存储器（绘图题PPT）

**第七章**

1，CPU与外设交换的三类信息

2.微机中数据传输的方式

3.DMA传送方式的定义及特点

4，中断的定义

5.中断响应的条件

6.中断源的分类

7.外部中断请求线ＮＭＩ、ＩＮＩＲ

８.中断服务程序入口地址的计算

９.中断优先级的判断

１０.８２５９Ａ的主要功能

１１.８２５９Ａ的初始化编程　　ＩＣＷ１、ＩＣＷ２、ＩＣＷ４

**第八章**

１、接口定义

２、接口与端口的区别

３.并行通信概念与特点

４.８２５５Ａ端口选择表

５.８２５５Ａ的两个控制字

６，８２５５Ａ（ＡＢＣＤ工作方式的判断）

７.串行通信的概念及特点

８．串行通信的三种传输方式

９.串行通信的两种基本方式

１０.异步通信的特点、帧的概念

１１.波特率的特点

１２.调制与解调

**第九章**

１.微机总线的概念

２.系统总线三大类

３.ＰＣ／ＸＴ总线，ＩＳＡ总线特点

**题型：**

１.填空（１×２０）

２.判断（１×１０）

３.选择（１×１３）

４.简答：分析指令执行结果（４×２）

问答（４）

简写程序（６分，只写程序段）

阅读程序回答问题（２×６）

５.编程（３题，２０分）

两个完整程序，初始化程序

６.绘图（７分）