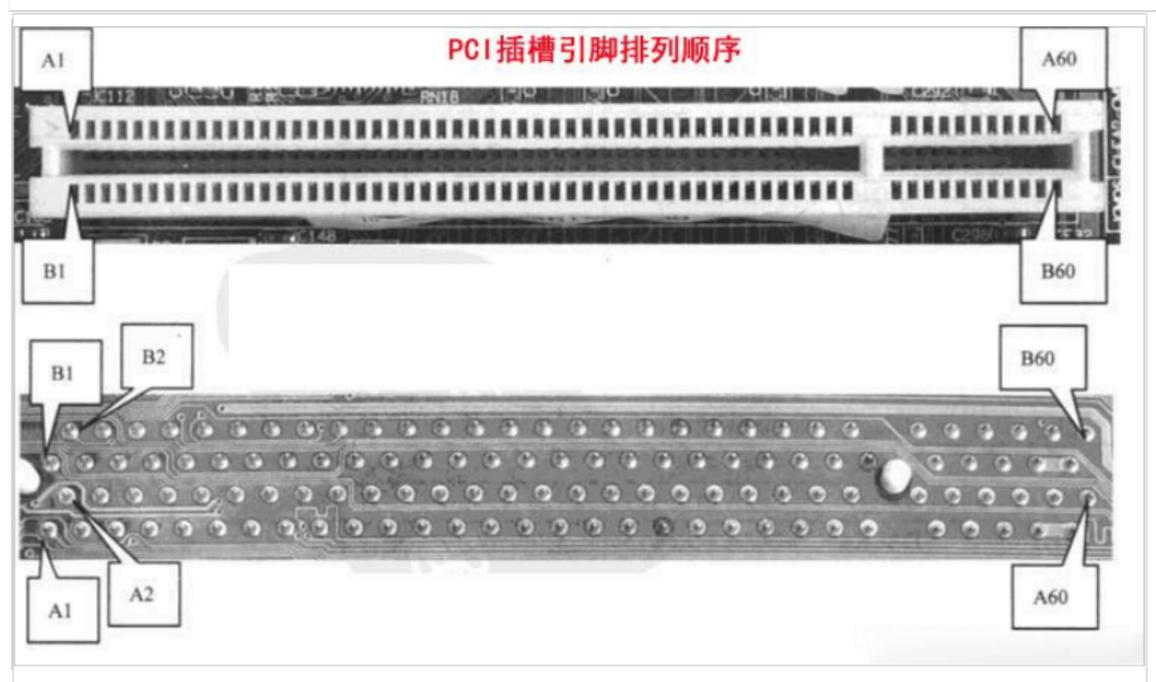
PCI 插槽引脚排列顺序、定义

PCI 总线足外围部件互连总线的简称。 PCI 总线的 r 作频率为 33MHz, PCI 插槽是主板的主要扩展插槽。 PCI 捅槽是 PCI 总线的物理体现,其外观及引脚排列如上图、下图所示。



PCI 插槽各个引脚的功能如下表所示

		1.60.111.10	
引脚序号 	引脚定义	功能描述 	重点提示
A1	TRST	测试复位	
A2	+12V	+12V 电压输入	重要检测点
А3	TMS	测试模式选择	
A4	TDI	测试数据输入	
A5	+5V	+5V 电压输入	重要检测点
A6	INTA	中断请求 A	
A7	INTC	中断请求 C	
A8	+5V	+5V 电压输入	重要检测点
A9	RESERVED	保留	
A10	+5V	+5V 电压输入	重要检测点
A11	RESERVED	保留	
A12	GND	地	
A13	GND	地	
A14	RESERVED	保留	
A15	RESET	复位	重要检测点,常态为高电平,复位时为低电平,然后恢复高电平
A16	+5V	+5V 电压输入	重要检测点
A17	GNT	总线允许使用	
A18	GND	地	
A19	RESERVED	保留	
A20	AD30	地址/数据总线	各地址 / 数据总线的对地阻值均应相同 (ADO至 AD31)
A21	+3.3V	+3.3V 电压输入端	重要检测点
A22	AD28	地址/数据总线	各地址/数据总线的对地阻值均应相同 (ADO至 AD31)

A 0.0	A D.O.O.	TP T1 \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \	ᇶᆄᆔᅥᄬᆎᄝᅔᄽᇄᇄᅼᄔᄧᄱᄷᅺᄓᅷᄱᄝᅥ
A23	AD26	地址 / 数据总线 	各地址 / 数据总线的对地阻值均应相同 (ADO至 AD31)
A24	GND	地	
A25	AD24	地址/数据总线	各地址 / 数据总线的对地阻值均应相同 (ADO至 AD31)
A26	IDSEL	初始化设备选择	
A27	+3.3V	+3.3V 电压输入	重要检测点
A28	AD22	地址 / 数据总线	各地址 / 数据总线的对地阻值均应相同 (ADO至 AD31)
A29	AD20	地址 / 数据总线	各地址 / 数据总线的对地阻值均应相同 (ADO至 AD31)
A30	GND	地	
A31	AD18		—————————————————————————————————————
A32	AD16		
A33	+3.3V		
A34	FRAME	帧周期信号	重要检测点
A35	GND	地	
A36	TRDY		
A37	GND	地	
A38	STOP	停止信号	
A39	+3.3V	+3.3V 电压输入	
A40	SDONE	│ 监视完成信号 ─────	
A41	SBO	监视补偿信号	
A42	GND	地	
A43	PAR	奇偶校验	
A44	AD15	地址 / 数据总线	各地址/数据总线的对地阻值均应相同(ADO至AD31)
A45	+3.3V	+3.3V 电压输入	重要检测点
A46	AD13	地址 / 数据总线	各地址,数据总线的对地阻值均应相同(ADO至AD31)
A47	AD11	地址 / 数据总线	
A48	GND	地	
A49	AD9	地址/数据总线	—————————————————————————————————————
A50	N/A	空脚	
A51	N/A		
A52	C/BE0		
A53	+3.3V	+3.3V 电压输入	重要检测点
A54	AD6	地址,数据总线	各地址,数据总线的对地阻值均应相同 (ADO至 AD31)
A55	AD4	地址/数据总线	各地址 / 数据总线的对地阻值均应相同 (ADO至 AD31)
A56	GND	地	
A57	AD2	地址,数据总线	各地址,数据总线的对地阻值均应相同 (ADO至 AD31)
A58	ADO	地址/数据总线	各地址 / 数据总线的对地阻值均应相同 (ADO至 AD31)
A59	+5V	+5V 电压输入	重要检测点
A60	REQ64	请求 64位传送	
BI	-12V	-12V 电压输入	重要检测点
B2	TCK	测试时钟	
В3	GND	地	
B4	TDO	测试数据输出	
B5	+5V	+5V 电压输入	
B6	+5V	+5V 电压输入	
B7	INTB	中断请求 B	
B8	INTD	中断请求 D	
B9	PRSNTI		
DA	LUSIVII	1714以別信亏	

BI0	RESERVED	 保留	
BII	PRSNT2		
B12	GND	地	
B13	GND	 地	
B14	RESERVED		
B15	GND		
B16	CLK	 时钟信号	
B17	GND	地	
B18	REQ		
B19	+5V		
B20	AD31		
B21	AD29		各地址/数据总线的对地阻值均应相同 (ADO至 AD31)
B22	GND		
B23	AD27	 地址,数据总线	
B24	AD25		各地址/数据总线的对地阻值均应相同 (ADO至 AD31)
B25	+3.3V	+3.3V 电压输入	重要检测点
B26	C/BE3	一一一一一一一一一一一一一一一一一一一一一一一一一一一一一一一一一一一一一	
B27	AD23	地址/数据总线	
B28	GND	地	
B29	AD21		
B30	AD19		各地址/数据总线的对地阻值均应相同 (ADO至 AD31)
B31	+3.3V	 +3.3V 电压输入	
B32	AD17		各地址/数据总线的对地阻值均应相同 (ADO至 AD31)
B33	C/BE2		, , , , , , , , , , , , , , , , , , , ,
B34	GND	 地	
B35	IRDY	———————————— 目标准备就绪	
B36	+3.3V	+3.3V 电压输入	—————————————————————————————————————
B37	DEVSEL	—————————— 设备选择信号	
B38	GND	—————————————————————————————————————	
B39	LOCK	—————————————————————————————————————	
B40	PERR	———————— 奇偶较验错误	
B41	+3.3V	+3.3V 电压输入	重要检测点
B42	SERR	—————————— 系统错误	
B43	+3.3V	+3.3V 电压输入	重要检测点
B44	C/BE1	命令字节允许信号	
B45	AD14	地址/数据总线	各地址/数据总线的对地阻值均应相同(ADO至 AD31)
B46	GND	地	
B47	AD12	地址/数据总线	各地址/数据总线的对地阻值均应相同(ADO至 AD31)
B48	AD1O	地址,数据总线	各地址/数据总线的对地阻值均应相同(ADO至 AD31)
B49	GND	地	
B50	N/A	空脚	
B51	N/A	空脚	
B52	AD8	地址/数据总线	各地址 / 数据总线的对地阻值均应相同 (ADO至 AD31)
B53	AD7	地址 / 数据总线	各地址/数据总线的对地阻值均应相同(ADO至AD31)
B54	+3.3V	+3.3V 电压输入	重要检测点
B55	AD5	地址,数据总线	各地址 / 数据总线的对地阻值均应相同 (ADO至 AD31)
B56	AD3	地址 / 数据总线	各地址 / 数据总线的对地阻值均应相同 (ADO至 AD31)

B57	GND	地	
B58	AD1	地址/数据总线	各地址 / 数据总线的对地阻值均应相同 (ADO至 AD31)
B59	+5V	+5V 电压输入	重要检测点
B60	ACK64	响应 64位传送请求	