Программный генератор сигналов на основе микроконтроллера STM32

Студент гр. 506: Вебер Д.С. Руководитель: ст.пр. Уланов П.Н.

Алтайский государственный университет

2024

Актуальность





Цель и задачи

Цель: разработка программного генератора сигналов на микроконтроллере.

Задачи:

- Исследовать методы генерации сигналов и осуществить выбор;
- Рассмотреть семейства микроконтроллеров и осуществить выбор;
- Выбрать среду разработки;
- Разработать программу;
- Спроектировать устройство;
- Протестировать генератор.

Методы цифровой генерации сигнала

- Метод аппроксимации.
 - +: Малый объем памяти, так как хранятся только параметры сигнала.
 - —: Высокие вычислительные затраты, что ограничивает максимальную частоту сигнала.
- CORDIC.
 - +: Быстродействие и высокая точность системы, благодаря итерационному методу.
 - —: Сложность алгоритма и потребность в специализированных вычислениях.
- Табличный метод.
 - +: Возможность генерации сигналов с более высокой частотой из-за отсутствия вычислений.
 - —: Необходимость хранения больших объёмов данных в памяти.
- Метод DDS.
 - +: Гибкость, простота реализации и высокая точность регулирования частоты.
 - —: Потребность в дополнительных вычислениях для генерации сигнала.

Моделирование DDS



Рис. 1: Алгоритм метода DDS.

Моделирование DDS

Для адресации используется аккумулятор фазы и код частоты. Старшая часть аккумулятора фазы отвечает за адресацию ячейки в таблице отсчётов, а младшая за шаг в этой таблице. Размером же шага является код частоты.

```
Аккумулятор фазы + Код частоты = Адрес отсчёта 0x0000 + 0x0100 = 0x0100 0x0000 + 0x0200 = 0x0200 0x0000 + 0x0080 + 0x0080 = 0x0100
```

Микроконтроллеры

Таблица 1: Параметры микроконтроллеров

Параметр	ATtiny10	ATmega32	STM32L010F4	STM32F103xC
Частота	20 МГц	20 МГц	32 МГц	72 МГц
FLASH	1 Кбайт	32 Кбайт	16 Кбайт	256 Кбайт
RAM	64 байт	2 Кбайт	2 Кбайт	48 Кбайт
SPI	-	+	+	+
I2C	-	+	+	+
Питание	1,8 — 5,5 B	1,8 — 5,5 B	1,8 — 3,6 B	1,8 — 3,6 B

Выбор микроконтроллера и среды разработки





Микроконтроллер: STM32F103RCT6 на отладочной плате.

Среда разработки: VSCode + PlatformIO.

Язык программирования: С. Библиотека: libopencm3.

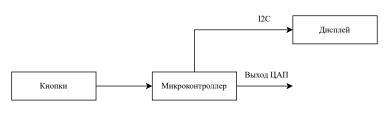


Рис. 3: Структурная схема генератора сигналов.

Программа должна выполнять три действия:

- Вывод отсчёта в ЦАП;
- Обработка кнопок;
- Вывод информации на дисплей.



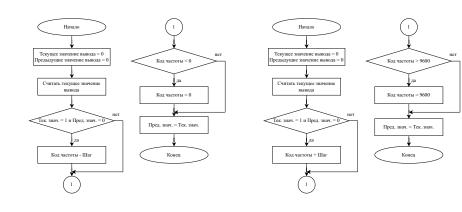
Рис. 4: Блок-схема алгоритма вывода отсчёта в ЦАП.



Рис. 5: Блок-схема алгоритма обработки кнопок.

(а) Блок-схема алгоритма

уменьшения частоты.



(b) Блок-схема алгоритма

увеличения частоты.

Рис. 6: Блок-схемы алгоритмов регулировки частоты.

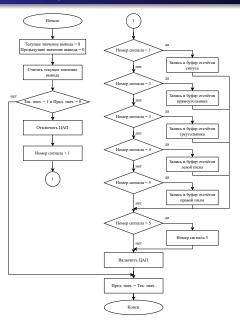


Рис. 7: Блок-схема алгоритма выбора следующего сигнала.

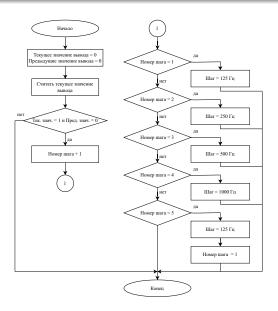
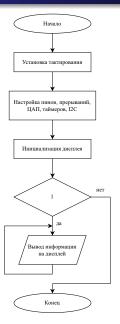


Рис. 8: Блок-схема алгоритма выбора шага.



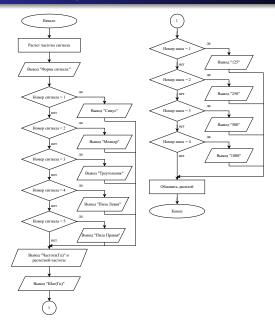


Рис. 10: Блок-схема алгоритма работы дисплея.

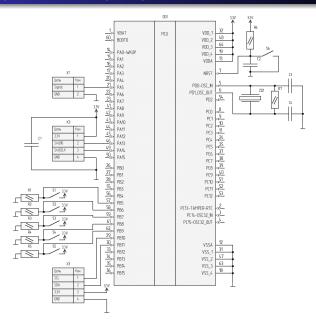


Рис. 11: Фрагмент схемы электрической принципиальной.

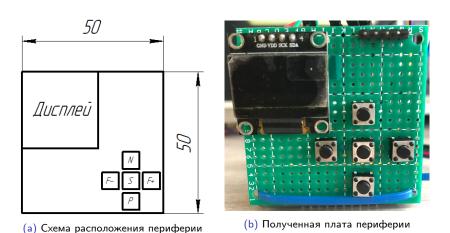


Рис. 12: Конструирование платы периферии.

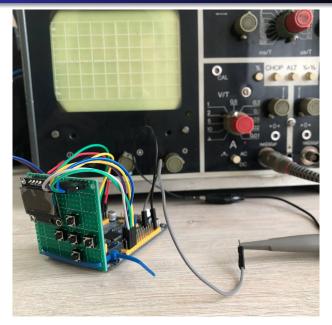


Рис. 13: Прототип устройства.

Тестирование



(а) Состояние устройства.

```
∨ КОНТРОЛЬНОЕ ЗНАЧЕНИЕ

   f: 1875
   p step: 360
   step: 192
   num_step: 4 '\004'
   num_sig: 1 '\001'

√ signal: [256]

    0: 2048
    1: 2092
    2: 2136
    3: 2180
    4: 2224
    5: 2268
    6: 2312
    7: 2355
```

(b) Состояние в отладчике.

Рис. 14: Работа устройства.

Тестирование

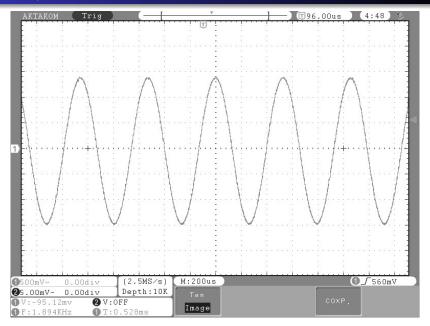


Рис. 15: Синусоидальный сигнал с частотой 1875 Гц.

Заключение

В ходе выполнения работы цель была достигнута: разработан программный генератор сигналов на микроконтроллере STM32F103RCT6, позволяющий генерировать сигналы разной формы.

Были выполнены все поставленные задачи, а именно:

- Выбран метод генерации сигналов;
- Выбран микроконтроллер;
- Выбрана среда разработки;
- Разработана программа;
- © Спроектировано устройство;
- Протестирован генератор.

Спасибо за внимание!