# МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РОССИЙСКОЙ ФЕДЕРАЦИИ

МОСКОВСКИЙ АВИАЦИОННЫЙ ИНСТИТУТ (НАУЧНО-ИССЛЕДОВАТЕЛЬСКИЙ УНИВЕРСИТЕТ)

# **ЖУРНА**Л по вычислительной практике

Наименование практики вычислительная

Студенты:

Хренникова Ангелина Калининна Анастасия Назарова Анастасия

Факультет № 8 курс 2 группа 8

Практика с 28.06.21 по 12.07.21

# ИНСТРУКЦИЯ

# о заполнении журнала по вычислительной практике

Журнал по вычислительной практике студентов имеет единую форму для всех видов практик.

Задание в журнал вписывается руководителем практики от института в первые три — пять дней пребывания студентов на практике в соответствии с тематикой, утверждённой на кафедре до начала практики. Журнал по вычислительной практике является основным документом для текущего и итогового контроля выполнения заданий, требований инструкции и программы практики.

Табель прохождения практики, задание, а также технический отчёт выполняются каждым студентом самостоятельно.

Журнал заполняется студентом непрерывно в процессе прохождения всей практики и регулярно представляется для просмотра руководителям практики. Все их замечания подлежат немедленному выполнению.

«Табель В разделе прохождения практики» ежедневно должно быть указано, на каких рабочих местах и в качестве кого работал студент. Эти записи проверяются и заверяются цеховыми руководителями практики, в том числе мастерами и бригадирами. График прохождения практики заполняется распределения c графиком соответствии студентов по рабочим местам практики, утверждённым руководителем предприятия.

В разделе «Рационализаторские предложения» должно быть приведено содержание поданных В цехе рационализаторских предложений со всеми необходимыми расчётами эскизами. Рационализаторские предложения подаются индивидуально и коллективно.

Выполнение студентом задания по общественно-политической практике заносятся раздел «Общественно-политическая практика». Выполнение работы по оказанию практической помощи предприятию (участие в выполнении спецзаданий, работа сверхурочно и т.п.) заносятся в раздел журнала «Работа в помошь предприятию» последующим подтверждением записанной письменным соответствующими работы пеховыми руководителями.

Раздел «Технический отчёт пο заполнен практике» должен быть особо тщательно. Записи необходимо делать чернилами в сжатой, но вместе с тем чёткой и ясной форме и технически грамотно. Студент ежедневно подробно излагать содержание работы, выполняемой за каждый день. Содержание этого раздела должно отвечать тем конкретным требованиям, которые предъявляются к техническому отчёту заданием и программой практики. Технический отчёт должен показать умение студента критически оценивать работу данного производственного участка и отразить, в какой степени студент способен применить теоретические знания для решения конкретных производственных задач.

Иллюстративный и другие материалы, использованные студентом в других разделах журнала, в техническом отчёте не должны повторяться, следует ограничиваться лишь ссылкой на него. Участие студентов в производственно-технической конференции, выступление с докладами, рационализаторские предложения и т.п. должны заноситься на свободные страницы журнала.

**Примечание.** Синьки, кальки и другие дополнения к журналу могут быть сделаны только с разрешения администрации предприятия и должны подшиваться в конце журнала.

Руководители практики от института обязаны следить затем, чтобы каждый цеховой руководитель практики перед уходом студентов из данного цеха в другой цех вписывал в журнал студента отзывы об их работе в цехе.

Текущий контроль работы студентов осуществляется руководители практики от института и цеховыми руководителями практики заводов. Все замечания студентам руководители делают в письменном виде на страницах журнала, ставя при этом свою подпись и дату проверки.

Результаты защиты технического отчёта заносятся в протокол и одновременно заносятся в ведомость и зачётную книжку студента.

**Примечание.** Нумерация чистых страниц журнала проставляется каждым студентом в своём журнале до начала практики.

С инструкцией о заполнении журнала

ознакомился:
«12» июля 2021г.

Студент: Хренникова А. С.

(подпись)

Студент Калинина А. В.

(подпись)

Студент Назарова А. И.

# **ЗАДАНИЕ**

# кафедры 806 по вычислительной практике

- 1. Создать загрузочный образ миниядра MiniOS.
- 2. Изучить в нём механизм прерываний.
- 3. Составить алгоритм управления виртуальной памятью.
- 4. Реализовать алгоритм управления виртуальной памятью.
- 5. Тестирование алгоритма.
- 6. Список используемой литературы.
- 7. Выводы.

Руководитель практики от института

## ПРОТОКОЛ

# ЗАЩИТЫ ТЕХНИЧЕСКОГО ОТЧЁТА

по вычислительной практике

управления виртуальной

памятью.

1.

Хренникова Ангелина

студентами

2. Калинина Анастасия 3. Назарова Анастасия			
Слушали: Отчёт практиканта	Постановили: Считать практику выполненной и защищённой на		
1. Создать загрузочный образ мини ядра MiniOS.	Оценка 1 Оценка 2 Оценка 3		
2. Изучить в нём механизм прерываний	Оценка 1 Оценка 2 Оценка 3		
3. Составить алгоритм.	Оценка       1.         Оценка       2.         Оценка       3.		
4. Реализовать алгоритм	Оценка 1.		

 5. Тестирование алгоритма.
 Оценка 1. Оценка 2. Оценка 3.

 6. Список используемой литературы.
 Оценка 1. Оценка 2. Оценка 3.

 7. Выводы.
 Оценка 1. Оценка 3.

 Оценка 3.
 Оценка 3.

Оценка

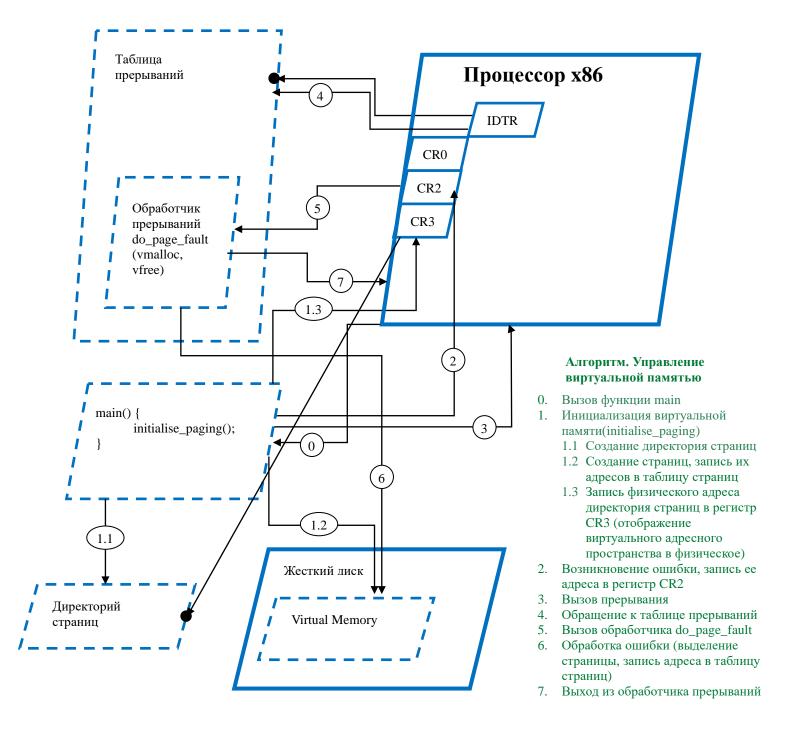
Оценка 3.

2.

Общая оценка	-	

Руководитель: Семенов А. С.

Дата: 12.07.2021



Номер	Команда	Описание
0	int main() {	Вызов функции main
1		17
1 (1.1-	initialise_paging() {	Инициализация виртуальной
1.3)	···   kernel_directory = (page_directory_t*)kmalloc_a(sizeof(page_directory_t));	памяти(initialise_paging):
-1.27	current_directory = kernel_directory;	Создание директория
		страниц;
	for (i = KHEAP_START; i < KHEAP_START+KHEAP_INITIAL_SIZE; i += 0x1000)	Создание страниц,
	get_page(i, 1, kernel_directory);	запись их адресов в
	switch_page_directory(kernel_directory);	таблицу страниц; Запись физического
	};	адреса директория
		страниц в регистр CR3
	void switch_page_directory(page_directory_t *dir)	(отображение
	{ · · · · · · · · · · · · · · · · · · ·	виртуального адресного
	current_directory = dir; asm volatile("mov %0, %%cr3":: "r"(&dir->tablesPhysical));	пространства в физическое);
	asin volatile( inov %0, %%ci3 1 (&dii->tablesriiysicai)),	физическое),
2-3	u32int faulting_address;	Возникновение ошибки,
	asm volatile("mov %%cr2, %0" : "=r" (faulting_address));	запись ее адреса в
		регистр CR2 и вызов
		прерывания
4	register_interrupt_handler(14, do_page_fault);	Обращение к таблице
		прерываний
5	do_page_fault()	Вызов обработчика
3	do_page_raun()	do_page_fault
6	do_page_fault(registers_t regs) {	Обработка ошибки
		(выделение страницы,
	vmalloc(placement_address, current_directory);	запись адреса в таблицу
	····	страниц)
7	PANIC("Page fault");	Выход из обработчика
		прерываний

#### 4. Реализация процедуры:

```
void initialise paging()
    // The size of physical memory. For the moment we
    // assume it is 16MB big.
    u32int mem_end_page = 0x1000000;
    nframes = mem end page / 0x1000;
    frames = (u32int*)kmalloc(INDEX FROM BIT(nframes));
   memset(frames, 0, INDEX FROM BIT(nframes));
    // Let's make a page directory.
    kernel directory = (page directory t*)kmalloc a(sizeof(page directory t));
    memset(kernel directory, 0, sizeof(page directory t));
    current directory = kernel directory;
    // Map some pages in the kernel heap area.
    // Here we call get page but not alloc frame. This causes page table t's
    // to be created where necessary. We can't allocate frames yet because they
    // they need to be identity mapped first below, and yet we can't increase
    // placement address between identity mapping and enabling the heap!
    int i = 0;
    for (i = KHEAP START; i < KHEAP START+KHEAP INITIAL SIZE; i += 0x1000)
        get page(i, 1, kernel directory);
    // We need to identity map (phys addr = virt addr) from
    // 0x0 to the end of used memory, so we can access this
    // transparently, as if paging wasn't enabled.
    // NOTE that we use a while loop here deliberately.
    // inside the loop body we actually change placement address
   // by calling kmalloc(). A while loop causes this to be
    \//\ computed on-the-fly rather than once at the start.
    // Allocate a lil' bit extra so the kernel heap can be
    // initialised properly.
    i = 0;
    while (i < placement address+0x1000)
        // Kernel code is readable but not writeable from userspace.
        alloc frame (get page (i, 1, kernel directory), 0, 0);
        i += 0x1000;
    }
    // Now allocate those pages we mapped earlier.
    //for (i = KHEAP_START; i < KHEAP_START+KHEAP_INITIAL_SIZE; i += 0x1000)</pre>
          alloc frame (get page (i, 1, kernel directory), 0, 0);
    // Before we enable paging, we must register our page fault handler.
    register interrupt handler(14, page fault);
    // Now, enable paging!
    switch page directory(kernel directory);
    // Initialise the kernel heap.
    //kheap = create heap(KHEAP START, KHEAP START+KHEAP INITIAL SIZE, 0xCFFFF0
00, 0, 0);
void vmalloc(u32int placement_address, page_directory_t *current_directory) {
    alloc_frame( get_page(placement_address, 1, current_directory), 0, 0);
    placement address += 0x1000;
}
void vfree(u32int placement address, page directory t *current directory) {
    free frame(get page(placement address, 0, current directory));
    placement address -= 0x1000;
}
```

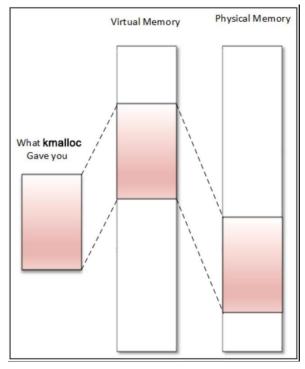
```
void do page fault (registers t regs)
   u32int faulting address;
   asm volatile("mov %%cr2, %0" : "=r" (faulting address));
   monitor write("The error handler runs!\n");
   if(faulting address > 0x1000000) {
   //если адрес за пределами физ.памяти, то не пытаемся что-
тто сделать и отрубаем ядро
      int present = !(regs.err code & 0x1); // Page not present
   // Processor was in user-mode?
   int reserved = regs.err code & 0x8; // Overwritten CPU-
reserved bits of page entry?
                                         // Caused by an instruction fetch?
   int id = regs.err code & 0x10;
   // Output an error message.
   monitor write("Unrestorable page fault! ( ");
   if (present) {monitor write("present ");}
   if (rw) {monitor write("read-only ");}
   if (us) {monitor write("user-mode ");}
   if (reserved) {monitor write("reserved ");}
   monitor write(") at 0x");
   monitor write hex(faulting_address);
   monitor write("\n");
   PANIC("Page fault");
   }
   //monitor_write("page fault detected ");
   monitor write("Error at the address: ");
   monitor write hex(faulting address);
   monitor write("\n");
   //monitor write("attempting to recover: ");
   monitor write ("Allocating one page!\n");
   monitor_write_hex(placement_address);
   monitor write(" to ");
   monitor write hex(placement address + 0x1000);
   monitor write("\n");
   vmalloc(placement address, current directory);
   if (test frame(placement address, current directory)) {
       vfree (placement address, current directory);
}
```

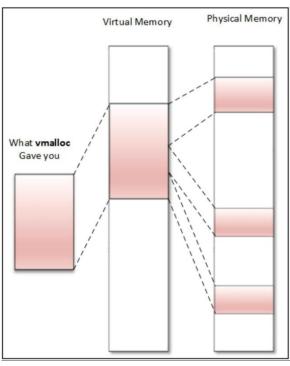
5. Тестирование программы.

```
The error handler runs!
Error at the address: 0x10ffff
Allocating one page!
0×10d000 to 0×10e000
recieved interrupt: 14
The error handler runs!
Error at the address: 0x10ffff
Allocating one page!
0x10e000 to 0x10f000
recieved interrupt: 14
The error handler runs!
Error at the address: 0×10ffff
Allocating one page!
0×10f000 to 0×110000
recieved interrupt: 14
The error handler runs!
Error at the address: 0x110002
Allocating one page!
0×110000 to 0×111000
Appeal to the impossible address: 0xff10ffff
recieved interrupt: 14
The error handler runs!
Unrestorable page fault! ( present read-only ) at 0x0xff10ffff
PANIC(Page fault) at paging.c:252
```

#### 6. Сравнение MiniOS и UNIX:

- 1) 1. kmalloc и vmalloc выделяют память ядра, malloc выделяет пользовательскую память.
- 2. kmalloc гарантирует, что выделенная память физически непрерывна. Malloc и vmalloc гарантируют непрерывность в виртуальном адресном пространстве.
- 3. Размер, который может выделить kmalloc, ограничен, а размер, который могут выделить vmalloc и malloc, относительно велик.
- 4. vmalloc медленнее, чем kmalloc. Хотя в некоторых случаях требуются только физически непрерывные блоки памяти, многие коды ядра используют kmalloc для получения памяти, а не vmalloc. В основном это связано с соображениями производительности. Чтобы преобразовать прерывистые страницы в физической памяти в непрерывные страницы в виртуальном адресном пространстве, функция vmalloc должна специально создавать записи таблицы страниц.





2) Структура виртуальной страницы в Linux в архитектуре Intel x86 совпадает с нашей структурой.



Р - Установлено, если страница находится в памяти.

**R/W** - Если установлено, то на страницу можно выполнять запись. Если не установлено, то страница доступна только для чтения. Это поле не используется, когда код работает в режиме ядра (если не установлен флаг CR0).

U/S - Если установлено, то это пользовательский режим. В противном случае, это страница в режиме супервизора (ядра). Код пользовательского режима не может выполнять запись на страницы, находящиеся в режиме ядра, или читать из них.

**Reserved** - Для внутреннего использования процессором и это поле не следует менять.

А - Установлено, если к странице был доступ (выполнялось обращение процессора).

**D** - Установлено, если на станице выполнялась запись (страница изменена).

**AVAIL** - Эти три бита не используются и доступны в режиме ядра.

Page frame address - старшие 20 битов адреса фрейма в физической памяти.

3) В нашем примере размер страниц составляет 4Кб, но в реальных системах используются размеры страниц от 512 байт до 1Гбайт. Например, архитектура х86-64 поддерживает размеры страницы размером 4Кбайт, 2 Мбайт и 1Гбайт.

#### Отличие логических адресов от виртуальных

# Логические адреса

Они составляют обычное адресное пространство ядра. Эти адреса отображают какую-то часть (возможно, всю) основной памяти и часто рассматриваются, как если бы они были физическими адресами. На большинстве архитектур логические адреса и связанные с ними физические адреса отличаются только на постоянное смещение. Логические адреса используют родной размер указателя оборудования и, следовательно, могут быть не в состоянии адресовать всю физическую память на 32-х разрядных системах, оборудованных в большей степени. Память, возвращаемая kmalloc, имеет логический адрес ядра.

# Виртуальные адреса

Виртуальные адреса ядра похожи на логические адреса в том, что они являются отображением адреса пространства ядра на физический адрес. Однако, виртуальные адреса ядра не всегда имеют линейную, взаимно-однозначную связь с физическими адресами, которая характеризует логическое адресное пространство. Все логические адреса являются виртуальными адресами ядра, но многие виртуальные адреса ядра не являются логическими адресами. Так, например, память, выделенная vmalloc, имеет виртуальный адрес (но без прямого физического отображения). Виртуальные адреса обычно хранятся в переменных указателей.

# **7.Выводы**

В ходе выполнения задания по вычислительной практике мы изучили механизм прерываний в операционных системах и работу виртуальной памяти. Также мы познакомились с такими понятиями как виртуальное адресное пространство, page fault.

Большинство систем виртуальной памяти использует технологию страничной организации памяти, где виртуальное адресное пространство поделено на блоки фиксированного размера, называемые страницами.

Для сопоставления виртуальным адресам физических адресов мы использовали программно-эмулируемый диспетчер памяти (MMU - Memory Management Unit).

В процессе работы мы научились создавать загрузочный образ операционной системы, благодаря чему мы смогли изучить работу MiniOs.

#### СПИСОК ЛИТЕРАТУРЫ

- 1. Документация MiniOS
- 2. Проектирование сетевых операционных систем/А.С.Семёнов Москва: Вузовская книга, 2008
- 3. Руководство по созданию простой UNIX-подобной ОС [Электронный ресурс] URL:http://rus-linux.net/MyLDP/kernel/toyos/sozdaem-unix-like-os.html
- 4. Chapter 4.The GDT and IDT [Электронный ресурс]: http://www.jamesmolloy.co.uk URL:http://www.jamesmolloy.co.uk/tutorial\_html/4.-The%20GDT%20and%20IDT.html
- 5. Chapter 5.IRQs and the PIT [Электронный ресурс]: http://www.jamesmolloy.co.uk URL:http://www.jamesmolloy.co.uk/tutorial\_html/5.-IRQs%20and%20the%20PIT.html
- 6. MOS [Электронный pecypc]: mysticos.combuster.nl URL:https://mysticos.combuster.nl/?p=downloads
- 7. Chapter 6.Paging [Электронный pecypc]: http://www.jamesmolloy.co.uk URL: http://www.jamesmolloy.co.uk/tutorial\_html/5.-IRQs%20and%20the%20PIT.html
- 8. Chapter 8.The VFS and the initrd [Электронный ресурс]: http://www.jamesmolloy.co.uk URL:http://www.jamesmolloy.co.uk/tutorial\_html/8.The%20VFS%20and%20the%20initrd.html
- 9. Chapter 9.Multitasking [Электронный ресурс]: http://www.jamesmolloy.co.uk URL:http://www.jamesmolloy.co.uk/tutorial\_html/9.-Multitasking.html
- 10. James Molloy's Tutorial Known Bugs [Электронный ресурс]: <a href="https://wiki.osdev.org/James\_Molloy%27s\_Tutorial\_Known\_Bugs">https://wiki.osdev.org/James\_Molloy%27s\_Tutorial\_Known\_Bugs</a>
- 11. Язык Ада в проектировании систем/Р.Бар Москва: Мир, 1988
- 12. Unix изнутри/Ю.Вахалия Санкт-Петербург: Питер, 2003
- 13. X86 Assembly Language and C Fundamentals/J.Cavanagh Лондон: CRC Press, 2013
- 14. OSDev.org [Электронный ресурс] URL:https://forum.osdev.org/
- 15. github.com [Электронный ресурс] URL:https://github.com/sukwon0709/osdev
- 16. Операционные системы/Э. Танненбаум, А. Вудхалл Санкт-Петербург: Питер, 2007
- 17. Пособие по разработке макросов NASM
- 18. Interactive map of Linux kernel [Электронный ресурс]:www.makelinux.net URL:http://www.makelinux.net/kernel\_map/
- 19. Wikipedia INT(x86 instruction) [Электронный ресурс] URL:https://en.wikipedia.org/wiki/INT\_(x86\_instruction)
- 20. Wikipedia Interrupt descriptor table [Электронный ресурс] URL:https://en.wikipedia.org/wiki/Interrupt\_descriptor\_table