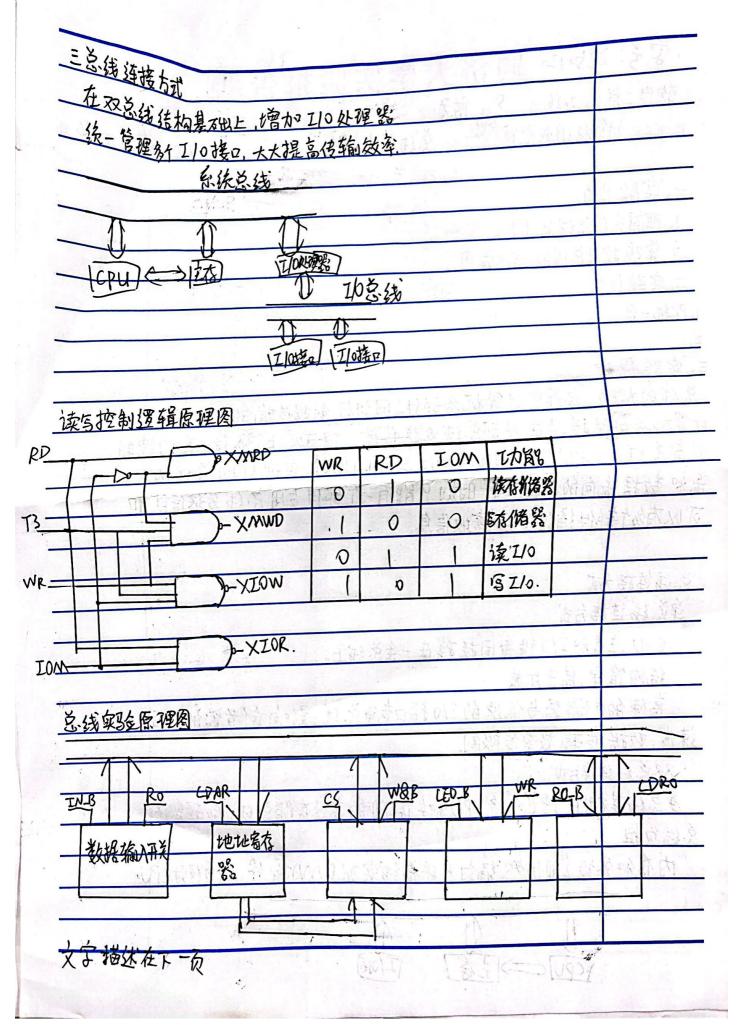
* P. 7750470	同济大学实验报告组	大
7. 6.000		

一 <u>软件工程专业2026</u> 届	
<u>软件工程专业2026届</u> 一年,下级2015年 课程名称 计算机组成保证实验名称 <u>总线基本实3位</u> ,实验日期 2023	中见月以日
一、实验目的	
人理解系统总统的工作方式	
2. 常提控制总线的功能和应用	
二、实验设备.	
PC机-台	
Catalia Calania	
实验原理	
总线的概念: 总线是计算机务部件之间进行数据传输的公共通路。	相的認為
计算机名部件挂接在外部总线发送信息,但如此上,通过三卷门指	制
外部总线和CPU内总线之间通过三态门连接,实现3内外总线的分	47-1
高知数据流向的控制。同一时刻只能有一个部件与用总线发送信息。但	and a stable part of the part of the
可以有多个部件通过总统接收信息。	
总. 结连接 为式	
单总线连接方式	
CPU、生态和I/O设备同挂接在一条总线上。	VAL. 100
结构简单, 易于扩展	
高速的存储器与低速的I/O接口竞争总线,景响存储器的读写	主线实验
速度,数据传输放率发限制。	
又又总、线连接方式	
单总线基础上增加一条CPU和生存之间的高速存储总线,减轻系统	FALL
总线负担	A. Rus
内存和外设证仍然通过系统总线实现DIMA操作不须经过CPU	Main XI MAY
	XDV 5 X
CPU(二)主意 工厂的	



0 0-	学号:275474.	同济	大学	实业	品.	告纸
软件工	星专业2076日	K Bt	₽.	7 \ <u>4.</u>	7 114	H PN

五人了工艺专业 <u>106届</u> 5班 PN/G姓名第	组 同组	人员				
课程名称_计算机组成原理实验名称_总线基本实验	The second second		2023	F_12	月14	一日
愛 文字描述	- (4)			Rein No.	E Z	
格数据输入开关、地址寄存器AR,在《储器	RAM . *	码管显	517D	11 7 40	AT	(3)
KV 516 名这些设备柱至总线上。这些设备都需	要有三点	、输出	控制	J.I.	SA	3
何合种单把制信号的如IN-B. RD. LDAR CS.	, W8&R	等信号	控制	E AC	M	9
设备到总线的输通出与读取						-0
				- : j		B
沙空制信号、八八分二个人的 的 经产品的一个	A 数据系统	10 1 1/4	a thi	大点	清五	
TO AND THE REAL PROPERTY OF THE PARTY OF THE			1	82	拉是	h to
RosB: 置1时, Ro写存器输出关闭						
置OBJ Po寄存器输出打开				· En	n ste	到
DPo 署1时,Ro寄存器输出关闭	W. KIN	. Simile	當和當	100 B	dall	3
置o时, Po号在账确出打开	4657325	43.8%	打玩人是	学	法人	1
LDAR: 置1时 总允许访问地址寄存器	ALED.	tedaki	2.11.2	14	5514	ER.
置。时不允许伤间地址等各器,	(1 Th)	R. 1. F.	LAG E	法意。	ert	¥.
点。T. 定证在基本 學生的 性存實素的是) didik	ENG	N. 3- 11	并在	STE	RP
四实验步骤,从为了成为了的更加的	ERA TAKO	+ 3-b	控制引	142		CA.
1. 按照 PPT上的接线连續线.			19			18
2.0XIMEM进行读操作 (WR=0RD=1,IOM=0						Cocco
D 对MEM进行写操作 [WR=1,RD=0, LOM=	=0)					
3 对I/0 进行读操作(WR=0, RD=0, ZOM=1						100
田对工/O进行写操作 WRZ , PD=0, IOM=	Ú					
3. 基本输入输出功能的总线接口实验				. 4		
具体流程:	IN較	PO-B	LDPO	WR	RD	ZOMU
O 输入设备将一个数打入Ro等存器	D 11H	1		0	1	<u> </u>
②输入设备将另一个数打入地址寄存器	OlH		0	0	1	1 7
O 输入设备将一个数打入Ro等在器	DÎ NH	Po-B	l	0	RD 1	

IN POB LOPO WR R	ed Zom Ldar
③将尼岛在路中的数写入当前地址的存储器中 第 0 0 1	0 0 0
图将首前地址的存储器中的数用LED数码管显示。↓ 1 0 1	1000
INPUT OIH > AR	0 0 0
在电脑上显示的图象为:	
O IN氧的 IIH 数据纸入 Ro	李文章政绩
① IN单元的咖啡OIH数排流入AR.	一种的理点
BAR地址纸入MEM。MEM显示IIH	KO STATE
● MEM 中的 11H 流入 OUT.数码管显示数字。	(日本外部的)
表 被 E 是 E 是 E 是 E 是 E 是 E 是 E 是 E E E E E	12 (2) (2) (2)
思考题:	s a chek
不能直接交换,因为IOM 能导的存在一次可只能对 YOK给成Mi	3M 29BB-7
进行读写操作.	
是一个一个一个一个一个一个一个一个一个一个一个一个一个一个一个一个一个一个一个	w ASVA
实验水结:	
这次的象什算机组成原理课我收获颇丰、我理解了系统总线的	<u>L</u>
作方式,常握了控制总线的功能和应用。在实验课的理论部分致产	7
习到了多种总线架构方式,由于不同设备读取.写输出数据的速度不同	A JUNE
谱加多条总线可以提高数据传输的效率在实验的实践改革战争过	
电脑软件看到了数据的具体低向,印象深刻在进行单节拍运行时,就	1
动调整各个控制信息号,加深了我对各个信号的理解点的来说这次实	12 张 65 开 25 光
延保收获 颇丰。	ा रहेक या
当行文作作(NURSORD=1,IOM 20)	A TALLY
247 G 78,191 WR2), RDO, COM=0)	O KIME Y
行原始性(1/1/2-20-17-10-11)	HI CATER OF
17 15 8 2 (6) WRZ POPC I IONELL	to LIX U.
路上的限的总统 接口菜品。	3. 里土给水
TAN 18 PO B C C C C C C C C C C C C C C C C C C	直体系经
9%以一个数百万人万0多大块。通过日本工工工工工工工工工工工工工工工工工工工工工工工工工工工工工工工工工工工工	0 4.81
设备将是一个数据入地址等在最上的 11 0 0 1 1	A STE