## 同济大学实验报告纸

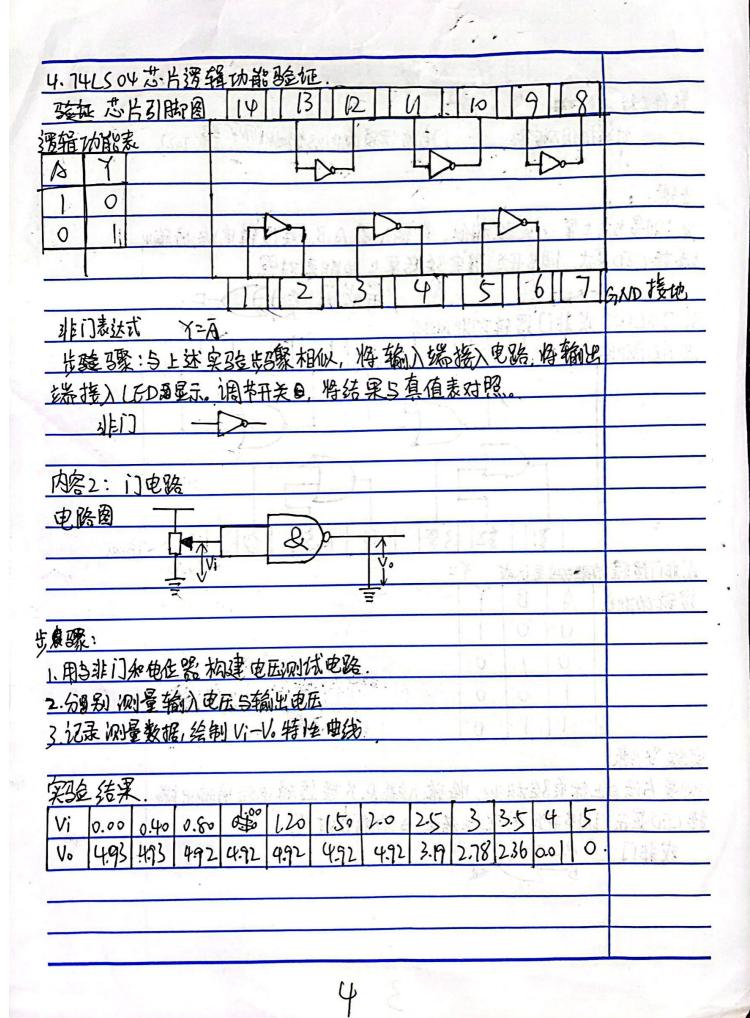
软件工程专业	班 许是姓名2504	24.第组同	组人员	Fold : Erro
课程名称计算机组成	成原理 <sup>实验</sup> 2000年的 17 电路	逻辑功能数数	实验日期 2013	年 9 月 21日
	门电路逻辑:	动能及参数测过	武实验.	
一、实验且的.				
1、熟悉门电路的	的逻辑功能并进行电压参	数测试		
2、熟悉于日本	<b>全实验系统的使用</b>	3、掌握集成电路	5.芯片的实验接线	<b>结法</b>
二、实验设备和智	5 <b>(</b> )	是出人探知人	1分 数	TENTER DE
1. TD-DS+QU	验特一多数空逻辑实验的	ik.	Jacky King	11. 15年 6 15年
z. 74L500 - 2	2输入端四5非门片	je anam		
3. 74 L SOOZ-	2输入端四或非门片			
A STATE OF THE PARTY OF THE PAR	- 六 反相器 片		MENERALI:	TENER T
5. 74LS86-	- 2 输入端四层或门户	H片 6.万服		A reference
三、实验原理	1 - 1		- Veta I	
	组合逻辑和时序逻辑		是前者输出结	Paragram .s.
	后者还受到过去输入			HAME HALL
A CONTRACT OF THE PARTY OF THE	黄门电路是实现基本逻辑		门电路的各个程	ğ.λ
	信号在满足一定条件时,		. 7	,
the second state of the se	可以改变输出电压。补充			
四、实验步骤骤		万邢农有两个角散港)	状态的联器供的构	成的电路 港 法电路
1.强证741500花	77597440096			
	4   13   12   1 1cc   1	11 10	9  8	1
V				
		- Lander Control	<b>P</b>	
		11. 15 1	2 7	-
	1 2 3	4   5   1	GND &	姜地
			01100	

与非门逻辑表	<b>议</b> 式	Y=	A.B		
逻辑计能	A	B	Y	A SALE SEED OF THE SALE OF THE	20 PV
	0	0	V S	学生的一种,这一种	
	0	。如此	nt lal :	一口图 8名 18年6年的第三人称	
		0	1		de augin
			0	表:\$ 60.7万元 12.00	自然就
始聚:		बावन	19.9.7	一門のでは、田本子を必然は、十十日	海
	TK 统 i	了输入	端AB	输入信号,用"山"或"1"表示输入高电	
肉"し"或っ"表		2 14 14 14 14			
			门绘织	以状态。当LED亮时,表示门输出状态为了"	234F
为LED@灭时,					2.141.5
BI将结果与上	*	7			iller y
	B	1	ों से स	20年之號五號四點在第二分82	147° ° =
与非门	, В	-			到。建立。三
2.74LS86A	或门逻	辑功	<b>其是加州村</b>	生物 经经验证据 的复数的 医乳球性	》 最供的
芯片引脚图			13	12 11 10 9 8	डें हे न के जा र
A S		WACL		经经历电影主要定用于各种特殊的	交易之
	પ્રાથમ .				danadha da
A SHEWE		1. 1. 1. 1. 1. 1. 1. 1. 1. 1. 1. 1. 1. 1	The same of the sa	Took vide of the state of the state of the	e fi he Ge
int Month	- 41 24 S		1 7 1		ELEGICA
			1 15.30	CONTRIBUTION OF THE PROPERTY OF	W. Jaka
At the experience of the exper	141		2	3 4 5 6 7	1 63
异或门逻辑起	大式	Y=	A+B =		GND
逻辑崩溃:	A	B	Y		
377400000	C	0	10	· August John State Stat	
			91		
	5	0	18		
1	11-1		0	a la de la viola de	
÷ việt	(Upr				

2

## 同济大学实验报告纸

课程名称 计算	机组成	被验	班 [25]	是性名第组 同组人员 作门电路 逻辑 功能 W& 数例 或实验证 W22	手9月2日
	Loc.		-		THA
<u> </u>	v.t		T is	No. of the second second second	19 11
				人、将输入端 A.B. 支键逻辑电路,将输出	
端接LTD显	寸, 冰	都开	长将9	安全结果与功能表对照。	
Migitalia		91		异或门 g+1 -F·	
3, 74L5023			革功其	MYLA	方法法门法
芯制財图	Va 1	φ	13	12 10 9 8	TE SEVE
			Sta	0到15、1924年文章 外级第2世代系	经经营工厂
					Mala
			7		
	κ				位: 公的
, me		A .			图当在
	1	वृ।	\$2	35 4 5 0 7	接地
或非门逻辑功	HE PL	表达	x 7	= GND -	
逻辑功能表	A	B	Y		
	0	0	1		: 35.6:
	0	1	0	电化轮 构建 农田则忧虑此	· 用多起了杂
		0	0	<b>美华公</b> 市公司以及正	र अधि जा
	T	11.	q	校据。维彻以上证据性及该	2分2定源堤
实验等骤.			. /		
	冰灾	多色和	KW. Y	B输λ端A.B接逻辑电路将输出端	图建造果
				结果与功能表对照	1000 W
或非门	P_		01812	ित्र वर्ष वर्ष वर्ष वर्ष है।	1/6/1/6/1
7/\ 1P   3	B-	1	<b>)</b> 0—†		7.
1	1				
		4.			· · · · · · · · · · · · · · · · · · ·
and the second	and the same				Garage area as a second



## 同济大学实验报告纸

软件工程专业	- 9月21日
(i-从特性曲线·	
1 - 1017 12 1 20 0 1 5 * × × × × × × × × × × × × × × × × × ×	
3	
àth 23 45	
非门的特点是输入偏南化低电频会输出高电频,而输入两个高电频1.1,经回低电频0.	
(W) 输入电压较割(K)时,输出电压维持在5V左右电压酸高,而当输入较高时输出电压经	凡速低層列号_
实验小结: 这要因的实验课收款颇丰。我学习到逻辑门电路的一些特	
4 在日上至电路证的方式加深了新的印象。了解到了门的不同辅政对于	
台山的型的安路了使知器到了中路对于电压的影响。整型中的	
解作下来《我熟悉》「 <del>D</del>	
R的一个实验是最后一个,本来我推测 V-V。曲线将会是"比较平滑的曲线,但结果却是	
光的非常剧烈的曲线,故是因为数字电路只天儿、0知1的变化,好的以图象表	
直大多在 51年01,这加深3我对数字电路的电路	*