

レポート課題

問題 1 : 本に沿って、プログラムを完成した。ここでは略

問題 2 :

アセンブリ言語のプログラム

addi r1,r0,1

addi r2,r1,1

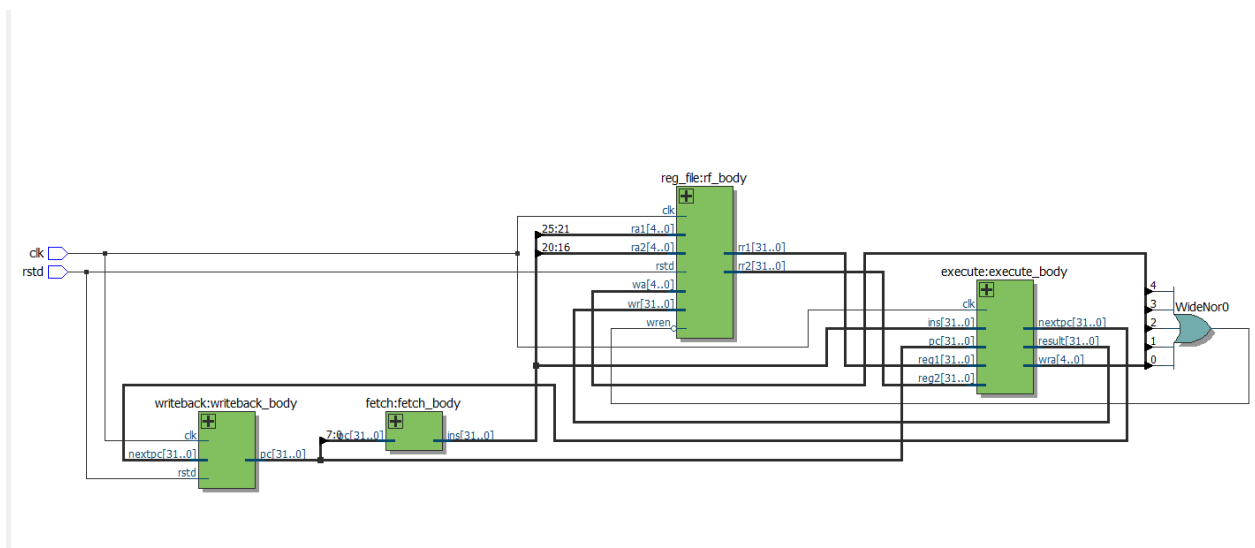
機械語に翻訳したプログラム

000001_00000_00001_00000000000000001_

000001_00001_00010_00000000000000001_

問題 3 :

3.1 ブロックの図



3.2 修正したプログラム

```
assign mem_address = reg1 + dpl_imm >>> 2;
```

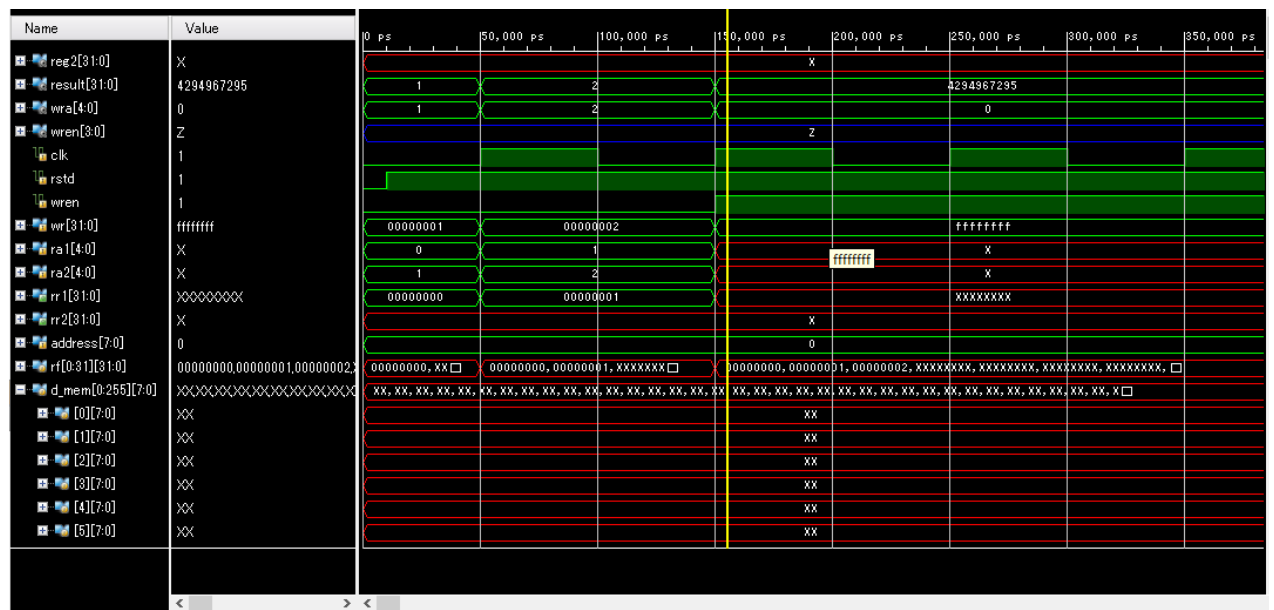
→

```
assign temp_address = alu (5'd0, 0, reg1, dpl_imm);
```

```
assign mem_address = alu (5'd17, 2, temp_address, operand2);
```

3.3 シミュレーションの結果

rfのところを確認すればよい



4.本が間違っているじゃないかな

実験の本 P99 図 8.7、P114 図 8.29 のプログラム

rstd のところを rst にしてしまった、或いは rst を rstd にしてしまった、両方統一していない