

# lab1 实验报告

姓名：廖海涛

学号：24344064

## InstructionDecoderTest

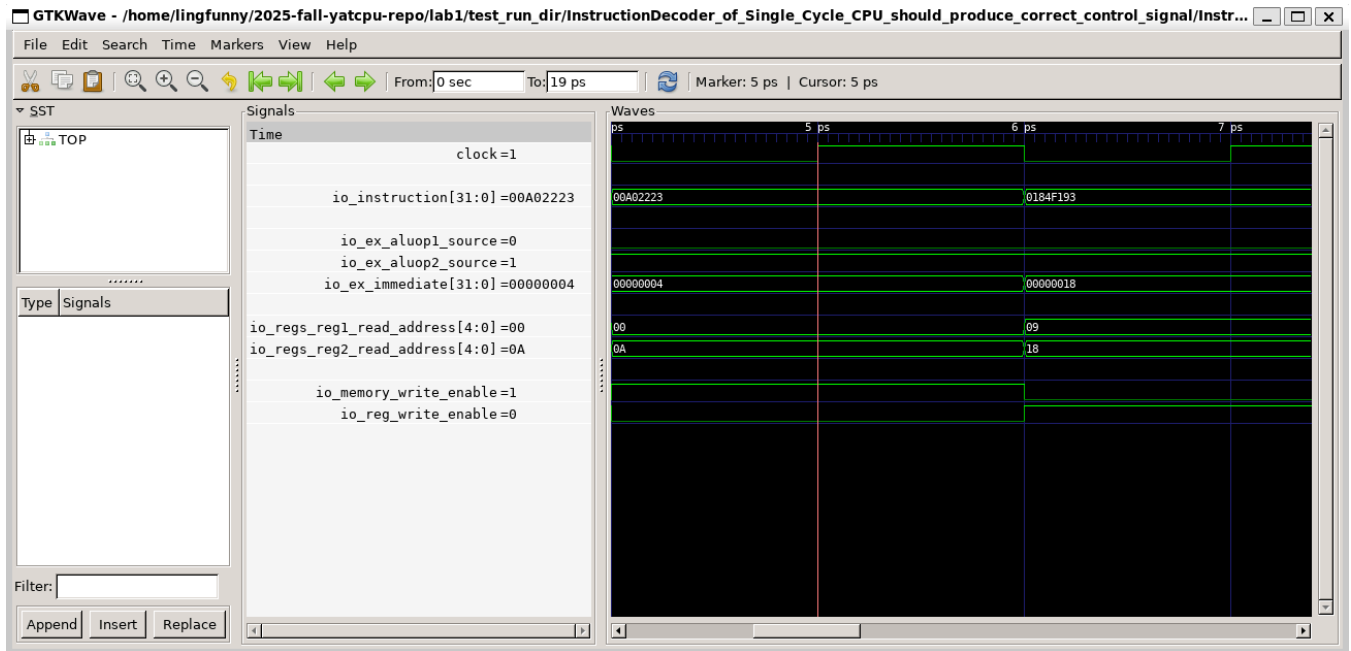
考虑 InstructionDecoderTest.scala 文件中对 Store 类型指令的测试。

测试文件通过 `poke` 向程序传入指令，用 `expect` 方法检测模块的输出是否符合预期。例如下面对于 Store 类型指令的测试代码片段：

```
1 // InstructionTypes.S
2 c.io.instruction.poke(0x00a02223L.U) // sw x10, 4(x0)
3 c.io.ex_aluop1_source.expect(ALUOp1Source.Register) // sw 指令，第一个操作数应来自寄存器
4 c.io.ex_aluop2_source.expect(ALUOp2Source.Immediate) // sw 指令，第二个操作数应是立即数
5 c.io.ex_immediate.expect(4.U) // 期望立即数为 4
6 c.io.regs_reg1_read_address.expect(0.U) // 基址寄存器为 x0 = 0
7 c.io.regs_reg2_read_address.expect(10.U) // 源寄存器为 x10
8 c.io.memory_write_enable.expect(true.B) // sw 指令，内存写使能应为 true
9 c.io.reg_write_enable.expect(false.B) // sw 指令不写回寄存器
10 c.clock.step()
```

下面观察波形图。首先需要明确不同信号的含义：

```
1 object ALUOp1Source {
2   val Register = 0.U(1.W)
3   val InstructionAddress = 1.U(1.W)
4 }
5
6 object ALUOp2Source {
7   val Register = 0.U(1.W)
8   val Immediate = 1.U(1.W)
9 }
```



可以看到波形图中各个信号与 expect 相吻合。

## CPUTest Fibonacci

检查 `csrc` 下 `fibonacci.c` 的内容如下：

```
1 int fib(int a) {
2     if (a == 1 || a == 2) return 1;
3     return fib(a - 1) + fib(a - 2);
4 }
5
6 int main() {
7     *(int *) (4) = fib(10);
8 }
```

该程序通过递归计算 Fibonacci 数列的第 10 项（值为 55），并将结果写入内存地址 4 处。在 `CPUTest.scala` 中，测试代码片段如下：

```
1 test(new TestTopModule("fibonacci.asmbin")).withAnnotations(TestAnnotations.annos) { c
=>
2     for (i <- 1 to 50) {
3         c.clock.step(1000)
4         c.io.mem_debug_read_address.poke((i * 4).U) // Avoid timeout
5     }
6
7     c.io.mem_debug_read_address.poke(4.U)
8     c.clock.step()
9     c.io.mem_debug_read_data.expect(55.U)
10 }
```

Chisel 测试先让程序运行 50000 个周期确保程序运行完得到了结果，再通过 `poke` 向 CPU 模块传入内存地址 4，并通过 `expect` 检测该地址处的值是否为 55。

下面查看波形图，可以看到在最后一个周期，`mem_debug_read_data` 信号的值为 `0x37=55`，符合预期。

